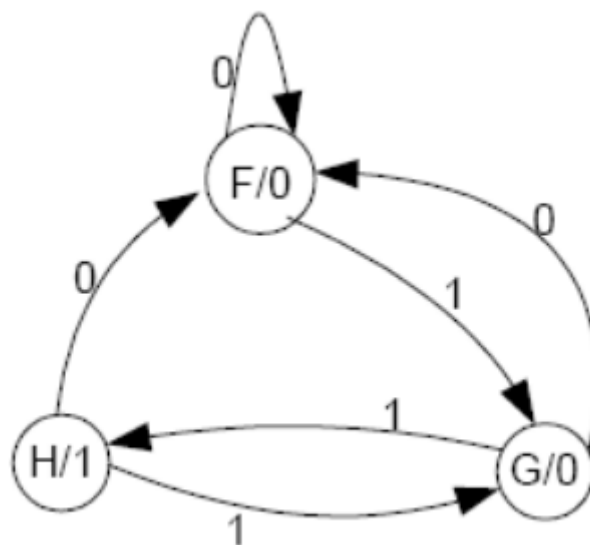




O circuito sequencial representado pelo diagrama de estados seguinte tem uma entrada E (para além do relógio) e uma saída S.



Projete o circuito correspondente utilizando Flip-Flop's D.