

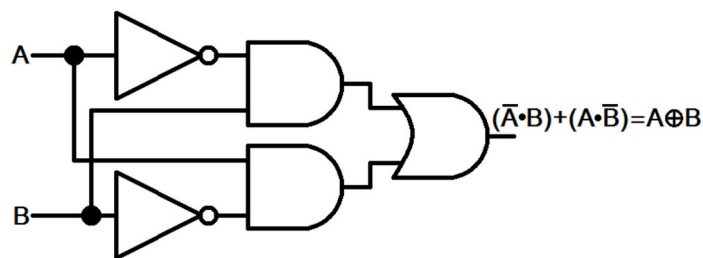
Atividade

OBS: Esta atividade irá contabilizar a frequência para os dias da JCC. As questões podem ser desenvolvidas utilizando o software Logisim ou Intel Quartus. Para cada questão deve ser apresentado todos os testes realizados. Cada questão **resolvida no Intel Quartus** irá valer um **ponto extra**.

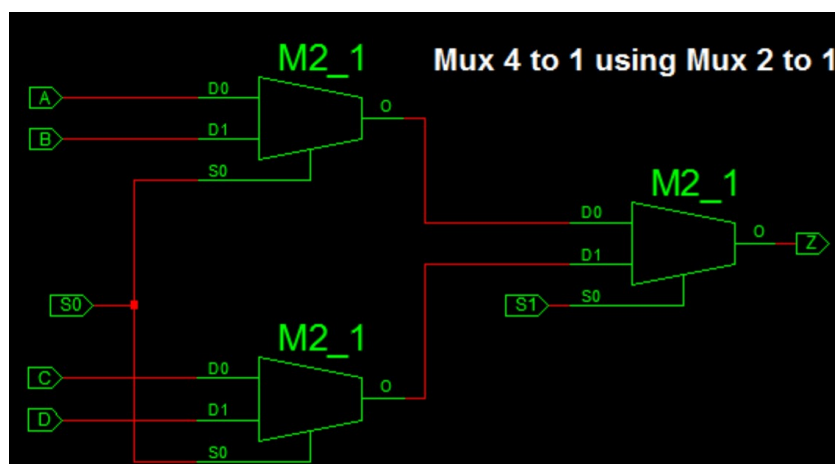
Dicas:

- Logisim *subcircuits*: <http://www.cburch.com/logisim/docs/2.3.0/guide/subcirc/using.html>
- Intel Quartus usando *component*:
https://web.engr.oregonstate.edu/~traylor/ece474/vhdl_lectures/component_instantiaton.pdf

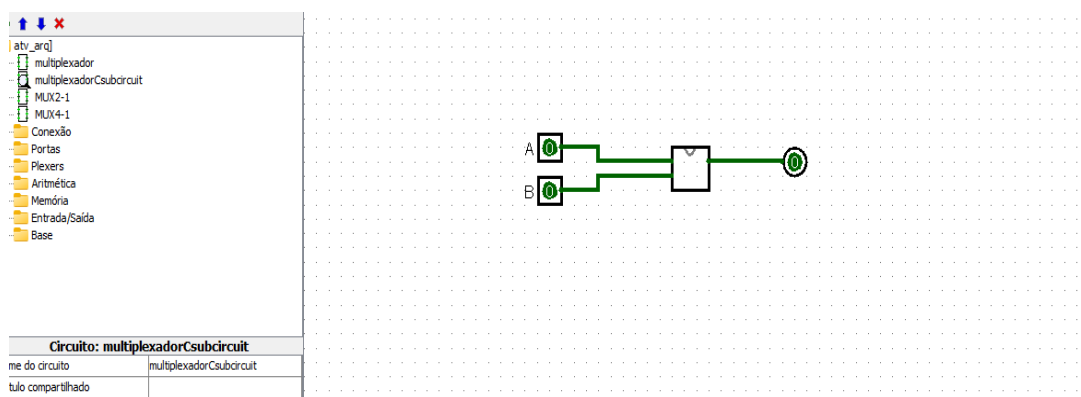
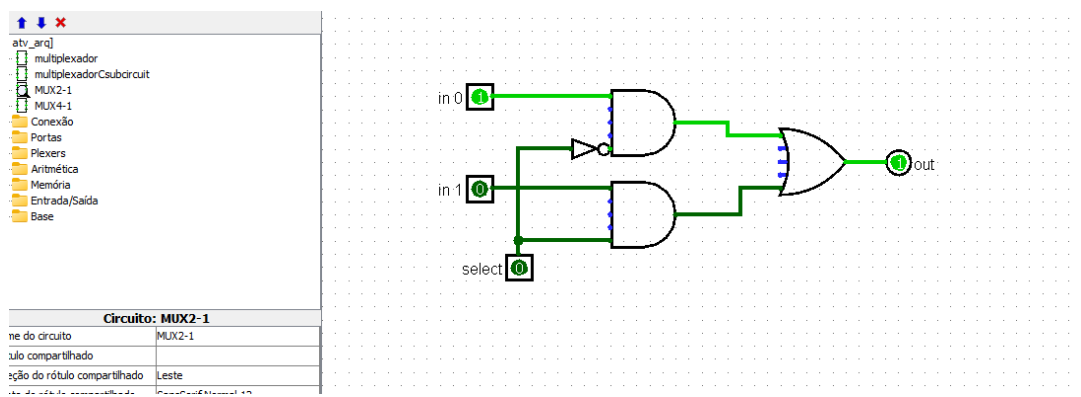
[Questão – 01] Utilizando o esquema abaixo, implemente o respectivo circuito. Utilizando módulos (no Logisim usando *subcircuits* e no Intel Quartus usando *component*) e as suas respectivas conexões, exemplo, usando *port maps*) e apresente a simulação (com gravação de vídeos).



[Questão – 02] Utilizando o esquema abaixo, implemente o respectivo circuito. Utilizando módulos (no Logisim usando *subcircuits* e no Intel Quartus usando *component*) e as suas respectivas conexões, exemplo, usando *port maps*) e apresente a simulação (com gravação de vídeos).



Questão 1:



Questão 02:

↑ ↓ ×

atv_arq]

multiplexador

multiplexadorCsubcircuit

MUX2-1

MUX4-1

Conexão

Portas

Plexers

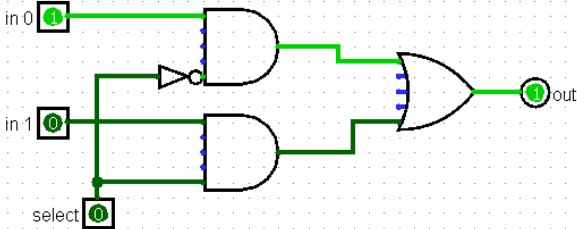
Aritmética

Memória

Entrada/Saída

Base

Circuito: MUX2-1	
Nome do circuito	MUX2-1
Rótulo compartilhado	
Direção do rótulo compartilhado	Leste
Fonte do rótulo compartilhado	SansSerif Normal 12



+ ↑ ↓ ×

atv_arq]

multiplexador

multiplexadorCsubcircuit

MUX2-1

MUX4-1

Conexão

Portas

Plexers

Aritmética

Memória

Entrada/Saída

Base

Circuito: MUX4-1	
Nome do circuito	MUX4-1
Rótulo compartilhado	
Direção do rótulo compartilhado	Leste
Fonte do rótulo compartilhado	SansSerif Normal 12

