实验一：七段数码管显示驱动电路设计

实验要求：用实验板上4位拨码开关作为8421BCD码的输入，设计七段数码管显示驱动电路，在数码管上显示8421BCD码编码的十进制数字。

实验二：同步十进制计数器设计

实验要求：设计一个同步十进制计数器，计数范围0到9，时钟输入频率1Hz。并把计数器的4位输出做为实验一的BCD码输入，在数码管上显示计数的数字。