

```
In [15]: load("AllCards(D8).py")
```

```
In [16]: M, K, C = makeList()
```

```
In [23]: ASC = getUniqueCards(C)
```

```
In [24]: CIS0 = MakeIsoList(ASC, C)
```

```
In [26]: len(CIS0)
```

```
Out[26]: 33
```

```
In [27]: printIsoList(CISO)
```

Isomorphisms:

FxCWW

V800e01_0
V800e02_0
V800e07_0
V800e07_7
V800e13_3
V800e23_3
V800e34_3
V800e34_4
V800e45_4
V800e46_4
V800e57_7
V800e67_7

FhC[W

V800e01_1
V800e02_2
V800e12_1
V800e12_2
V800e13_1
V800e23_2
V800e45_5
V800e46_6
V800e56_5
V800e56_6
V800e57_5
V800e67_6

FHC[W

V800e01_2
V800e02_1
V800e13_2
V800e23_1
V800e45_6
V800e46_5
V800e57_6
V800e67_5

FWC[W

V800e01_3
V800e02_3
V800e07_1
V800e07_2
V800e07_5
V800e07_6
V800e13_0
V800e23_0
V800e34_1
V800e34_2
V800e34_5
V800e34_6
V800e45_7
V800e46_7

V800e57_4
V800e67_4

FZ?KW

V800e01_4
V800e02_4
V800e13_7
V800e23_7
V800e45_0
V800e46_0
V800e57_3
V800e67_3
V801e04_2
V801e04_6

FZCKG

V800e01_5
V800e01_6
V800e02_5
V800e02_6
V800e13_5
V800e13_6
V800e23_5
V800e23_6
V800e45_1
V800e45_2
V800e46_1
V800e46_2
V800e57_1
V800e57_2
V800e67_1
V800e67_2
V801e01_6
V801e07_2
V801e12_5
V801e23_7
V801e26_0
V801e26_4
V801e34_6
V801e45_2
V801e56_1
V801e67_3

FZCGW

V800e01_7
V800e02_7
V800e13_4
V800e23_4
V800e45_3
V800e46_3
V800e57_0
V800e67_0
V801e12_6
V801e23_6
V801e56_2
V801e67_2

FwCWW

V800e07_3
V800e07_4
V800e34_0
V800e34_7

FXCWW

V800e12_0
V800e12_3
V800e56_4
V800e56_7

Fr?KW

V800e12_4
V800e12_7
V800e56_0
V800e56_3
V801e12_4
V801e23_0
V801e56_0
V801e67_4
V802e07_3
V802e07_5
V802e15_3
V802e15_7
V802e23_5
V802e23_7

FrCKG

V800e12_5
V800e12_6
V800e56_1
V800e56_2
V801e01_5
V801e07_3
V801e34_7
V801e45_1
V802e01_3
V802e02_5
V802e12_7
V803e01_3
V803e01_6
V803e05_2
V803e05_3
V803e07_3
V803e07_4
V803e12_5
V803e12_6
V803e14_6
V803e14_7
V803e23_0
V803e23_5
V803e27_4
V803e27_5
V803e34_0
V803e34_7
V803e36_0

V803e36_1
V803e45_2
V803e45_7
V803e56_1
V803e56_2
V803e67_1
V803e67_4

FhLKG

V801e01_0
V801e04_0
V801e04_4
V801e07_0
V801e34_4
V801e45_4

FLLKG

V801e01_1
V801e07_7
V801e12_1
V801e17_1
V801e17_7
V801e23_3
V801e34_3
V801e35_3
V801e35_5
V801e45_5
V801e56_5
V801e67_7

FDKMG

V801e01_2
V801e07_6
V801e34_2
V801e45_6
V802e07_4
V802e07_6
V802e15_4
V802e15_6
V802e23_4
V802e23_6

FKCmG

V801e01_3
V801e07_5
V801e17_4
V801e34_1
V801e35_0
V801e45_7
V802e34_0
V802e34_1
V802e36_0
V802e36_1
V802e45_0
V802e45_2
V802e47_1
V802e47_2

V802e56_0
V802e56_2
V802e67_1
V802e67_2
V804e01_3
V804e01_6
V804e07_2
V804e07_5
V804e12_4
V804e12_7
V804e23_0
V804e23_5
V804e34_1
V804e34_6
V804e45_2
V804e45_7
V804e56_0
V804e56_3
V804e67_1
V804e67_4

FHCmG

V801e01_4
V801e07_4
V801e34_0
V801e45_0
V803e01_2
V803e01_4
V803e01_5
V803e01_7
V803e05_1
V803e05_4
V803e05_6
V803e05_7
V803e07_1
V803e07_2
V803e07_5
V803e07_6
V803e12_0
V803e12_3
V803e12_4
V803e12_7
V803e14_0
V803e14_2
V803e14_3
V803e14_5
V803e23_1
V803e23_4
V803e23_6
V803e23_7
V803e27_0
V803e27_1
V803e27_3
V803e27_6
V803e34_1
V803e34_2
V803e34_5

V803e34_6
V803e36_2
V803e36_4
V803e36_5
V803e36_7
V803e45_0
V803e45_1
V803e45_3
V803e45_6
V803e56_0
V803e56_3
V803e56_4
V803e56_7
V803e67_0
V803e67_2
V803e67_3
V803e67_5
V804e01_4
V804e01_5
V804e07_3
V804e07_4
V804e12_5
V804e12_6
V804e23_6
V804e23_7
V804e34_0
V804e34_7
V804e45_0
V804e45_1
V804e56_1
V804e56_2
V804e67_2
V804e67_3

FHcXG

V801e01_7
V801e07_1
V801e34_5
V801e45_3

FHLKG

V801e04_1
V801e04_3
V801e04_5
V801e04_7
V801e12_0
V801e23_4
V801e56_4
V801e67_0

FdKMG

V801e12_2
V801e23_2
V801e26_2
V801e26_6
V801e56_6
V801e67_6

FcCmG

V801e12_3
V801e17_2
V801e17_6
V801e23_1
V801e35_2
V801e35_6
V801e56_7
V801e67_5
V802e34_5
V802e34_7
V802e36_5
V802e36_7
V802e45_3
V802e45_7
V802e47_3
V802e47_5
V802e56_3
V802e56_7
V802e67_3
V802e67_5

F`cXG

V801e12_7
V801e23_5
V801e56_3
V801e67_1

FhLGG

V801e17_0
V801e35_4

FkCkG

V801e17_3
V801e17_5
V801e35_1
V801e35_7
V802e01_4
V802e01_6
V802e02_4
V802e02_6
V802e12_4
V802e12_6
V804e04_2
V804e04_6
V804e15_3
V804e15_7
V804e26_0
V804e26_4
V804e37_1
V804e37_5

FLKKG

V801e26_1
V801e26_3
V801e26_5

V801e26_7
V802e34_6
V802e36_4
V802e45_6
V802e47_6
V802e56_4
V802e67_4

Fhcgg

V802e01_0
V802e01_1
V802e02_0
V802e02_2
V802e07_0
V802e12_1
V802e12_2
V802e15_1
V802e23_2

F@SkG

V802e01_2
V802e02_1
V802e12_0

FXCSW

V802e01_5
V802e01_7
V802e02_3
V802e02_7
V802e12_3
V802e12_5
V804e01_2
V804e01_7
V804e07_1
V804e07_6
V804e12_0
V804e12_3
V804e23_1
V804e23_4
V804e34_2
V804e34_5
V804e45_3
V804e45_6
V804e56_4
V804e56_7
V804e67_0
V804e67_5

FhCgg

V802e07_1
V802e07_2
V802e15_0
V802e15_2
V802e23_0
V802e23_1

FxDGg

V802e07_7
V802e15_5
V802e23_3
V802e34_3
V802e36_3
V802e45_5
V802e47_7
V802e56_5
V802e67_7

F_Skg

V802e34_2
V802e36_2
V802e45_1
V802e47_0
V802e56_1
V802e67_0
V804e04_1
V804e04_3
V804e04_5
V804e04_7
V804e15_0
V804e15_2
V804e15_4
V804e15_6
V804e26_1
V804e26_3
V804e26_5
V804e26_7
V804e37_0
V804e37_2
V804e37_4
V804e37_6

Fx0[G

V802e34_4
V802e36_6
V802e45_4
V802e47_4
V802e56_6
V802e67_6

FLCiG

V803e01_0
V803e01_1
V803e05_0
V803e05_5
V803e07_0
V803e07_7
V803e12_1
V803e12_2
V803e14_1
V803e14_4
V803e23_2
V803e23_3
V803e27_2
V803e27_7

V803e34_3
V803e34_4
V803e36_3
V803e36_6
V803e45_4
V803e45_5
V803e56_5
V803e56_6
V803e67_6
V803e67_7

FhdHG

V804e01_0
V804e01_1
V804e04_0
V804e04_4
V804e07_0
V804e07_7
V804e12_1
V804e12_2
V804e15_1
V804e15_5
V804e23_2
V804e23_3
V804e26_2
V804e26_6
V804e34_3
V804e34_4
V804e37_3
V804e37_7
V804e45_4
V804e45_5
V804e56_5
V804e56_6
V804e67_6
V804e67_7

In []: