

南开大学

计算机学院

编译原理实验报告

# LLVM IR 编程

史文天 乔诣昊

年级: 2021 级

专业:信息安全, 计算机科学与技术

指导教师:王刚

## 摘要

本次实验我们通过斐波拉契数列程序在 Ubuntu 虚拟机上对编译器的各个阶段及其功能进行了探索。对编译预处理的功能进行了验证,探索了词法分析和语法分析的过程;通过 Graphviz工具将 CFG 可视化分析了中间代码生成的多阶段; 在代码优化阶段, 实践了 O1 O3 和不同优化 pass 方法。通过反汇编,对比 x86、arm 和 llvm 汇编和链接结果并得出结论。融合函数、数组、多种运算、scanf、printf 等 SysY 编译器各语言特性编写 LLVM IR 程序,并用 LLVM 编译成目标程序,多次运行并成功执行验证。

关键字: LLVM IR, SysY

# 目录

→,	问题描	述	1
ᅼ,	实验平	台	1
三,	实验分	Ľ	1
四、	实验过		1
(-	一) 完整	3编译过程	1
(-	二) 预处	理器	2
	1.	预处理阶段功能	2
	2.	验证过程及结果分析	2
(	三) 编译	盎器	2
	1.	词法分析	2
	2.	语法分析	3
	3.	语义分析	3
	4.	中间代码生成	4
	5.	代码优化	4
	6.	代码生成	5
(]	四) 汇编	器	5
(=	五) 链接		11
(-	六) LLV	···· M IR 程序	18
<u></u>	<u></u> 24 ሌቶ		
Æ,	总结		24
六、	git 库		24

## 一、 问题描述

以你熟悉的编译器,如 GCC、LLVM 等为研究对象,深入地探究语言处理系统的完整工作过程:

- 1. 完整的编译过程都有什么?
- 2. 预处理器做了什么?
- 3. 编译器做了什么?
- 4. 汇编器做了什么?
- 5. 链接器做了什么?
- 6. 通过编写 LLVM IR 程序, 熟悉 LLVM IR 中间语言。并尽可能地对其实现方式有所了解。

## 二、 实验平台

具体型号
Mware Workstation Pro ubuntu-22.04.2

表 1: 实验平台

# 三、实验分工

• 史文天: 预处理、编译器的分析, llvm 语言的特点分析、llvm 程序的设计。

• 乔诣昊: 汇编器、链接器的分析, llvm 程序的实现、调试与测试。

## 四、实验过程

## (一) 完整编译过程

- **1. 预编译:** 处理源代码中以 # 开始的预编译指令, 例如展开所有宏定义、插入 #include 指向的文件等, 以获得经过预处理的源程序。
  - 2. 编译: 将预处理器处理过的源程序文件翻译成为标准的汇编语言以供计算机阅读。
- **3. 汇编:** 将汇编语言指令翻译成机器语言指令,并将汇编语言程序打包成可重定位目标程序。
- **4. 链接加载**: 将可重定位的机器代码和相应的一些目标文件以及库文件链接在一起,形成真正能在机器上运行的目标机器代码。
  - 一个 C 程序 hello.c, 经历上述 4 个编译阶段最终生成可执行程序, 具体流程如下:

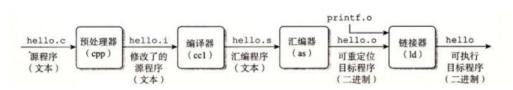


图 1: 代码编译流程图

## (二) 预处理器

#### 1. 预处理阶段功能

预处理阶段会处理预编译指令,包括绝大多数的开头的指令,如 include define if 等等,对 include 指令会替换对应的头文件,对 define 的宏命令会直接替换相应内容,同时会删除注释,添 加行号和文件名标识。

对于 gcc, 通过添加参数 -E 令 gcc 只进行预处理过程,参数-o 改变 gcc 输出文件名, 因此通过命令 gcc main.c -E -o main.i, 即可得到预处理后文件。

观察预处理文件,可以发现文件长度远大于源文件,这就是将代码中的头文件进行了替代导致的结果。

## 2. 验证过程及结果分析

执行 gcc main.c -E -o main.i, 即可得到预处理后文件。

图 2: 预处理结果

#### (三) 编译器

#### 1. 词法分析

利用 clang -E -Xclang -dump-tokens main.c, 将源程序转换为单词序列可以发现,词法分析过程中,对源程序的字符串进行扫描和分解,识别出一个个的单词,对程序进行分词处理,并标明每个 token 的类型。部分词法分析结果如下图所示:



图 3: 词法分析结果

## 2. 语法分析

将词法分析生成的词法单元来构建抽象语法树。利用 clang -E -Xclang -ast-dump main.c 进行语法分析。

可以发现,语法分析阶段利用词法分析阶段的单词构成一棵语法分析树,可以看到明显的层次关系。部分语法分析结果如下图所示:



图 4: 语法分析结果

## 3. 语义分析

语义分析使用语法树和符号表中信息来检查源程序是否与语言定义语义一致,进行类型检查、范围检查、数组绑定检查等。

## 4. 中间代码生成

利用 gcc 通过 gcc -fdump-tree-all-graph main.c 获得中间代码生成的多阶段输出, 通过 graphviz 对 CFG 进行可视化。可以清楚地看到块之间的逻辑关系。

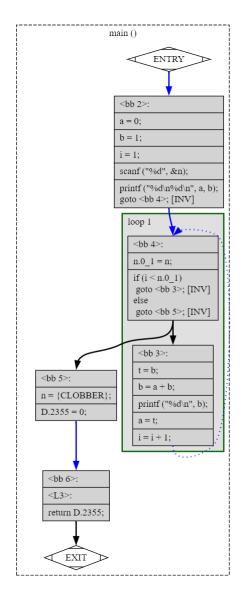


图 5: a-main.c.015t.cfg.dot

可以看到 CFG(控制流程图)中 a、b、i 等变量标识符的变化, 所有的变量都变成"标识符+编号"的形式(ssa)了, 返回值只有编号, 通过数字标识区分不同阶段这些变量有不同值。

## 5. 代码优化

先使用指令 "llvm-as main.ll -o main.bc" 得到 LLVM IR 的二进制代码形式。通过指令 opt -S -O1 main.bc -o main-O1.ll 对中间代码进行 O1 级别优化。

之后使用其他 pass 模块进行优化,但优化结果完全一样。推测可能是由于程序比较简单, 优化空间并不是非常大。

```
| March | Marc
```

图 6: O1 级别优化

## 6. 代码生成

以中间表示形式作为输入,将其映射到目标语言。利用 LLVM 指令 llc main.ll -o main-llvm.S 生成目标代码。同理可以利用 gcc main.i -S -o main-x86.S 和 arm-linux-gnueabihf-gcc main.i -S -o main-arm.S 指令分别生成 x86 和 arm 格式的目标代码,即分别生成 CISC 和 RISC 汇编代码。



图 7: 代码生成

## (四) 汇编器

汇编器的作用就是将汇编语言指令翻译成机器语言指令,并将汇编语言程序打包成可重定位目标程序。其中每一个汇编语句几乎都对应一条机器指令。

x86 格式汇编可以直接用 gcc 完成汇编器的工作,如使用下面的命令:

```
gcc main.S -c -o main.o
```

arm 格式汇编需要用到交叉编译, 如使用下面的命令:

```
arm-linux-gnueabihf-gcc main.S -o main.o
```

LLVM 可以直接使用 llc 命令同时编译和汇编 LLVM bitcode:

```
llc test.bc -filetype=obj -o test.o
```

我们可以用 xxd 来阅读二进制文件,由于文本量过大,所以这里只放出部分的截图。

```
qiao@qiao-virtual-machine:~/桌面/x86$ xxd main.o
00000000: 7f45 4c46 0201 0100 0000 0000 0000 0000
                                               .ELF.....
00000010: 0100 3e00 0100 0000 0000 0000 0000
                                               . .>. . . . . . . . . . . . .
00000030: 0000 0000 4000 0000 0000 4000 0e00 0d00
                                               ....@.....@.....
00000040: f30f 1efa 5548 89e5 4883 ec20 6448 8b04
                                               ....UH..H.. dH..
                                               %(...H.E.1..E...
00000050: 2528 0000 0048 8945 f831 c0c7 45e8 0000
00000060: 0000 c745 ec01 0000 00c7 45f0 0100 0000
                                               ...E.....E....
                                              H.E.H..H.....H.
00000070: 488d 45e4 4889 c648 8d05 0000 0000 4889
00000080: c7b8 0000 0000 e800 0000 008b 45e8 89c6
                                               ..........E...
                                               н.....н......
00000090: 488d 0500 0000 0048 89c7 b800 0000 00e8
000000a0: 0000 0000 8b45 ec89 c648 8d05 0000 0000
                                               .....E....H......
                                               H..../.
000000b0: 4889 c7b8 0000 0000 e800 0000 00eb 2f8b
                                               E..E..E..E...
000000c0: 45ec 8945 f48b 45e8 0145 ec8b 45ec 89c6
000000d0: 488d 0500 0000 0048 89c7 b800 0000 00e8
                                               H......
000000e0: 0000 0000 8b45 f489 45e8 8345 f001 8b45
                                               .....E...E...E
                                               .9E.|.....H.U.d
000000f0: e439 45f0 7cc9 b800 0000 0048 8b55 f864
00000100: 482b 1425 2800 0000 7405 e800 0000 00c9
                                              H+.%(...t.....
                                               .%d.%d...GCC: (U
00000110: c325 6400 2564 0a00 0047 4343 3a20 2855
00000120: 6275 6e74 7520 3131 2e34 2e30 2d31 7562
                                              buntu 11.4.0-1ub
00000130: 756e 7475 317e 3232 2e30 3429 2031 312e
                                              untu1~22.04) 11.
00000140: 342e 3000 0000 0000 0400 0000 1000 0000
                                               4.0.....
00000150: 0500 0000 474e 5500 0200 00c0 0400 0000
                                               ....GNU.....
```

图 8: main.o

前面得到的 main.o 文件内容我们无法直接读懂,我们可以用下面的命令将前面得到的机器语言文件进行反汇编。由于篇幅原因,此处仅针对 x86 进行反汇编分析,下面的指令也是针对 x86 的。

```
objdump -d main.o > main-anti-obj.S
```

得到的反汇编代码如下:

#### 反汇编代码

```
main.o:
              文件格式 elf64-x86-64
Disassembly of section .text:
00000000000000000 <main>:
        f3 Of 1e fa
   0:
                                   endbr64
   4:
        55
                                   push
                                           %rbp
        48 89 e5
                                           %rsp,%rbp
                                   mov
        48 83 ec 20
                                   \operatorname{sub}
                                           $0x20,%rsp
        64 48 8b 04 25 28 00
                                           %fs:0x28.%rax
  c:
                                   mov
  13:
        00 00
  15:
        48 89 45 f8
                                           %rax, -0x8(%rbp)
                                   mov
```

	10.	0.1	- 0							04 04		1
14	19:	31							xor	%eax,%eax		
15	1b:				00				movl	0x0, -0x18(%rbp)		
16	22:	с7		ec		00		00	movl	0x1,-0x14(%rbp)		
17	29:	c7	45	f0	01	00	00	00	movl	0x1,-0x10(%rbp)		
18	30:	48	8d	45	e4				lea	-0x1c(%rbp),%rax		
19	34:	48	89	c6					mov	%rax, $%$ rsi		
20	37:	48	8d	05	00	00	00	00	lea	0x0(% rip),% rax	# 3e ·	<main $+0$ x $3$ e $>$
21	3e:	48	89	c7					mov	%rax, $%$ rdi		
22	41:	b8	00	00	00	00			mov	\$0x0,%eax		
23	46:	e8	00	00	00	00			call	4b < main + 0x4b >		
24	4b:	8b	45	e8					mov	-0x18(%rbp),%eax		
25	4e:	89	c6						mov	%eax, $%$ esi		
26	50:	48	8d	05	00	00	00	00	lea	0x0(%rip),%rax	# 57 -	<main+0x57></main+0x57>
27	57:	48	89	c7					mov	%rax,%rdi		
28	5a:	b8	00	00	00	00			mov	\$0x0,%eax		
29	5 f :	e8	00	00	00	00			call	64 < main + 0x64 >		
30	64:	8b	45	ec					mov	-0x14(%rbp),%eax		
31	67:	89	c6						mov	%eax,%esi		
32	69:	48	8d	05	00	00	00	00	lea	0x0(%rip),%rax	# 70 -	$\langle \text{main} + 0 \times 70 \rangle$
33	70:	48	89	c7					mov	%rax,%rdi		
34	73:	b8	00	00	00	00			mov	\$0x0,%eax		
35	78:				00				call	7d < main + 0x7d >		
36	7d:	eb							jmp	ae <main+0xae></main+0xae>		
37	7 f :		45	ec					mov	-0x14(%rbp),%eax		
38	82:		45						mov	%eax, $-0$ xc( $%$ rbp)		
39	85:		45						mov	-0x18(%rbp),%eax		
40	88:		45						add	%eax, $-0$ x14( $%$ rbp)		
41	8b:		45						mov	-0x14(%rbp),%eax		
42	8e:	89							mov	%eax,%esi		
43	90:			05	00	00	00	00	lea	0x0(%rip),%rax	# 97	<main $+0$ x $97>$
44	97:		89						mov	%rax,%rdi	// • .	(
45	9a:				00	00			mov	\$0x0,%eax		
46	9 f :				00				call	a4 <main+0xa4></main+0xa4>		
47	a4:		45						mov	-0xc(%rbp),%eax		
48	a7:		45						mov	%eax, $-0$ x18( $%$ rbp)		
49	aa:			f0	01				addl	\$0x1,-0x10(%rbp)		
50	ae:		45		01				mov	-0x1c(%rbp),%eax		
51	b1:		45						cmp	%eax, $-0$ x10( $%$ rbp)		
	b4:	7c		10					jl	7f < main + 0x7f >		
52	b6:			00	00	00			mov	\$0x0,%eax		
53	bb:			55		00			mov	-0x8(%rbp),%rdx		
54	bf:				14	25	28	00	sub	%fs:0x28,%rdx		
55	c6:	00		20	14	25	20	00	Sub	7018:0x20,7010x		
56									: .	of smain loves		
57	c8:	74		00	00	00			je	cf <main+0xcf></main+0xcf>		
58	ca:		UU	UU	00	UU			call	cf <main+0xcf></main+0xcf>		
59	cf:	c9							leave			
60	d0:	c3							ret			

首先分析一下这个反汇编代码,大致可以分为三部分,第 8 行到第 10 行为一些栈帧操作,第 11 行到第 52 行为主要函数部分,之后的为栈帧清理的结尾内容。

对于主要函数部分有:

- 指令 30-46: 调用一个函数, 并存储返回值。
- 指令 4b-5f: 调用另一个函数,并存储返回值。
- 指令 64-78: 调用第三个函数,并存储返回值。
- 指令 7d: 跳转到指令 ae, 类似于一个条件跳转。
- 指令 7f-b4: 循环执行一段代码, 直到条件不满足, 这里最后有一个比较明显的跳转。
- 指令 b6-bb: 返回最终结果。

通过分析代码我们可以知道这个代码就是我们写的源程序的汇编代码,不过是从机器码对应 过来的。所以汇编器的功能就是将汇编指令翻译成机器语言指令,把这些指令打包成可重定位目 标程序。

我们可以用下面的命令将机器语言文件的符号表信息导出。

```
nm main.o > main-nm-obj.txt
```

#### 具体内容如下:

```
U ___isoc99_scanf
000000000000000 T main
U printf
U __stack_chk_fail
```

#### 下面是对每个符号的解释:

- U \_\_\_isoc99\_scanf: 这是一个未定义的外部符号,表示在文件中有一个对 \_\_\_isoc99\_scanf 函数的引用。U 代表"未定义"。
- 0000000000000000 T main: 这是一个具有全局可见性的 main 符号,它被定义在文件中,并且是可执行文件的入口点。T 代表"文本段"。
- U printf: 这是一个未定义的外部符号,表示在文件中有一个对 printf 函数的引用。
- U \_\_\_stack\_chk\_fail:这是一个未定义的外部符号,表示在文件中有一个对 \_\_\_stack\_chk\_fail 函数的引用。

此外为了更好的分析,我在这里将尝试改变源代码、取不同的小块来进行汇编和反汇编。

## 尝试 1 源代码

```
#include<stdio.h>
int main(){
    return 0;
}
```

#### 尝试 1 结果

```
文件格式 elf64-x86-64
main2.o:
Disassembly of section .text:
0:
       f3 Of 1e fa
                             endbr64
  4:
       55
                             push
                                   %rbp
  5:
       48 89 e5
                                   %rsp,%rbp
                             mov
       b8 00 00 00 00
                                    0x0,\%eax
  8:
                             mov
  d:
       5d
                                   %rbp
                             pop
       c3
                             ret
```

这里就是简单看一下一个空的主函数是什么样的,结果就是栈的调整。

## 尝试 2 源代码

```
#include<stdio.h>
int main() {
    int i;
    i = 1;
    return 0;
}
```

## 尝试 2 结果

```
文件格式 elf64-x86-64
main2.o:
Disassembly of section .text:
0:
        f3 Of 1e fa
                                   endbr64
   4:
                                   push
                                           %rbp
   5:
        48 89 e5
                                   mov
                                           % \operatorname{rsp} , % \operatorname{rbp} 
        c7 45 fc 01 00 00 00
                                           \$0x1, -0x4(\%rbp)
   8:
                                   movl
   f:
        b8 00 00 00 00
                                           90x0,\%eax
                                   mov
  14:
                                           %rbp
        5d
                                   pop
  15:
        c3
                                   ret
```

然后看一下定义变量与赋值,这里主要变化就是用到了 movl。

## 尝试 3 源代码

```
#include<stdio.h>
int main() {
    int i,n;
    scanf("%d", &n);
```

```
i = 1;

while (i < n)

{

    i = i + 1;

}

return 0;

}
</pre>
```

尝试 3 结果

```
main2.o:
                   文件格式 elf64-x86-64
   Disassembly of section .text:
   0:
            f3 Of 1e fa
                                       endbr64
       4:
            55
                                       push
                                               %rbp
                                               %rsp,%rbp
      5:
            48 89 e5
                                       mov
            48 83 ec 10
                                       sub
                                               $0x10,%rsp
            64 48 8b 04 25 28 00
                                               %fs:0x28,%rax
      c:
                                       mov
     13:
            00 00
                                               %rax,-0x8(%rbp)
     15:
            48 89 45 f8
                                       mov
     19:
            31 c0
                                               %eax,%eax
                                       xor
     1b:
                                       lea
                                               -0x10(\%rbp),\%rax
            48 8d 45 f0
                                               %rax,%rsi
     1 f:
            48 89 c6
                                       mov
                                               0x0(\% rip),\% rax
     22:
            48 8d 05 00 00 00 00
                                       lea
                                                                        \# 29 <main+0x29>
     29:
                                               %rax,%rdi
            48 89 c7
                                       mov
     2c:
            b8\ 00\ 00\ 00\ 00
                                               $0x0,\%eax
                                       mov
            e8 00 00 00 00
                                               36 <main+0x36>
     31:
                                        call
21
            c7 45 f4 01 00 00 00
                                               \$0x1, -0xc(\%rbp)
     36:
                                       movl
     3d:
            eb 04
                                       jmp
                                               43 < main + 0x43 >
     3 f:
            83 45 f4 01
                                       addl
                                               \$0x1, -0xc(\%rbp)
     43:
            8b 45 f0
                                               -0x10(\%rbp),\%eax
                                       mov
            39 45 f4
                                               \%eax,-0xc(\%rbp)
     46:
                                       cmp
     49:
            7c f4
                                       j l
                                               3f < main + 0x3f >
     4b:
            b8 00 00 00 00
                                               90x0,\%eax
                                       mov
     50:
            48 8b 55 f8
                                               -0x8(\%rbp),\%rdx
                                       mov
                                               %fs:0x28,%rdx
     54:
            64\ \ 48\ \ 2b\ \ 14\ \ 25\ \ 28\ \ 00
                                       sub
     5b:
            00 00
            74 \ 05
                                               64 < main + 0x64 >
     5d:
                                       jе
     5 f :
            e8 00 00 00 00
                                               64 < main + 0x64 >
                                       call
     64:
            c9
                                       leave
     65:
```

最后看一下 scanf 和循环, scanf 那里使用了 call, 至于循环部分就是值的比较和跳转。

## (五) 链接器

由汇编程序生成的目标文件不能够直接执行。大型程序经常被分成多个部分进行编译,因此,可重定位的机器代码有必要和其他可重定位的目标文件以及库文件链接到一起,最终形成真正在机器上运行的代码。进而链接器对该机器代码进行执行生成可执行文件。

链接器主要工作为:

- 去项目文件里查找目标代码文件里没有定义的变量。
- 扫描项目中的不同文件,将所有符号定义和引用地址收集起来,并放到全局符号表中。
- 计算合并后长度及位置, 生成同类型的段进行合并, 建立绑定。
- 对项目中不同文件里的变量进行地址重定位。

我们可以执行下面的命令便可用机器代码生成可执行文件。

```
gcc main.o -o main
```

我们同样使用 xxd 来阅读二进制文件,由于文本量过大,所以这里只放出部分的截图。

```
qiao@qiao-virtual-machine:~/桌面/x86$ xxd main
00000000: 7f45 4c46 0201 0100 0000 0000 0000 0000
                           .ELF.....
00000010: 0300 3e00 0100 0000 a010 0000 0000 0000
@.......7.....
000000<mark>30: 0000 0000 4000 3800 0d00 4000 1f00 1e00</mark>
                           @.....
00000070: 0800 0000 0000 0000 0300 0000 0400 0000
                           . . . . . . . . . . . . . . . . .
00000090: 1803 0000 0000 0000 1c00 0000 0000 0000
000000bo: 0100 0000 0400 0000 0000 0000 0000
000000e0: 0010 0000 0000 0000 0100 0000 0500 0000
00000100: 0010 0000 0000 0000 6902 0000 0000 0000
                           .......t...t....
00000110: 6902 0000 0000 0000 0010 0000 0000 0000
                           i......
00000150: 0010 0000 0000 0000 0100 0000 0600 0000
00000160: a82d 0000 0000 0000 a83d 0000 0000 0000
```

图 9: main

当然我们也无法直接看懂最后得到的可执行文件, 我们可以用下面的命令将前面得到的机器 语言文件进行反汇编。

```
objdump -d main > main-anti-exe.S
```

#### 得到的反汇编代码如下

#### 反汇编代码

```
main:
                文件格式 elf64-x86-64
   Disassembly of section .init:
   0000000000001000 < _init >:
                                                 endbr64
        1000:
                      f3 Of 1e fa
        1004:
                      48 83 ec 08
                                                 \operatorname{sub}
                                                         $0x8,%rsp
        1008:
                      48 8b 05 d9 2f 00 00
                                                         0x2fd9(%rip),%rax
                                                 mov
                                                                                     # 3
            fe8 < \underline{gmon\_start} \underline{@Base} >
                     48 85 c0
        100f:
                                                 test
                                                         %rax,%rax
        1012:
                      74 02
                                                         1016 < init+0x16>
                                                 jе
        1014:
                      ff d0
                                                 call
                                                         *%rax
        1016:
                     48 83 c4 08
                                                 add
                                                         $0x8,%rsp
        101a:
                      c3
                                                 ret
14
   Disassembly of section .plt:
   0000000000001020 <.plt>:
        1020:
                      {\rm ff}\ 35\ 8a\ 2f\ 00\ 00
                                                         0x2f8a(%rip)
                                                 push
                                                                               \# 3 \text{ fb } 0 <
            _GLOBAL_OFFSET_TABLE_+0x8>
        1026:
                      f2 ff 25 8b 2f 00 00
                                                 bnd jmp *0x2f8b(%rip)
                                                                                  # 3fb8 <
            _GLOBAL_OFFSET_TABLE_+0x10>
                     0f 1f 00
        102d:
                                                 nopl
                                                         (\% rax)
21
        1030:
                      f3 Of 1e fa
                                                 endbr64
        1034:
                      68 00 00 00 00
                                                 push
                                                         \$0x0
        1039:
                      f2 e9 e1 ff ff ff
                                                 bnd jmp 1020 < init +0x20 >
        103f:
                                                 nop
        1040:
                      f3 Of 1e fa
                                                 endbr64
        1044:
                      68 01 00 00 00
                                                 push
                                                         \$0x1
        1049:
                      f2 e9 d1 ff ff ff
                                                 bnd jmp 1020 < init +0x20 >
        104f:
                     90
                                                 nop
                      f3 Of 1e fa
        1050:
                                                 endbr64
        1054:
                      68 02 00 00 00
                                                 push
                                                         \$0x2
                      f2 e9 c1 ff ff ff
        1059:
                                                 bnd jmp 1020 < init +0x20 >
        105 f:
                      90
                                                 nop
33
   Disassembly of section .plt.got:
35
   0000000000001060 < \__cxa\_finalize@plt >:
37
        1060:
                      f3 Of 1e fa
                                                 endbr64
                      f2 ff 25 8d 2f 00 00
        1064:
                                                 bnd jmp *0x2f8d(%rip)
                                                                                  # 3ff8 <
            \_\_cxa\_finalize@GLIBC\_2.2.5>
        106b:
                     0f 1f 44 00 00
                                                         0x0(\%rax,\%rax,1)
                                                 nopl
```

```
Disassembly of section .plt.sec:
   0000000000001070 < \_\_stack\_chk\_fail@plt >:
        1070:
                     f3 Of 1e fa
                                                endbr64
                     f2 ff 25 45 2f 00 00
        1074
                                                bnd jmp *0x2f45(\%rip)
                                                                                # 3fc0 <
              _{\rm stack\_chk\_fail@GLIBC\_2.4}
                     0f 1f 44 00 00
                                                       0x0(\%rax,\%rax,1)
        107b:
                                                nopl
   0000000000001080 < printf@plt >:
49
                     f3 Of 1e fa
        1080:
                                                endbr64
                     f2 ff 25 3d 2f 00 00
                                                bnd jmp *0x2f3d(\%rip)
                                                                                \# 3 \text{ fc } 8 <
            printf@GLIBC_2.2.5 >
        108b:
                     0f 1f 44 00 00
                                                nopl
                                                        0x0(\%rax,\%rax,1)
   0000000000001090 < \_\_isoc99\_scanf@plt >:
        1090:
                     f3 Of 1e fa
                                                endbr64
        1094:
                     f2 ff 25 35 2f 00 00
                                                bnd jmp *0x2f35(\%rip)
                                                                                # 3fd0 <
            \_\_isoc99\_scanf@GLIBC\_2.7>
        109b:
                     0f 1f 44 00 00
                                                       0x0(\%rax,\%rax,1)
                                                nopl
   Disassembly of section .text:
   000000000000010a0 < start >:
61
        10a0:
                     f3 Of 1e fa
                                                endbr64
62
        10a4:
                     31 ed
                                                xor
                                                       %ebp,%ebp
63
        10a6:
                     49 89 d1
                                                       %rdx,%r9
                                                mov
64
        10a9:
                                                       %rsi
                     5\,\mathrm{e}
                                                pop
65
        10aa:
                     48 89 e2
                                                       %rsp,%rdx
                                                mov
        10ad:
                                                        $0xfffffffffffff,%rsp
                     48 83 e4 f0
                                                and
        10b1:
                                                       %rax
                     50
                                                push
        10b2:
                     54
                                                       %rsp
                                                push
        10b3:
                     45 \ 31 \ c0
                                                       %r8d,%r8d
                                                xor
                                                       %ecx,%ecx
        10b6:
                     31 c9
                                                xor
        10b8:
                     48 8d 3d ca 00 00 00
                                                        0xca(%rip),%rdi
                                                                                 # 1189
                                                lea
           <main>
        10 bf:
                     ff 15 13 2f 00 00
                                                call
                                                        *0x2f13(%rip)
                                                                               # 3fd8 <
            libc start main@GLIBC 2.34>
        10c5:
                     f4
                                                hlt
74
                     66 2e 0f 1f 84 00 00
                                                cs nopw 0x0(\%rax,\%rax,1)
        10c6:
                     00 00 00
        10cd:
   00000000000010d0 < deregister\_tm\_clones >:
78
        10d0:
                     48 8d 3d 39 2f 00 00
                                                lea
                                                        0x2f39(%rip),%rdi
            4010 < TMC END >
        10d7:
                     48 8d 05 32 2f 00 00
                                                lea
                                                        0x2f32(%rip),%rax
            4010 < TMC END >
                     48 39 f8
        10de:
                                                       %rdi,%rax
                                                cmp
        10e1:
                     74 15
                                                        10f8 <deregister_tm_clones+0
                                                jе
```

```
x28>
         10e3:
                       48 8b 05 f6 2e 00 00
                                                           0x2ef6(%rip),%rax
                                                  mov
                                                                                        # 3
             fe0 < ITM\_deregisterTMCloneTable@Base>
         10ea:
                       48 85 c0
                                                           %rax,%rax
                                                   test
                       74 09
         10ed:
                                                   jе
                                                           10\,\mathrm{f8} <deregister_tm_clones+0
             x28>
                       ff e0
                                                           *%rax
         10 \, \mathrm{ef}:
                                                  jmp
         10f1:
                      0f 1f 80 00 00 00 00
                                                           0x0(\%rax)
                                                   nopl
         10f8:
                       c3
                                                   ret
         10f9:
                      0f 1f 80 00 00 00 00
                                                   nopl
                                                           0x0(\%rax)
    000000000001100 < register_tm_clones >:
91
         1100:
                      48 8d 3d 09 2f 00 00
                                                   lea
                                                           0x2f09(%rip),%rdi
                                                                                        #
             4010 < \text{TMC END} >
         1107:
                      48 8d 35 02 2f 00 00
                                                   lea.
                                                           0x2f02(%rip),%rsi
                                                                                        #
93
             4010 < TMC END >
         110e:
                       48 29 fe
                                                           %rdi,%rsi
                                                   \operatorname{sub}
         1111:
                       48 89 f0
                                                           %rsi,%rax
                                                  mov
                       48 c1 ee 3 f
                                                           $0x3f,%rsi
         1114:
                                                   shr
                                                           $0x3,%rax
         1118:
                       48 c1 f8 03
                                                   sar
                                                           %rax,%rsi
         111c:
                       48 \ 01 \ c6
                                                   add
                                                           %rsi
         111f:
                       48 d1 fe
                                                   sar
99
         1122:
                       74 14
                                                   jе
                                                           1138 <register_tm_clones+0x38>
         1124:
                       48 8b 05 c5 2e 00 00
                                                           0x2ec5(%rip),%rax
                                                   mov
             ff0 <_ITM_registerTMCloneTable@Base>
                       48 85 c0
                                                           %rax,%rax
         112b:
                                                   test
         112e:
                                                           1138 < register tm clones +0x38>
                       74 08
                                                   jе
         1130:
                       ff e0
                                                           *%rax
                                                  jmp
104
                       66 Of 1f 44 00 00
                                                           0x0(\%rax,\%rax,1)
         1132:
                                                   nopw
         1138:
                       c3
                                                   ret
                       Of 1f 80 00 00 00 00
                                                           0x0(\%rax)
107
         1139:
                                                   nopl
    000000000001140 < _do_global_dtors_aux >:
         1140:
                       f3 Of 1e fa
                                                   endbr64
         1144:
                       80 3d c5 2e 00 00 00
                                                   cmpb
                                                           0x0,0x2ec5(\%rip)
                                                                                        #
             4010 < TMC END >
         114b:
                       75 2b
                                                           1178 < do global dtors aux+0
                                                   jne
             x38>
         114d:
                       55
                                                   push
                                                           %rbp
                      48\ 83\ 3d\ a2\ 2e\ 00\ 00
                                                           $0x0,0x2ea2(\%rip)
         114e:
                                                  cmpq
                                                                                        # 3
             ff8 < \_cxa\_finalize@GLIBC\_2.2.5 >
         1155:
                      00
         1156:
                       48\ 89\ e5
                                                           % \operatorname{rsp} , % \operatorname{rbp} 
                                                  mov
         1159:
                       74 0c
                                                           1167 < _{doglobal\_dtors\_aux+0}
117
                                                   jе
             x27 > 
         115b:
                      48\ 8b\ 3d\ a6\ 2e\ 00\ 00
                                                           0x2ea6(%rip),%rdi
                                                  mov
                                                                                        #
             4008 < _{dso_handle}
                      e8 f9 fe ff ff
                                                           1060 < __cxa_finalize@plt>
         1162:
                                                   call
```

```
1167:
                      e8 64 ff ff ff
                                                 call
                                                         10d0 <deregister tm clones>
        116c:
                      c6 05 9d 2e 00 00 01
                                                 movb
                                                         0x1,0x2e9d(\%rip)
             4010 < TMC END >
         1173:
                      5d
                                                         %rbp
                                                 pop
         1174:
                      c3
123
                                                 ret
                      0f 1f 00
         1175:
                                                 nopl
                                                         (\% rax)
         1178:
                      c3
                                                 {\rm re}\, t
         1179:
                      0f 1f 80 00 00 00 00
                                                         0x0(\%rax)
                                                 nopl
    0000000000001180 < frame_dummy>:
128
                      f3 Of 1e fa
         1180:
                                                 endbr64
                      e9 77 ff ff ff
         1184:
                                                         1100 < register tm clones >
                                                 jmp
    0000000000001189 <main>:
                      f3 Of 1e fa
         1189:
                                                 endbr64
        118d:
                      55
                                                         %rbp
134
                                                 push
        118e:
                      48 89 e5
                                                         %rsp,%rbp
                                                 mov
         1191:
                      48 83 ec 20
                                                 sub
                                                         $0x20,%rsp
                      64 48 8b 04 25 28 00
                                                         %fs:0x28,%rax
         1195:
                                                 mov
                      00 00
        119c:
        119e:
                      48 89 45 f8
                                                         \%rax, -0x8(\%rbp)
                                                 mov
                                                         %eax,%eax
        11a2:
                      31 c0
140
                                                 xor
        11a4:
                      c7 45 e8 00 00 00 00
                                                 movl
                                                          $0x0, -0x18(\%rbp)
        11ab:
                         45 ec 01 00 00 00
                                                         0x1,-0x14(\%rbp)
                                                 movl
142
        11b2:
                      c7 45 f0 01 00 00 00
                                                 movl
                                                         $0x1,-0x10(\%rbp)
143
144
        11b9:
                      48 8d 45 e4
                                                 lea
                                                         -0x1c(\%rbp),\%rax
                      48 89 c6
                                                         %rax,%rsi
        11bd:
                                                 mov
145
        11c0:
                      48 8d 05 3d 0e 00 00
                                                 lea
                                                         0xe3d(\%rip),\%rax
                                                                                    # 2004
146
              <_IO_stdin_used+0x4>
        11c7:
                      48 89 c7
                                                         %rax,%rdi
                                                 mov
147
                                                         $0x0,\%eax
        11ca:
                      b8 00 00 00 00
148
                                                 mov
                                                         1090 < _{isoc99\_scanf@plt>
        11 cf:
                      e8 bc fe ff ff
                                                 call
                                                         -0x18(\%rbp),\%eax
        11d4:
                      8b 45 e8
                                                 mov
        11d7:
                      89 c6
                                                         %eax,%esi
                                                 mov
        11d9:
                      48 8d 05 27 0e 00 00
                                                 lea
                                                         0xe27(%rip),%rax
                                                                                     # 2007
152
              <_IO_stdin_used+0x7>
                      48 89 c7
        11e0:
                                                         %rax,%rdi
                                                 mov
        11e3:
                      b8 00 00 00 00
                                                         $0x0,\%eax
                                                 mov
154
        11e8:
                      e8 93 fe
                                                         1080 <printf@plt>
                                ff ff
                                                 call
        11ed:
                      8b 45 ec
                                                 mov
                                                         -0x14(\%rbp),\%eax
        11 \, \text{f0}:
                      89 c6
                                                 mov
                                                         %eax,%esi
        11f2:
                      48 8d 05 0e 0e 00 00
                                                         0xe0e(%rip),%rax
                                                                                    # 2007
                                                 lea
158
              <_IO_stdin_used+0x7>
        11f9:
                      48 89 c7
                                                         %rax,%rdi
                                                 mov
        11fc:
                      b8 00 00 00 00
                                                         90x0,\%eax
                                                 mov
         1201:
                      e8 7a fe ff ff
                                                         1080 <printf@plt>
                                                 call
                                                         1237 <main+0xae>
         1206:
                      eb 2f
                                                 jmp
                      8b 45 ec
                                                         -0x14(\%rbp),\%eax
         1208:
                                                 mov
163
```

```
120b:
                       89 45 f4
                                                           \%eax,-0xc(\%rbp)
164
                                                   mov
         120e:
                       8b 45 e8
                                                           -0x18(\%rbp),\%eax
                                                   mov
         1211:
                                                   add
                                                           \%eax, -0x14(%rbp)
                       01 \ 45 \ ec
         1214:
                                                           -0x14(\%rbp),\%eax
                       8b 45 ec
                                                   mov
         1217:
                       89 c6
                                                           %eax,%esi
                                                   mov
168
                                                           0xde7(%rip),%rax
         1219:
                       48 8d 05 e7 0d 00 00
                                                   lea
                                                                                       # 2007
              <_IO_stdin_used+0x7>
                       48 89 c7
                                                           %rax,%rdi
         1220:
                                                   mov
                                                           $0x0,\%eax
         1223:
                       b8 00 00 00 00
                                                   mov
         1228:
                       e8 53 fe ff ff
                                                   call
                                                           1080 <printf@plt>
         122d:
                       8b 45 f4
                                                           -0xc(\%rbp), \%eax
                                                   mov
         1230:
                                                           \%eax, -0x18(%rbp)
                       89 45 e8
                                                   mov
174
         1233:
                       83 45 f0 01
                                                   addl
                                                           $0x1,-0x10(\%rbp)
         1237:
                       8b 45 e4
                                                           -0x1c(\%rbp),\%eax
                                                   mov
         123a:
                       39 45 f0
                                                           \%eax, -0x10(%rbp)
                                                   cmp
         123d:
                                                           1208 < main + 0x7f >
178
                       7c c9
                                                   j l
         123f:
                       b8 00 00 00 00
                                                           $0x0,\%eax
179
                                                   mov
         1244:
                       48 8b 55 f8
                                                           -0x8(\%rbp),\%rdx
                                                   mov
                                                           %fs:0x28,%rdx
         1248:
                       64 48 2b 14 25 28 00
                                                   sub
         124 \, f:
                       00 00
         1251:
                                                           1258 < main + 0xcf >
                       74 05
                                                            1070 <__stack_chk_fail@plt>
         1253:
                       e8 18 fe ff ff
184
         1258:
                       c9
                                                   leave
185
         1259:
                       c3
                                                   ret
186
187
    Disassembly of section . fini:
189
    000000000000125c < fini >:
190
                       f3 Of 1e fa
         125c:
                                                   endbr64
                       48 83 ec 08
         1260:
                                                   \operatorname{sub}
                                                            $0x8,%rsp
         1264:
                       48 83 c4 08
                                                           $0x8,%rsp
193
                                                   add
         1268:
                                                   ret
                       c3
```

通过阅读上面得到的反汇编代码,我们发现了 main 的反汇编代码远多于 main.o 的反汇编代码。此外也变得更为规整了,分了好多的 section,并且前面 main.o 的反汇编代码全部出现在了 section.text 的 000000000001189 <main> 这里。

- section.init: 这个部分包含了程序的初始化代码。当程序加载到内存并开始执行时,初始化代码负责执行一系列初始化任务,例如设置全局变量、初始化库、分配资源等。
- section.plt: 这是一个过程链接表,用于支持动态链接和函数调用。它存储了函数指针和相关的跳转指令,以便在运行时正确地将控制流传递给目标函数。
- section.plt.got: 这是一个全局偏移表,用于实现动态链接和符号解析。它存储了全局符号的地址,以便在运行时进行符号解析和重定位。
- section.text: 这是存放可执行代码的部分,也被称为代码段。它包含了程序的实际执行指令,例如函数的操作指令、控制流语句等。这是程序的主要执行部分。

• section.fini: 这个部分包含了程序的终止代码。当程序执行完毕时,终止代码负责执行清理任务,例如释放资源、关闭文件等。

当链接器进行链接的时候,首先决定各个目标文件在最终可执行文件里的位置。然后访问所有目标文件的地址重定义表,对其中记录的地址进行重定向。然后遍历所有目标文件的未解决符号表,并且在所有的导出符号表里查找匹配的符号,并在未解决符号表中所记录的位置上填写实现地址。最后把所有的目标文件的内容写在各自的位置上,再作一些另的工作,就生成一个可执行文件。这里是就一个 main.o 文件,没有其它的手写文件。

对于库文件,通常存在两种类型:静态库和动态库。

对于静态库,链接器会将库文件的对象代码直接合并到最终的可执行文件中。这意味着最终的可执行文件将包含静态库中所有被使用的函数和数据的副本。静态库的文件扩展名通常为.a (在 Windows 上为.lib)。

对于动态库,链接器会在最终的可执行文件中创建对库文件的引用。在程序运行时,操作系统会根据需要加载和链接动态库。这意味着最终的可执行文件大小较小,因为它只包含对库文件的引用。动态库的文件扩展名通常为.so(在 Windows 上为.dll)。

看完反汇编代码,我们可以用下面的命令将机器语言文件的符号表信息导出。

```
nm main > main-nm-exe.txt
```

## 具体内容如下:

```
0000000000000038\,c\ r\ \_\_abi\_tag
00000000000004010 B bss start
0000000000004010 b completed.0
                  w ___cxa_finalize@GLIBC_2.2.5
00000000000004000\ D\ \_\_data\_start
00000000000004000 W data_start
00000000000010d0 t deregister_tm_clones
0000000000001140 t ___do_global_dtors_aux
000000000003db0 d ___do_global_dtors_aux_fini_array_entry
00000000000004008 D ___dso_handle
0000000000003db8 d _DYNAMIC
00000000000004010 D edata
00000000000004018 B _end
000000000000125\,\mathrm{c} T _fini
000000000001180 t frame_dummy
000000000003da8 d ___frame_dummy_init_array_entry
000000000000020e8 r __FRAME_END_
0000000000003fa8 d GLOBAL OFFSET TABLE
                  w ___gmon_start__
0000000000000200\,\mathrm{c} r __GNU_EH_FRAME_HDR
0000000000001000\ \mathrm{T} _init
0000000000002000 R _IO_stdin_used
                  U ___isoc99_scanf@GLIBC_2.7
                  w _ITM_deregisterTMCloneTable
                  w ITM registerTMCloneTable
                  U ___libc_start_main@GLIBC_2.34
0000000000001189 T main
                  U printf@GLIBC 2.2.5
```

因为这里的符号比较多, 所以选取一部分符号进行解释:

- 0000000000004010 B \_\_\_bss\_start: 未初始化的全局变量开始位置, 存放在 BSS 段。
- 0000000000004010 b completed.0: 未初始化的静态变量 completed.0, 存放在 BSS 段。
- 000000000000004000 D data start:已初始化的全局变量开始位置,存放在数据段(.data)。
- 000000000000125c T fini: 程序的终止函数 fini。
- 0000000000001000 T \_init: 程序的初始化函数 \_init。
- 0000000000001189 T main: 程序的主函数 main。
- 00000000000010a0 T start:程序的起始函数/start。

这里最后尝试了一下在链接的时候加入-static,再进行反汇编,但是最后得到的结果却过于庞大,这里只给出部分截图:

```
182943
        4b5a97:
                        74 89
                                                 ie
                                                        4b5a22 <free_mem+0x272>
        4b5a99:
                        48 89 c2
182944
                                                        %rax.%rdx
                                                 MOV
182945
        4b5a9c:
                        48 c1 e2 04
                                                 shl
                                                        $0x4,%rdx
                                                        $0x0,0x18(%r14,%rdx,1)
182946
        4b5aa0:
                       49 83 7c 16 18 00
                                                 cmpa
182947
        4b5aa6:
                       74 e8
                                                        4b5a90 <free_mem+0x2e0>
                                                 je
                       e9 47 fe ff ff
                                                 jmp
                                                        4b58f4 <free_mem+0x144>
182948
        4b5aa8:
182949
182950 Disassembly of section .fini:
182951
182952 00000000004b5ab0 < fini>:
                       f3 Of 1e fa
182953
        4b5ab0:
                                                 endbr64
                                                 sub
182954
        4b5ab4:
                       48 83 ec 08
                                                        $0x8,%rsp
                                                 add
182955
        4b5ab8:
                       48 83 c4 08
                                                        $0x8,%rsp
182956
        4b5abc:
                        с3
```

图 10: 部分截图

可以观察到代码达到了 182956 行,查阅资料得知,选项 -static 表示要进行静态链接。在默认情况下,GCC 生成的可执行文件使用动态链接,在运行时需要依赖系统中已安装的共享库。而使用 -static 选项后,GCC 将会尝试将所有依赖项静态链接到可执行文件中,从而在运行时不再需要外部的共享库。静态链接的优点是可执行文件独立于系统环境,更加可移植。然而,由于所有依赖项都被打包到可执行文件中,所以生成的可执行文件可能会较大。

## (六) LLVM IR 程序

我们在这里编写的程序的大致流程为:让用户输出一个数(大于等于 0),然后对这个数进行 5 的取模,并将取模结果作为索引,到数组中找对应的数为走的楼梯数,然后调用函数求解有多少种走法(就是经典的走楼梯问题,一次走一步或两步,有多少种走法),最后输出两行,一行为楼梯数,一行为走法数。

例如我输入 2, 用 5 取模后为 2, 数组索引为 2 的值为 3, 所以走 3 阶楼梯, 一共有 3 种走法, 所以最后会输出两行 3.

我们编写的 LLLVM IR 程序代码如下,已经按 LLVM IR 的方式写了详细的注释:

#### LLVM IR 程序

```
;声明 printf函数
   declare i32 @printf(i8*, ...)
   ;声明 scanf 函数
   declare i32 @scanf(i8*, ...)
   ;用于printf函数
  @.str = private unnamed_addr constant [4 x i8] c"%d\0A\00", align 1
   ;用于scanf函数
  @.str2 = private unnamed_addr constant [3 x i8] c"%d\00", align 1
   ;定义全局变量a为5
  @a = global i32 5
   ;定义全局变量数组b, 分别为1,2,3,4,5
  @b = global [5 \times i32] [i32 \ 1, i32 \ 2, i32 \ 3, i32 \ 4, i32 \ 5]
14
   ;这个是走楼梯的函数
   define i32 @stairs(i32 %n) {
   entry:
     ;首先比较n和1,如果n小于等于1,就跳到if.then,否则跳到if.else
19
    %cmp = icmp sle i32 %n, 1
    br i1 %cmp, label %if.then, label %if.else
   if.then:
    ;返回1
    ret i32 1
27
   if.else:
     ;首先给pp, p, c, i分配空间, 都是4字节
    %pp = alloca i32, align 4
    %p = alloca i32, align 4
    \%c = alloca i32, align 4
    \%i = alloca i32, align 4
    ;将pp, p, c, i分别赋值为0,1,0,1
    store i32 0, i32* \%pp, align 4
    store i32 1, i32 * %p, align 4
    store i32 0, i32 * %c, align 4
    store i32 1, i32 * %i, align 4
    ;跳到while.cond
    br label %while.cond
   ;这里是循环条件
   while.cond:
42
    ;%i的值给%0不断和%n比较,小于就跳到while.body,否则跳到while.end
    \%0 = load i32, i32*\%i, align 4
    \%1 = icmp sle i32 \%0, \%n
    br i1 %1, label %while.body, label %while.end
47
```

```
;这里是循环体
while . body :
 ;%pp给%2,%p给%3
 \%2 = load i32, i32*\%pp, align 4
 \%3 = load i32, i32 * \%p, align 4
 ;%4为%2和%3相加
 \%4 = add i32 \%2, \%3
 ;%4的值给%c, %3的值给%pp, %4的值给%p
  store i32 %4, i32* %c, align 4
  store i32 %3, i32* %pp, align 4
 store i32 %4, i32* %p, align 4
 ;%5取得i的值,通过%6实现i++
 \%5 = load i32, i32*\%i, align 4
 \%6 = \text{add i} 32 \%5, 1
 store i32 \%6, i32* \%i, align 4
 ;跳到while.cond
 br label %while.cond
;循环结束
while . end :
  ; 将%c的值给%ans
 %ans = load i32, i32 * %c, align 4
 ;跳到if.end
 br label %if.end
if.end:
  ;返回%ans
 ret i32 %ans
;主函数
define i32 @main() {
entry:
 ;给num分配空间,四字节
 %num = alloca i32, align 4
 ;%0得到str的首地址,之后调用scanf来获取num的值
 \%0 = \text{getelementptr} [3 \times i8], [3 \times i8] * @.str2, i32 0, i32 0
 \%1 = \text{call i} 32 \ (i8*, \ldots) \ @scanf(i8* \%0, i32* \%num)
 ;给ans分配空间,四字节
 %ans = alloca i32, align 4
 ;将num的值给%2
 \%2 = load i32, i32*\%num, align 4
 ;将a的值给%3,因为是全局变量, 所以加*
 \%3 = load i32, i32* @a, align 4
 ; srem是取模运算,这里相当于把num%a的值给了%4
 \%4 = \text{srem i} 32 \%2, \%3
  ;取得了b[%4]的指针,即b[num%a]的指针,最后将地址给%5
 \%5 = \text{getelementptr} [5 \times i32], [5 \times i32] * @b, i32 0, i32 \%4
```

```
:%6取得了%5处的值
      \%6 = load i32, i32*\%5, align 4
      ;调用函数,结果给%7
98
      \%7 = call i32 @stairs(i32 \%6)
       ;将结果给ans
      store i32 %7, i32* %ans, align 4
       ; ans 给%8
102
      \%8 = load i32, i32*\%ans, align 4
103
      ;输出走多少的台阶
104
      \%9 = call \ i32 \ (i8*, \ \ldots) \ @printf(i8* \ getelementptr \ inbounds \ ([4 \ x \ i8], \ [4 \ x \ x)] = call \ i32 \ (i8*, \ \ldots)
            i8] * @. str, i32 0, i32 0), i32 %6)
      ;输出有多少种走法
      \%10 = call \ i32 \ (i8*, \ldots) \ @printf(i8* getelementptr inbounds ([4 x i8], [4]))
          x i8 \  \  \, * @. str, i32 0, i32 0), i32 \%8)
      ret i32 0
108
```

## 为了更加直观地观察理解代码,将其转化为等价的 SysY 代码,结果如下:

## LLVM IR 程序 (ex.ll)

```
// 声明 printf 函数
extern int printf(string format,
// 声明scanf函数
extern int scanf(string format,
// 定义全局变量a为5
int a = 5;
// 定义全局变量数组b, 分别为1
int b[5] = \{1, 2, 3, 4, 5\};
// 这个是走楼梯的函数
int stairs(int n) {
    if (n <= 1) {
        return 1;
    }
    else {
        int pp = 0;
        int p = 1;
        int c = 0;
        int i = 1;
        while (i \le n) {
            c = pp + p;
            pp = p;
            p = c;
            i = i + 1;
        return c;
}
```

然后我们使用下面的命令就可以用文件 ex.ll 得到可以执行文件 ex

```
clang ex.ll —o ex
```

我们运行程序,选择几个输入进行测试,结果如下:

```
qiao@qiao-virtual-machine:~/桌面$ ./ex
1
2
2
qiao@qiao-virtual-machine:~/桌面$ ./ex
2
3
3
qiao@qiao-virtual-machine:~/桌面$ ./ex
9
5
```

图 11: 测试结果

- 第一次我们输入 1, 与 5 进行取模运算后还是 1, b[1] 为 2, 所以走的楼梯数就是 2, 对应的走法就是 2 种, 所以输出 2, 2, 结果正确。
- 第二次我们输入 2, 与 5 进行取模运算后还是 2, b[1] 为 3, 所以走的楼梯数就是 3, 对应的走法就是 3 种, 所以输出 3, 3, 结果正确。
- 第三次我们输入 9, 与 5 进行取模运算后为 4, b[4] 为 5, 所以走的楼梯数就是 5, 对应的走法就是 8 种, 所以输出 5, 8, 结果正确。

经过上面的运行我们可以知道程序的正确性。

#### 语言特性分析:

## 1. 常量、变量的定义及声明:

所有的全局变量(常量)都以@为前缀, global 表明它是一个全局变量, constant 表示这个全局变量是一个常量, 它的值在运行时是不可修改的, 此外还可以添加一些修饰符, 例如 private

是可选的访问修饰符,用于限制该全局变量的可见性,private 可以表示该全局变量只能在当前模块内部访问。

以% 开头的符号表示虚拟寄存器,可将其视作局部变量,使用 alloca 关键字可为其分配空间。在本次所编写的代码中,使用的最多的就是 i32, 就是相当于 int 类型,此外还可以选择 float 等。此外在实践中发现如果% 后面跟数字,必须从 0 开始,而且不能出现跳跃,像是用了%0 才能使用%1,否则不能成功编译。

## 2. 数组的定义及访问:

在此次的代码中我们定义的数组为  $b=\{1, 2, 3, 4, 5\}$ , 其对应 IR 代码为 @b = global [5 x i32] [i32 1, i32 2, i32 3, i32 4, i32 5], 其中最开始的 global 代表这是全局数组, 之后 [5 x i32] 表示数组元素个数为 5, 类型为 i32, 后面无个中括号中的内容指明数组对应位置上的元素类型及值, 当然类型和前面的类型一样, 都是 i32, 值的话就是像代码中写的一样, 为 1, 2, 3, 4, 5。

访问数组元素值时需要使用 getelementptr 关键字,像我们这里就是访问 b[num],IR 代码具体有两行,第一行为%5 = getelementptr [5 x i32], [5 x i32]\* @b, i32 0, i32 %4, 首先有 [5 x i32], 这就是数组 b 的类型,即 5 个 i32 类型变量的数组,@b 是一个全局变量,它是一个指向包含 5 个 i32 类型元素的数组的指针,i32 0: 这表示数组索引的第一维度为 0,即数组的起始位置。i32 %4: %4 是另一个临时变量,它表示数组索引的第二维度,即数组元素的位置,这里%4 存的就是 num 的值,总之这行代码取得了数组指定位置的地址,存到了%5。第二行为%6 = load i32,i32\* %5, align 4。这里就是利用地址来完成具体值的读取,通过地址%5,将其中的值给了%6。

#### 3. 函数的定义及调用:

函数的定义格式为"define"FuncType IDENT"("[FuncFParams]")"Block,其中 FuncType 表示函数返回类型,FuncFParams 表明形参列表,各形参用类型加变量名表示。函数的调用格式为"call"FuncType IDENT"("[FuncFParams]")",这边的 FuncFParams 表示实参列表。具体而言我们定义了函数 stairs,具体代码为 define i32 @stairs(i32 %n),后面跟函数的具体内容。调用的代码为%7 = call i32 @stairs(i32 %6),使用 call 将%6 作为参数,将函数返回结果给%7。

此外我们还使用了 declare。declare 指令被用于声明函数的存在,以便在当前模块中引用该函数。它告诉编译器或链接器该函数将在其他地方定义或实现。declare 指令通常用于外部库函数或在当前模块之外定义的函数。使用 declare 指令可以告诉编译器或链接器要寻找这个函数的定义,并在链接过程中解析它。此次我们就用了 declare i32 @printf(i8\*, ...) 和 declare i32 @scanf(i8\*, ...)。

## 4. 语句 (if, while, return, 赋值):

首先是 if 语句,此次 if 是用两条完成的,第一条为比较,%cmp = icmp sle i32 %n, 1,这里是用的是 sle,就是用来判断小于等于的,成立赋值为真,反之为假,第二条是根据比较的结果进行跳转,br i1 %cmp, label %if.then, label %if.else,如果条件成立就跳到第一处,反之跳到第二处。

while 处的循环条件处也差不多,第一句为%1 = icmp sle i32 %0, %n, 用来计算条件,第二句为 br i1 %1, label %while.body, label %while.end,用来根据条件跳跃到指定的地点。

大致可以看出来 if 和 while 比较类似,都是计算条件,然后进行跳跃,即使用 sle 等比较类型进行判断和使用 br 进行跳跃。不过 while 可以跳回开头。

return 语句使用关键字 "ret"即可实现返回功能, 其格式为 "ret" ValType Value, ValType 为返回值类型, Value 为要返回的值。这里在 stairs 函数里就用到了 ret i32 1 来返回常数, 用 ret i32 %ans 来返回变量。

对于赋值语句, 主要使用 "store" 和 "load" 关键字, 如 store i32 1, i32\* %p, align 4 将常数 1 保存到地址%p 上, 而而%0 = load i32, i32\* %i, align 4 则将地址%i 上保存的值赋值给变量%0。

六、 GIT 库 编译原理实验报告

## 5. 表达式: 算术运算和关系运算:

此次代码主要实现了两种算术运算: +, %, 首先 +, -, \*, /, % 对应的关键字分别为: add, sub, mul, div, srem, 因为 +, -, \*, /, % 较为相似就只讨论加法,代码为%4 = add i32 %2, %3, 将%2 和%3 的值加起来然后赋值给%4。其余运算格式类似。

关系运算通过 icmp 来实现,各种关系运算符有对应的关键字,以下为常用的比较关键字。

eq	等于
ne	不等于
slt	有符号小于
sgt	有符号大于
sle	有符号小于等于
sge	有符号大于等于

## 五、 总结

在本次实验中,通过虚拟机平台对斐波拉契数列这个程序进行编译,学习了编译各个阶段的过程。此外,为了深刻理解编译器的功能,做了以下探究:

- 验证预处理阶段的功能。
- 具体分析编译阶段的作用以及结果
- 通过反汇编,对比 x86、arm 和 llvm 汇编和链接结果并得出结论。
- 融合函数、数组、隐式类型转换、多种运算等 SysY 编译器各语言特性编写 LLVM IR 程序, 并用 LLVM 编译成目标程序并成功执行验证。

## 六、 git 库

实验的材料在这个库当中: https://gitee.com/is-314-double/lab1