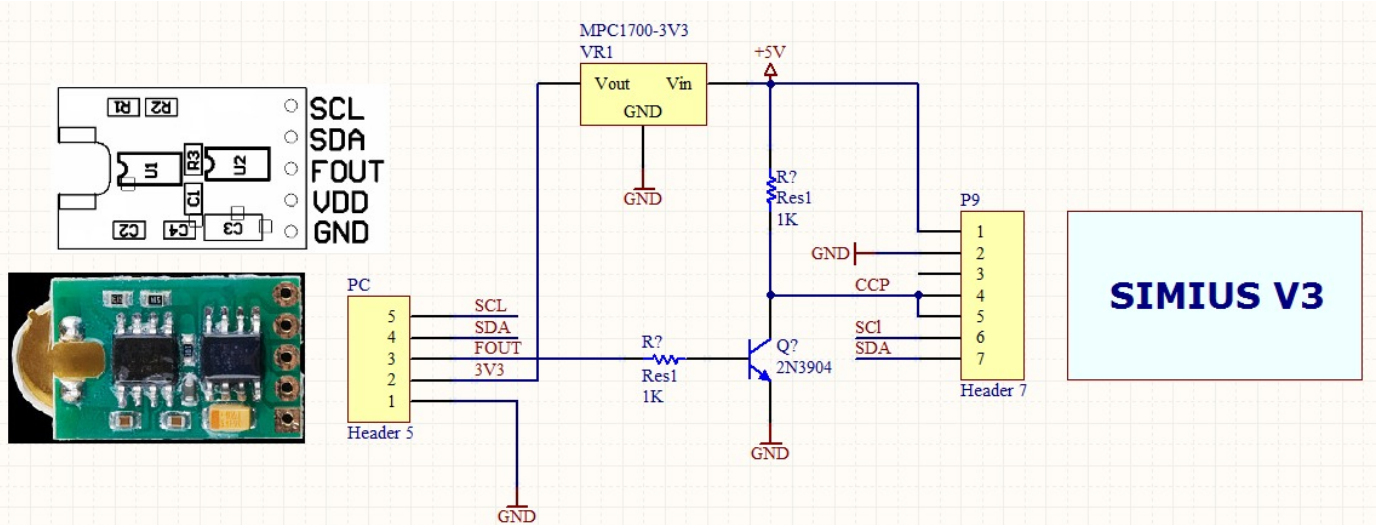


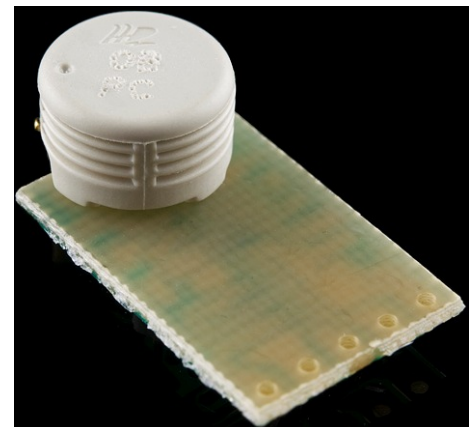
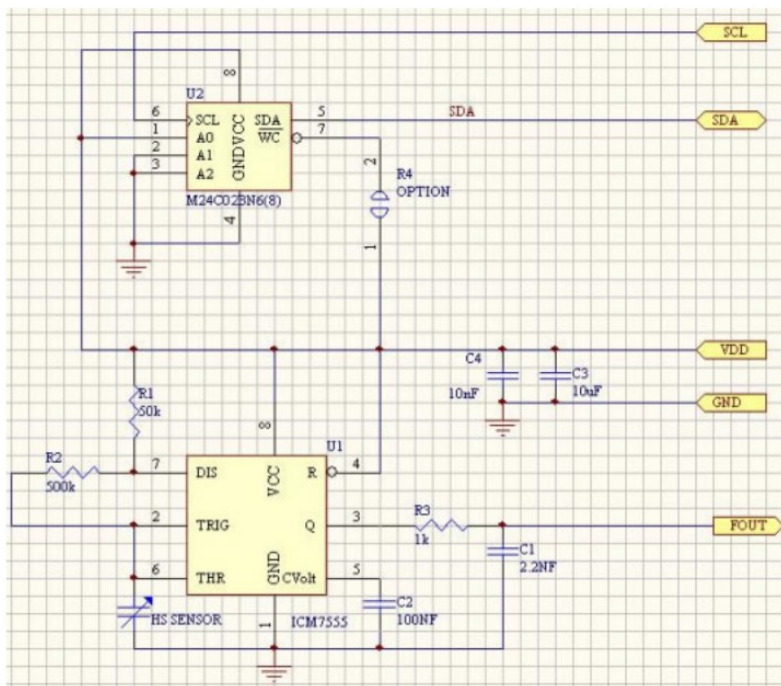
Capteur d'humidité HH10D

Schéma de la carte interface pour Simius V3 :



Sur le schéma ci-dessus, on peut voir l'interface qui adapte la tension (de 5V vers 3V3) et le transistor pour une mise en forme du signal FOUT (Adaptation de la tension et application de flanc plus raide)

Schéma Interne du HH10D :



Description:

Le module HH10D capteur d'humidité relative est constitué d'un capteur d'humidité de type capacitif, un convertisseur de condensateur CMOS en de fréquence et d'une mémoire EEPROM utilisée pour contenir les facteurs de calibrage. En raison des caractéristiques du capteur de type condensateur d'humidité, le système peut répondre très rapidement aux changements d'humidité. Chaque capteur est calibré avec coefficients différents et précis. C'est deux coefficients sont associés à un capteur unique et sont stockés dans la mémoire EEPROM du module.

Connexion avec l'interface et sur la carte Simius V3 :

