







Analyse automatisée d'une bibliothèque crypographique

Détection de failles par canal auxiliaire par analyse statique et symbolique

Duzés Florian

Outils de vérifications Automatismes Érysichthon Résultats Conclusion Référenc

Opérations dangereuses

Opérations influantes:

- Accès mémoire
- Décalage/rotation de valeurs
- Saut conditionnel
- Division/multiplication



Outils de vérifications Automatismes Érysichthon Résultats Conclusion Référence

Opérations dangereuses

Opérations influantes:

- Accès mémoire
- Décalage/rotation de valeurs (caché)
- Saut conditionnel
- Division/multiplication

```
bool check_pwd(msg, pwd){
if (msg.length != pwd.length){
    return False
}
for(int i = 0; i < msg.length; i++){
    if(msg[i] != pwd[i]){
        return False
    }
}
return True
}</pre>
```

```
Temps (µs)

check_pwd if for for 

(msg, pwd)
```

28/08/2025 *Unita* université 4600 Edución 2 / 16

10

11

Plus de problème?



Dutils de vérifications Automatismes Érysichthon Résultats Conclusion Référence

Plus de problème?

Mauvaises nouvelles?

2019 : Daniel, Bardin et Rezk, Binsec/Rel : Efficient Relational Symbolic Execution for Constant-Time at Binary-Level



Outils de vérifications Automatismes Érysichthon Résultats Conclusion Référenc

Plus de problème?

Mauvaises nouvelles!

2019 : Daniel, Bardin et Rezk, Binsec/Rel : Efficient Relational Symbolic

Execution for Constant-Time at Binary-Level

2024 : Schneider et al., Breaking Bad : How Compilers Break Constant-

Time Implementations



Outils de vérifications Automatismes Érysichthon Résultats Conclusion Référence

Spécialisations

Outil	Cible	Techn.	Garanties
ctgrind [Lan10]	Binaire	Dynamique	A
ABPV13 [Alm+13]	С	Formel	•
VirtualCert [Bar+14]	×86	Formel	•
ct-verif [Bar+16]	LLVM	Formel	•
FlowTracker [RPA16]	LLVM	Formel	•
Blazer [Ant+17]	Java	Formel	•
BPT17 [BPT17]	С	Symbolique	A
MemSan [Tea17]	LLVM	Dynamique	A
Themis [CFD17]	Java	Formel	•
COCO-CHANNEL [Bre+18]	Java	Symbolique	•
DATA [Wei+20]; [Wei+18]	Binaire	Dynamique	A
MicroWalk [Wic+18]	Binaire	Dynamique	A
timecop [Nei18]	Binaire	Dynamique	A
SC-Eliminator [Wu+18]	LLVM	Formel	•
Binsec/Rel [DBR19]	Binaire	Symbolique	A
CT-WASM [Wat+19]	WASM	Formel	•
FaCT [Cau+19]	DSL	Formel	•
haybale-pitchfork [Dis20]	LLVM	Symbolique	A

Liste d'outils de vérification

Source: [Jan+21]

Cible

[C, Java] Code source

Binaire Binaire

DSL Surcouche de langage

Trace Trace d'exécution

WASM Assembleur web

Techn.

Formel Programmation formelle

[*] type d'analyse

Garanties (attaques temporelles)

 $\bullet = \mathsf{Analyse}\ \mathsf{correcte}, \blacktriangle = \mathsf{Limit\acute{e}e}$

28/08/2025 Inria université desirtais 4 / 16

Outils de vérifications Automatismes Érysichthon Résultats Conclusion Référenc

L'outil idéal

Rinsed

Binary Security ^a est une plateforme open source développée pour évaluer la sécurité des logiciels au niveau binaire.

Il est notamment utilisé pour la recherche de vulnérabilités, la désobfuscation de logiciels malveillants et la vérification formelle de code binaire. Grâce à l'exécution symbolique, Binsec peut explorer et modéliser le comportement d'un programme pour détecter des erreurs ; cette détection est réalisée en association avec des outils de fuzzing et/ou des solveurs SMT.

a. https://binsec.github.io/



Premiers scripts



Cahier des charges



Conception générale



Spécifications architecturales



Outils de vérifications Automatismes **Érysichthon** Résultats Conclusion Références

Constructions en modules





Besoins



Outils de vérifications Automatismes **Érysichthon** Résultats Conclusion Référence

Conception générale











Conclusion



Outils de vérifications Automatismes Érysichthon Résultats Conclusion **Références**

Références

[Dic20]

[Alm+13]	José Bacelar ${\it Almeida}$ et al. Formal Verification of Side-Channel Countermeasures Using Self-Composition. 2013.
[Ant+17]	Thomas Antonopoulos et al. Decomposition Instead of Self-Composition for Proving the Absence of Timing Channels. 2017.
[Bar+14]	Gilles Barthe et al. System-level non-interference for constant-time cryptography. 2014.
[Bar+16]	Gilles Barthe et al. Computer-Aided Verification for Mechanism Design. 2016.
[BPT17]	Sandrine B_{LAZY} , David $P_{ICHARDIE}$ et André T_{RIEU} . Verifying Constant-Time Implementations by Abstract Interpretation. 2017.
[Bre+18]	Thomas Brennan et al. Symbolic Path Cost Analysis for Side-Channel Detection. 2018.
$[Cau{+}19]$	Srinath CAULIGI et al. FaCT: A DSL for timing-sensitive computation. 2019.
[CFD17]	Jie Chen, Yu Feng et Isil Dillig. Precise detection of side-channel vulnerabilities using quantitative cartesian hoare logic. 2017.
[DBR19]	Lesly-Ann Daniel, Sébastien Bardin et Tamara Rezk. Binsec/Rel: Efficient Relational Symbolic Execution for Constant-Time at Binary-Level. 2019. arXiv: 1912.08788. URL: http://arxiv.org/abs/1912.08788.

28/08/2025 *Énria* whitesité 16 / 16

Craig DISSEI KOEN havhala-nitchfork https://github.com/PI SusSec/havhala-nitchfork