

Fraternité



## Réunion flash

Point hebdomadaire

Duzés Florian

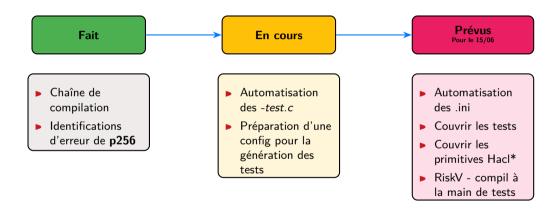
28/05/2025

## Sommaire

- 1. État des lieux
- 2. Automatique, pas facile
- 3. Risc-V me voilà
- 4. Conclusion

# 01 État des lieux

## Point actuel



## Réalisation

**Fait** 

En cours

Prévus Pour le 15/06

- p256 et analyse à la main
- Compilator (Compiler vers différentes architectures)
- ► Toolchain et compilation vers Risc-V
- Automatisation des .ini

- Automatisation des -test.c
- Préparation d'une config pour la génération des tests
- Planification du mémoire
- Rédaction de documentation, protocoles et méthode

- Couvrir les tests
- Couvrir les primitives Hacl\*
- RiscV compil à la main de tests

## 02 Automatique, pas facile

## Automatique et facile

```
"input": "BUF_SIZE",
uint32_t
                                                     "input_len": "BUF_SIZE",
 Hacl AEAD Chacha20Poly1305 decrypt
                                                     "output": "BUF_SIZE",
 uint8 t *output. uint8 t *input.
                                                     "output_len": "BUF_SIZE",
 uint32_t input_len, uint8_t *data,
                                                     "key": "KEY_SIZE",
 uint32_t data_len,
                   uint8_t *kev.
 uint8 t *nonce. uint8 t *tag
                                                     "nonce": "NONCE SIZE".
                                                     "tag": "TAG_SIZE",
 Code - Hacl AEAD Chacha20Polv1305 decrypt
                                                     "data": "AAD SIZE".
                                                     "data_len": "AAD_SIZE",
                                                     "BUF SIZE":16384.
                                                     "KEY SIZE":32.
                                                     "NONCE_SIZE":12,
                                                     "AAD SIZE":12.
                                                14
                                                     "TAG SIZE":16
                                                15
                                                16
Hacl_AEAD_Chacha20Poly1305_decrypt.c
```

Code - matching.json

## Coquille dans l'engrenage

```
"*output": 41,
      "*tag": 12,
      "*input": 35,
      "input len": 33,
      "*data": 14,
      "data len": 14,
      "*key": 44,
      "*nonce": 15,
9
      "*expanded_key": 2,
      "*cipher": 6,
      "*plain": 16,
      "*a": 112,
      "*b": 107,
14
      "*res": 97,
      "*n": 70,
16
      "bBits": 28.
      "*k": 79.
      "len": 64,
19
20 }
```

## Besoin de plus d'information

```
/**
Write `a + b mod 2^256` in `res`.

This functions returns the carry.

The arguments a, b and res are meant to be 256-bit bignums, i.e. uint64_t[4]

*/
uint64_t Hacl_Bignum256_add(uint64_t *a , uint64_t *b, uint64_t *res);
```

Code - Hacl\_Bignum256.h

```
/**
Write `a * b` in `res`.

The arguments a and b are meant to be 256-bit bignums, i.e. uint64_t [4].

The outparam res is meant to be a 512-bit bignum, i.e. uint64_t[8].

*/
void Hacl_Bignum256_mul(uint64_t *a, uint64_t *b, uint64_t *res);
```

Code - Hacl\_Bignum256.h

## Affectation de signature

```
Fonction extraite d'un .h
                                                   {
  "input 8 encrypt": "BUF SIZE"
  "input len 32 encrypt":"
      BUF SIZE"
  "output 8 encrypt": "BUF SIZE
  "key_8_encrypt":"KEY_SIZE"
  "BUF_SIZE":16384,
  "KEY_SIZE":32,
        Code - matching.json '
```

Code – twin.json

function-tested.c

# Création du tampon

#### Besoin d'identification

Format des données :

- ► Nom de la fonction
- Hacl\_family\_[op]
- ► Type de données
- $uint[X]_f$

## Création du tampon

#### Besoin d'identification

Format des données :

- ► Nom de la fonction
- Hacl\_family\_[op]
- ► Type de données
- uint[X]\_f

#### Tampon unique

parametre\_X\_op

```
"a_32_32_add":"BUF_SIZE_8"
,"b_32_32_add":"BUF_SIZE_8"
,"res_32_32_add":"BUF_SIZE_8"
,"n_32_32_add":"BUF_SIZE_8"
,"buf_size_8":8
,"a_32_32_mul":"BUF_SIZE_8"
,"b_32_32_mul":"BUF_SIZE_8"
,"res_32_32_mul":"BUF_SIZE_8"
,"res_32_32_mul":"BUF_SIZE_16"
,"BUF_SIZE_16":16
```

Code - matching.json

```
"32_add":"32_add"

,"32_sub":"32_add"

,"32_add_mod":"32_add"

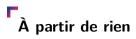
,"32_sub_mod":"32_add"

,"32_mul":"32_mul"

,"32_sqr":"32_mul"
```

Code - twin.json

## 03 Risc-V me voilà



### Conception du compilateur croisé

Depuis la source officielle :

► https://github.com/riscv-collab/riscv-gnu-toolchain

28/05/2025



## Conception du compilateur croisé

Depuis la source officielle :

- ► https://github.com/riscv-collab/riscv-gnu-toolchain
- ► Après 3h et des poussières, ajout du compilateur : riscv64-unknown-linux-gnu-gcc

28/05/2025 (nnia

## Analyse de Binsec

### Le fameux p256

Modifications du script .ini :

- 1. Section ".data" -> ".sdata"
- 2. Ajout de l'adresse de fin

Code - study.ini

Analyse corrigé en direct

## Plan pour Risc-V

## Objectifs fixés

- ► Étendre l'analyse Binsec sur les tests natifs de Hacl\*
- ► Intégrer la chaîne de compilation à Érysicthon
- ► Ajouter une compilation vers l'architecture 32 bits
- ► Ajouter la compilation via Clang et LLVM

# 04 Conclusion

## Conclusion

#### **Automatisation**

- ► Continuer la génération des fichiers -test.c
- ► Activer la chaîne de compilation

## Conclusion

#### **Automatisation**

- ► Continuer la génération des fichiers -test.c
- Activer la chaîne de compilation

#### Toolchain Risc-V

- ► Compilation d'autres toolchain : 32 bits
- ► Compiler plus de -test.c
- ► Effectuer plus d'analyse Binsec

28/05/2025

#### -Conclusion

#### **Automatisation**

- ► Continuer la génération des fichiers -test.c
- Activer la chaîne de compilation

#### Toolchain Risc-V

- ► Compilation d'autres toolchain : 32 bits
- ► Compiler plus de -test.c
- ► Effectuer plus d'analyse Binsec

#### Rédaction du mémoire

- ► Poser les idées
- ► Concevoir le puit
- ► Plan du plan le 10/06

28/05/2025 Inda 13

## Merci.

28/05/2025