

Instituto Tecnológico de Costa Rica Área Académica de Ingeniería en Computadores CE 4302 — Arquitectura de Computadores II

Tarea 1 Protocolos de coherencia de caché

Fecha de asignación: 10 marzo | Fecha de entrega: 19 marzo

Grupos: 2 personas Profesores: Luis Barboza Artavia

Para el desarrollo de esta tarea, se introducirá al estudiante los conceptos de los protocolos de coherencia de caché. Esta evaluación cuenta con una sección de investigación.

1. Investigación

Realice una investigación de los siguientes temas:

- 1. Protocolos de MESI y MOESI.
- 2. Protocolo de directorio
 - Comunicación y sincronización
 - Estados de bloque de caché

2. Entregable

Se entregará un PDF de entre dos y cuatro páginas desarrollando la investigación. Recuerde utilizar referencias y citas.

Si tienen dudas puede escribir al profesor al correo electrónico. Los documentos serán sometidos a control de plagios. La entrega se debe realizar por medio del TEC-Digital en la pestaña de evaluación. No se aceptan entregas extemporáneas después de la fecha de entrega a las 11:59 pm como máximo.