Analog Engineer's Circuit: Amplifiers

ZHCA761A-February 2018-Revised February 2019

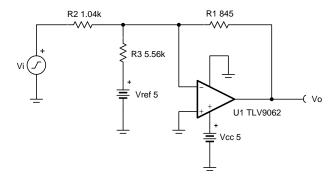
采用反相正基准 电压电路的反相运算放大器

设计目标

输入		输出		电源		
V_{iMin}	V_{iMax}	V_{oMin}	V_{oMax}	V _{cc}	V_{ee}	V_{ref}
-5V	-1V	0.05V	3.3V	5V	0V	5V

设计 说明

本设计使用采用反相正基准电压的反相放大器将 –5V 至 –1V 的输入信号转换为 3.3V 至 0.05V 的输出电压。该电路可用于将传感器负输出电压转换为可用的 ADC 输入电压范围。



设计说明

- 1. 请使用运算放大器线性输出运行范围。通常需要在 A_{OL} 测试条件下指定该范围。
- 2. 共模范围必须扩展至地电平或低于地电平。
- 3. V_{ref} 必须具有低阻抗。
- 4. 该电路的输入阻抗等于 R_2 。
- 5. 在反馈环路中选择使用低阻值电阻器。建议使用阻值小于 100kΩ 的电阻器。使用高阻值电阻器可能会减小放大器的相位裕度并在电路中引入额外的噪声。
- 6. 电路的截止频率取决于放大器的增益带宽积 (GBP)。可以通过添加一个与 R_1 并联的电容器来完成额外的滤波。如果使用了高阻值电阻器,那么添加一个与 R_1 并联的电容器还将提高电路的稳定性。



设计步骤

$$V_{o} = -V_{i} \times (\frac{R_{1}}{R_{2}}) - V_{ref} \times (\frac{R_{1}}{R_{3}})$$

1. 计算输入信号的增益。

$$G_{input} = \frac{V_{o_max} - V_{o_min}}{V_{i_max} - V_{i_min}} = \frac{3.3V - 0.05V}{-1V - (-5 \text{ V})} = 0.8125\frac{V}{V}$$

2. 计算 R₁ 和 R₂。

Choose
$$R_1 = 845\Omega$$

$$R_2 = rac{R_1}{G_{input}} = rac{R_1}{0.8125 rac{V}{V}} = 1.04~k\Omega$$

3. 计算抵消输出所需的基准电压增益。

$$\begin{split} G_{\text{ref}} &= \frac{R_1}{R_3} & \text{() } \text{() } \\ &- V_{i_\text{min}} \, \textcolor{red}{\times} \, \frac{R_1}{R_2} \, - V_{\text{ref}} \, \textcolor{red}{\times} \, \frac{R_1}{R_3} \, = V_{o_\text{min}} \\ &\frac{R_1}{R_3} = \frac{V_{o_\text{min}} + V_{i_\text{min}} \, \textcolor{red}{\times} \, \frac{R_1}{R_2}}{-V_{\text{ref}}} = \frac{0.05 V + \, -1 \, V}{-5} \, \frac{845 \Omega}{1.04 k \Omega} = 0 \, . \, 1525 \frac{V}{V} \end{split}$$

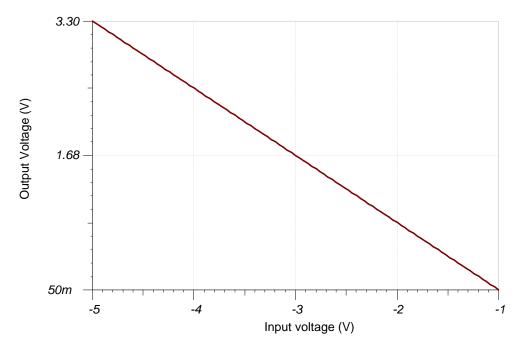
4. 计算
$$R_{3}$$
。
$$R_{3} = \frac{R_{1}}{G_{ref}} = \frac{845\Omega}{0.1525_{V}^{V}} = 5.54 \quad k\Omega \approx 5.56 \quad k\Omega$$



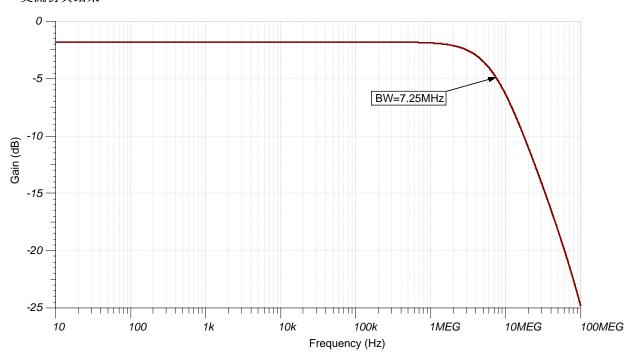
www.ti.com.cn

设计仿真

直流仿真结果



交流仿真结果





设计参考资料

请参阅《模拟工程师电路说明书》,了解有关TI综合电路库的信息。

请参阅电路 SPICE 仿真文件 SBOC511。

请参阅《在 30 秒内设计增益和失调电压》。

设计特色运算放大器

TLV9062		
V _{ss}	1.8V 至 5.5V	
V _{inCM}	轨至轨	
V _{out}	轨至轨	
V _{os}	0.3mV	
I _q	538µA	
I _b	0.5pA	
UGBW	10MHz	
SR	6.5V/µs	
通道数	1、2、4	
www.ti.com.cn/p	roduct/cn/tlv9062	

设计备选运算放大器

OPA197		
V _{ss}	4.5V 至 36V	
V _{inCM}	轨至轨	
V _{out}	轨至轨	
V _{os}	25µV	
I _q	1mA	
I _b	5pA	
UGBW	10MHz	
SR	20V/µs	
通道数	1、2、4	
www.ti.com.cn/product/cn/opa197		

修订历史记录

修订版本	日期	更改
Α	2019年2月	缩减标题字数,将标题角色改为"放大器"。 向电路指导手册登录页面和 SPICE 仿真文件添加了链接。

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任:(1)针对您的应用选择合适的TI产品;(2)设计、验证并测试您的应用;(3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn/上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任: (1)针对您的应用选择合适的TI产品; (2)设计、验证并测试您的应用; (3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司