Analog Engineer's Circuit: Data Converters

ZHCA796A-February 2018-Revised March 2019

低功耗传感器测量: 3.3V、1ksps、12 位、单端、单电源电路

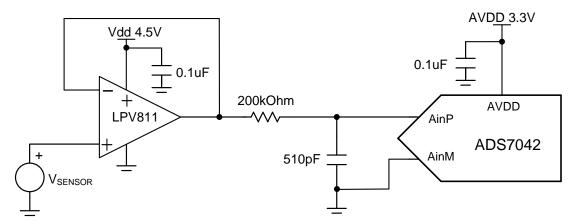
Reed Kaczmarek

输入	ADC 输入	数字输出 ADS7042
VinMin = 0V	AIN_P = 0V, AIN_M = 0V	000 _H 或 0 ₁₀
VinMax = 3.3V	AIN_P = 3.3V, AIN_M = 0V	FFF _H 或 4096 ₁₀

电源		
AVDD	Vee	Vdd
3.3V	0V	4.5V

设计 说明

此设计展示了一款用于驱动 SAR ADC 且在运行期间仅消耗纳瓦级功率的超低功耗放大器。此设计用于收集传感器数据,整体系统级功耗仅有区区数微瓦。*PIR 传感器、气体传感器* 和血糖监测仪 是此 SAR ADC 设计可能实现的几个例子。您可以调整组件选择 部分的值以允许不同的数据吞吐率和不同带宽的放大器。《低功耗传感器测量: 3.3V、1ksps、12 位、单端、双电源电路》中显示了该电路的更复杂版本,这一版本中将负电源连接到小型负电压 (-0.3V)。当放大器输出接近零伏特时,单电源版本的性能会降低。但是,在大多数情况下,单电源配置因其简单性而成为优选方案。



Copyright © 2018, Texas Instruments Incorporated



规格

规格	计算值	仿真值	测得值
瞬态 ADC 输入趋稳 (1ksps)	$< 0.5 \cdot LSB = 402 \mu V$	41.6µV	不适用
AVDD 电源电流 (1ksps)	230nA	不适用	214.8nA
AVDD 电源功率 (1ksps)	759nW	不适用	709nW
VDD OPAMP 电源电流	450nA	不适用	431.6nA
VDD OPAMP 电源功率	2.025µW	不适用	1.942µW
AVDD + VDD 系统功率 (1ksps)	2.784µW	不适用	2.651µW

设计注意事项

- 1. 根据共模、输出摆幅和线性开环增益规格,确定运算放大器的线性范围。此内容涵盖在*组件选择* 部分之中。
- 2. 选择 COG 电容器以最大限度减少失真。
- 3. 使用 0.1% 20ppm/°C 或更高规格的薄膜电阻器以最大限度减少失真。
- 4. TI 高精度实验室 ADC 培训视频系列介绍了选择电荷桶电路 Rfilt 和 Cfilt 的方法。此类组件值取决于放大器带宽、数据转换器采样速率以及数据转换器设计。此处所示的规格值可为本示例中的放大器和数据转换器提供良好的趋稳和交流性能。如果改动此设计,则需要选择其他的 RC 滤波器。请参阅 SAR ADC 前端组件选择简介 培训视频了解如何选择 RC 滤波器以实现最佳的趋稳性能和交流性能。



www.ti.com.cn

组件选择

- 1. 选择低功耗运算放大器:
 - 电源电流 < 0.5µA
 - 增益带宽积 > 5kHz(采样速率的 5 倍)
 - 单位增益稳定
 - 本指导手册中选择的是 LPV811。该器件具有 450nA 电源电流、8kHz 增益带宽积并具有单位增益稳定性。
- 2. 查找运算放大器线性运行的最大和最小输出

$$V_{ee} + 0V < V_{out} < V_{dd} - 0$$
. 9V from LPV811 Vcm specification $V_{ee} + 10mV < V_{out} < V_{dd} - 10mV$ from LPV811 Vout swing specification

$$V_{ee} + 0$$
 . $3V < V_{out} < V_{dd} - 0$. $3V$ $\,$ from LPV811 AoI linear region specification

$$0.3V < V_{in} < 3.4V$$
 Combined worst case

- 注: LPV811 的线性范围是地电平以上 300mV。这意味着,若要设计一个系统来保证 0V 至 3.3V(ADS7042 的满量程范围 (FSR))的完整线性范围,则需要使用负电源。此设计表明,在不使用负电源电压的情况下即可满足 ADS7042 的 SNR 和 THD 全程规格。此测试仅在室温下进行,并且需要较稳健的系统; 《低功耗传感器测量: 3.3V、1ksps、12 位、单端、双电源电路》显示了在此设计中采用负电源代替接地的情况。
- 3. 采用预期值进行典型功率计算 (1ksps):

$$\begin{split} &P_{\text{AVDD}} = I_{\text{AVDD_Avg}} \cdot \text{AVDD} = 230 \text{nA} \cdot 3.3 \text{V} = 759 \text{nW} \\ &P_{\text{LPV811}} = I_{\text{LPV811}} \cdot (V_{\text{dd}} - V_{\text{ee}}) = 450 \text{nA} \cdot (4.5 \text{V} - 0 \text{V}) = 2.025 \mu\text{W} \\ &P_{\text{total}} = P_{\text{AVDD}} + P_{\text{LPV811}} = 759 \text{nW} + 2.025 \mu\text{W} = 2.794 \mu\text{W} \end{split}$$

4. 采用测量值进行典型功率计算 (1ksps):

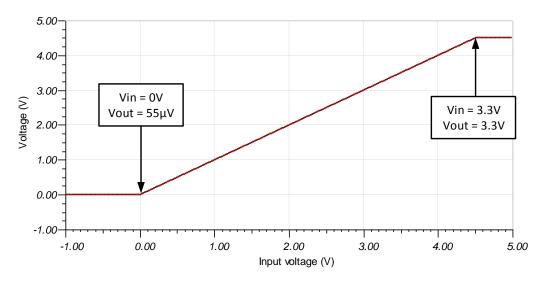
$$\begin{split} P_{\text{AVDD}} &= I_{\text{AVDD_Avg}} \cdot \text{AVDD} = 214 \text{nA} \cdot 3 \text{ . } 3V = 709 \text{nW} \\ P_{\text{LPV811}} &= I_{\text{LPV811}} \cdot (V_{\text{dd}} - V_{\text{ee}}) = 431 \text{ . } 6 \text{nA} \cdot (4 \text{ . } 5V - 0V) = 1 \text{ . } 942 \mu\text{W} \\ P_{\text{total}} &= P_{\text{AVDD}} + P_{\text{LPV811}} = 709 \text{nW} + 1 \text{ . } 942 \mu\text{W} = 2 \text{ . } 651 \mu\text{W} \end{split}$$

5. 查找可在 1ksps 实现趋稳的 Rfilt 和 Cfilt。优化 Rfilt 和 Cfilt 值(高精度实验室 视频)介绍了选择 Rfilt 和 Cfilt 的算法。经证实,200k Ω 和 510pF 的最终值可确保趋稳至远低于最低有效位 (LSB) ½ 的位置。



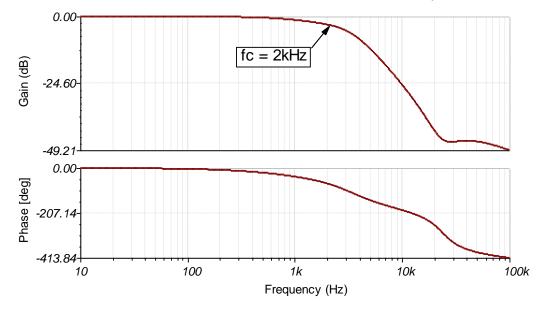
直流传输特性

下图展示了 0V 至 3.3V 输入的线性输出响应。该 ADC 的 FSR 落在运算放大器的线性范围内。



交流传输特性

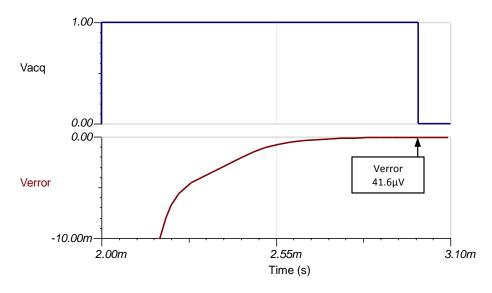
带宽在 0dB 的增益(线性增益为 1)下仿真为 7.02kHz。此带宽将允许在 1ksps 趋稳。





瞬态 ADC 输入趋稳仿真

以下仿真显示了趋稳至 3V 直流输入信号的情况。这种类型的仿真表明采样保持反冲电路已正确选择到 ½ LSB (402μV) 范围内。请参阅 SAR ADC 前端组件选择简介 了解有关此主题的详细理论。

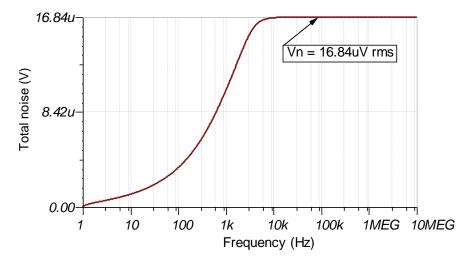


噪声仿真

本部分详细介绍如何使用简化的噪声计算方法进行粗略估算。我们在此计算中忽略电阻器噪声,因为在频率 大于 10kHz 的情况下此噪声会衰减。

$$\begin{split} f_c &= \frac{1}{2 \cdot \pi \cdot R_{filt} \cdot C_{filt}} = \frac{1}{2 \cdot \pi \cdot (200k\Omega) \cdot (510pF)} = 1560 \text{ . } 3Hz \\ E_n &= e_{n811} \cdot \sqrt{2 \cdot K_n \cdot f_c} = (340nV \ / \ \sqrt{Hz} \) \cdot \sqrt{1 \cdot 57 \cdot \left(1560Hz\right)} = 16 \cdot 8 \mu V \end{split}$$

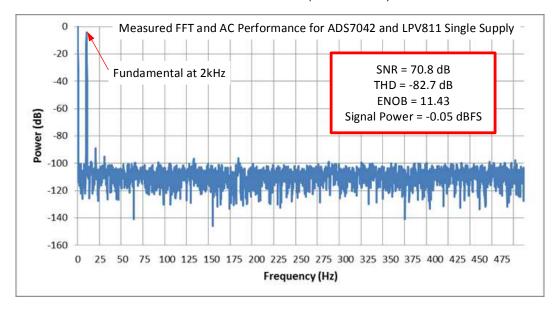
请注意,计算结果与仿真结果之间匹配良好。请参阅计算 ADC 系统的总噪声 了解有关此主题的详细理论。





测量 FFT

该性能是在 ADS7042EVM-PDK 的修改版本上测得的。交流性能显示 SNR = 70.8dB、THD = -82.7dB 且 ENOB (有效位数) = 11.43,这与该 ADC 的额定性能 (SNR = 70dB) 非常匹配。





www.ti.com.cn

设计中采用的器件

器件	主要 特性	链接	类似器件
ADS7042 ⁽¹⁾	12 位分辨率,SPI,1Msps 采样速率,单端输入,AVDD,Vref 输入范围为 1.6V 至 3.6V。	www.ti.com.cn/product/cn/ADS7042	www.ti.com.cn/adcs
LPV811 ⁽²⁾	8kHz 带宽,轨至轨输出,450nA 电源电流,单位增益稳定	www.ti.com.cn/product/cn/LPV811	www.ti.com.cn/opamp

¹⁾ ADS7042 使用 AVDD 作为参考输入端。应使用高 PSRR LDO (如 TPS7A47) 作为电源。

设计参考资料

请参阅《模拟工程师电路说明书》,了解有关 TI 综合电路库的信息。

主要文件链接

用于低功耗传感器测量的 Tina 文件 - http://www.ti.com/cn/lit/zip/sbam341。

修订历史记录

修订版本	日期	更改
Α	2019年3月	缩短了标题并将标题角色更改为"数据转换器"。 添加了电路指导手册登录页面的链接。

⁽²⁾ LPV811 也常用于低速传感器 应用 。此外,轨至轨输出允许在整个 ADC 输入范围内线性摆动。

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任:(1)针对您的应用选择合适的TI产品;(2)设计、验证并测试您的应用;(3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn/上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任: (1)针对您的应用选择合适的TI产品; (2)设计、验证并测试您的应用; (3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址:上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司