

Analog Engineer's Circuit: Data Converters

ZHCA888-January 2019

具有检测连接电路的 可编程电压输出

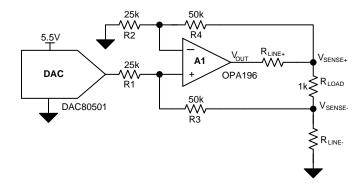
Garrett Satterfield

设计目标

DAC 输出电压	输出电压 V _{LOAD}	最小负载电阻 R _{LOAD}	最大线路电阻补偿	误差
0V-5V	0V-10V	1kΩ	R _{LOAD} 的 +25%	<0.25% FSR

设计 说明

具有检测连接电路的可编程电压输出在负载上提供精确的电压,从而对寄生串联电阻进行补偿。放大器 A1 使用来自附加负载的高侧和低侧的反馈在 V_{SENSE+} 和 V_{SENSE-} 之间精确调节电压。数模转换器 (DAC) 输出和分立式电阻器设置负载两端的电压。该电路用于 可能 存在额外线路电,必须通过增大输出电压进行补偿,以便为负载提供正确电压的应用。使用该电路的常见终端设备包括 PLC 模拟输出模块、存储器和半导体测试设备、光谱分析仪和数据采集 (DAQ) 卡



设计说明

- 1. 为应用选择具有低总体未调误差 (TUE) 且具有所需分辨率的 DAC。具有集成基准的 DAC(如 DAC80501 器件)可用于最大程度地减小组件和解决方案尺寸。
- 2. 选择具有轨至轨输出的高压放大器,以确保具有足够的输出摆幅来驱动负载和线路电阻。放大器应具有低失调电压和温漂,以便不会对输出误差产生显著影响。
- 3. 电阻器不匹配会直接导致输出端增益误差。使用具有 0.05% 或更佳容差和低热漂移的电阻器。
- 4. 为了正确补偿额外的线路电阻, R2:R4 的比率必须尽可能地与 R3:R1 的比率相匹配。
- 5. 基于所需的输出电压、额外的线路电阻和最大负载电流下的放大器输出摆幅来选择放大器电源电压。
- 6. 为了减小零标度下的误差,可以向放大器提供负电压。



设计步骤

1. 基于 DAC 电压和电阻器值的 Vout 的传递函数为:

$$V_{LOAD} = \frac{R3}{R1} \cdot V_{DAC}$$
; $\frac{R3}{R1} = \frac{R4}{R2}$

2. 为 R3 选择了 50kΩ 的电阻。应选择相对较大的值,以减小反馈路径中的电流。然后计算 R1:

$$R1 = \frac{V_{DAC,FS}}{V_{LOAD,FS}} \cdot R3 = \frac{5V}{10V} \cdot 50 \, k\Omega = 25 \, k\Omega$$

- 3. 选择 R4 和 R2 分别等于 R3 和 R1。
- **4.** 根据最小负载电阻和满标度 V_{LOAD} 计算最大负载电流。最大负载电流会影响放大器输出电压摆幅和电路可以补偿的额外线路电阻。

$$I_{LOAD,max} = \frac{V_{LOAD,FS}}{R_{LOAD,min}} = \frac{10V}{1k\Omega} = 10mA$$

5. 计算所需的 V_{CC} 电压,以驱动 25% 的额外负载电阻,并仍然保持 R_{LOAD} 上的电压调节。 $V_{O,rail}$ 是 10mA 负载电流下相对于 V_{+} 的近似放大器输出摆幅。

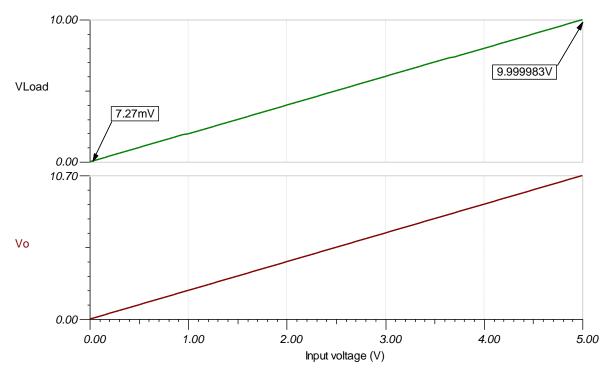
$$V_{CC,min} = V_{O,rail} + 0.25 \cdot R_{LOAD,min} \cdot I_{LOAD,max} + V_{LOAD,FS} = 500 \text{mV} + 250 \Omega \cdot 10 \text{mA} + 10 \text{V} = 13 \text{V} \cdot 10 \text{mA} + 10 \text{M} \cdot 10 \text{M} + 10 \text{M} + 10 \text{M} \cdot 10 \text{M} + 10 \text{$$

6. 可以使用平方和根 (RSS) 分析基于 DAC TUE、放大器失调电压、电阻器容差和基准初始精度来近似表示输出误差。

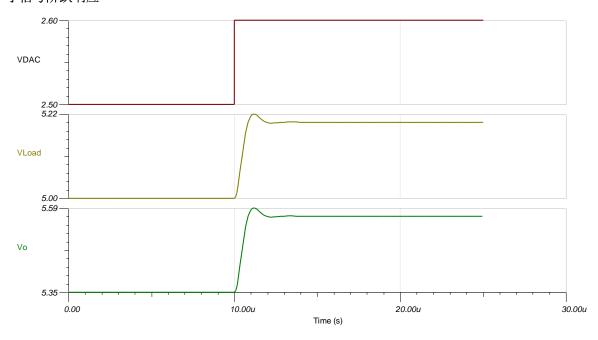
$$Output \ \ TUE(\%FSR) = \sqrt{TUE_{DAC}^2 + \left(\frac{V_{OS}}{FSR} \cdot 100\right)^2 + 4 \cdot R^2_{Tol} + Accuracy_{Ref}^2} = \sqrt{0.1^2 + \left(\frac{100 \mu V}{5 V} \cdot 100\right)^2 + 4 \cdot 0.05^2 + 0.1^2} = 0.173\%$$



直流转换特性

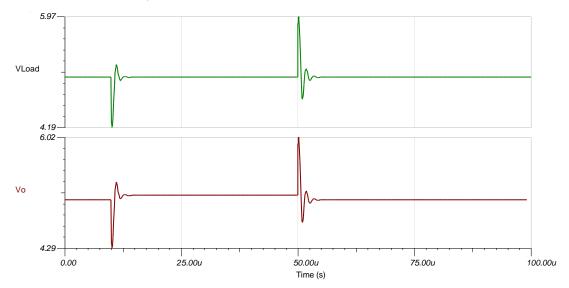


小信号阶跃响应

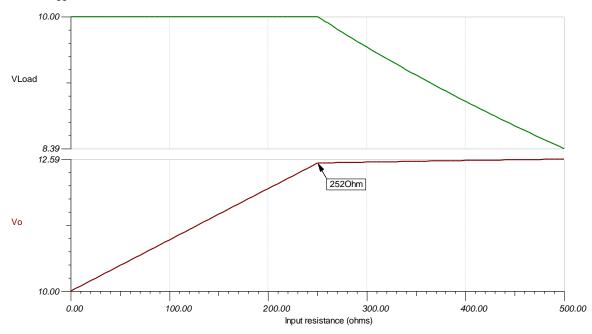




负载瞬态 10k Ω 至 5k Ω R_{LOAD}



放大器 V_{cc} = 13V 时的最大额外线路电阻





www.ti.com.cn

器件

器件	主要 特性	链接	其他可能的器件		
DAC					
DAC80501	具有 5ppm/°C 内部基准电压的 16 位分辨率、1LSB INL、单通道、电压输出 DAC	http://www.ti.com.cn/product/cn/DAC8 0501	http://www.ti.com.cn/zh-cn/data- converters/dac- circuit/precision/overview.html		
DAC81416	具有 5ppm/°C 内部基准电压的 16 位分辨率、1LSB INL、16 通道 ±20V 高电压输出 DAC	http://www.ti.com.cn/product/cn/DAC8 1416	http://www.ti.com.cn/zh-cn/data- converters/dac- circuit/precision/overview.html		
DAC80508	具有 5ppm/°C 内部基准电压的 16 位分辨率、1LSB INL、八通道、电压输出 DAC	http://www.ti.com.cn/product/cn/DAC8 0508	http://www.ti.com.cn/zh-cn/data- converters/dac- circuit/precision/overview.html		
运算放大器					
OPA196	低失调电压 (100μV)、低漂移、轨至轨 I/O、2.25V 至 36V 电源	http://www.ti.com.cn/product/cn/OPA1 96	http://www.ti.com.cn/zh- cn/amplifier-circuit/op- amps/overview.html		
TLV170	成本敏感型轨至轨输出、2.7V 至 36V 电源	http://www.ti.com.cn/product/cn/TLV17 0	http://www.ti.com.cn/zh- cn/amplifier-circuit/op- amps/overview.html		
OPA192	精密、超低失调电压 (5μV) 和温漂、轨至轨 I/O、4.5V 至 36V 电源	http://www.ti.com.cn/product/cn/OPA1 92	http://www.ti.com.cn/zh- cn/amplifier-circuit/op- amps/overview.html		

主要文件链接

请参阅《模拟工程师电路说明书》,了解有关TI综合电路库的信息。

下载具有检测连接的可编程电压输出的源文件 – http://www.ti.com/cn/lit/zip/sbac228。

如需 TI 工程师的直接支持,请使用 E2E 社区: e2echina.ti.com。

其他链接:

在我们的精密 DAC 学习中心中了解有关如何使用精密 DAC 进行设计的更多信息。

了解 TI 的精密 DAC 产品系列并找到更多技术资源: http://www.ti.com.cn/zh-cn/data-converters/dac-circuit/precision/overview.html。

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任:(1)针对您的应用选择合适的TI产品;(2)设计、验证并测试您的应用;(3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn/上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任: (1)针对您的应用选择合适的TI产品; (2)设计、验证并测试您的应用; (3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司