Analog Engineer's Circuit: Data Converters

ZHCA789A-December 2017-Revised January 2019

高电压电池监控器电路: ±20V、0–10kHz、 18 位全差分

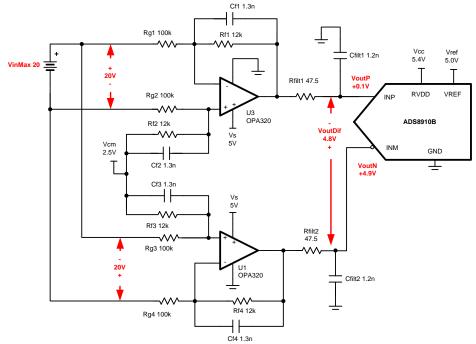
Bryan McKay, Arthur Kay

输入	ADC 输	λ	数字输出 ADS8910			
VinMin = –20V	VoutDif = $4.8V$, VoutP = $4.8V$	1.9V, VoutN = 0.1V	1EB85 _H 或 125829 ₁₀			
VinMax = 20V	VoutDif = $-4.8V$, VoutP =	0.1V, VoutN = 4.9V	2147B _H 或-125829 ₁₀			
	电源					
Vcc	Vee	Vref	Vcm			
5.3V	0V	5V	2.5V			

设计 说明

本设计可将 ±20V 的双极性输入信号转换为 ±4.8V 的全差分 ADC 差分输入量程,该量程值在放大器的输出 线性运行范围内。您可以调整组件选择 部分的值以允许不同的输入电压电平。

该电路实施适合需要准确测量电压的应用,例如电池维护系统、电池分析仪、电池测试设备、ATE 和无线基站中的远程无线电装置 (RRU)。



Copyright © 2017, Texas Instruments Incorporated



规格

规格	计算值	仿真值	测得值
瞬态 ADC 输入趋稳	< 0.5LSB 或 19µV	6.6µV	不适用
噪声	20.7μV rms	20.65μV rms	30.8μV rms
带宽	10.2kHz	10.4kHz	10.4kHz

设计说明

- 1. 根据共模、输出摆幅和线性开环增益规格,确定运算放大器的线性范围。此内容涵盖在*组件选择*部分之中。
- 2. 对于信号路径中的电容器,请选择 COG 类型,以最大限度地减少失真。在本电路中,Cf1、Cf2、Cf3、Cf4、Cfilt1 和 Cfilt2 均需为 COG 类型。
- 3. 使用 0.1% 20ppm/°C 或更高规格的薄膜电阻器以实现良好的增益漂移并最大限度减少失真。
- **4.** 高精度实验室视频系列介绍了进行误差分析的方法。请观看《*误差分析背后的统计数据》*,了解最大限度较小增益误差、失调误差、漂移误差及噪声误差的方法。
- 5. TI 高精度实验室 ADC 培训视频系列介绍了选择电荷桶电路 R_{fit} 和 C_{fit} 的方法。此类组件值取决于放大器带宽、数据转换器采样速率以及数据转换器设计。此处展示的值将能够为本例中的放大器、增益设置和数据转换器提供良好的趋稳和交流性能。如果改动了设计,请选择其他的 RC 滤波器。请观看 《SAR ADC 前端组件选择简介》,了解如何选择 RC 滤波器,以实现最佳的趋稳和交流性能。



www.ti.com.cn

组件选择

1. 本电路的一般方程式。

$$V_{ ext{outMinOpa}} = rac{V_{ ext{outDifMin}}}{2} + V_{ ext{cm}}$$

$$V_{ ext{outMaxOpa}} = rac{V_{ ext{outDifMax}}}{2} + V_{ ext{cm}}$$

$$V_{\text{outDif}} = V_{\text{inDif}} \times Gain_{\text{dif}}$$

$$Gain_{dif} = 2 \times \frac{R_f}{R_a}$$

- 2. 查找运算放大器线性运行的最大和最小输出。
 - $-0.1 \, \text{V} < \text{V}_{\text{cm}} < 5.1 \, \text{V}$ from OPA320 Vcm specification
 - $0.035 \, V < V_{out} < 4.965 \, V$ from OPA320 Vout swing specification
 - $0.1V < V_{out} < 4.9 V from OPA320 AoI specification for linear operation$
 - $0.1 \, \text{V} < \text{V}_{\text{out}} < 4.9 \, \text{V}$ Combined worst case
- 3. 整理第 1 部分的方程式,求解 VoutDifMin 和 VoutDifMax。基于第 2 步中的综合最坏情形找出最大和最小差分输出电压。

$$V_{outDifMax} = 2 \cdot V_{outMaxOpa} - 2 \cdot V_{cm} = 2 \cdot (4.9 \text{ V}) - 2 \cdot (2.5 \text{ V}) = 4.8 \text{ V}$$

$$V_{outDifMax} = 2 \cdot V_{outMinOpa} - 2 \cdot V_{cm} = 2 \cdot (0.1 \, V) - 2 \cdot (2.5 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) - 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) - 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) - 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) - 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \, V) = -4.8 \, V_{cm} + 2 \cdot (0.1 \, V) + 2 \cdot (0.1 \,$$

4. 根据第3步的结果找出差分增益。

$$Gain=\frac{V_{outDifMax}-V_{outDifMin}}{V_{InDifMax}-V_{InDifMin}}=\frac{(4.8\ V)-(-4.8\ V)}{(20\ V)-(-20\ V)}=0$$
 . 24

5. 找出用于实现差分增益的标准电阻器值。使用*模拟工程师计算器*("Amplifier and Comparator\Find Amplifier Gain"部分)找出 Rf/Rg 比率标准值。

$$rac{Gain_{dif}}{2} = rac{R_{f}}{R_{q}} = rac{0.24}{2} = 0.12$$

$$\frac{R_f}{R_g}=0$$
 . $12=\frac{12~k\Omega}{100~k\Omega}=0$. 12

6. 找出截止频率 Cf。

$$f = \frac{1}{2 \cdot \pi \cdot C_f \cdot R_f} = \frac{1}{2 \cdot \pi \cdot (1.3nF) \cdot (12k\Omega)} = 10.2 \text{ kHz}$$

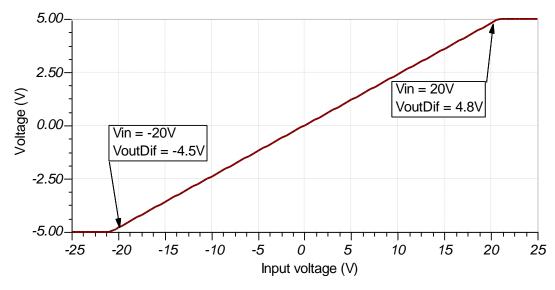
$$C_f = \frac{1}{2 \cdot \pi \cdot f_r \cdot R_f} = \frac{1}{2 \cdot \pi \cdot (10 \text{ kHz}) \cdot (12 \text{ k}\Omega)} = 1.326$$
 nFor 1.3nF for standard value

$$f = \frac{1}{2 \cdot \pi \cdot C_f \cdot R_f} = \frac{1}{2 \cdot \pi \cdot (1.3 \text{ nF}) \cdot (12 \text{k}\Omega)} = 10.2 \text{kHz}$$



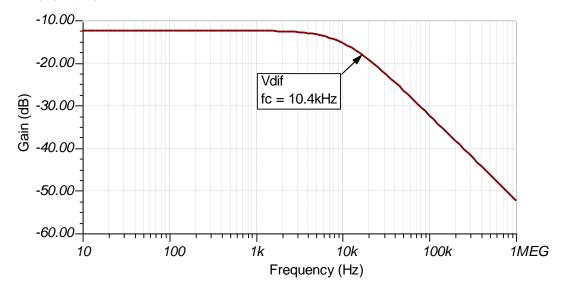
直流传输特性

下图展示了 –20V 至 +20V 输入的线性输出响应。请观看《使用运算放大器时确定 SAR ADC 的线性范围》,了解有关此主题的详细理论。



交流传输特性

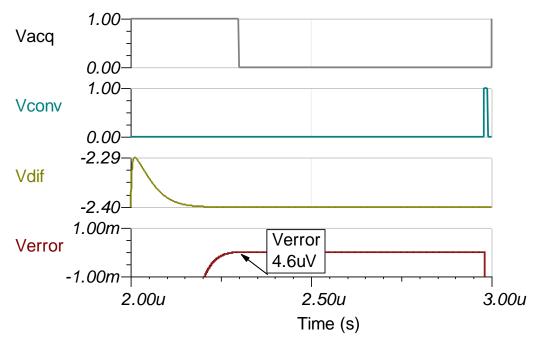
带宽被仿真为 10.4kHz,增益为 –12.4dB(线性增益为 0.12)。请观看《运算放大器:带宽 1》,了解有关此主题的更多详细信息。





瞬态 ADC 输入趋稳仿真

以下仿真显示了趋稳至 -20V 直流输入信号的情况。这种类型的仿真表明已正确选择采样保持反冲电路。请观看《SAR ADC 前端组件选择简介》,了解有关此主题的详细理论。

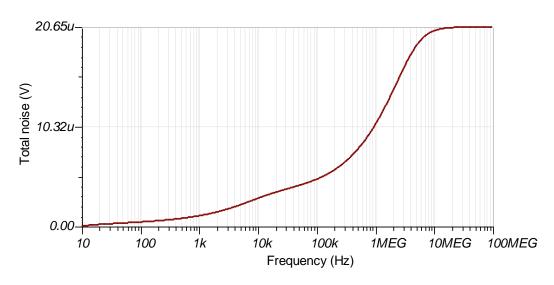


噪声仿真

以下简化噪声计算方法用于进行粗略估算。我们在此计算中忽略了电阻器噪声,因为在频率大于 **10kHz** 的情况下此噪声会衰减。

$$\begin{split} f_c &= \frac{1}{2 \cdot \pi \cdot R_{\text{filt}} \cdot C_{\text{filt}}} = \frac{1}{2 \cdot \pi \cdot (47.5\Omega) \cdot (1.2nF)} = 2 \cdot 8 \text{MHz} \\ E_{n_se} &= e_{n320} \cdot \sqrt{K_n \cdot f_c} = (7nV \ / \ \sqrt{\text{Hz}} \) \cdot \sqrt{\left(1.57\right) \cdot \left(2.8 \text{MHz}\right)} = 14 \cdot 7 \mu \text{Vrms} \quad \text{for a single ended input} \\ E_{n_tot} &= \sqrt{E_{n_se}^2 + E_{n_se}^2} = \sqrt{\left(14.7 \mu V\right)^2 + \left(14.7 \mu V\right)^2} = 20 \cdot 7 \mu V \quad \text{rms} \quad \text{Total noise for differential amplifier} \end{split}$$

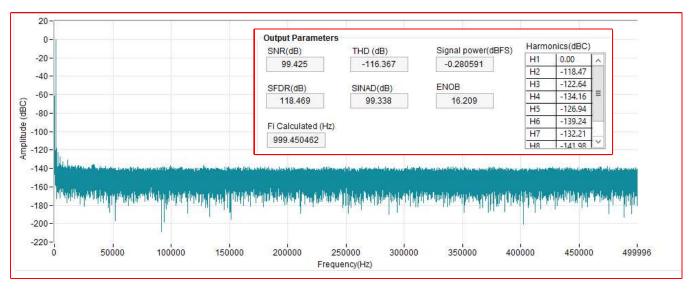
请注意,计算结果与仿真结果之间匹配良好。请观看《*计算 ADC 系统的总噪声》*,了解有关此主题的详细理论。





测量 FFT

该性能是在 ADS8910BEVM 的修改版本上测得的。交流性能表明 SNR = 99.4dB,THD = -116.4dB。请观 看《频域简介》,了解有关此主题的更多详细信息。

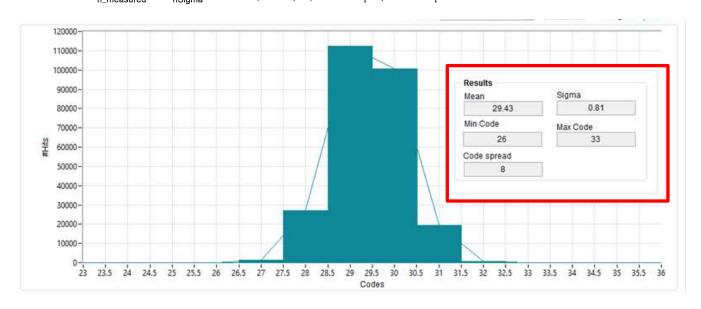


噪声测量

以下测量结果针对的是连接至接地的两个输入。直方图显示了系统的失调电压和噪声。代码中的标准偏差由 EVM GUI 给出 (0.81),该值可用于计算 RMS 噪声 (30.9μV rms),如以下方程式所示。

LSB =
$$\frac{FSR}{2^N} = \frac{10~V}{2^{18}} = 38 .~14 \mu V$$

$$E_{n_measured} = E_{nSigma} \cdot LSB = (0.81) \cdot (34.14 \ \mu V) = 30.9 \mu Vrms$$





www.ti.com.cn

设计中采用的器件

器件	主要 特性	链接	类似器件
ADS8900B ⁽¹⁾	18 位分辨率, 1Msps 采样速率, 集成基准缓冲器, 全差分输入, Vref 输入范围为 2.5V 至 5V。	www.ti.com.cn/product/cn/ADS890 0B	http://www.ti.com.cn/zh- cn/data-converters/adc- circuit/overview.html
OPA320 ⁽²⁾	20MHz 带宽,轨至轨且零交越失真,VosMax = 150μV,VosDriftMax = 5uV/°C,en = 7nV/rtHz	www.ti.com.cn/product/cn/OPA320	www.ti.com.cn/opamp
REF5050 ⁽³⁾	3 ppm/℃ 漂移,0.05% 初始精度,4µVpp/V 噪声	www.ti.com.cn/product/cn/REF505	www.ti.com.cn/vref

⁽¹⁾ REF5050 可直接连接到 ADS8910B,无需任何缓冲器,因为 ADS8910B 具有内置的内部基准缓冲器。此外,REF5050 具有精密 SAR ADC 应用中的环流所需的低噪声和低温漂特性。OPA320 还经常用于 1Msps SAR 应用 ,因为它具有足够的带宽来缓解 ADC 输入采样中的电荷反冲瞬变。此外,零交越失真轨至轨输入可支持在大部分 ADC 输入范围内实现线性摆动。

高电压电池监控器主要文件链接

请参阅《模拟工程师电路说明书》,了解有关 TI 综合电路库的信息。

此电路的设计文件 - http://www.ti.com/cn/lit/zip/sbac171。

修订历史记录

修订版本	日期	更改
Α	2019年1月	缩短了标题,更新了标题角色内容,添加了电路指导手册库页面的链接。

⁽²⁾ REF5050 可直接连接到 ADS8910B, 无需任何缓冲器, 因为 ADS8910B 具有内置的内部基准缓冲器。此外, REF5050 具有精密 SAR ADC 应用中的环流所需的低噪声和低温漂特性。OPA320 还经常用于 1Msps SAR 应用, 因为它具有足够的带宽。

⁽³⁾ REF5050 可直接连接到 ADS8910B,无需任何缓冲器,因为 ADS8910B 具有内置的内部基准缓冲器。此外,REF5050 具有精密 SAR ADC 应用中的环流所需的低噪声和低温漂特性。OPA320 还经常用于 1Msps SAR 应用 ,因为它具有足够的带宽。

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任:(1)针对您的应用选择合适的TI产品;(2)设计、验证并测试您的应用;(3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn/上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址: 上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司

重要声明和免责声明

TI 均以"原样"提供技术性及可靠性数据(包括数据表)、设计资源(包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源,不保证其中不含任何瑕疵,且不做任何明示或暗示的担保,包括但不限于对适销性、适合某特定用途或不侵犯任何第三方知识产权的暗示担保。

所述资源可供专业开发人员应用TI产品进行设计使用。您将对以下行为独自承担全部责任: (1)针对您的应用选择合适的TI产品; (2)设计、验证并测试您的应用; (3)确保您的应用满足相应标准以及任何其他安全、安保或其他要求。所述资源如有变更,恕不另行通知。TI对您使用所述资源的授权仅限于开发资源所涉及TI产品的相关应用。除此之外不得复制或展示所述资源,也不提供其它TI或任何第三方的知识产权授权许可。如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等,TI对此概不负责,并且您须赔偿由此对TI及其代表造成的损害。

TI 所提供产品均受TI 的销售条款 (http://www.ti.com.cn/zh-cn/legal/termsofsale.html) 以及ti.com.cn上或随附TI产品提供的其他可适用条款的约束。TI提供所述资源并不扩展或以其他方式更改TI 针对TI 产品所发布的可适用的担保范围或担保免责声明。

邮寄地址:上海市浦东新区世纪大道 1568 号中建大厦 32 楼,邮政编码: 200122 Copyright © 2019 德州仪器半导体技术(上海)有限公司