Costrutti C - Assembly X86

La figura seguente mostra un estratto del codice di un malware. Identificare i costrutti noti visti durante la lezione teorica.

```
* .text:00401000
                                          ebp
                                 nush
· .text:00401001
                                          ebp, esp
                                 mnu
 .text:00401003
                                 push
                                          ecx
 .text:00401004
                                                            dwReserved
                                 push
.text:00401006
                                 push
                                                           ; lpdwFlags
 .text:00401008
                                          ds:InternetGetConnectedState
                                 call
 .text:0040100E
                                          [ebp+var_4], eax
                                 mov
• .text:00401011
                                          [ebp+var 4], 0
                                 cmp
                                          short loc 40102B
 .text:00401015
                                 iz
· .text:00401017
                                 push
                                          offset aSuccessInterne ; "Success: Internet Connection\n"
                                          sub_40105F
 .text:0040101C
                                  call
 .text:00401021
                                 add
                                          esp, 4
.text:00401024
                                 mov
                                          eax. 1
                                          short loc_40103A
 .text:00401029
                                 imp
 .text:0040102B
 .text:0040102B
```

Il blocco di codice con le istruzioni cmp, jz, push, call, add, mov, e jmp forma un costrutto condizionale tipico di un'istruzione **if** nell'assembly.

L'istruzione cmp [ebp+var_4], 0 confronta il valore salvato in [ebp+var_4] con zero.

L'istruzione jz short loc_40102B effettua un salto condizionale alla posizione di memoria loc_40102B se il risultato della comparazione è zero, indicando che la condizione è soddisfatta.

Nel caso in cui la condizione sia soddisfatta, il blocco di codice successivo, che inizia con push offset aSuccessInterne, viene eseguito. Questo blocco gestisce il caso in cui la connessione Internet è attiva.

Dopo l'esecuzione del blocco condizionale, l'istruzione jmp short loc_40103A effettua un salto incondizionato a loc_40103A.

Questo codice in assembly sta facendo una verifica. Guarda se c'è una connessione Internet attiva. Se c'è, stampa un messaggio "Success: Internet Connection". Se non c'è connessione, salta ad un'altra parte del programma senza fare nulla di specifico per il caso in cui la connessione è assente.