



林品妤

活潑外向

高執行力

邏輯思考

善於溝通合作

學習心強烈

勇於挑戰

國立臺灣科技大學 | 電子學系甲組 碩士畢業

新北市板橋區 | 2~3年工作經歷 | 希望職稱：數位IC工程師

個人資料 女、25歲
就業狀態 待業中
主要手機 0978-070-946
E-mail pinyu0301@gmail.com
通訊地址 新北市板橋區民族路***
聯絡方式 0978070946

自傳

臺灣科技大學電子工程學系應屆畢業生，於林銘波教授的**數位積體電路實驗室**進行研究，研究的領域為**數位IC設計**。大學求學時期對於數位邏輯電路及計算機組織較有興趣，為了精進這方面的知識，選擇繼續升學。碩士求學期間，專研數位電路，曾修習超大型積體電路課程以及FPGA系統設計實務，也於台灣半導體研究中心修習兩門課程，在Design Compiler學到了邏輯合成，以及如何下constraint來達到Spec.的要求；而在IC Compiler課程，了解了APR的流程，以及在設計時如何避免時序問題。實作方面曾以T18製程**下線AES解密晶片**，熟悉了下線的流程。碩士論文題目為設計與實現一個應用於IoT之AES-GCM加密認證演算法硬體架構。

另外，課閒之餘為了嘗試不同的領域，在高中時期曾擔任社團活動長，舉辦各種不同活動並擔任不同職位，且於社團成果發表會擔任總召；大學時期則是系學會美宣長，擔任宿營副召，有了這些經驗，使我能夠更快地適應團體且善於團隊合作，以及養成了**認真負責的態度**；也因為高中的經歷，讓我在大學時期更加知道如何**規劃自己的人生與訂定目標**，從大一開始打工，養成獨立自主，大二暑假申請實習，增加職場歷練，再到大三準備考研究所，欲往IC設計方面繼續研讀，也因為有了六年的工作經驗，從而學習到職場的人際關係還有做事方法及工作態度。

學歷

國立臺灣科技大學
電子學系甲組 | 碩士畢業

2021/9~2023/6

工作經驗

總年資 2~3年工作經歷



工讀生
臺灣科技大學電子工程系（大專校院教育事業 1~30人）
工讀生 | 台北市大安區
協助處理系辦事務

2022/3~2023/8
1年6個月



工讀生

育豪文理語文短期補習班（補習班 30~100人）

工讀生 | 新北市板橋區

擔任班級助導及處理行政櫃台相關事務

2021/3~2023/5

2年3個月

大

工讀生

大同公司

資訊助理

- PM2.5
- 太陽能維運

2019/11~2020/10

1年

大

實習生

大同公司

軟體工程師

- 太陽能預估發電量
- Arduino接電路實現物聯網的技術

2019/7~2019/8

2個月

空

行政助理

空中美語板橋國光分校_瑩佳語文短期補習班（安親／才藝班）

助教

擔任班級導師及處理行政櫃台相關事務

2017/8~2019/6

1年11個月

相關課程

- TSRI Cell-Based IC Physical Design and Verification with IC Compiler (21 hours)
- TSRI Logic Synthesis with Design Compiler (21 hours)
- 聯發科數位IC學程
- **FPGA系統設計實務**
- **超大型積體電路設計**
- 高等計算機結構
- 超大型積體電路測試與可測試性設計
- 容錯系統設計與分析
- 計算機演算法

專長

程式語言

- Verilog
- C/C++
- Python
- Java

#Verilog #C #C++ #Python #Java

EDA工具

- Design Compiler
- IC Compiler

其他開發工具

- Xilinx ISE
- NC-verilog
- Calibre
- Virtuosio
- Verdi

語言

- 中文
- 英文

學習歷程

設計與實現一個應用於IoT之AES-GCM加密認證演算法硬體架構（碩士論文：林銘波教授指導）

- 根據NIST提出的SP 800-38D標準設計一個兼具認證與加密功能的AES-GCM電路
- AES模組根據硬體資源特性，使用不同方式實現，以達到低面積的需求
- 採用Karatsuba演算法實現有限場乘法器，以降低硬體資源

AES解密晶片下線

- 使用T18製程進行下線，操作頻率為100MHz
- Design Compiler、IC Compiler
- Hierarchy system RTL 設計

16-bit RISC Computer Implementation

- 16-bit Single-cycle RISC computer consist the datapath and the controller
- Schematic
- HDL Entry
- Verification

8-bit Synchronous binary counter

- Design Binary Counter from basic logic gates
- Using the Virtuoso to layout

口罩辨識APP（大學專題：謝禎罔教授指導）

- 辨識是否配戴口罩的APP
- YOLOv4 tiny訓練
- NCNN架構轉換
- Android Studio

社團活動

高中時期是社團活動長，舉辦各種不同活動嘗試不同職位，於社團成果發表會擔任總召；大學時期是系學會美宣長，擔任聯合宿營副召。

求職條件

希望性質 全職工作

上班時段 日班

可上班日 2023/11/01

希望待遇 面議

希望地點 新北市、台北市、新竹縣市

希望職稱 數位ic工程師

希望職類 數位IC設計工程師