



高瑋澤

OLLY

目前就讀於臺灣科技大學電子工程所，進入林銘波教授的數位積體電路實驗室，專研**數位IC設計**，致力於**加密技術**。曾修習台灣半導體研究中心Design Compiler、IC Compiler課程。有AES加密**下線經驗**，亦參與2022 IC設計競賽並順利解出題目。

大學時期主修電機系，畢業後任職半年韌體工程師，確認未來發展方向後，進修數位IC研究所。

個性上較**獨立抗壓**，中學時期在香港就讀二年，於香港中文大學進修高等數學，取得獎學金，對心態與眼界都有所開拓。在團隊工作上**樂於與他人溝通**，討論交流時常能夠有所精進，增加自我成長的機會。

基本資料

1997 / 11 / 16

ollie060813@gmail.com

+886-928-023149

台中市南屯區向上路三段357號
9樓

程式語言

- Verilog (熟悉)
- C / C++ (熟悉)
- Python
- Assembly Language

使用工具

- Design Compiler
- IC Compiler
- Xilinx ISE
- ModelSim
- NC-verilog
- Verdi
- Calibre
- Virtuoso

語言

- 多益 830
- 托福 86

學歷

國立臺灣科技大學 碩士

FEB 2021 - NOW

- 電子工程研究所
- 數位積體電路實驗室 -- 林銘波教授

國立臺灣科技大學 學士

SEP 2016 - JUNE 2020

- 電機工程學系
- 智慧視覺與自主移動實驗室 -- 郭重顯教授

相關證書&獎項

- TSRI Cell-Based IC Physical Design and Verification with **IC Compiler** (21 hours)
- TSRI Logic Synthesis with **Design Compiler** (21 hrs)
- **聯發科數位IC學程**
- 智慧送藥自走車 - 參展台北南港醫療展 (大學電機專題)
- 相機協助機械手臂定位 - 北區跨校專題競賽第二名 (大學機械專題)

碩士修習相關課程

- FPGA系統設計實務 (A+)
- 超大型積體電路設計 (A+)
- 容錯系統設計與分析 (A)
- 高等計算機結構 (A)
- 超大型積體電路測試與可測試性設計 (修習中)
- 用於通訊系統之數位信號處理技術 (A)

學習歷程

RSA based on Montgomery Algorithm -- 論文研究方向

- RSA加密
- Montgomery 模乘演算法 -- 避免模乘的除法過程
- 使用Carry Skip Adder -- 加速大數數學運算

AES加密 晶片下線

- AES128 加密
- DC / ICC T18下線流程

16-bit RISC Computer Implementation

- single cycle cpu implementation
- 256*16 memory
- 16-bit ALU with 8 register file

Job Assignment Machine (CIC-2022)

- 字典序演算法設計
- 使用NCVerilog驗證電路功能

EDA 工作站建置

- 協助實驗室建立 Linux 工作站。
- 各類 EDA Tools 的安裝與環境設置。

智慧送藥自走車 -- 大學電機系專題

- ROS路徑規劃 & 自動避障
- 臉部辨識智能鎖櫃

相機協助機械手臂定位 -- 大學機械系專題

- 精準定位控制
- solvePnP 端點趨近

工作經驗

韌體研發工程師 -- 網聯科技

JULY 2020 - FEB 2021

- ESP32專案開發
- RTOS 程式設計
- STM32匯流排通訊協定開發 -- 工業用通訊協定J1708

電機工程師 -- 捨得電機

JULY 2019 - SEP 2019 (暑期工讀)

- 配電盤電路設計
- 配電盤硬體結構製造