1. 應徵本工作之動機

我的動機是希望在數位IC領域取得更深入的發展。在學期間，我對這個領域極具興趣，積極修習了相關課程，並參與相關的研究和競賽，以獲取實踐方面的經驗。然而，學校的教學主要偏向於理論知識，雖然曾下過兩顆晶片，但實際應用的機會還是不多。因此，若能進入貴公司，我希望能夠在實踐中獲得更多的經驗，並將在學期間所學的理論知識與實際應用相結合，以提升自己在這個領域的能力和競爭力。

1. 以前在工作上之重大貢獻或改進事項

我在大三下學期時開始大學的專題研究，在專題的部分是擔任組長，但由於當時對於程式的寫作以及工作站使用只有基礎概念，擔心我們無法順利完成專題，因此我與組員們花了很多時間去研讀相關教材與修課，並在有疑問時向實驗室的學長們請教，熟悉工作站的使用和培養自身的程式寫作能力。在同時期，我們專題小組也報名了第十七屆數位訊號處理創思設計競賽，當時的課業壓力繁重，但是憑著自身努力和團隊合作的精神，仍然讓我打進決賽，並親自到南台科技大學作現場報告。由於當時是第一次參加比塞且作品的完成度不夠，最後只獲得了入圍資格，這樣的難得的經驗讓我成長許多，也讓我了解作品的不足並在空閒時間將其完成。

另外，同樣在大三下學期，我除了競賽之外，總共修了四門專業科目和一個專題。而大三下學期，是我研究所甄試前的最後一個學期，所以要同時顧好這麼多科目的成績，還要兼顧專題和數位訊號處理創思設計競賽的進度，實在讓我備感壓力。於是，讓我積極的去分配自己的時間，什麼課程的作業繳交時間快到了，就先去完成，並在利用作業與考試當中的剩餘時與組員們開會製作專題與競賽作品。不只在學期末時獲得了GPA 3.95的成績，也完成了專題與競賽作品，並讓我學習到如何有效的進行時間分配。

在大三要升大四的暑假，完成了專題，不但在電路架構設計上將盡力資源共享以符合T18製成晶片的面積限制，也從 Behavior Simulation 做到最後的 Layout 和 Postsim。

儘管在大學時期，實驗室並未提供豐富的人力和物力資源供我學習，然而我藉著個人的努力和對研究的熱情，積極尋找相關資料和教材進行研讀，透過自我摸索和成長，最終取得了一定的成就。此外，在大三下學期，我經歷了課業壓力最大的時期，不僅需要進行專題研究，還參加了數位訊號處理創思設計競賽。這段經歷讓我更深刻地理解了如何有效規劃並完成各項任務。因此，競賽的獲獎和專題的完成對我而言是最大的成就。

1. 在你過去工作經驗或求學過程中，你認為最大的困難/挑戰是?為什麼?

在我過去的工作經驗或求學過程中，我認為最大的挑戰是擔任組長。當時我大三下學期開始大學的專題研究，而我擔任了這個專題小組的組長。然而，由於我對程式的寫作和工作站的使用僅有基礎的概念，我非常擔心我們無法順利完成專題。因此，我花費了大量的時間研讀相關教材，修課，並向實驗室的學長們請教，以了解工作站的使用和培養自己的程式寫作能力。這段時間的努力讓我感到壓力重重，但我認為這也是一個巨大的成長機會。

1. 您未來的職業生涯目標是什麼？

我的未來職業生涯目標是在數位電路與系統設計領域取得更深入的發展。在學期間，我對這個領域極具興趣，積極修習了相關課程，並積極參與相關的研究和競賽，以獲取實踐方面的經驗。然而，學校的教學主要偏向於理論知識，缺少實際應用的機會。因此，若能進入貴公司實習，我希望能夠在實踐中獲得更多的經驗，並將在學期間所學的理論知識與實際應用相結合，以提升自己在這個領域的能力和競爭力。

1. 優點

做事積極、有耐心、情緒管理佳。

1. 缺點

單線思維