# 第一次实验

姓名: 傅申 学号: PB20000051

## 1 L 版本程序设计

- 1.1 理论
- 1.2 L 版本程序
  - 1.2.1 最初版本
  - 1.2.2 优化与最终版本

# 2 P 版本程序设计

- 2.1 理论
- 2.2 P 版本程序
  - 2.2.1 最初版本
  - 2.2.2 优化与最终版本
- 2.3 附录

# 1 L 版本程序设计

## 1.1 理论

记 a 和 b 的乘积为 MUL(a,b), 则当  $a \ge 0$  时, 有

$$MUL(a,b) = \begin{cases} 0 & a = 0 \\ b + MUL(a-1,b) & a \neq 0 \end{cases}$$
 (1)

当 a < 0 时, 考虑到 LC3 的寄存器是 16 位的, 所以 a 的补码为  $2^{16} + a$ , 则当 a 减去了  $2^{16} + a$  次 1 后, a 在寄存器中就变为了  $\boxed{\text{x0000}}$ , 也就是 0. 按照上式计算, 有

$$MUL(a,b)\equiv ab\equiv 2^{16}+ab ({
m mod}\ 2^{16})$$

不考虑溢出  $(-2^{15} \le ab \le 2^{15} - 1)$ , 有:

- $a \ge 0$  Iff MUL(a, b) = ab;
- a < 0 时:</li>
  - 若  $b \le 0$  ⇒  $ab \ge 0$ , 则 MUL(a,b) 在寄存器中就是 ab;
  - 若  $b>0 \Rightarrow ab<0$ , 则  $2^{16}+ab$  就是 ab 的补码, MUL(a,b) 在寄存器中就是 ab.

即公式(1)对于所有不溢出的情况是正确的.

若考虑溢出,记最后的计算结果在寄存器中为 c,则只能保证  $c \equiv ab \pmod{2^{16}}$ ,参考下面的 C++ 程序运行结果,可以认为是正确的.

```
1
    #include <iostream>
 3
    int main()
 4
 5
        int16_t num_pos_overflow = 500 * 433;
 6
        int16_t num_neg_overflow = 500 * -433;
 7
        std::cout << num_pos_overflow << std::endl;</pre>
 8
        std::cout << num neg overflow << std::endl;</pre>
 9
        return 0;
10 }
```

输出为, 其中  $500 \times 433 = 216500 \equiv 19892 \pmod{2^{16}}$ 

```
1 | 19892
2 | -19892
```

#### 1.2 L 版本程序

#### 1.2.1 最初版本

根据公式 (1) 可以得到下面的算法:

```
Algorithm 1: Multiply

1 initial R2 to R7 \leftarrow 0

2 loop:

3 if R0 = 0 then

4 | HALT

5 else

6 | R0 \leftarrow R0 - 1

7 | R7 \leftarrow R7 + R1

8 | goto loop
```

写成对应的机器码与汇编程序分别如下:

```
1 0001 000 000 1 00000 ; setCC
   0000 010 000000011 ; BRz 3
3
  0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
   0001 000 000 1 11111 ; R0 = R0 - 1
5
   0000 111 111111100 ; BRnzp -4
6
7
  ; halt
  1111 0000 00100101
1
           ADD
                    RO, RO, #0
2
   LOOP
           BRz
                    STOP
3
                    R7, R7, R1
           ADD
4
                    RO, RO, -1
           ADD
5
                    LOOP
           BRnzp
6
   STOP
           HALT
```

程序总共 5 行,将程序的主体写入如下的 bin 文件中,在 LC3Tools v2.0.2 中进行测试.将 bin 文件编译后在模拟器中运行,运行结果将显示在 Register 栏的 R7 中.

```
1 ; start the program at location x3000
    0011 0000 0000 0000
 3
 4
    ; initiate the registers
    0101 000 000 1 00000 ; R0 = 0, clear R0
 6
    0101 001 001 1 00000 ; R1 = 0, clear R1
 7
    0101 111 111 1 00000 ; R7 = 0, clear R7
    0001 \ 000 \ 000 \ 1 \ 00001 \ ; \ RO = 1
 9
    0001 \ 001 \ 001 \ 1 \ 00001 \ ; \ R1 = 1
10
11 |; my own multiply program
12
    0001 000 000 1 00000 ; setCC(R0)
```

```
13  0000 010 000000011 ; BRz 3

14  0001 111 111 000 001 ; R7 = R7 + R1

15  0001 000 000 1 11111 ; R0 = R0 - 1

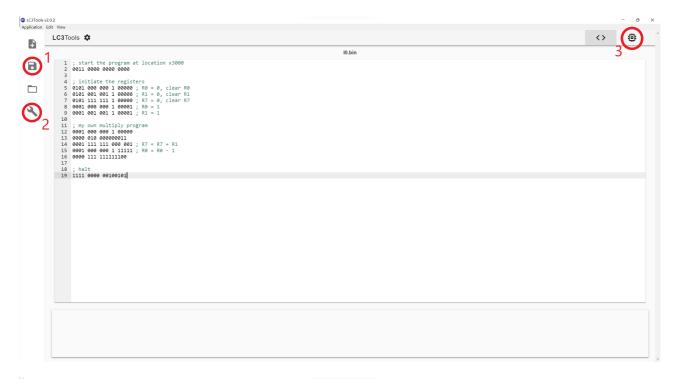
16  0000 111 111111100 ; BRnzp -4

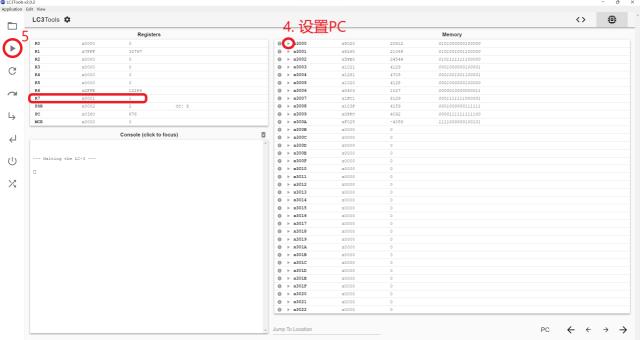
17

18 ; halt

19  1111 0000 00100101
```

测试过程如下两图, 对于 RO , R1 初始值较大的情况, 可以设置 PC 为初始化寄存器后一条指令, 然后再手动调整各个寄存器的值, 最后运行并检查.





R0	R1	R7	R0×R1	理论值
1	1	1	1	1
5	4000	20000	20000	20000
4000	5	20000	20000	20000
-500	433	-19892	-216500	-19892
-114	-233	26562	26562	26562

可以看到,程序运行没有问题.

#### 1.2.2 优化与最终版本

考虑 R1 = 0 的情况, 这时 R1 需要减去  $2^{16}$  次 1 才能重新为 0, 而  $2^{16}b \equiv 0 \pmod{2^{16}}$ , 则如果没有第二行的 BR 指令, 并将第五行的 BRnzp 改为 BRnp, 程序仍然是正确的, 那么可以将机器码和汇编程序修改如下:

```
1 0001 111 111 000 001; R7 = R7 + R1
2
  0001 000 000 1 11111 ; R0 = R0 - 1
3
  0000 101 111111101 ; BRnp -3
4
5
  ; halt
6 | 1111 0000 00100101
1 LOOP
                   R7, R7, R1
           ADD
2
           ADD
                  RO, RO, -1
3
           BRnp
                  LOOP
4 STOP
           HALT
```

可以看到程序从5行缩短到了3行,按照上面的测试方法,测试机器码与测试结果如下

```
1 |; start the program at location x3000
 2
    0011 0000 0000 0000
 3
 4
    ; initiate the registers
 5
    0101 000 000 1 00000 ; R0 = 0, clear R0
    0101 001 001 1 00000 ; R1 = 0, clear R1
 7
    0101 111 111 1 00000 ; R7 = 0, clear R7
    0001 \ 000 \ 000 \ 1 \ 00001 \ ; \ RO = 1
 9
    0001 \ 001 \ 001 \ 1 \ 00001 \ ; \ R1 = 1
10
11
    ; my own multiply program
12
    0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
13
    0001 000 000 1 111111; RO = RO - 1
14
    0000 101 111111101 ; BRnp -3
15
16 |; halt
17 | 1111 0000 00100101
```

R0	R1	R7	$R0 \times R1$	理论值
0	114	0	0	0
1	1	1	1	1
5	4000	20000	20000	20000
4000	5	20000	20000	20000
-500	433	-19892	-216500	-19892
-114	-233	26562	26562	26562

可以看到,程序运行没有问题.

# 2 P 版本程序设计

## 2.1 理论

根据前面的理论,可以看出两数相乘其实就是补码相乘,下面就只针对补码进行分析.

显然有公式:

$$MUL(a,b) = egin{cases} 0 & a = 0 \\ MUL\left(\left\lfloor rac{a}{2} 
ight
floor, b
ight) + MUL\left(\left\lfloor rac{a}{2} 
ight
floor, b
ight) & a ext{ is even} \\ MUL\left(\left\lfloor rac{a}{2} 
ight
floor, b
ight) + MUL\left(\left\lfloor rac{a}{2} 
ight
floor, b
ight) + b & a ext{ is odd} \end{cases}$$

其中, 若 a 是偶数/奇数, 则  $\begin{bmatrix} a & x0001 = 0 \end{bmatrix} / \begin{bmatrix} 1 \end{bmatrix}$ , 且  $\begin{bmatrix} \frac{a}{2} \end{bmatrix} = \begin{bmatrix} a >> 1 \end{bmatrix}$ .

上面给出的是递归公式, 若要改成递推公式, 则需要从 a 的最高位开始, 依次判断, 遇到 1 则乘 2 加 b, 否则只乘 2, 直到遍历所有位. 算法如下:

```
Algorithm 2: Multiply

1 initial R2 to R7 \leftarrow 0

2 if R0 = 0 || R1 = 0 then

3 | HALT

4 else

5 | foreach i in R0[15\rightarrow0] do

6 | R7 \leftarrow R7 + R7

7 | if i = 1 then

8 | R7 \leftarrow R7 + R1
```

## 2.2 P 版本程序

#### 2.2.1 最初版本

写出上面算法的机器码如下

```
1 0001 000 000 1 00000; setCC(R0)
 2 0000 010 000001010 ; BRz 10
   0001 001 001 1 00000 ; setCC(R1)
   0000 010 000001000 ; BRz 8
   0001 010 010 1 01111 ; R2 = 15
    0001 111 111 000 111 : R7 = R7 + R7
    0001 000 000 1 00000 ; setCC(R0)
    0000 011 000000001 ; BRzp 1 // R0[15] == 0
 9
    0001 111 111 000 001 ; R7 = R7 + R1
10
   0001 000 000 000 000 ; R0 = R0 << 1
11
    0001 010 010 1 11111 ; R2 = R2 - 1
12
    0000 011 111111001 ; BRzp -7
13
14
    ; halt
15
    1111 0000 00100101
```

对应的汇编程序如下:

```
1
                    RO, RO, #0
            ADD
 2
            BRz
                    STOP
 3
            ADD
                    R1, R1, #0
 4
                    STOP
            BRz
 5
                    R2, R2, #15
            ADD
 6
    LOOP
            ADD
                    R7, R7, R7
 7
                    RO, RO, #0
            ADD
 8
            BRzp
                    ODD
 9
                    R7, R7, R1
            ADD
10
    ODD
            ADD
                    RO, RO, RO
11
            ADD
                    R2, R2, #-1
12
            BRzp
                    LOOP
13 STOP
            HALT
```

#### 测试机器码与对测试样例的运行结果如下:

```
; start the program at location x3000
 2
    0011 0000 0000 0000
 4
   ; initiate the registers
 5
    0101 000 000 1 00000 ; R0 = 0, clear R0
    0101 001 001 1 00000 ; R1 = 0, clear R1
 7
    0101 010 010 1 00000; R2 = 0, clear R2
    0101 111 111 1 00000 ; R7 = 0, clear R7
 9
    0001 \ 000 \ 000 \ 1 \ 00001 \ ; \ RO = 1
10
    0001 \ 001 \ 001 \ 1 \ 00001 \ ; \ R1 = 1
11
12
    ; my own multiply program
13
    0001 000 000 1 00000 ; setCC(R0)
14
   0000 010 000001010 ; BRz 10
15
    0001 001 001 1 00000 ; setCC(R1)
16
    0000 010 000001000 ; BRz 8
17
    0001 \ 010 \ 010 \ 1 \ 011111 \ ; \ R2 = 15
18
    0001 \ 111 \ 111 \ 000 \ 111 \ ; \ R7 = R7 + R7
19
    0001 000 000 1 00000 ; setCC(R0)
20
    0000 \ 011 \ 000000001 ; BRzp 1 // R0[15] == 0
21
    0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
22
    0001 000 000 000 000 ; R0 = R0 << 1
23
    0001 010 010 1 11111 ; R2 = R2 - 1
24
    0000 011 111111001 ; BRzp -7
25
26
    ; halt
27
   1111 0000 00100101
```

R0	R1	R7	执行指令数	$R0{ imes}R1$	理论值
-1	1	-1	118	-1	-1
1	1	1	103	1	1
5	4000	20000	104	20000	20000
4000	5	20000	108	20000	20000
-500	433	-19892	111	-216500	-19892
-114	-233	26562	114	26562	26562

其中执行指令数的统计是通过 R3 计算出的,每执行一段指令, R3 便加上执行的指令数,对应的汇编代码如下:

```
1
             .ORIG
                     x3000
 2
 3
                     R3, R3, #2
            {\tt ADD}
 4
            ADD
                     RO, RO, #0
 5
            BRz
                     STOP
 6
 7
                     R3, R3, #2
            ADD
 8
                     R1, R1, #0
            ADD
 9
                     STOP
            BRz
10
11
            ADD
                     R3, R3, #1
12
            ADD
                     R2, R2, #15
13
14
    LOOP
                     R3, R3, #3
            ADD
15
            ADD
                     R7, R7, R7
16
                     RO, RO, #0
            ADD
17
                     ODD
                                 ; R1[15] = 0
            BRzp
18
19
            ADD
                     R3, R3, #1
20
                     R7, R7, R1
            ADD
21
22
    ODD
            ADD
                     R3, R3, #3
23
                     RO, RO, RO
            ADD
24
            ADD
                    R2, R2, #-1
25
                     LOOP
            BRzp
                                 ; Loop 16 times
26
27
    STOP
                     R3, R3, #1
            ADD
28
            HALT
29
             .END
```

不难发现, 当  $R1 \times R2 \neq 0$  时, 程序需要执行的指令数为  $102 \sim 118$   $(5+16 \times (6 \sim 7)+1)$ . 所以程序最多需要 118 条指令. 对于测试样例, 执行指令数的平均为 108.

#### 2.2.2 优化与最终版本

从理论出发, 根据乘法列竖式的计算方法, 有如下公式:

$$MUL( exttt{RO}, exttt{R1}) = \sum_{i=0}^{15} exttt{RO[i]} imes 2^i imes exttt{R1}$$

要想得到 RO 的各位, 只需要让  $2^i$  和 RO 求与即可, 有如下算法:

```
Algorithm 3: Multiply

1 initial R2 to R7 \leftarrow 0

2 R2 \leftarrow x0001

3 loop: if R0 & R2 \neq 0 then

4 \mid R7 \leftarrow R7 + R1

5 R1 \leftarrow R1 + R1

6 R2 \leftarrow R2 + R2

7 if R2 \neq 0 then

8 \mid goto loop

9

10 HALT
```

#### 对应的机器码为:

```
1 0001 010 010 1 00001; R2 = 1
2 0101 011 000 000 010; R3 = R0 & R2
3 0000 010 000000001; BRz 1
4 0001 111 111 000 001; R7 = R7 + R1
5 0001 001 001 000 001; R1 = R1 + R1
6 0001 010 010 000 010; R2 = R2 + R2
7 0000 101 1111111010; BRnp -6
8
9 ; halt
10 1111 0000 00100101
```

## 汇编代码为:

```
1
                 R2, R2, #1
           ADD
2
          AND
                 R3, R0, R2
  Loop
3
           BRz
                 BitZero
4
                 R7, R7, R1
           ADD
5
  BitZero ADD
                 R1, R1, R1
6
           ADD
                  R2, R2, R2
7
           BRnp
                  Loop
8
           HALT
```

测试机器码与对测试样例的运行结果如下, 执行指令数同样通过分块求和得出:

```
1 ; start the program at location x3000 2 0011 0000 0000 0000 3
```

```
4 ; initiate the registers
    0101 000 000 1 00000 ; R0 = 0, clear R0
 6
    0101 001 001 1 00000; R1 = 0, clear R1
 7
    0101 010 010 1 00000; R2 = 0, clear R2
 8
    0101 111 111 1 00000 ; R7 = 0, clear R7
 9
    0001 \ 000 \ 000 \ 1 \ 00001 \ ; \ RO = 1
10
    0001 \ 001 \ 001 \ 1 \ 00001 \ ; \ R1 = 1
11
12
     ; my own multiply program
13
    0001 \ 010 \ 010 \ 1 \ 00001 \ ; \ R2 = 1
14
    0101 011 000 000 010 ; R3 = R0 & R2
15
    0000 010 000000001 ; BRz 1
16
    0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
17
    0001 \ 001 \ 001 \ 000 \ 001 \ ; \ R1 = R1 + R1
18
    0001 \ 010 \ 010 \ 000 \ 010; R2 = R2 + R2
19
    0000 101 111111010 ; BRnp -6
20
21 |; halt
22 | 1111 0000 00100101
```

R0	R1	R7	执行指令数	$R0 \times R1$	理论值
0	1	0	82	0	0
-1	1	-1	98	-1	-1
1	1	1	83	1	1
5	4000	20000	84	20000	20000
4000	5	20000	88	20000	20000
-500	433	-19892	91	-216500	-19892
-114	-233	26562	94	26562	26562

可以看到程序需要执行的指令数为  $82\sim 98(1+16\times(5\sim6)+1)$ , 所以程序最多需要 98 条指令. 对于测试样例, 执行指令数的平均为 88.6.

但是,上面的算法必须执行 16 次循环,不论 RO 剩余的 bits 是否全是 0,所以可以针对这一点进行优化. 注意到 RO & (RO -1) 是 RO 去掉最低的 1 的结果,因此,可以加上这一操作,以减少循环次数. 同时,负数的最高位为 1,对于负数,可以对 RO 和 R1 同时取相反数. 而且程序必然是在当前 bit 为 1 时停止. 根据以上分析,修改对应的机器码如下:

```
1 0001 000 000 1 00000 ; setCC(R0)
    0000 010 000010001 ; BRz 17
    0000 001 000000100 ; BRp 4
 4
    1001 000 000 111111 ; Negate RO
 5
    0001 000 000 1 00001
    1001 001 001 111111 ; Negate R1
 7
    0001 001 001 1 00001
 8
    0001 \ 010 \ 010 \ 1 \ 00001 \ ; \ R2 = 1
 9
    0101 011 000 000 010 ; R3 = R0 & R2
10
    0000 101 000000011 ; BRnp 3
```

```
11 | 0001 001 001 000 001 ; R1 = R1 + R1
12
    0001 010 010 000 010 ; R2 = R2 + R2
13
    0000 111 111111011
                        ; BRnzp -5
14
    0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
15
    0001 \ 001 \ 001 \ 000 \ 001; R1 = R1 + R1
16
    0001 010 010 000 010 ; R2 = R2 + R2
17
    0001 100 000 1 111111 ; R4 = R0 - 1 // Remove the lowest
    0101 000 100 000 000 ; R0 = R4 \& R0 // 1 in R0
18
19
    0000 101 111110101 ; BRnp -11
20
21
    ; halt
22 1111 0000 0010 0101
```

#### 汇编代码如下:

```
1
            ADD
                    RO, RO, #0
 2
            BRz
                    Stop
 3
 4
            BRp
                    Pos
 5
                    RO, RO
            NOT
                              ; Negate RO
 6
            ADD
                    RO, RO, #1
 7
            NOT
                    R1, R1
                               ; Nagate R1
 8
            ADD
                    R1, R1, #1
 9
10
    Pos
            ADD
                    R2, R2, #1
11
    Loop
                    R3, R0, R2
            AND
12
            BRnp
                    BitOne
13
14
                    R1, R1, R1
            ADD
15
            ADD
                    R2, R2, R2
16
            BRnzp
                    Loop
17
18
   BitOne ADD
                    R7, R7, R1
19
            ADD
                    R1, R1, R1
20
            ADD
                    R2, R2, R2
21
            ADD
                    R4, R0, #-1; Remove the lowest
22
            AND
                    RO, R4, RO ; 1 in RO
23
            BRnp
                    Loop
24
25
    Stop
            HALT
```

测试机器码与对测试样例的运行结果如下, 执行指令数同样通过分块求和得出:

```
1 ; start the program at location x3000
2 0011 0000 0000 0000
3
4 ; initiate the registers
```

```
0101 000 000 1 00000 ; R0 = 0, clear R0
    0101 001 001 1 00000 ; R1 = 0, clear R1
 7
    0101 010 010 1 00000; R2 = 0, clear R2
    0101 111 111 1 00000 ; R7 = 0, clear R7
 9
    0001 \ 000 \ 000 \ 1 \ 00001 \ ; \ RO = 1
10
    0001 \ 001 \ 001 \ 1 \ 00001 \ ; \ R1 = 1
11
12 |; my own multiply program
13
    0001 000 000 1 00000 ; setCC(R0)
14 0000 010 000010001 ; BRz 17
15
   0000 001 000000100 ; BRp 4
16
    1001 000 000 111111 ; Negate RO
17
   0001 000 000 1 00001
   1001 001 001 111111 ; Negate R1
18
19
    0001 001 001 1 00001
20
    0001 \ 010 \ 010 \ 1 \ 00001 \ ; \ R2 = 1
21
    0101 011 000 000 010 ; R3 = R0 & R2
22 | 0000 101 000000011 ; BRnp 3
23
    0001 \ 001 \ 001 \ 000 \ 001; R1 = R1 + R1
24
    0001 \ 010 \ 010 \ 000 \ 010 ; R2 = R2 + R2
25
    0000 111 111111011 ; BRnzp -5
    0001 \ 111 \ 111 \ 000 \ 001 \ ; \ R7 = R7 + R1
26
27
    0001 \ 001 \ 001 \ 000 \ 001 \ ; \ R1 = R1 + R1
28
    0001 \ 010 \ 010 \ 000 \ 010; R2 = R2 + R2
29
    0001 100 000 1 111111 ; R4 = R0 - 1 // Remove the lowest
30 0101 000 100 000 000 ; R0 = R4 & R0 // 1 in R0
31 0000 101 111110101 ; BRnp -11
32
33 |; halt
34 | 1111 0000 00100101
```

R0	R1	R7	执行指令数	$R0 \times R1$	理论值	
0	1	0	3	0	0	
-32767	1	-32767	129	-32767	-32767	
1	1	1	13	1	1	
5	4000	20000	26	20000	20000	
4000	5	20000	83	20000	20000	
-500	433	-19892	72	-216500	-19892	
-114	-233	26562	56	26562	26562	

可以看到程序最多需要执行 129 条指令, 对于测试样例, 执行指令数的平均值为 54.6 条. 对于所有可能的情况, 经统计, 执行指令数的平均值为: 99.5 条, 其中各个范围内的平均值如下:

<b>R0</b> 范围	执行指令数平均值
$-2^4\sim 2^4-1$	29.1
$-2^5\sim 2^5-1$	35.1
$-2^6\sim 2^6-1$	41.4
$-2^7\sim 2^7-1$	47.7
$-2^8\sim 2^8-1$	54.1
$-2^9\sim 2^9-1$	60.6
$-2^{10}\sim 2^{10}-1$	67.0
$-2^{11}\sim 2^{11}-1$	73.5
$-2^{12}\sim 2^{12}-1$	80.0
$-2^{13}\sim 2^{13}-1$	86.5
$-2^{14}\sim 2^{14}-1$	93.0
$-2^{15}\sim 2^{15}-1$	99.5

其中进行统计的程序(简化版模拟器)见附录.可以看出,对于数据规模不太大的情况,优化的效果非常好.

## 2.3 附录

统计 P 最终版本执行指令数的 C++ 程序 (部分):

```
int n = 0, z = 0, p = 0;
 2
    inline void set(int rst)
 3
 4
        n = z = p = 0;
 5
        if (rst == 0)
 6
            z = 1;
 7
        else if (rst > 0)
 8
            p = 1;
 9
        else
10
            n = 1;
11
   |}
12
13
   int sim(int16_t R0, int16_t R1)
14
    {
15
        int PC = 0;
16
        int16_t R[8] = {RO, R1, 0, 0, 0, 0, 0};
17
        int count = 0;
18
        while (true)
19
        {
20
            switch (PC)
21
            {
22
            case 0:
23
                PC++;
24
                count += 2;
25
                set(R[0]);
26
                if (z)
27
                {
28
                    PC = 4;
29
                    break;
30
                }
31
                count ++;
32
                if (p)
33
34
                    PC = 1;
35
                    break;
36
                }
37
                count += 4;
38
                R[0] = -R[0];
39
                R[1] = -R[1];
40
41
            case 1: // pos
42
                PC++;
43
                count ++;
```

```
44
                R[2] += 1;
45
46
            case 2: // loop
47
                PC++;
48
                count += 2;
49
                R[3] = R[0] & R[2];
50
                set(R[3]);
51
                if (n || p)
52
                {
53
                    PC = 3;
54
                    break;
55
                }
56
                count += 3;
57
                R[1] += R[1];
58
                R[2] += R[2];
59
                PC = 2;
60
                break;
61
62
            case 3: // BitOne
63
                PC++;
64
                count += 6;
65
                R[7] += R[1];
66
                R[1] += R[1];
67
                R[2] += R[2];
68
                R[4] = R[0] - 1;
69
                R[0] \&= R[4];
70
                set(R[0]);
71
                if (n || p)
72
                {
73
                    PC = 2;
74
                    break;
75
                }
76
77
            case 4: // halt
78
                count ++;
79
                if (R[7] != (int16_t)(R1 * R0))
80
                    cout << "Error: " << R[7] << " != " << (int16_t)(R1 * R0) <<
    endl;
81
                return count;
82
83
            default:
84
                cout << "Error: PC = " << PC << endl;</pre>
85
                break;
86
87
        }
88 |}
```