RAM/ROM Adressendekoder GAL16V8 für die Commodore VC1541 Floppyspeeder RAM 32KB / ROM 8x64KB 512KB SMD Es wird ein SRAM 32KB und EEPROM 512KB 8x64KB angesteuert.

Die VIAs Spiegelungen werden durch MBA15 Steuerung unterbunden.

MIT LED Support für WE/CSROM/CSRAM.

(C) by Frank Eggen 07.06.2024

## Adressdecoder GAL16VA

----

A18/A17/A16| DIP| Bank Area| ROM Area| RAM Area|
000| 111| Bank 0| 1541 CBMDOS 2.6| 00000 - 0FFFF| ROM A000 - FFFF| RAM 6000 - 9FFF|
010| 110| Bank 1| 1541 DolphinDos 2.0| 10000 - 1FFFF| ROM A000 - FFFF| RAM 6000 - 9FFF|
010| 101| Bank 2| 1541 SpeedDos+4DT| 20000 - 2FFFF| ROM A000 - FFFF| RAM 6000 - 9FFF|
011| 100| Bank 3| 1541 JiffyDos 5.0| 30000 - 3FFFF| ROM A000 - FFFF| RAM 6000 - 9FFF|
100| 011| Bank 4| 1541 S\_JiffyDos 1| 40000 - 4FFFF| ROM 8000 - FFFF| RAM 6000 - 7FFF|
110| 001| Bank 5| 50000 - 5FFFF| ROM 8000 - FFFF| RAM 6000 - 7FFF|
110| 001| Bank 6| 60000 - 6FFFF| ROM 8000 - 9FFF & C000 - FFFF| RAM A000 - BFFF|
111| 000| Bank 7| 1541 SpeedDos2.7Expert| 70000 - 7FFFF| ROM 8000 - 9FFF & C000 - FFFF| RAM A000 - FFFF| RAM A

