

Esercitazione 11 - Gruppo AC

Semplici circuiti logici e multivibratori

Marco Cilibrasi

Tommaso Pajero

16 aprile 2015

L'esperienza consiste nel montaggio e nella verifica del funzionamento di alcuni circuiti logici elementari, di un multivibratore monostabile e di un multivibratore astabile. Infine, collegando questi ultimi due circuiti per mezzo di un derivatore RC, si è realizzato un generatore di onda quadra a periodo e *duty cycle* modificabili variando semplicemente il valore di due resistenze. Le uniche porte logiche utilizzate per la realizzazione dei vari circuiti sono le otto porte logiche NAND di due IC SN7400.

1. Costruzione di circuiti logici elementari

1.a Verifica del funzionamento di una porta NAND tramite l'osservazione di un diodo LED

Si è montato il circuito in figura 1, collegando le entrate di una delle porte NAND di un IC7400 a due degli interruttori del *DIP switch* in dotazione, le cui seconde estremità sono state poste a terra. Alternativamente, si sono posti i due interruttori nelle quattro configurazioni possibili, fornendo alla porta NAND tutte le diverse combinazioni di segnale in entrata realizzabili¹. In questo modo si è verificata la relativa tabella di verità osservando il diodo (il LED, infatti, è illuminato solo se l'uscita della porta è alta).

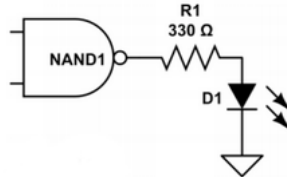


Figura 1: Circuito utilizzato per la verifica del funzionamento della porta NAND (i cui ingressi sono stati collegati a massa tramite due interruttori).

1.b Verifica del funzionamento della porta NAND all'oscilloscopio

Si sono scollegate le due entrate della porta NAND dagli interruttori e si sono collegate ai piedini Y1 e Y2 del circuito montato nell'esperienza 10, che forniscono due onde quadre di uguale periodo e sfasate di $\pi/2^2$ (la seconda è in ritardo sulla prima). Si sono visualizzate l'uscita della porta NAND e il segnale fornito dal piedino Y2 all'oscilloscopio, impostando il trigger sul fronte in salita del piedino Y1. È stato così possibile verificare la tabella di verità della porta direttamente osservando la schermata di tale strumento, riportata in figura 2.

1.d Progettazione, realizzazione e verifica del funzionamento di alcuni elementari circuiti logici

Si sono progettati e montati dei circuiti logici che implementano le funzioni AND, OR, XOR, e un HALF ADDER utilizzando esclusivamente porte logiche NAND, nel minor numero possibile³. Si è quindi verificata all'oscilloscopio la tabella di verità di tali circuiti, utilizzando la stessa procedura descritta al punto 1.b. Gli schemi circuitali e le schermate che visualizzano i segnali in ingresso e in uscita sono riportate in figura 3.

¹Per la famiglia di integrati TTL, infatti, un ingresso non collegato equivale a un ingresso alto.

²E quindi coprono tutte le combinazioni possibili di segnali in ingresso alla porta.

³Il circuito HALF ADDER presenta due uscite, SOMMA e RESTO, pari rispettivamente all'XOR e all'AND dei segnali in ingresso.

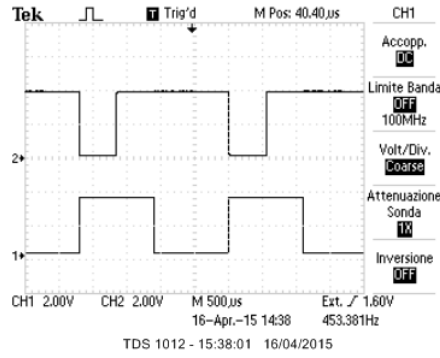


Figura 2: Tabella di verità della porta NAND: il trigger è impostato sul fronte in salita dell'entrata Y1, Y2 è visualizzata sul Ch1 e l'uscita del NAND sul Ch2.

2. Multivibratore monostabile

2.a-b Montaggio e misura della durata dell'impulso in uscita

Si è montato il circuito rappresentato in figura 4 con $R_1 = 457 \pm 4 \Omega$ e $C_1 = 103 \pm 4 \text{ nF}$; l'ingresso è stato collegato al generatore di onde quadre, impostato su una frequenza vicina a 5 kHz e con *duty cycle* minimo (prossimo al 7.5%). In uscita si è osservata un'onda quadra, riportata, congiuntamente a quella dell'ingresso, in figura 5. Si è controllato che la durata dell'impulso in uscita, pari a $t_{pos} = 42.8 \pm 0.2 \mu\text{s}$, non dipendesse dalla frequenza né dal *duty cycle* dell'impulso in ingresso. Ciò si è rivelato vero, a patto che la durata dell'impulso in ingresso fosse superiore a $14.7 \pm 0.1 \mu\text{s}$ (sotto a tale valore t_{pos} diminuiva)⁴.

2.c Funzionamento del circuito

Consideriamo il regime in cui il circuito funge effettivamente da multivibratore monostabile (con t_{pos} costante). Nel momento in cui l'entrata commuta dallo stato basso a quello alto la tensione in uscita da NAND2, V_C e V_{out} assumono istantaneamente il valore alto. V_C inizia però immediatamente a diminuire, a causa della carica di C_1 attraverso R_1 , finché non raggiunge il valore di commutazione V_{comm} della porta NAND3. Quando ciò avviene, V_{out} e la tensione in uscita da NAND2 passano allo stato basso (nel frattempo, infatti, l'impulso su V_{in} è terminato e l'entrata è tornata bassa). Questo ragionamento spiega le forme d'onda riportate nelle figure 5 e 6. In particolare, al momento della commutazione l'inerzia della grande intensità di corrente associata alla discontinuità di V_C (in corrispondenza della quale, come si è osservato all'oscilloscopio, termina pure l'impulso in uscita) provoca un *overshoot* rispetto al valore atteso V_{OL} . Tale fenomeno è limitato dal diodo, che mantiene V_C maggiore dell'opposto della sua tensione di soglia (il suo effetto può essere apprezzato maggiormente in figura 7, dove si osserva che il segnale scende al di sotto di $V_C^{min} = -0.78 \pm 0.02 \text{ V}$, per poi risalire velocemente). L'evoluzione successiva dell'onda corrisponde alla scarica di C_1 fino alla tensione V_{OL} .

In particolare, si sono misurati $V_C^{max} = 3.2 \pm 0.1 \text{ V}$ e $V_{comm} = 1.50 \pm 0.07 \text{ V}$. Dall'analisi teorica che abbiamo fatto ci attenderemmo che t_{pos} , corrispondente alla carica del condensatore, valesse:

$$t_{pos}^{teo} = R_1 C_1 \ln \frac{V_C^{max}}{V_{comm}} = 36 \pm 3 \mu\text{s}$$

Questo risultato si discosta leggermente dal valore sperimentale $t_{pos} = 42.8 \pm 0.2 \mu\text{s}$, probabilmente a causa dell'impedenza in uscita dalla porta NAND2 e dell'impedenza in entrata alla porta NAND3. Ad ogni modo, ci attenderemmo che la dipendenza di t_{pos} da R_1 sia lineare.

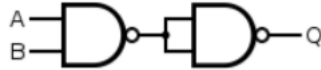
Infine, si è osservata la forma di V_C per impulsi in ingresso di durata inferiore a $14.7 \pm 0.1 \mu\text{s}$. In particolare, si è notato che in questo caso V_C^{max} non raggiungeva il valore prima misurato di $3.2 \pm 0.1 \text{ V}$, bensì si attestava su valori più bassi. Questo fenomeno, di cui non si è riusciti a fornire una spiegazione, dà ragione della diminuzione della durata degli impulsi su V_{out} misurata al punto 2.a-b (infatti, la scarica del condensatore inizia da un valore di tensione più basso, e dunque dura meno).

2.d Verifica della linearità $t_{pos} - R_1$

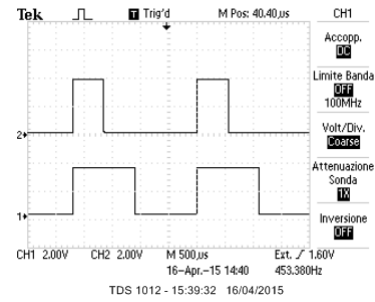
Si è sostituita R_1 con resistenze di valore non troppo distante, misurando i t_{pos} relativi. I risultati sono riportati in tabella 1 e graficati in figura 8. L'andamento fra le due grandezze è lineare a vista, come atteso (un fit lineare dei primi cinque dati, riportato in sovrapposizione al grafico succitato, restituisce $\chi_{rid}^2 = 0.7$). Solo l'ultimo

⁴Per una spiegazione di tale fatto si veda il punto 2.c.

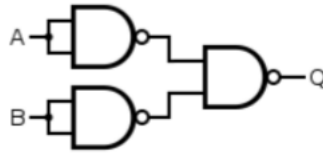
Figura 3: Schemi di circuiti che implementano le semplici funzioni logiche del punto 1.d e, sulla destra, osservazione all'oscilloscopio del loro funzionamento. Il Ch1 visualizza l'entrata A, il Ch2 l'uscita del circuito; il trigger è impostato sul fronte d'onda in salita dell'entrata B (che ha la stessa forma e periodo di quella A ma è in anticipo di $\pi/2$).



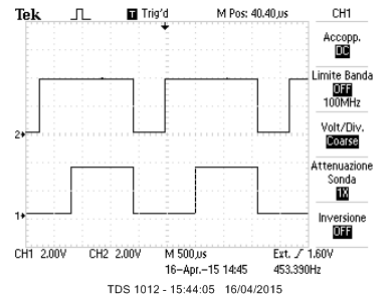
(a) AND - Schema circuitale.



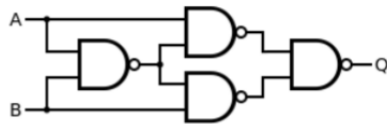
(b) AND - Segnale in uscita.



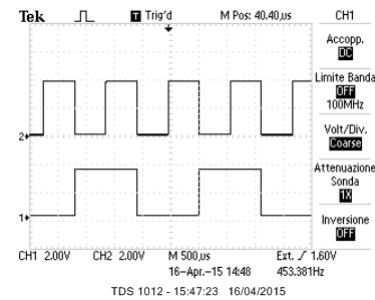
(c) OR - Schema circuitale.



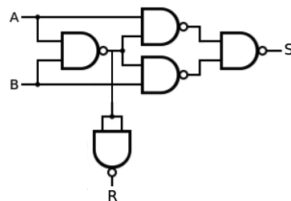
(d) OR - Segnale in uscita.



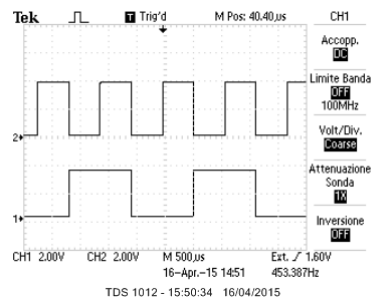
(e) XOR - Schema circuitale.



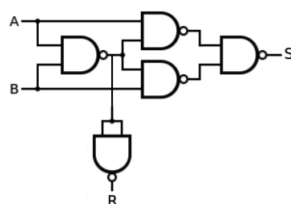
(f) XOR - Segnale in uscita.



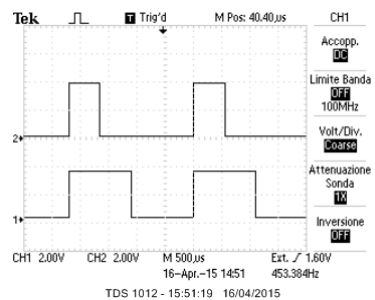
(g) HALF ADDER - Schema circuitale.



(h) HALF ADDER - Segnale all'uscita S (somma).



(i) HALF ADDER - Schema circuitale.



(j) HALF ADDER - Segnale all'uscita R (resto).

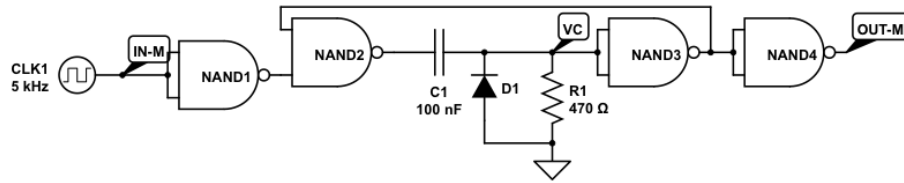


Figura 4: Schema circuitale del multivibratore monostabile del punto 2.

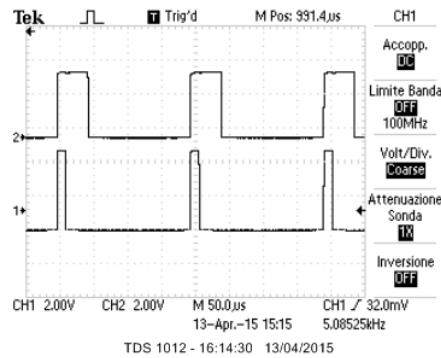


Figura 5: Tensione in entrata (Ch.1) e in uscita (Ch.2) dal multivibratore monostabile in figura 4.

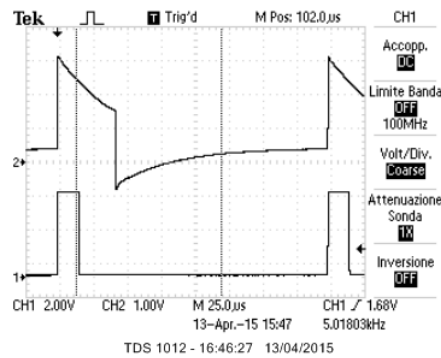


Figura 6: Tensione in entrata (Ch.1) e V_C (Ch.2) del multivibratore monostabile in figura 4.

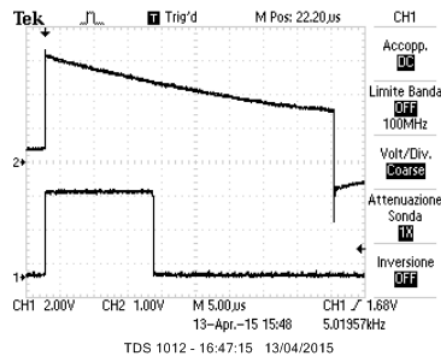


Figura 7: Tensione in entrata (Ch.1) e V_C (Ch.2) del multivibratore monostabile in figura 4.

punto sperimentale si discosta leggermente dalla retta ottenuta; ciò è probabilmente dovuto al fatto che per valori di R_1 prossimi al $k\Omega$ la resistenza in ingresso di NAND3, posta in parallelo, comincia a contare e abbassa il tempo di scarica del condensatore e, conseguentemente, la durata dell'impulso in uscita.

Tabella 1: Durata degli impulsi in uscita su V_{out} al variare di R_1 per il multivibratore monostabile in figura 4.

R_1 [Ω]	σ_{R_1} [Ω]	t_{pos} [μs]	$\sigma_{t_{pos}}$ [μs]
120	1	6.08	0.04
385	3	34.8	0.2
457	4	42.8	0.2
559	4	53.6	0.4
821	7	81.6	0.4
1184	9	116	1

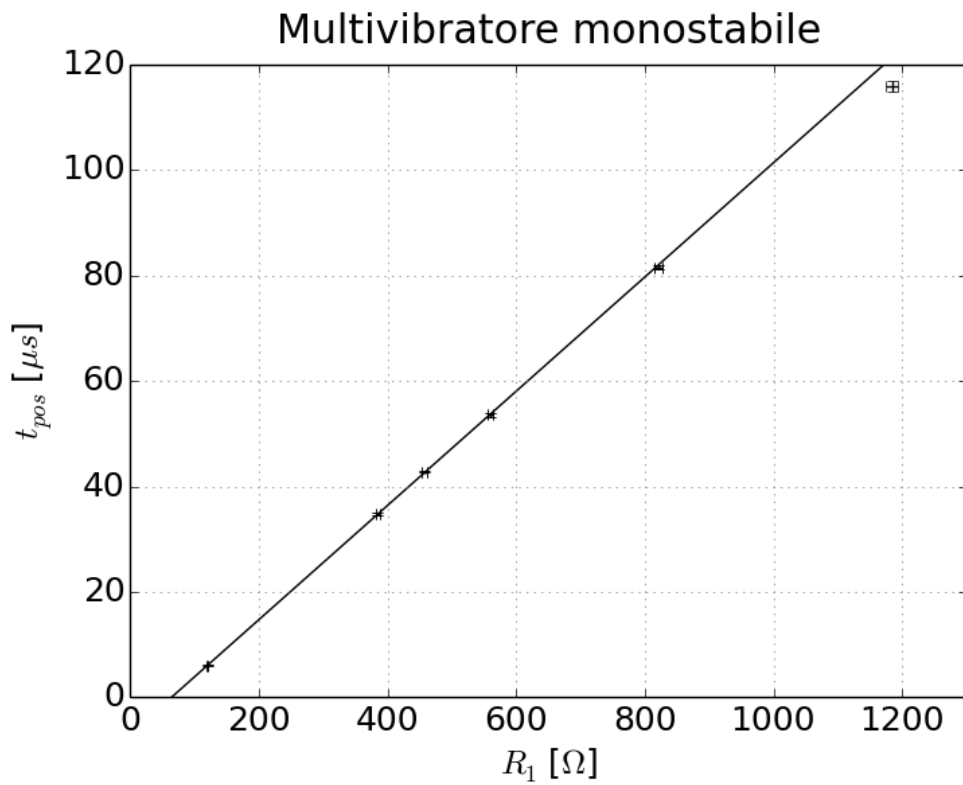


Figura 8: Durata degli impulsi in uscita su V_{out} al variare di R_1 per il multivibratore monostabile in figura 4.