Workshop de Assembly:

```
; João Oliveira
```

- ; joao.ferreira.oliveira@tecnico.ulisboa.pt
- ; Jonyleo#8960
- ; https://github.com/Jonyleo/IST_Projects/tree/master/workshops/ASM1



Resumo:

```
; * Introdução
; * Ambiente de Desenvolvimento
; * PEPE Assembly
; * Exercicio (Live coding)
; * Periféricos
; * Exercicio (Live coding)
; * Stack
; * Exercicio (Live coding)
; * Erros comuns e Debbuging
: * Duvidas
```



Introdução:

; O que é assembly?

; Cuidados a ter



Ambiente de Desenvolvimento:

; Simulador





Ambiente de Desenvolvimento:

; IDE / Editor de texto



; https://github.com/Jonyleo/PEPEAsm/



; Literais

```
1000H ; 0000H -> 0F000H
```

010101b ; 0b -> 111111111111111b

19 ; -32768 -> 32767

"Ola\n"; não é terminado em 0

NAME EQU 10; semelhante a #define em C



; Labels - Identificar zonas do código

nextSlide:

- ; código ou
- ; dados



; Directiva PLACE

PLACE 1000H

; dados

PLACE 0

; codigo



```
; Registos
; 16 bits
```

Rx ; 0 - 15

RL ; R11

SP ; R12

RE ; R13

BTE ; R14

TEMP ; R15





```
; Instruções - Manipular dados, controlo de fluxo e
; configuração
MOV R0, 10
PUSH R9
ADD R4, 11b
XOR R2, R3
JMP nextSlide
```



; Operandos

MOV R0, 10H ADD R5, R1 NOT R0 RET



; Instrução fundamental

MOV R0, 10H





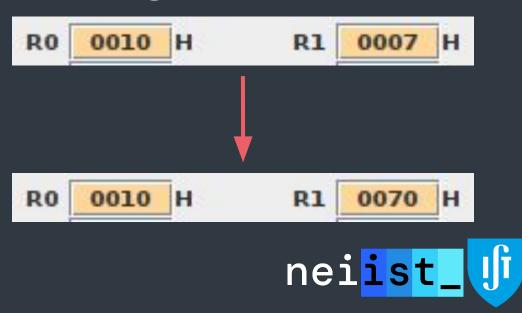
; Instruções aritméticas e lógicas

ADD Rx, Rx MUL Rx, Rx
SUB Rx, Rx DIV Rx, Rx
CMP Rx, Rx MOD Rx, Rx
ADD Rx, C AND Rx, Rx
SUB Rx, C OR Rx, Rx
CMP Rx, C XOR Rx, Rx



; Instruções aritméticas e lógicas

MOV R0, 10H MOV R1, 7H MUL R1, R0



; Instruções aritméticas e lógicas

INC Rx SHL Rx, C

DEC Rx SHR Rx, C

NEG Rx ROL Rx, C

NOT Rx ROR Rx, C



; Instruções aritméticas e lógicas

MOV R0, 10H INC R0







; Instruções controlo de fluxo

CALL label JMP label RET



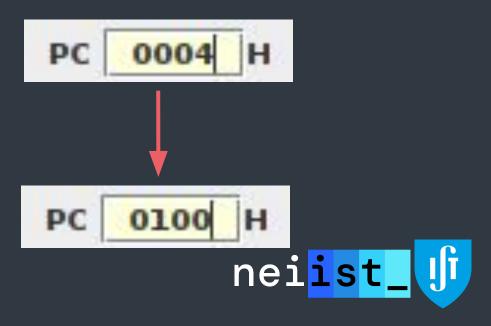
; Instruções controlo de fluxo

JMP label

PLACE 100H

label:

; código



; Saltos condicionais - Dependem do RE

JZ label

JNZ label

JN label

JNN label

JP label

JNP label

JLT label

JLE label

JGT label

JGE label

JC label

JNC label

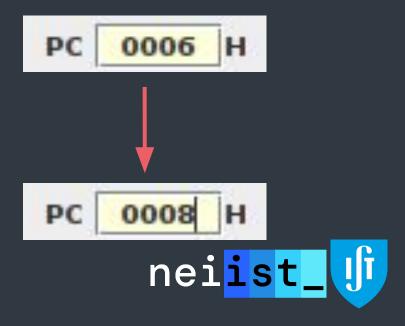
JEQ label

JNE label



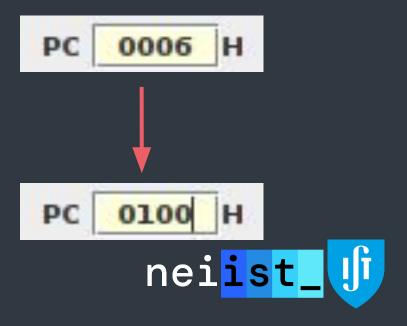
; Saltos condicionais - Dependem do RE

MOV R0, 10H MOV R1, 7H MUL R1, R0 JZ label



; Saltos condicionais - Dependem do RE

MOV R0, 10H MOV R1, 0H MUL R1, R0 JZ label



; Registo de estado

Flags	s and p	endin	g inte	rrupts	1		
TD	O O		ै	č	°	N	č
R	NP	DE	()	IE2	()	IE0	IE O



; Memória PLACE 1000H WORD 1234H STACK 10H TABLE 10H STRING "ola", 10b

Memory contents																							
Address	0	1	2	3	4	5	6	7	8	9	Α	В	С	D	E	F	0	1	2	3	4	5	6
1000 H	12	34	00	00	00	00	00	00	00	00	00	00	00	00	00	00	70	4			9.4		
1010 H	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	533	-	:		9	37	
1020 H	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	533	-			9	37	
1030 H	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	533	-5			9	37	ं
1040 H	00	00	6F	6C	61	02	00	00	00	00	00	00	00	00	00	00	533		0	1	a	07	ं
1050 H	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	533					:	:



```
; Leitura
MOV R0, [1000H]
```

```
MOV R0, 1000H
MOV R1, [R0]
MOV R1, [R0 + R2]
MOVB R1, [R0]
```

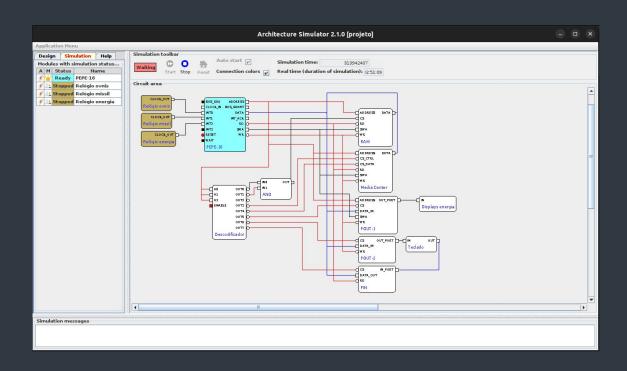


```
; Escrita
MOV [1000H], R0
```

```
MOV R0, 1000H
MOV [R0], R1
MOV [R0 + R2], R1
MOVB [R0], R1
```



Exercicio (Live coding):

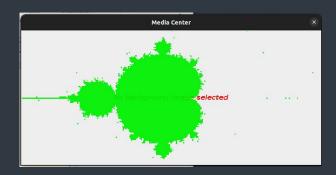




Periféricos:

; Pixel Screen / Media Center

PXL_SCREEN_CTRL EQU 6000H PXL_SCREEN_DATA EQU 8000H

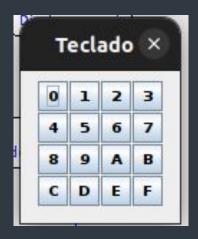




Periféricos:

; Teclado

TEC_LIN EQU 0C000H TEC_COL EQU 0E000H





Periféricos:

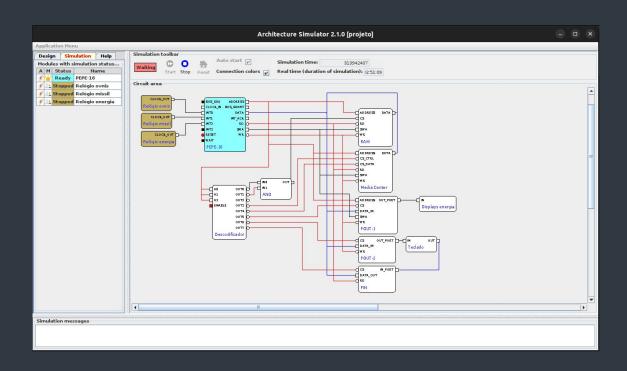
; Displays

DISPLAYS EQU 0A000H





Exercicio (Live coding):





; Declaração e Stack pointer

```
PLACE 1000H
STACK 100H
SP_init:
PLACE 0
MOV SP, SP_init
```



RO

0010

H

R1

; Utilização

10H CALL rotina 12H MOV R0, 10H

...

rotina:

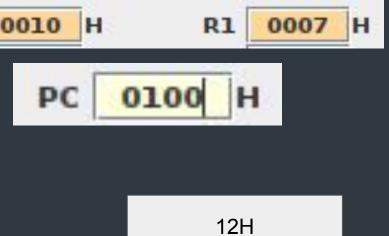
100H PUSH R0 100H PUSH R1



0007

H

0010 R₀ H ; Utilização PC 10H **CALL** rotina 12H **MOV R0, 10H** rotina: 100H PUSH RO 100H PUSH R1



neiist

; Utilização

R0 0010 H R1 0007 H

10H CALL rotina 12H MOV R0, 10H

...

rotina:

100H PUSH R0 100H PUSH R1 10H 12H



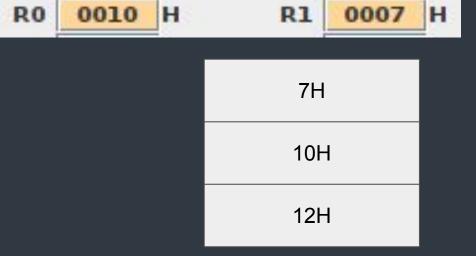
; Utilização

10H CALL rotina 12H MOV R0, 10H

...

rotina:

100H PUSH R0 100H PUSH R1



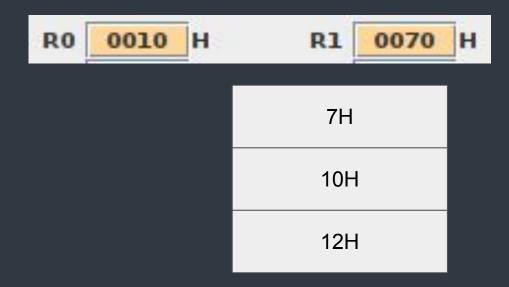


; Utilização

rotina:

. . .

120H POP R1 122H POP R0 124H RET





; Utilização

R0 0010 H R1 0007 H

rotina:

. . .

120H POP R1 122H POP R0 124H RET 10H 12H



; Utilização

R0 0010 H R1 0007 H

rotina:

. . .

120H POP R1 122H POP R0 124H RET

12H



; Utilização

rotina:

. . .

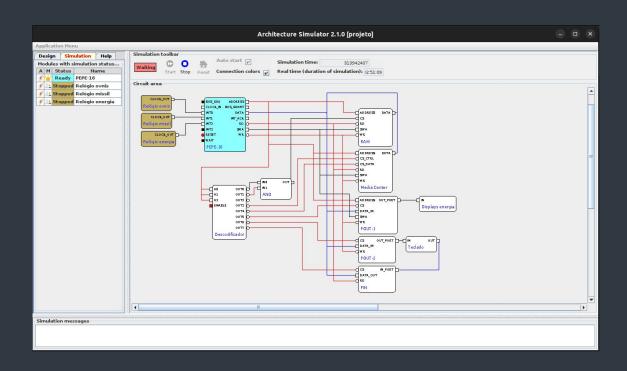
120H POP R1 122H POP R0 124H RET





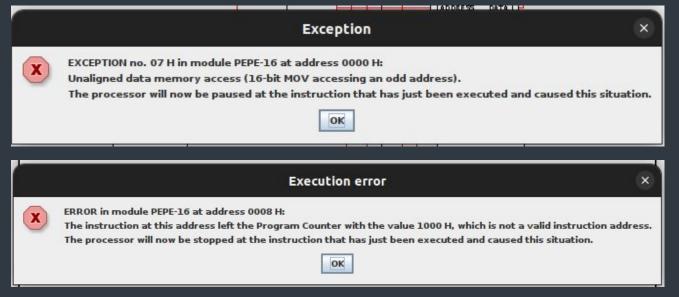


Exercicio (Live coding):



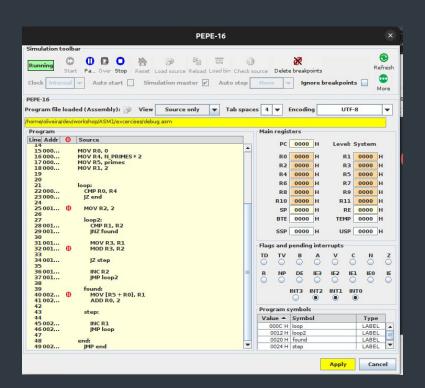


Erros Comuns e Debbuging:





Exercicio (Live debugging):





Duvidas:

