

# Lab 8 Specification

## 1. Experiment 1

- 助教不會測試 0/1/2/3/4/5/6/7/8/9/A/S/M/Enter 以外的按鍵
- 同學可以自己訂定 A/S/M 的 pattern，並在 DEMO 時跟助教說明

## 2. Experiment 2

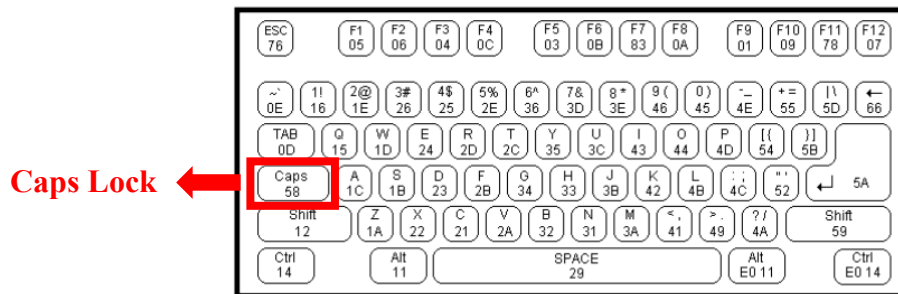
- 需要有可以重新計算的功能（下次計算不需要再重燒 FPGA）

## 3. Experiment 3

- 需要有可以重新計算的功能（下次計算不需要再重燒 FPGA）

## 4. Experiment 4

- 需有 LED 燈號顯示目前的 status（capital (1) / lower (0)）
- 按下 Caps Lock 來切換 status



- 在 status 為 lower 時單純按下字母按鍵會顯示 a-z 的 ASCII code
- 在 status 為 lower 時按下 shift+字母會顯示 A-Z 的 ASCII code
- 在 status 為 capital 時按下字母按鍵會顯示 A-Z 的 ASCII code
- 在 status 為 capital 時按下 shift+字母會顯示 a-z 的 ASCII code
- 只有在按按鍵時顯示 ASCII code 的 LED 燈才會亮起