CESE - PCB PONCHO EDU-CIA-NXP USB to XBee Adapter RXD P1 DIN P10 3V30UT P17 DOUT vcc GND VCCIO RTS# XBee 20 DIO0 U4 VDD P11 RESET# CTS# × 19 19 DIO1 DOUT : × 18 DTR# P18 DTS_DTR_XBEE 18 DIO2 DIN 3 P9 USBDM × 17 17DI03 DIO12 4 16 16#RTS #RESET 5 DSR# P4 × P8 USBDP × 15 15DI05 FT231XS RSSI 6 × 14 -7× × P15 14RES2 DIO11 7 DCD# P5 U3 CBUS0 × 13 13DI09 RES1 8 #DTR 9 12#CTS P14 RI# P2 X CBUS1 × 11 10 11DIO4 GND10 GND P3 X GND CBUS2 × P16 GND P13 CBUS3 GND GND MICRO-B_USB CONN_01X02 CONN_01X02 U2 D+ XA1A +3.3V GND/ GND GND WAKEUP GND 🕁 GNDA Enable BYP GNDA GND GNDA MIC5219-3.3BM5 GNDA 16 18 GNDA GNDA P1 y P2 se colocan para el uso del poncho sin la EDU-CIAA-NXP. GND DOUT 23 rs232RXD GND Se alimentara por USB y se debera unir los GND DIN 25 pines 1 y 2 de P1 rs232TXD GND rs232T ×27 canRD ×29 canTD ×31 tecCOL ×35 tecF0 ×35 tecF3 ×37 tecF2 y los pines 1 y 2 de P2. GND EDU GND open source GND tecCOL1 hardware tecCOL2 36 × 38 tecF1 GND × 39 tecCOLO 40 GND Conn_Poncho2P_2x_20x2 Licencia BSD || en... /Doc Revisor designado V1.2: Diego Brengi || Archivos de revisiones en... /Doc Revisor designado V1.1: Diego Brengi | | Archivos de revisiones en... /Doc Revisor designado V1.0: Ing. Gaston Cocce || Archivos de revisiones en... /Doc Estudiante: Ing. Franklin Angulo / Docente: Ing. Diego Brengi Sheet: / File: ProFinalKicadV1.sch Title: XBee-Poncho EDU-CIAA-NXP Size: A4 Date: 2017-07-16 Rev: V1.3 KiCad E.D.A. kicad 4.0.4-stable ld: 1/1