UNIVERSITÉ DE SHERBROOKE

Faculté de génie

Département de génie électrique et génie informatique

Rapport Final

S5 Projet

Conception d’un système embarqué

GEN500

Présenté à

Jean-Baptiste Michaud

Présenté par

Philippe Bourassa – boup2426

Michel Tulane – tulm2101

Frédéric Fafard – faff2302

François Brunet – bruf1902

Frédéric Perron – perf2007

Nicolas Cloutier – clon1502

Samuel Ouellette – oues3008

Stephane Lajoie – lajs2004

David Gaudreault – gaud1910

Sherbrooke – 18 avril 2017

# Table des matières

[Table des matières I](#_Toc480274801)

[1 Mise en contexte 1](#_Toc480274802)

[1.1 Mise en valeur de la personnalisation 1](#_Toc480274803)

[1.2 Description des fonctions personnalisées 1](#_Toc480274804)

[2 Aspects techniques 1](#_Toc480274805)

[2.1 Architecture haut niveau et schéma du prototype 1](#_Toc480274806)

[2.2 Cahier des charges 1](#_Toc480274807)

[2.3 Processus de conception 1](#_Toc480274808)

[2.4 Résumé de la réalisation 1](#_Toc480274809)

[2.5 Structure des interactions logicielles/matérielles 1](#_Toc480274810)

[2.6 Architecture UML des programmes 1](#_Toc480274811)

[2.7 Utilisation adéquate d'interruptions 1](#_Toc480274812)

[2.8 Architecture du traitement de signal 1](#_Toc480274813)

[2.9 Implémentation du traitement de signal 1](#_Toc480274814)

[3 Gestion 1](#_Toc480274815)

[3.1 Planification temporelle et courbe en S 1](#_Toc480274816)

[3.2 Compte-rendu Traçabilité 1](#_Toc480274817)

[3.3 Gestion des risques 1](#_Toc480274818)

[3.4 Autres outils de gestion 1](#_Toc480274819)

[3.5 Rétrospection et conclusions 1](#_Toc480274820)

[4 Assurance qualité 1](#_Toc480274821)

[4.1 Mesure des objectifs 1](#_Toc480274822)

[4.2 Résumé de la planification 1](#_Toc480274823)

[4.3 Résumé de la mise en œuvre 1](#_Toc480274824)

[4.4 Résultats de l'exécution 2](#_Toc480274825)

[4.5 Arrimage au reste de la gestion 2](#_Toc480274826)

[4.6 Arrimage au cahier des charges 2](#_Toc480274827)

[4.7 Rétrospection et conclusions 2](#_Toc480274828)

[5 Conclusion 2](#_Toc480274829)

# Mise en contexte

## Mise en valeur de la personnalisation

## Description des fonctions personnalisées

# Aspects techniques

## Architecture haut niveau et schéma du prototype

*Parler des schémas électriques et expliquer les branchements dans aspects techniques*

## Cahier des charges

## Processus de conception

## Résumé de la réalisation

## Structure des interactions logicielles/matérielles

## Architecture UML des programmes

## Utilisation adéquate d'interruptions

## Architecture du traitement de signal

*Dans les deux points suivant, parler de la structure du programme CCS et mettre les ordinogrammes\*\*\**

## Implémentation du traitement de signal

# Gestion

## Planification temporelle et courbe en S

## Compte-rendu Traçabilité

## Gestion des risques

## Autres outils de gestion

## Rétrospection et conclusions

# Assurance qualité

## Mesure des objectifs

## Résumé de la planification

## Résumé de la mise en œuvre

*Parler des tests et plans de tests\*\*\**

## Résultats de l'exécution

## Arrimage au reste de la gestion

Parler ici de gestion des risques\*\*

## Arrimage au cahier des charges

## Rétrospection et conclusions

# Conclusion

*Parler des corrections à apporter ainsi que les pistes à suivre pour une amélioration future\*\*\**