
SETR-E2 Conception de circuits

Document de conception contrôleur d'interruptions

Louison GOUY et Mathis Briard
October 5, 2022



ÉCOLE POLYTECH DE NANTES
ELECTRONIQUE ET TECHNOLOGIE NUMÉRIQUE

Enseignant référent : Sébastien LE NOURS

Abstract

Abstract

Contents

1	Introduction	3
2	Conclusion	4
	Acronyms	5
3	Appendix	7

List of Figures

List of Tables

1 Introduction

Lorem ipsum

2 Conclusion

Lorem ipsum

Central Processing Unit (CPU)

Acronyms

CPU Central Processing Unit 5

[1]

References

- [1] STMicroelectronics. Reference manual rm0376. Technical report, STMicroelectronics, February 2022.

3 Appendix