

**INSTITUTO TECNOLÓGICO DE COSTA RICA
INGENIERÍA ELECTRÓNICA/COMPUTADORES
DISEÑO LÓGICO**

PROF. ING. JUAN CARLOS JIMENEZ

PROYECTO No.1 DISPLAY

FECHA DE ENTREGA: 15 de marzo 2018

NOMBRES _____ , _____

Diseñar un sistema digital que tenga 4 entradas binarias A (msb), B, C, D que genere los caracteres indicados en la tabla de acuerdo con las entradas binarias.

Se pide:

1. La tabla de verdad
2. Los mapas de Karnaugh debidamente resueltos
3. Las funciones lógicas de cada salida al display
4. Circuito lógico del proyecto
5. Simulación en Multisim

| decimal | display |
|---------|---------|
| 0 | A |
| 1 | F |
| 2 | P |
| 3 | C |
| 4 | 6 |
| 5 | H |
| 6 | 7 |
| 7 | 3 |
| 8 | 0 |

| | |
|----|---|
| 9 | 2 |
| 10 | 2 |
| 11 | L |
| 12 | 6 |
| 13 | 9 |
| 14 | 8 |
| 15 | 5 |

