## INSTITUTO TECNOLOGICO DE COSTA RICA INGENIERIA ELECTRONICA/ COMPUTADORES PROF. ING. JUAN CARLOS JIMENEZ 1-2018 TOTAL 44 PUNTOS NOMBRE

## I PARCIAL DE DISEÑO LÓGICO

TIEMPO PROBABLE 2 Horas FECHA: 10 de abril de 2018

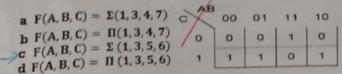
## Instrucciones.

- lea toda la prueba antes de resolverla; se pueden hacer consultas de forma durante los primeros 30
- trabaje en forma clara y ordenada, numere la respuesta de cada problema, así como las hojas
- debe aparecer el procedimiento seguido para solución de cada problema
- no I use de boligrafo con tinta roja
- 5. si usa bloques para indicar un MUX o un decodificador debe etiquetar sus terminales
- si escribe con làpiz, con letra ilegible o incumple los puntos anteriores, no hay derecho a reclamo

## **VALOR 10 PUNTOS** I PARTE. Selección única Selección única. Marque con una X la opción que considere correcta.

- 1. la simplificación de (ABC) + (ABC) es:
- 8- 0
- b.- 1
- C .- A
- d.- BC
- la expresión a+ab =a corresponde al teorema de:
- a.- absorción
- b.- simplificación
- c.- involución
- d.- idempotencia
- 3. la conversión de la función F a POS es:

- a (A+B+C)(A+B+C)(A+B+C)
- -) b (A+B+C)(A+B+C)(A+B+C)
  - c (A+B+C)(A+B+C)(A+B+C) X
  - a (A+B+C)(A+B+C)(A+B+C)
  - 4. el valor de la corriente IIH en una entrada de una compuerta TTL es de :
- 10mA 10 µA
- 1mA d. 40 µA
- 5. si A es la entrada más significativa, la función que genera el mapa es :



- 6. Fes igual a:
- a A
- b. A + B
- c. A + B
  - d. A + B
  - 7. una ventaja de la configuración Tótem Pole
  - a. baja impedancia de salida
  - b. menor tiempo de conmutación
  - c. baja corriente en la conmutación
  - d. mantiene alto el consumo de potencia
  - 8. esta técnica permite desconectar la salida de una compuerta lógica de un circuito, esto se refiere a:
  - a. colector abierto
  - b. transistor multi-emisor
  - c. tercer estado
  - d. tótem pole
  - para diseñar sistemas que requieren bajo consumo de potencia se usa la tecnología:
  - a.  $I^2L$
  - b. TTL

  - c. ECL d. CMOS
  - 10. la conversión del BCD 100000000011 a decimal es:
  - a. 103
  - b. 803
  - c. 1003
  - d. 8003

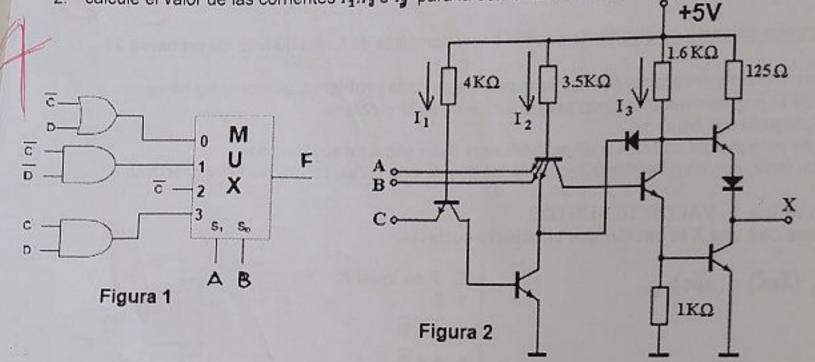
il PARTE. Desarrollo. Resuelva cada problema planteado. Valor 34 puntos

valor 8 puntos PROBLEMA No. 1

Para el circuito de la figura 2, cuyos semiconductores son de silicio conteste:

obtenga la tabla de verdad donde C es el MSB 2p

 calcule el valor de las corrientes I<sub>1</sub>,I<sub>2</sub> e I<sub>3</sub> para la combinación CBA= 000 y CBA=011 6 p



PROBLEMA No. 2 funciones y circuitos MSI. valor 4 puntos

Con respecto al circuito de la figura 1 escriba la función canónica en SOP por comprensión, donde A es más significativa.

PROBLEMA No. 3 conversiones. Debe aparecer el procedimiento.

valor 5 puntos

- a. Convierta el número decimal (83.03125) a binario, octal y hexadecimal
- Convierta el siguiente número de base 13, 6B34.2A, en un número de base 7

PROBLEMA No. 4 teoremas del álgebra Booleana.

valor 5 puntos

Utilizando únicamente los teoremas del álgebra Booleana, simplifique al máximo la siguiente función F

$$F = (A \cdot B \cdot C + B + C) \cdot (A \cdot C + B) + A$$

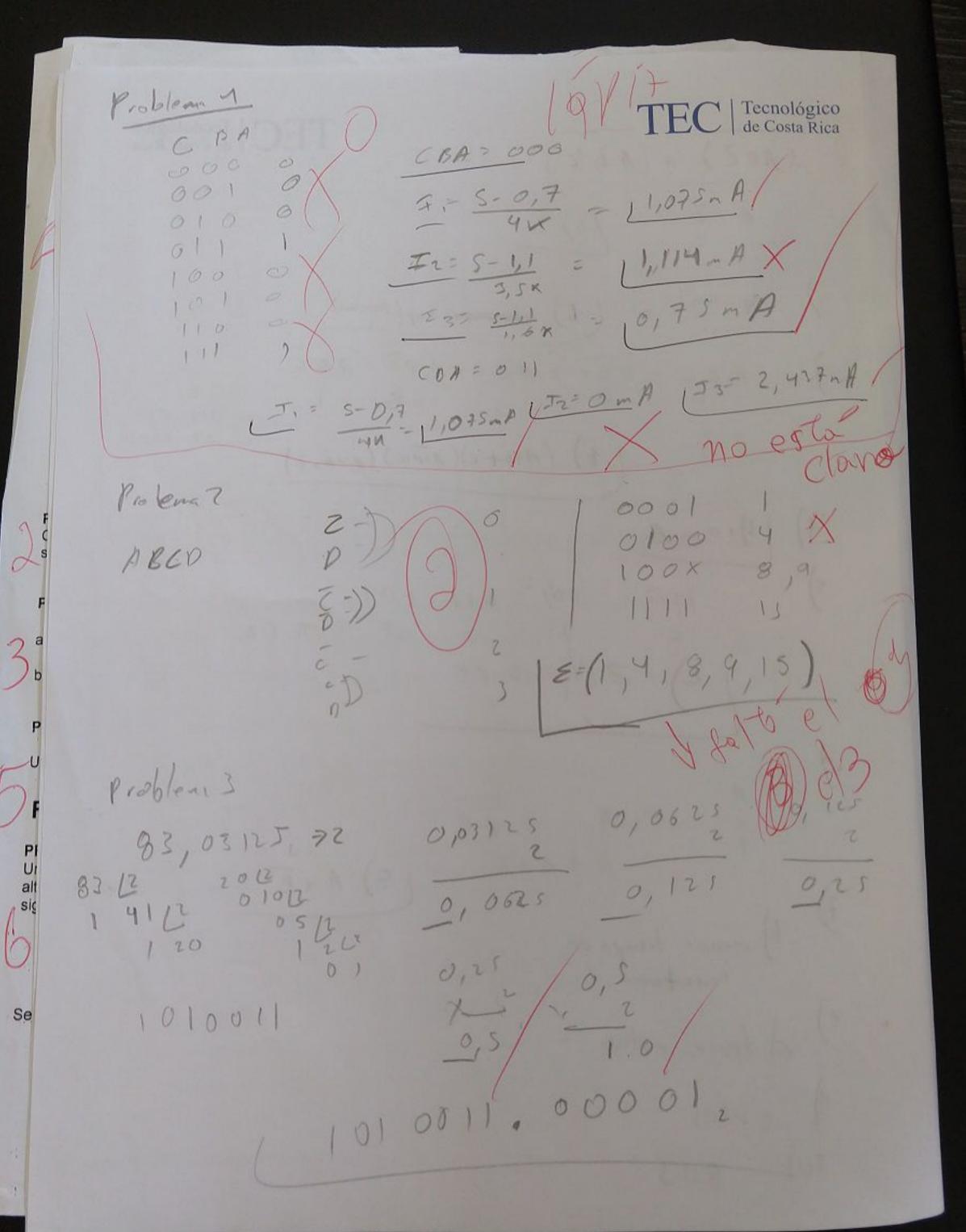
PROBLEMA No. 5 Diseño de circuitos combinacionales valor 12 puntos

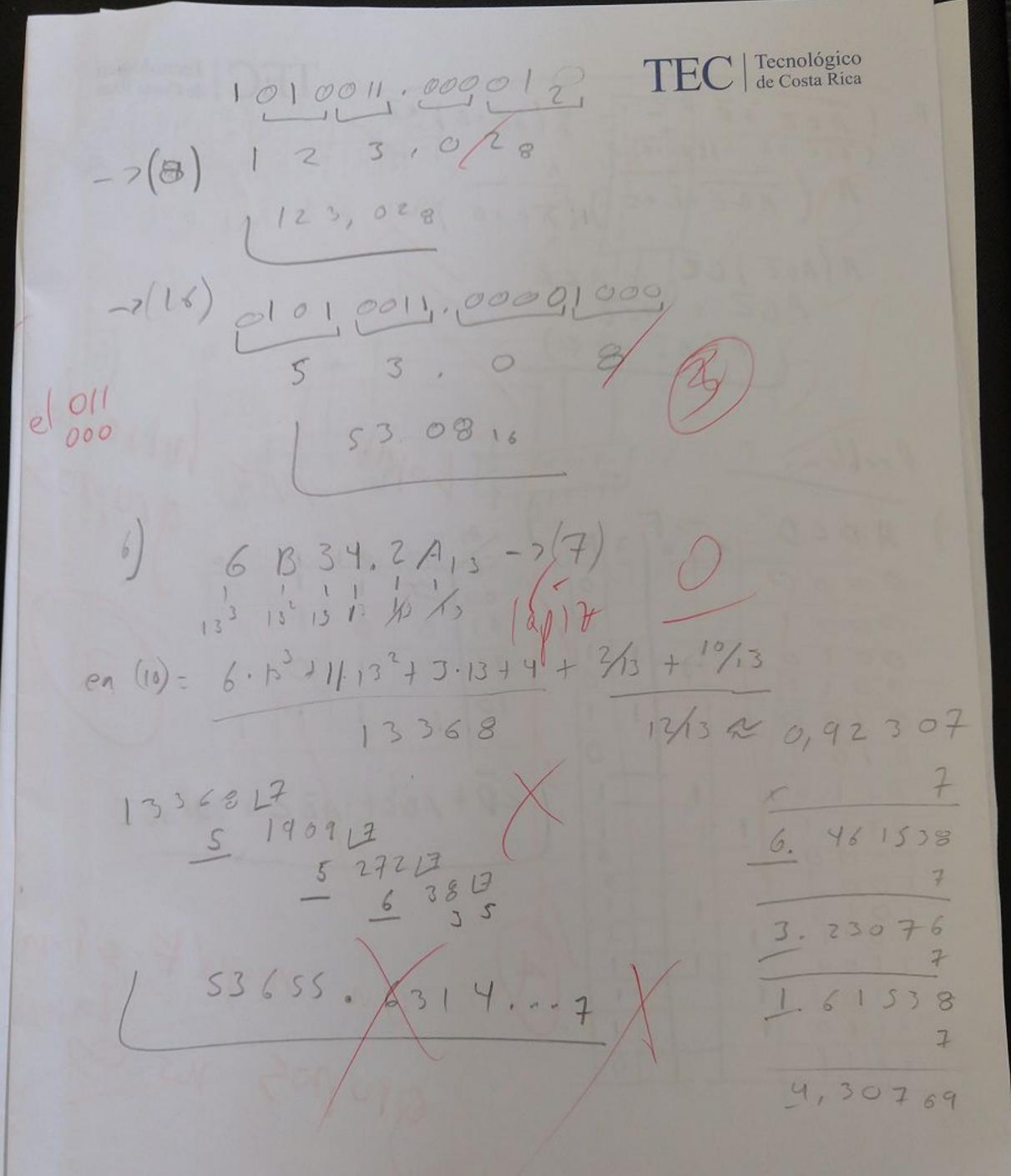
Un sistema electrónico posee 4 sensores A(MSB), B, C y D capaces de determinar el encendido de un motor de corriente alterna mediante una interface de potencia. Esta salida debe indicarse como F. El del motor se enciende aplicando las

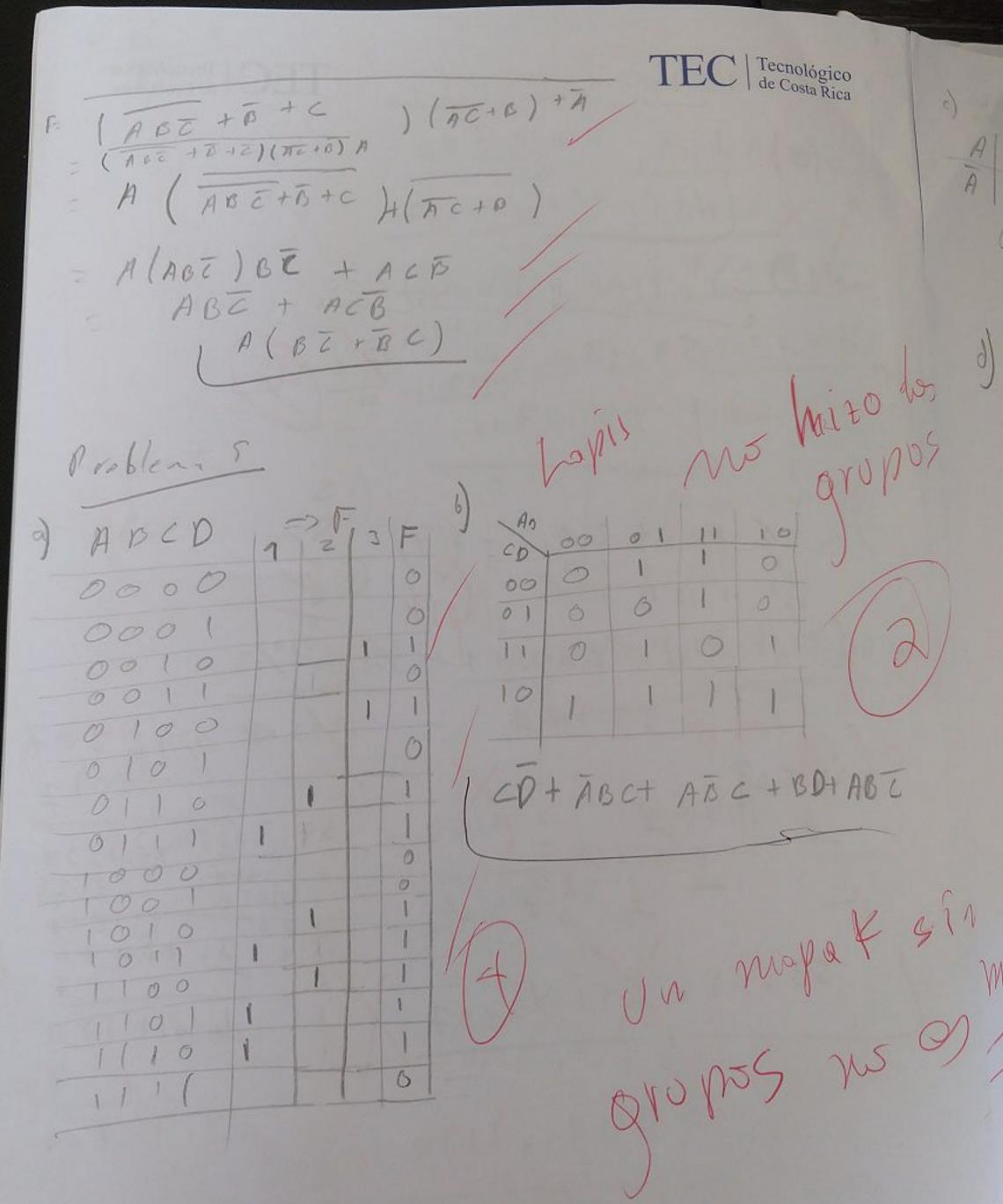
- Cuando hayan tres sensores activos
- Cuando hayan dos sensores activos siempre y cuando el número correspondiente en las entradas sea par
- 3. Cuando tres sensores no estén activos siempre y cuando C o B estén activos
- 4. Cualquier otra combinación no activa el motor y cero no es par

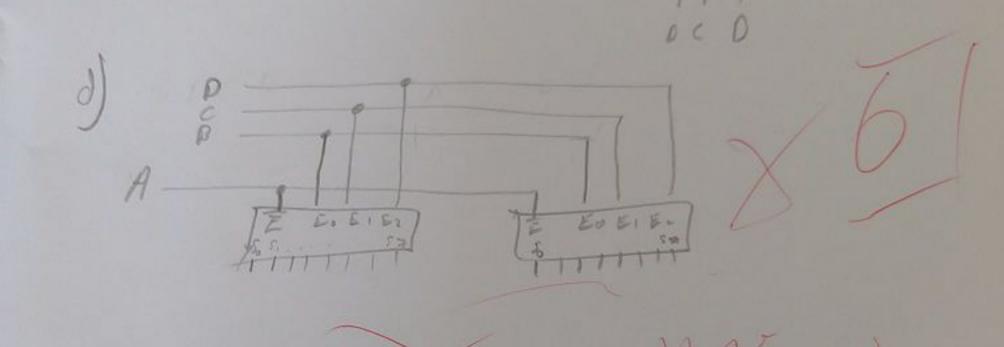
Se pide:

a.	La tabla de verdad	
b	La función F simplificada al máximo mediante mapa K.	4pts
C.	Implementar el circuito utilizza de Maximo mediante mapa K.	4pts
ď	Implementar el circuito utilizando MUX de 4:1 (forma elegante)	2pts
u,	Implementar el circuito usando decodificadores de 3:8	2pts









mofer