INSTITUTO TECNOLOGICO DE COSTA RICA INGENIERIA ELECTRONICA:
PROF. ING. JUAN CARLOS JIMENEZ
II-2018 TOTAL 38 PUNTOS
NOMBRE Jufet Genera Bienes

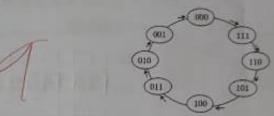
Il PARCIAL DE DISEÑO LÓGICO

TIEMPO PROBABLE 2.25 Horas FECHA: 30 de octubre de 2018

- 1 trabaje en forma clara y ordenada, numere la respuesta de cada problemir así como las hojas.
 2 debe aparecer el procedimiento seguido para solución de cada problema.
 3 debe utilizar lápiz de colores para identificar cada grupo en un mapa K.
 4 si escribe con lápiz de carbón, con letra llegible o incumple los puntos antenores, no hay derecho e

contadores valor 9 puntos PROBLEMA No. 1

Diseñar un circuito lógico secuencial sincrono para implementar con FFs. I-K el siguiente diagrama de estados:

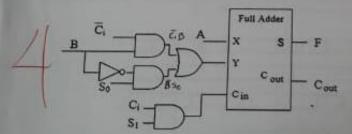


- a. Obtenga la tabla de estados completa
- b. Dibuje el circuito lógico correspondiente
- 2 pts.
- 7 pts.

PROBLEMA No. 2 ALU y circuitos aritméticos

valor 8 puntos

En la siguiente figura se muestra un segmento de una ALU que puede reaszar operaciones antméticas y lógicas al efegir las señales de control apropiadas. Indique en el espacio correspondiente la operación realizada de acuerdo con el valor de S_4 , S_1 , C_6 . Debe colocar 4 operaciones lógicas y 4 aritméticas. No interesa el tamaño de los datos para este problema.



SI	So	(C) = 0	C1 = 1
0	0	PKIRE	A /
0	1	AX	A+85
1	0	4+13/	A
1	1	A	A-B

PROBLEMA No. 3

circuitos MSI

valor 5 puntos >

Dibujar el circuito lógico para implementar la función lógica mostrada usando solo un MUX de 4:1 y algunas compuertas adicionales

 $Y = F(A,B,C,D) = \sum (2,3,5,6,8,9,12,15)$

3

- a realice la división en binario puro 10011101101 + 101 (con tres decimales)
- b. realice la operación en complemento a 2 118 94 con n#8

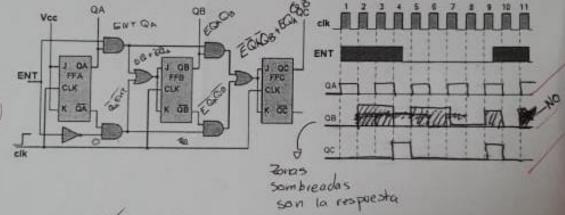
PROBLEMA No. 5

circuitos secuenciales

valor 6 puntos

Inicialmente el circuito se encuentra en estado borrado es decir todas las salidas Q son cero. El flip flop C corresponde al MSB

Dibuje el diagrama de tiempos en el espacio asignado y para 11 ciclos de reloj



PROBLEMA No. 6 FF valor 6 puntos

La señal "A" está vinculada a las entradas "D", "T" y "J" de cualquier flip-flop, D, T o JK, respectivamente. La señal "B" está vinculada a las entradas "K" de cualquier flip-flop JK, W1, W2 y W3 son las salidas Q de los FF según se detalla a continuación. La salida W1 corresponde a un FF JK disparado por flanco positivo. W2 corresponde a un FF T disparado por flanco negativo y finalmente W3 corresponde a un FF D activado por nivel alto. Dibuje en el espacio indicado el diagrama de tiempos para W1, W2 y W3

