INSTITUTO TECNOLOGICO DE COSTA RICA INGENIERIA ELECTRONICA PROF. ING. JUAN CARLOS JIMENEZ TOTAL 35 PUNTOS 1-2018 NOMBRE

II PARCIAL DE DISEÑO LÓGICO

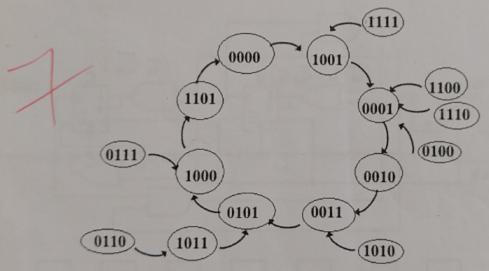
TIEMPO PROBABLE 2.25 Horas FECHA: 15 de mayo de 2018

Instrucciones:

- 1. trabaje en forma clara y ordenada, numere la respuesta de cada problema, así como las hojas.
- debe aparecer el procedimiento seguido para solución de cada problema
 debe utilizar lápiz de colores para identificar cada grupo en un mapa K
- 4. si escribe con lápiz de carbón, con letra ilegible o incumple los puntos anteriores, no hay derecho a reclamo

PROBLEMA No. 1 contadores y registros valor 10 puntos

Diseñar un circuito lógico secuencial síncrono para implementar con FFs. J-K el siguiente diagrama de estados:



- a. Obtenga la tabla de estados completa
- Dibuje el circuito lógico correspondiente

3 pts.

7 pts.

PROBLEMA No. 3 ALU y circuitos aritméticos valor 7 puntos

Diseñe una ALU que manipule datos de 2 bits cada uno. Los requerimientos son los siguientes:

- El diseño debe ser el más simplificado y ordenado posible.
- b. Las entradas binarias de 2 bits cada una son A y B
- c. las salidas deben ser las correspondientes a una ALU; puede usar bloques sumadores completos de 2 bits.
- debe indicar mediante etiquetas las entradas y salidas de los bloques usados
- las operaciones aritméticas deben generar la bandera de overflow

S180	F (aritméticas)	\$180	F (lógicas)
0 0	$(\overline{B} \operatorname{OR} A)$ plus 1	1 0	(A⊕B) OR 10
01	(AANDB) - 2	1 1	$\overline{\overline{A}B} \oplus \overline{B}$



PROBLEMA No. 3 operaciones aritméticas. Debe aparecer el procedimiento.

valor 6 puntos

a. realice la división en binario puro 1001110101 ÷ 110 (con tres decimales)

b. realice la resta en binario puro 1110110001 - 1001111011

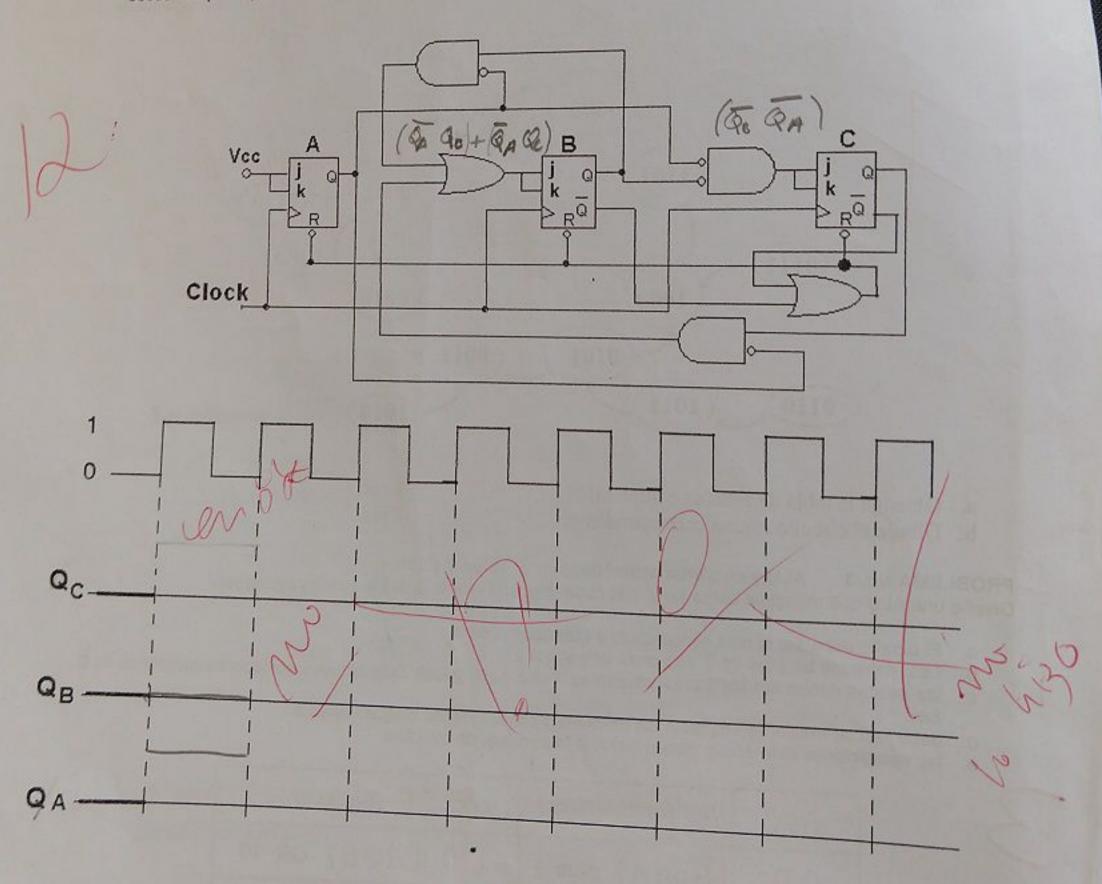
realice la operación en complemento a 2 229 - 114 con n=10

valor 12 puntos PROBLEMA No. 3

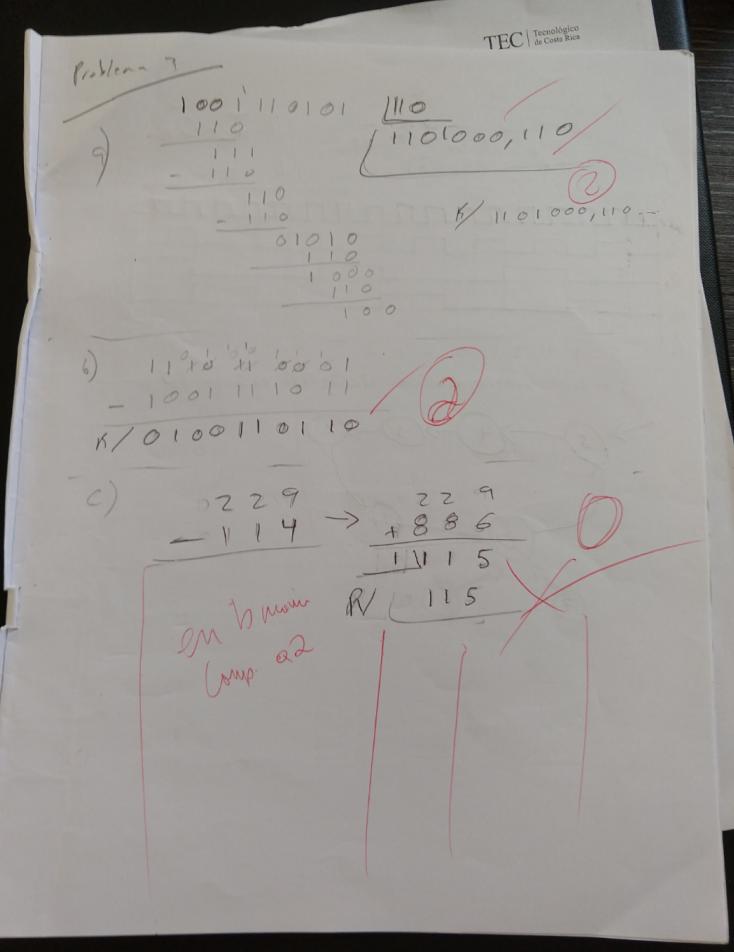
Inicialmente el circuito se encuentra en estado borrado es decir todas las salidas Q son cero. El flip flop C corresponde al MSB.

a- Dibuje el diagrama de tiempos en el espacio asignado y para 8 ciclos de reloj 8 pts b- Dibuje el diagrama de estados correspondiente incluyendo aquellos estados que no pertenecen a la

secuencia pero que eventualmente se podrían dar.



Probleme BI Bo Cout 00 Confexus Cout 5, 50 5. Qc QB



Probleme 4 Jro- (GA QO)+(GA QC) | R: GC+QB Jro- (QOQA) 12.7.4.5.6.7.8.9. | R= QQC QA Do Qc siendoel numero igual a QCQBQA en Base LO

Q

QB