# 组成原理实验课程第\_\_次实报告

实验名称	寄存器堆实现			班级	张金老师班
学生姓名	蒋薇	学号	2110957	指导老师	董前琨
实验地点	实验楼 A306		实验时间	2023.4.10	

#### 1、 实验目的

(见指导手册)

- 1. 熟悉并掌握 MIPS 计算机中寄存器堆的原理和设计方法。
- 2. 初步了解 MIPS 指令结构和源操作数/目的操作数的概念。
- 3. 熟悉并运用 verilog 语言进行电路设计。
- 4. 为后续设计 cpu 的实验打下基础。

## 2、 实验内容说明

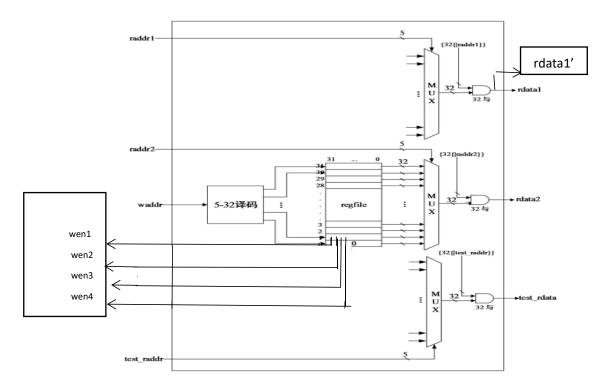
扫描出寄存器堆里的所有寄存器的值显示在 LCD 触摸屏上

- 1. 学习 MIPS 计算机中寄存器堆的设计及原理,如:有多少个寄存器,有无特殊设置的寄存器,mips 指令如何去索引寄存器的等。
- 2. 将以上设计作为一个单独的模块,设计一个外围模块去调用该模块。外围模块中需调用封装好的 LCD 触摸屏模块,显示寄存器堆的读写端口地址和数据,最好能扫描出所有寄存器的值显示在 LCD 触摸屏上,并且需要利用触摸功能输入寄存器堆的读写地址和写数据。

(概述本次实验要做什么,参见实验要求)

## 3、 实验原理图

(画图并简要说明)



#### 4、 实验步骤

```
if(wen1[0])
Ė
        begin
           rf[waddr] <= wdata[7:0];
        if(wen1[1])
        begin
           rf[waddr] <= wdata[15:8];
        end
₽
        if(wen1[2])
        begin
           rf[waddr] <= wdata[23:16];
\Diamond
         if(wen1[3])
         begin
         rf[waddr] <= wdata[31:24];
```

修改使用 4 位 wen 控制信号,对应写入 wdata 的四个字节;



使用 2 位 ren 控制信号,控制读出数据的高 16 位和低 16 位.

(分布介绍依次完成了哪些代码修改,从而实现了什么样的功能)

#### 5、 实验结果分析

(仿真结果截图或者实验箱运行结果拍照,注意需要对实验结果进行分析,输入是什么,输出是什么,结果是什么,是否验证了正确性)

按照实验要求,使用八个拨码开关,wen 用了 4 个,ren 用了 2 个,input\_sel 用了 2 个;

实验上箱如图:



该实验箱结果为向寄存器 reg02 写入数据 0FFFFFF; 读寄存器 reg02,数据为 0FFFFFF; 读寄存器 reg13,数据为 00000000



该实验箱结果为向寄存器 reg02 写入数据 11111111;向寄存器 reg08 写入数据 22222222;

读寄存器 reg02,数据为 11111111;读寄存器 reg08,数据为 22222222

## 6、 总结感想

(说说本次实验的总结感想)

MIPS 的寄存器堆中,0 地 址 的 寄 存 器 ( 即 R0 , 汇 编 符 号 0 地址的寄存器 (即 R0 , 汇编符号 0 地址的寄存器 (即 R0 , 汇编符号 E zero) 中始终存储常数 E0 , 对 E0 的读操作,直接返回常数 E0 ; 且不允许对 E0 执行写操作。

定义一个 reg 型数组 REG\_Files 来充当寄存器堆,此数组共有 32 个元素,每一个元素的大小为 32 个二进制位。在 initial 块中,用 for 循环对寄存器堆的内容初始化为 0。当时钟信号 clk 上跳沿时触发 always 语句的执行,如果写使能信号 wen 为 1,则把数据写入寄存器堆中。因为是异步读,所以只要是输入寄存器的地址,应能够立刻得到寄存器的内容。用 assign 语句对读数据的输出端口 rdata1 和 rdata2 进行赋值,其中,数组的下

标相当于寄存器的地址,因此可以写成 REG\_Files[raddr1] 这种形式。最后一个 assign 语句是上板验证时用到的,用 test\_data 来向显示屏传送数据。

注意: 1、班级用任课老师姓名表示,分别是李涛老师、张金老师。

2、实验报告提交的文件名为"学号\_姓名\_组成原理第一次实验.pdf",注意要导出成 pdf 文件。