Студент: Исмаилов М.Р. ИУ4-52Б

Семинар №2-3

Дополнительные параметры классов точности:

 Δd — <u>отклонение диаметра отверстий</u>

 ${f q}-{\underline{{\bf m}}}$ ирина ореола, скола в зависимости от толщины материала основания и класс точности $\Pi\Pi$

 T_d — позиционный допуск расположения осей отверстий

То – позиционный допуск расположения центров контактных площадок (КП)

k – наименьшее расстояние от ореола, скола, до соседнего элемента проводящего рисунка, которое должно быть не менее 0,3 мм для 1- и 2-го класса точности ПП; 0,15 мм – для 3- и 4-го класса точности ПП; 0,1 мм – для 5-го класса точности ПП

Определение установочной площади:

$$S = 3150 \text{ mm}^2$$

Габаритные размеры платы: Lx = 120 мм, Ly = 100 мм

Определение длины электрических связей:

$$L = \beta (Lx+Ly) \Sigma n_{\text{bbib}} \qquad \beta = 0.06$$

β – коэффициент пропорциональности, учитывающий влияние ширины и шага проводников, эффективности трассировки, форм корпуса ИМС и монтажного поля.

$$L = 0.06 * (120+100) * 58 = 765.6 \text{ mm}$$

Определение количества логических слоев платы:

$$n_{\text{лог}} = L*ln/(Lx*Ly*\eta_{\text{тр}})$$

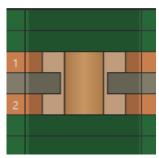
In — <u>частное от деления шага координатной сетки или основного шага</u> размещения ЭРИ на любое целое число

 $\eta_{\text{тр}} - \underline{\text{коэффициент эффективности трассировки (примем <math>\eta_{\text{тр}} = 0.95$)

$$n_{\text{nor}} = 765,6 * 0,5 / (120 * 100 * 0,95) \approx 2$$

Эскиз слоев печатной платы:

Паяльная маска
Сигнальный слой
Ядро
Ядро
Сигнальный слой
Паяльная маска



Определение толщины печатной платы:

$$H\Pi = \Sigma Hc + (0.9 \div 1.2) \Sigma H\Pi p + \Sigma H_{3}$$

Материал слоев: <u>СФ 2-18 Γ -2</u> Hc = 0,018 мм;

 $H_{9} - \underline{\text{толщина экранных слоёв}} H_{9} = \underline{0} \text{ мм};$

 $Hпр - \underline{толщина} \ \underline{прокладок} \ \underline{стеклоткани} \ H = \underline{2} \ \underline{мм};$

 $H\pi = 2,036 \text{ mm}$

Допуск на толщину МПП: ± 0.3 мм

Определение диаметров отверстий:

Переходные отверстия: $d_0 = H\pi^*\gamma = \underline{0,5}$ мм

Монтажные отверстия: $d = d_9 + r + |\Delta d_{HO}| = 1 + 0.2 + 0.1 = 1.3$ мм

r = 0.2 MM

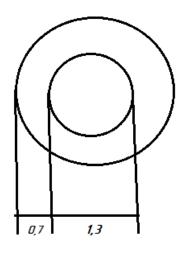
 ${f r}$ — разность между номинальным значением диаметра отверстия и максимальным диаметром вывода устанавливаемого ЭРИ

Определение диаметров контактных площадок:

$$D = (d + \Delta d_{BO}) + 2b + \Delta t_{BO} + 2\Delta d_{TP} + (T_d^2 + T_D^2 + \Delta t_{HO}^2)^{1/2} =$$

$$1.3 + 0.1 + 0.03 + (0.01 + 0.0025 + 0.0009)^{1/2} = 1.55 \text{ mm}$$

Эскиз:



Расчет узких мест:

Расстояние от края платы до элементов проводящего рисунка:

$$Q_1 = H\pi = 2,036 \text{ MM}$$

Расстояние от края неметаллизированного отверстия, паза, выреза до элементов проводящего рисунка:

$$\begin{aligned} Q_2 &= q + k + 0.5 (T_d{}^2 + T_D{}^2 + \Delta t_{\text{Bo}}{}^2)^{1/2} = \underline{0.5 + 0.15 + 0.5 * (0.01 + 0.0025 + 0.0009)^{1/2}} \\ &= 0.707 \text{ mm} \end{aligned}$$