

# LES FONDAMENTAUX DE L'ÉLECTRONIQUE

présenté par

Hamadi Camara





Choisis ton prochain...



### Morning Quiz 1/2

- (1) Qu'est-ce qu'un objet connecté? un exemple?
- (2) Qu'est-ce que la domotique?
- (3) Quelle la différence entre supervision et monitoring?
- (4) Différence entre copyright vs copyleft?
- (5) Différence entre microcontrôleur et microprocesseur?
- (6) Quelle la différence entre un gyroscope et un accéléromètre?
- (7) C'est quoi un logiciel Open Source?
- (8) Qu'appelle-t-on sketch?



### Moning Quiz 2/2

- (9) Qu'est-ce que le machine learning?
- (10) Comment fonctionne le machine learning?
- (11) Quelles sont les applications du machine learning?
- (12) Qu'est ce que le terme «big data» signifie?
- (13) En quoi le Big Data est-il utile?
- (14) Qu'est-ce que le Bluetooth Low Energy (BLE)?
- (15) Quels sont les 4 libertés de l'open source?
- (16) La notion d'open hardware en électronique existe-t-elle ? si oui donner deux exemples.



# AGENDA

- X Bases de l'électronique
- Introduction composants électroniques
- X Introduction à l'électronique numérique
- X Introduction à l'électronique numérique combinatoire
- X Introduction LPWAN
- X Séance de Travaux Dirigés (TD)
- Point synchro: Projet IoT



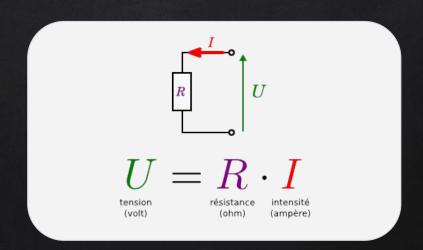


Lois - Diviseur de tension



#### X Loi d'Ohm

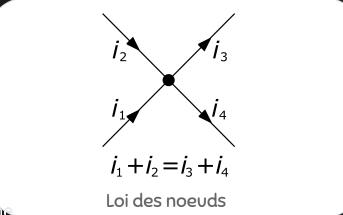
La loi d'Ohm est une des plus importantes relations en électronique. La formule résultante permet de relier le courant, la tension et la valeur d'une résistance électronique.

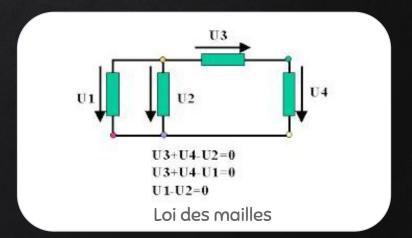




### X Lois de Kirchhoff (loi des noeuds et loi des mailles)

Les lois de Kirchhoff ne sont autres que la loi des noeuds et la loi des mailles. Ces 2 lois sont simples à comprendre et font parties des notions d'électronique indispensables. Elles aident en partie à calculer les tensions et les courants dans un circuit électrique.

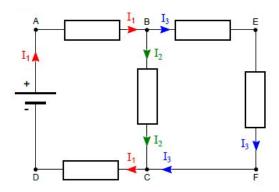




X Loi des noeuds : Principe

La loi traduit la conservation de la charge électrique.

La somme des courants qui arrivent sur un noeud est égale à la somme des courants qui en repart.

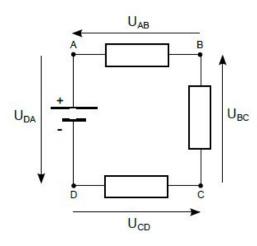


$$I_1 = I_2 + I_3$$



X Loi des mailles: Principe

La somme des tensions au sein d'une maille est égale à zéro.

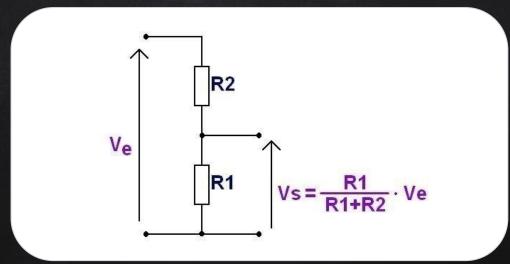


$$U_{AB} + U_{BC} + U_{CD} + U_{DA} = 0$$



#### X Diviseur de tension

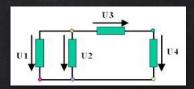
Le pont diviseur de tension est une notion importante de l'électronique. Facile à comprendre, cette notion s'applique le plus souvent lorsqu'il y a deux résistances en série. Cela permet de calculer rapidement une différence de potentiel aux bornes d'une des résistances.



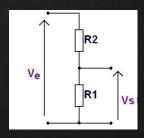


### MINI QUIZ

- (1) Quelle est la relation mathématique de la loi d'Ohm?
- (2) Quelles sont les lois de kirchhoff?
- (3) Appliquer la lois des mailles sur le montage suivant :



(4) Calculer VS en utilisant la méthode du diviseur tension







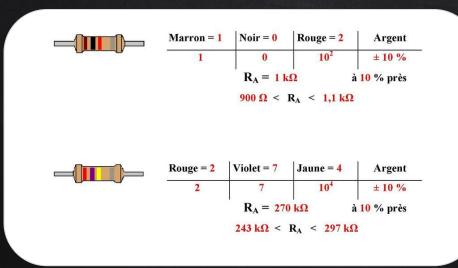
# Introduction composants électroniques

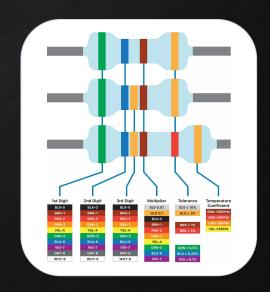


### Introduction composants électroniques

### Électroniques analogiques : Résistance

Une résistance est un composant électronique ou électrique dont la principale caractéristique est d'opposer une plus ou moins grande résistance (mesurée en ohms) à la circulation du courant électrique.



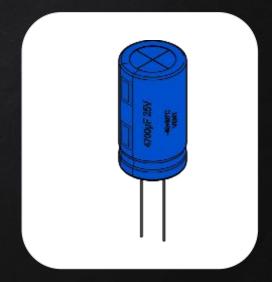


## Introduction composants électroniques

### Électroniques analogiques : Condensateur

Le condensateur est un composant en électronique qui à la particularité de pouvoir stocker de l'énergie lorsqu'il est soumis à une tension. Ce composant est primordial dans le domaine de l'électricité, il est presque aussi fréquent que la résistance.



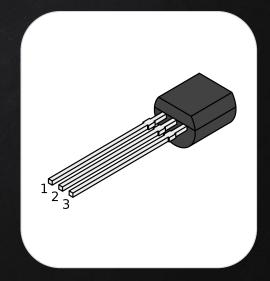


### Introduction composants électroniques

### Électroniques analogiques : Transistor

Le transistor est le composant électronique actif essentiel en électronique utilisé essentiellement comme interrupteur commandé, mais également pour stabiliser une tension, moduler un signal mais aussi de nombreuses autres utilisations.







# Introduction à l' ÉLECTRONIQUE NUMÉRIQUE



# Introduction l'électronique Numérique

#### Circuits combinatoires:

- C'EST L'ABSENCE DE MÉMOIRE QUI CARACTÉRISE LES CIRCUITS COMBINATOIRES
- LES SORTIES SONT UNE FONCTION COMBINATOIRE DES ENTRÉES: S=F(E)
- À UNE CONFIGURATION DES ENTRÉES CORRESPOND UNE CONFIGURATION UNIQUE DES SORTIES

### Circuits séquentiels:

- · LES SORTIES SONT FONCTIONS DES ENTRÉES MAIS AUSSI DE L'ÉTAT INTERNE DU SYSTÈME
- À UNE CONFIGURATION DES ENTRÉES PEUT

  CORRESPONDRE PLUSIEURS CONFIGURATIONS DES SORTIES
- · L'ÉTAT INTERNE DU SYSTÈME EST UNE TRACE DU PASSÉ DU SYSTÈME NUMÉRIQUE.



### X L'algèbre de Boole

L'algèbre de Boole, ou calcul booléen, est la partie des mathématiques qui s'intéresse aux opérations et aux fonctions sur les variables logiques. Elle fut inventée par le mathématicien britannique George Boole. Aujourd'hui, l'algèbre de Boole trouve de nombreuses applications en informatique et dans la conception des circuits électroniques.

#### Il existe 2 types de logique :

- La logique « positive » : le oui est représenté par un 1, et le non par un 0.
- La logique « négative » : le oui est représenté par un 0, et le non par un 1.

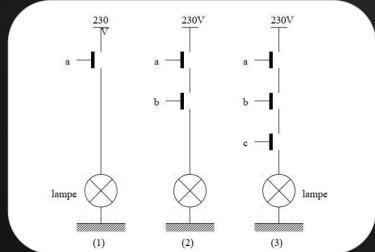


### X Fonction booléenne (ou logique)

On appelle fonction booléenne une fonction définie sur 2^n combinaisons de n variables logiques.

- Une fonction logique est donc une fonction de n variables logiques,
- Une fonction logique peut prendre en sortie 2 valeurs notées 0 et 1.

#### Exemple:



La lampe possède 2 états : allumée -1-, ou éteinte -0-. Cet état est fonction de la position -ouvert 0 ou fermé 1des différents interrupteurs, a, b et c.

- Les interrupteurs sont les variables logiques. Il y a donc 1 variable dans (1), 2 variables dans (2), ou 3 variables dans (3).
- le résultat de la fonction logique est l'état de la lampe, qui possède bien 2 valeurs : allumée -1- ou éteinte -0-.



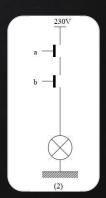
#### X Table de vérité

Une fonction logique peut être représentée par une table donnant pour toutes les combinaisons des états des variables, l'état correspondant de la fonction. Elle comporte 2^n lignes -ou n est le nombre de variable, dans l'ordre binaire naturel.

- Cette table est appelée table de vérité. Cette table peut être totalement définie, c'est-à-dire que l'état de la sortie est parfaitement connue en fonction des variables d'entrées,
- incomplètement définie, c'est-à-dire qu'il existe des états de sortie dits indéterminés, ils traduisent en générale une impossibilité physique. Ils sont notés X dans la table de vérité.

#### Exemple:

- nombre de variable logique : 1
- nombre combinaison pour la fonction de sortie :  $2^2 = 4$  états possibles.
- table de vérité :

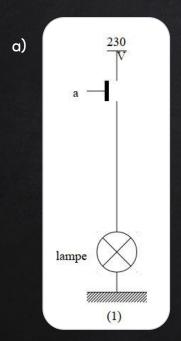


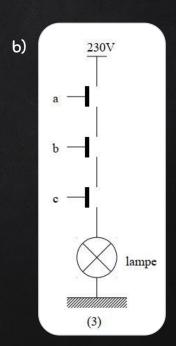
а	Ь	f
0	0	0
0	1	0
1	0	0
1	1	1



#### **X** Exercice

Déterminer les tables de vérités des fonctions booléenne suivantes :







X Règles de l'algèbre de Boole

Loi	Opérateur ET	Opérateur OU	
Identité	1. A=A	0+A=A	
Nullité	0. A=0	1+A=1	
Associativité	(A.B).C=A. (B.C)	(A+B)+C=A+ (B+C)	
Commutativité	A.B=B.A	A+B=B+A	
Distributivité	A. (B+C)=A.B+A.C		
Idempotence	A.A=A	A+A=A	
Inversion	A.Ā=0	A+A=1	
Absorption	A. (A+B)=A	A+A.B=A	
Loi de Morgan	(A.B)=A+B	(A+B)=A.B	



X Exercices : réduire les équations suivantes

$$F_{1} = a.(a+b)$$

$$F_{2} = (a+b).(a+b)$$

$$F_{3} = a.b + c + c.(a+b)$$

$$F_{4} = (x.y+z).(x+y).z$$

$$F_{5} = (x+y).z + x.(y+z) + y$$

$$F_{6} = (a+b+c).(a+b+c) + a.b + b.c$$

$$F_{7} = a + a.b.c + a.b.c + a.b + a.d + a.d$$

$$F_{8} = a + a.b + a.b.c + a.b.c.d + a.b.c.d.e$$

$$F_{9} = (a+b).(a+b.c) + a.b + a.c$$





# ÉLECTRONIQUE NUMÉRIQUE COMBINATOIRE

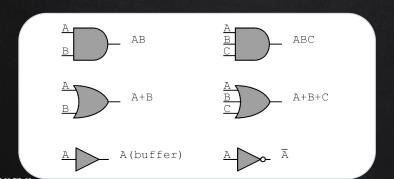
Portes logiques - Circuits combinatoires



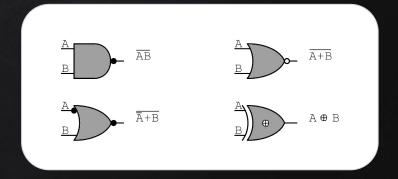
### X Portes logiques

En électronique digitale, les opérations logiques sont effectuées par des portes logiques. Ce sont des circuits qui combinent les signaux logiques présentés à leurs entrées sous forme de tensions. On aura par exemple 5V pour représenter l'état logique 1 et 0V pour représenter l'état 0.

#### LES FONCTIONS DE BASES

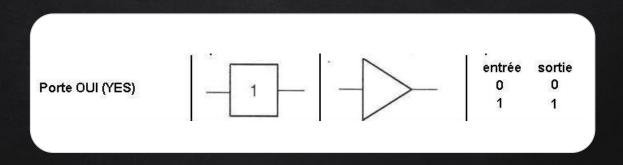


#### COMBINAISONS DES FONCTIONS DE BASES



#### X Porte YES

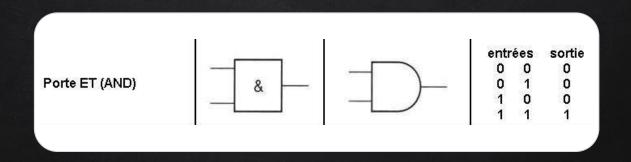
L'état de la sortie est égal à l'état de l'entrée, cette fonction ne présente par d'intérêt d'un point de vue logique mais peut être utile d'un point de vue technologique.





#### Porte AND

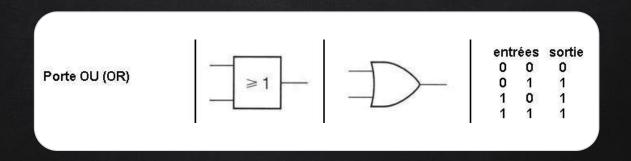
La sortie est à l'état 1 si les deux entrées sont simultanément à l'état 1.





#### X Porte OR

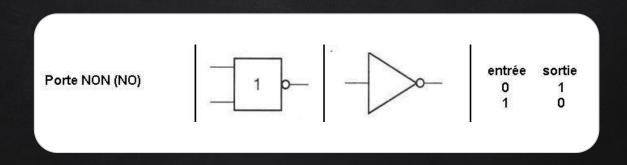
La sortie est à l'état 1 si au moins une des entrées est à l'état 1.





#### X Porte NOT

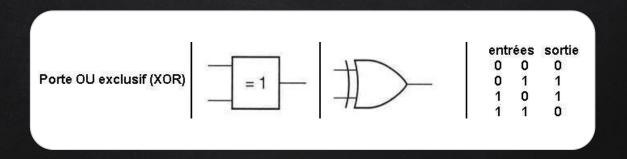
L'état logique de la sortie est le complément de celui de l'entrée.





### Porte XOR ( OR EXCLUSIF)

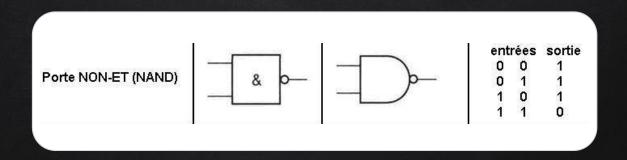
La sortie est à l'état 1 si une et une seule des entrée est à 1.





### X Porte NAND

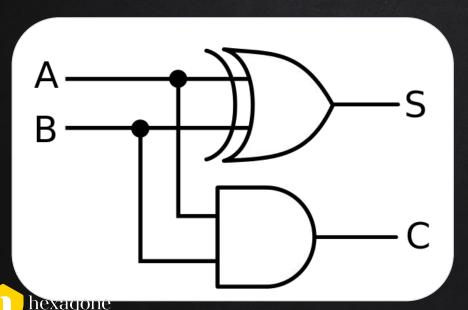
La sortie est à l'état 1 si les deux entrées ne sont simultanément à l'état 1.





### X Démi-Additionneur

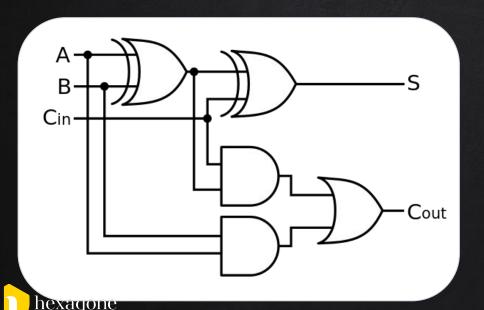
Le demi additionneur est un circuit combinatoire qui permet de réaliser la somme arithmétique de deux nombres A et B chacun sur un bit.



Α	В	S	С
0	0	0	0
0	1	1	0
1	0	1	0
1	1	1	1

### X Additionneur complet

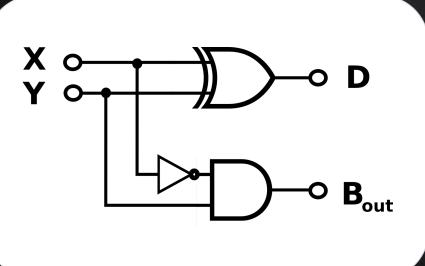
Un additionneur complet nécessite une entrée supplémentaire : une retenue. L'intérêt de celle-ci est de permettre le chaînage des circuits.



Α	В	Cin	S	Cout
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

#### **X** Demi-Soustracteur

Le demi soustracteur est un circuit combinatoire qui permet de réaliser la soustraction arithmétique de deux nombres A et B chacun sur un bit.



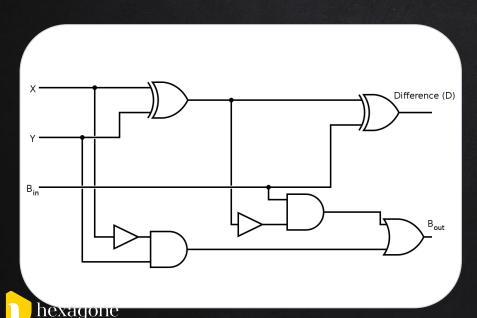
X	Υ	D	Bout
0	0	0	0
0	1	1	1
1	0	1	0
1	1	0	0



### X Soustracteur complet

Le soustracteur complet est un circuit combinatoire qui est utilisé pour effectuer la soustraction de trois bits d'entrée : le minuend , le subtrahend et l'emprunt in .







# INTRODUCTION LPWAN



#### LPWAN: LOW POWER WIDE AREA NETWORK



Long Range

**Low Power** 

Low Data Rate



## DIFFÉRENTES SOLUTIONS





NB-loT





## Focus sur Lora



5 à 20km



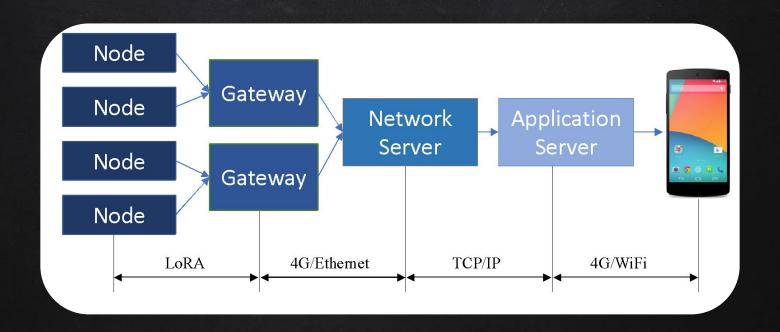
50 kbps



10 years



#### Focus sur Lora





### TABLEAU DE COMPARAISON

	SigFox	LoRa	NB-IoT	еМТС
Frequency band	Sub-GHz unlicensed frequency band	Sub-GHz unlicensed frequency band	Mainly sub-GHz licensed frequency band	Sub-GHz licensed frequency band
Transmission rate	100 bit/s	0.3–5 kbit/s	< 250 kbit/s	< 1 Mbit/s
Typical distance	1–50 km	1–20 km	1–20 km	2 km
Typical application	Smart home appliances, smart electricity meter, mobile healthcare, remote monitoring, and retail	Smart agriculture, intelligent building, and logistics tracking	Water meter, parking, pet tracking, garbage disposal, smoke alarm, and retail devices	Shared bicycle, pet collar, POS, and smart elevator

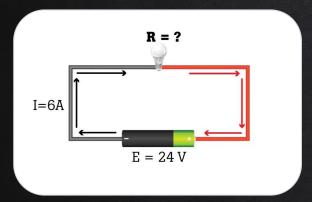




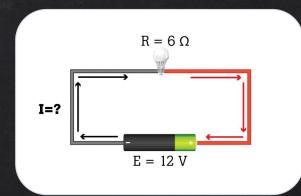
# SÉANCE TD



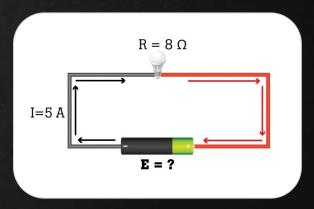
#### Exercice 1



Quiz 1: Quel est la résistance créée par l'ampoule ?



Quiz 2 : Quel est le courant du circuit ?

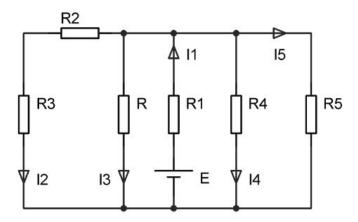


Quiz 3 : Quel est la tension du circuit ?



#### Exercice 2

Soit le circuit suivant :



On donne:  $R_1$ = 1k $\Omega$  ,  $R_2$ = 2k $\Omega$  ,  $R_3$ = 4k $\Omega$  ,  $R_4$ = $R_5$ =3k $\Omega$  ; a tension aux bornes de la résistance  $R_2$  ,  $U_{R2}$ = 4v , et le courant  $I_3$ = 4mA . Calculer E et R



#### Exercice 3

#### Tables de vérité

Ecrire la table de vérité des fonctions logiques à deux variables a et b

- Ou exclusif (a différent de b)
- Egalité (a ≡ b)
- Plus grand (a > b)
- Plus petit (a < b)
- Plus grand ou égal (a ≥ b)
- Plus petit ou égal  $(a \le b)$

Vérifier à l'aide de la table de vérité que a xor  $b = a\overline{b} + \overline{a}b = (a+b)(\overline{a}+\overline{b})$ a egal  $b = ab + \overline{a}\overline{b} = (a+\overline{b})(\overline{a}+b)$ 

#### Relations fondamentales de la logique

Démontrer algébriquement les égalités suivantes :

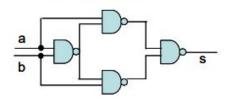
$$a + \overline{a}b = a + b$$

$$ab + a\overline{b}c = ab + ac$$

$$ab + \overline{a}c + bc = ab + \overline{a}c$$

#### Circuits

Donner la fonction logique correspondant au circuit de la Figure 1.







## PROJET IOT

Point synchro...





des questions?

hamadi.camara@ecole-hexagone.com

