

ARCHITETTURE DI CALCOLO LEZIONE 19

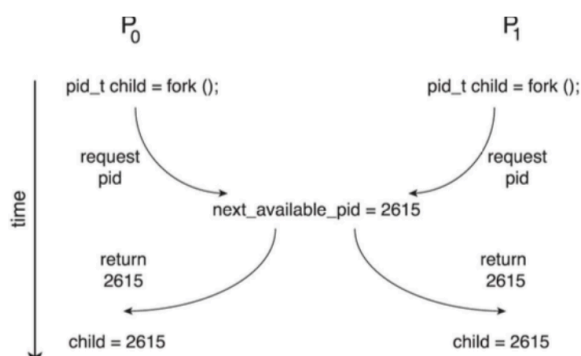
Race condition, sezione critica e algoritmi - Esercizi

RACE CONDITION

Letteralmente "condizione che si verifica in corsa": situazione in cui più processi accedono e manipolano dati condivisi in modo concorrente e il valore finale dei dati condivisi dipende dall'ordine con cui sono avvenuti gli accessi. Può portare ad inconsistenza.

Per eliminare le race condition, i processi concorrenti devono essere sincronizzati in modo che la manipolazione delle variabili condivise sia consentita ad un solo processo alla volta.

Un esempio di race condition lo si trova nella funzione di `fork()` durante la creazione sincrona di processi figli da parte di due processi padre. In particolare, alla creazione di un processo figlio segue l'assegnazione di un identificatore (pid) che deve essere univoco: senza sincronizzazione, lo stesso pid potrebbe essere assegnato a due processi diversi.



La race condition può verificarsi nella cosiddetta sezione critica, un segmento di codice nel quale i dati condivisi vengono acceduti e modificati da più processi. La soluzione è l'esecuzione delle sezioni critiche da parte dei processi in modo mutuamente esclusivo nel tempo: solo un processo per volta può accedere alla sezione critica.

Una soluzione al problema dell'accesso sincrono alla sezione critica deve soddisfare i seguenti requisiti:

- **Mutua esclusione (ME):** Se il processo P_i è in esecuzione nella sua sezione critica, nessun altro processo può essere in esecuzione nella propria sezione critica.
- **Progresso (P):** Se nessun processo è in esecuzione nella propria sezione critica, allora soltanto i processi che cercano di entrare nella sezione critica possono partecipare alla decisione di chi entrerà nella propria sezione critica, e questa decisione deve avvenire in un tempo finito.
- **Attesa limitata (AL):** Deve esistere un limite nel numero di volte che altri processi sono autorizzati ad entrare nelle rispettive sezioni critiche dopo che un processo P_i ha fatto richiesta di entrare nella propria sezione critica e prima che quella richiesta sia soddisfatta.
 - Si assume che ogni processo esegua a velocità non nulla.
 - Non è possibile fare assunzioni sulla velocità relativa degli N processi.

Vedremo diverse applicazioni di soluzioni del problema della sezione critica, ma tutte prevedono:

- **While True**
- **Entry section:** parte di codice che esegue prima di entrare nella sezione critica

- **Sezione critica:** porzione di codice in cui si modificano le variabili condivise.
- **Exit section:** parte di codice in cui si dichiara l'uscita del programma dalla sezione critica.
- **Sezione non critica:** parte in cui il programma lavora su variabili non condivise.

□ Insieme di processi P_0, P_1, \dots :

□ Struttura generale del processo P_i :



□ I processi possono far uso di variabili condivise per sincronizzare le loro azioni.

Soluzioni software

- Si considerano solo due processi P_0, P_1
 - Algoritmi di Dijkstra (Algoritmo 1 e Algoritmo 2)
 - Algoritmo di Peterson
- Considera n-processi P_0, P_1, \dots, P_{n-1}
 - Algoritmo di Lamport

Soluzioni con API software

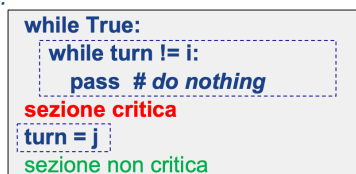
- Lock mutex (o Mutex)
- Semafori
- Monitor

ALGORITMO 1 DI DIJKSTRA

■ Variabili condivise tra i due processi P_0 e P_1 :

- Una variabile intera *turn*;
- Inizialmente *turn* = 1
- Quando *turn* = *i* $\Rightarrow P_i$ può entrare in esecuzione nella propria sezione critica

■ Processo P_i :



■ Non soddisfa il requisito del **Progresso** (richiede una stretta alternanza dei processi). Infatti il **Progresso** implica che se nessun processo è nella sezione critica l'accesso alla sezione critica deve essere consentito.

P0

while True:

```

while turn != 0:
    pass
    <sezione critica>
    turn = 1
    ...
  
```

P1

while True:

```

while turn != 1:
    pass
    <sezione critica>
    turn = 0
    ...
  
```

Questo primo algoritmo prevede nella entry section un ciclo while che permette, tramite una variabile condivisa *turn*, di indicare il turno del processo da eseguire: fintanto che il *turn* è 1 ha accesso alla sezione critica il processo 1 e si mantiene il processo 0 in waiting; viceversa per *turn*=0.

Può capitare che il processo 0 voglia accedere ma, non essendo in esecuzione il processo 1, il turno del processo 0 non può avvenire tempestivamente: se la simmetria tra processi non è rispettata allora non viene soddisfatto il requisito del Progresso. Vale solo per 2 processi, non funziona con più processi.

ALGORITMO 2 DI DIJKSTRA

■ Variabili condivise:

- `flag = [False] * 2` # Inizialmente `flag[0]` e `flag[1]` sono False.
- Quando `flag[i] == True` $\Rightarrow P_i$ è pronto ad entrare nella sua sezione critica

■ Processo P_i :

```
while True:
    flag[i] = True
    while flag[j]:
        pass // no-op
    sezione critica
    flag[i] = False
    sezione non critica
```

I processi possono entrare in un loop infinito quando ai due flag viene assegnato il valore True.

P0

```
while True:
    flag[0] = true
    while flag[1]:
        pass
    <sezione critica>
    flag[0] = False
```

P1

```
while True:
    flag[1] = true
    while flag[0]:
        pass
    <sezione critica>
    flag[1] = False
```

Cerca di risolvere il problema del primo algoritmo tramite inserimento di una variabile condivisa (una per ogni processo, solo 2 processi) detta `flag` contenente un booleano; quando `flag[i] == True` allora il processo i -esimo è pronto ad entrare nella sua sezione critica.

Il problema di tale algoritmo sta nel fatto che se i due processi vogliono entrare contemporaneamente si verifica un deadlock, situazione in cui ogni processo è in attesa di un evento da parte di un altro processo che, a sua volta, attende un evento dell'altro processo, creando un ciclo infinito (viene killato il programma).

ALGORITMO DI PETERSON

■ Usa le variabili condivise degli algoritmi 1 e 2.

■ Processo P_i :

```
while True:
    flag[i] = True
    turn = j
    while flag[j] and turn == j:
        pass
    sezione critica
    flag[i] = false
    sezione non critica
```

L'array `flag` si usa per indicare se un processo è pronto ad entrare nella propria sezione critica

La variabile `turn` indica il processo che è «di turno» per accedere alla sezione critica

P_i assegna innanzitutto a `flag[i]` il valore true; quindi attribuisce a `turn` il valore j , conferendo così all'altro processo la facoltà di entrare nella sezione critica.

■ Soddisfa tutti e tre i requisiti (ME, P, AL); tuttavia vale soltanto per due processi.

P0

```
while True:
    flag[0] = True
    turn = 1
    while flag[1] and turn == 1:
        pass
    <sezione critica>
    flag[0] = False
```

P1

```
while True:
    flag[1] = True
    turn = 0
    while flag[0] and turn == 0:
        pass
    <sezione critica>
    flag[1] = False
```

- non accade mai che un processo si blocchi se l'altro non è nella sezione critica
- Un processo in attesa, prima o poi si sblocca.

Peterson risolve il problema del deadlock tramite l'aggiunta di una variabile `turn` (turno) che fa sì che il processo venga eseguito solo nel caso in cui si ha che:

- La sua `flag` è True

È il proprio turno

In caso di contemporaneità, non si ha il deadlock in quanto, anche se entrambe le rispettive `flag` sono a True, il `turn` andrà casualmente a favore di uno solo dei due processi e quindi solo uno dei due processi entra nella sezione critica. Nello specifico:

- Qualora entrambi i processi tentino

l'accesso contemporaneo, all'incirca nello stesso momento sarà assegnato a `turn` sia il valore i sia il valore j . Soltanto uno dei due permane: l'altro sarà immediatamente sovrascritto. Il valore definitivo di `turn` stabilisce quale dei due processi sia autorizzato a entrare per primo nella propria sezione critica.

P0: `flag[0]=True` P1: `flag[1]=True` P1: `turn=0`

P1: `while flag[0] and Turn==0: pass` P0: `turn=1`

P0: `while flag[1] and Turn==1: pass`

- Mutua esclusione: turn può valere 0 o 1, ma non entrambi.
- Progresso: l'ingresso di un processo P_i nella propria sezione critica può essere impedito solo se il processo è bloccato nella sua iterazione while, con le condizioni $flag[j] == \text{True}$ e $turn == j$; questa è l'unica possibilità.
- Attesa limitata: P_i entrerà nella sezione critica (progresso) dopo che P_j ha effettuato non più di un ingresso (attesa limitata).

ALGORITMO DEL FORNAIO (DI LAMPORT)

Tale algoritmo risolve il problema della sezione critica per N processi: prima di entrare nella sezione critica, il processo "riceve" un numero. Il possessore del numero più piccolo entra nella sezione critica.

Lo schema di numerazione non assicura che ogni processo riceva un numero diverso, ma garantisce che genererà sempre numeri in ordine crescente; ad esempio: 1,2,3,3,3,3,4,5...

In questo caso, passerà il processo con ID interno minore.

L'ALGORITMO VIENE SPIEGATO NELLA PROSSIMA LEZIONE

ESERCIZI SULLO SCHEDULING DELLA CPU

Primo esercizio

Si supponga di avere cinque processi che arrivano nel sistema al tempo di arrivo specificato nella seguente tabella, dove sono indicate anche le durate dei CPU burst e le priorità (dove 3 è la priorità massima):

<i>Processo</i>	<i>Tempo di Arrivo</i>	<i>CPU Burst</i>	<i>Priorità</i>
<i>P1</i>	0	13	1
<i>P2</i>	5	8	3
<i>P3</i>	14	6	2
<i>P4</i>	18	12	2
<i>P5</i>	26	7	3

Si mostri la sequenza di esecuzione e si calcolino il tempo di attesa e il tempo di completamento di ciascun processo, considerando i seguenti algoritmi di scheduling:

- Priorità con prelazione
- SJF senza prelazione

- Nel metodo di scheduling per priorità, i processi da eseguire vengono messi in coda in base a chi ha la priorità maggiore (nell'esercizio 3=max priorità, 1=min priorità); la prelazione permette di interrompere un processo in esecuzione qual ora sopraggiunga un processo che ha maggiore priorità. Secondo questi criteri, si ha la seguente sequenza di esecuzione:

P1	P2	P1	P3	P4	P5	P4	P1	
0	5	13	14	20	26	33	39	46

Si passa poi al calcolo del tempo di attesa e del tempo di completamento per ogni processo:

- Il tempo di attesa è dato dalla somma degli intervalli di tempo, dall'arrivo del processo al suo completamento, in cui il processo stesso non è in esecuzione, risultando in attesa. Ad esempio, il processo P1 ha atteso dal tempo 5 al tempo 13 (8) e poi dal tempo 14 al tempo 39 (25) → Tempo d'attesa = $8+25=33$
- Il tempo di completamento è dato dalla differenza del momento in cui il processo è terminato con il tempo di arrivo. Ad esempio, il processo P4, terminato a tempo 39 e con tempo di arrivo 18, ha tempo di completamento uguale a $39-18 = 21$.

<i>Processo</i>	<i>Tempo di Attesa</i>	<i>Tempo di Completamento</i>
<i>P1</i>	<i>33</i>	<i>46</i>
<i>P2</i>	<i>0</i>	<i>8</i>
<i>P3</i>	<i>0</i>	<i>6</i>
<i>P4</i>	<i>9</i>	<i>21</i>
<i>P5</i>	<i>0</i>	<i>7</i>

B. Secondo la logica SJF vengono eseguiti per primi i processi più brevi; essendo senza prelazione, un processo già in esecuzione non può essere interrotto anche se dovesse arrivare un processo più breve. Secondo questi criteri, si ha la seguente sequenza di esecuzione:

P1	P2	P3	P5	P4	
0	13	21	27	34	46

<i>Processo</i>	<i>Tempo di Attesa</i>	<i>Tempo di Completamento</i>
<i>P1</i>	<i>0</i>	<i>13</i>
<i>P2</i>	<i>8</i>	<i>16</i>
<i>P3</i>	<i>7</i>	<i>13</i>
<i>P4</i>	<i>16</i>	<i>28</i>
<i>P5</i>	<i>1</i>	<i>8</i>

Secondo esercizio

Si supponga di avere cinque processi che arrivano nel sistema al tempo di arrivo specificato nella seguente tabella, dove sono indicate anche le durate dei CPU burst:

<i>Processo</i>	<i>Tempo di Arrivo</i>	<i>CPU Burst</i>
<i>P1</i>	<i>0</i>	<i>13</i>
<i>P2</i>	<i>3</i>	<i>9</i>
<i>P3</i>	<i>8</i>	<i>2</i>
<i>P4</i>	<i>12</i>	<i>8</i>
<i>P5</i>	<i>16</i>	<i>11</i>

Si mostri la sequenza di esecuzione e si calcolino il tempo di risposta ed il tempo di completamento di ciascun processo, considerando i seguenti algoritmi di scheduling:

A. FCFS

B. SJF con prelazione

A. Secondo lo scheduling FCFS i processi vengono eseguiti secondo tempo di arrivo, senza la possibilità di interrompere un processo in esecuzione. Secondo tali criteri, si ha la seguente sequenza di esecuzione:

P1	P2	P3	P4	P5
0	13	22	24	32
				43

Il tempo di risposta corrisponde alla differenza tra il tempo di avvio dell'esecuzione del processo con il tempo di arrivo. Ad esempio, per il P2 il tempo di risposta è dato da $13 - 3 = 10$.

<i>Processo</i>	<i>Tempo di Risposta</i>	<i>Tempo di Completamento</i>
<i>P1</i>	<i>0</i>	<i>13</i>
<i>P2</i>	<i>10</i>	<i>19</i>
<i>P3</i>	<i>14</i>	<i>16</i>
<i>P4</i>	<i>12</i>	<i>20</i>
<i>P5</i>	<i>16</i>	<i>27</i>

Nota: nello scheduling FCFS il tempo di risposta è uguale al tempo di attesa.

B. SJF con prelazione: prima i più brevi, un processo può essere interrotto. Sequenza di esecuzione:

P1	P2	P3	P2	P4	P1	P5
0	3	8	10	14	22	32
						43

<i>Processo</i>	<i>Tempo di Risposta</i>	<i>Tempo di Completamento</i>
<i>P1</i>	<i>0</i>	<i>32</i>
<i>P2</i>	<i>0</i>	<i>11</i>
<i>P3</i>	<i>0</i>	<i>2</i>
<i>P4</i>	<i>2</i>	<i>10</i>
<i>P5</i>	<i>16</i>	<i>27</i>

Terzo esercizio

Si supponga di avere cinque processi che arrivano nel sistema al tempo di arrivo specificato nella seguente tabella, dove sono indicate anche le durate dei CPU burst e le priorità (dove 3 è la priorità massima):

Processo	Tempo di Arrivo	CPU Burst	Priorità
<i>P1</i>	0	14	1
<i>P2</i>	4	7	3
<i>P3</i>	13	6	2
<i>P4</i>	18	11	2
<i>P5</i>	26	7	3

Si mostri la sequenza di esecuzione e si calcolino il tempo di attesa e il tempo di completamento di ciascun processo, considerando i seguenti algoritmi di scheduling:

- A. SJF con prelazione
B. Priorità senza prelazione

A. Sequenza di esecuzione:

P1	P2		P1	P3		P1		P5		P4	
0	4		11	13		19		27		34	45

Processo	Tempo di Attesa	Tempo di Completamento
<i>P1</i>	13	27
<i>P2</i>	0	7
<i>P3</i>	0	6
<i>P4</i>	16	27
<i>P5</i>	0	8

B. Sequenza di esecuzione:

P1		P2		P3		P5		P4	
0	14	21	27	34					45

Processo	Tempo di Attesa	Tempo di Completamento
<i>P1</i>	0	14
<i>P2</i>	10	17
<i>P3</i>	8	14
<i>P4</i>	16	27
<i>P5</i>	1	8