МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МО ЭВМ

ОТЧЕТ

по лабораторной работе №2

по дисциплине «Организация ЭВМ и систем»

Тема: Изучение режимов адресации и формирования исполнительного адреса.

Студент гр. 9382	Дерюгин Д,А
Преподаватель	 Ефремов М.А

Санкт-Петербург 2020

Цель работы.

Изучение режимов адресации и формирования исполнительного адреса на языке Ассемблер.

Задание.

Лабораторная работа 2 предназначена для изучения режимов адресации, использует готовую программу lr2_comp.asm на Ассемблере, которая в автоматическом режиме выполняться не должна, так как не имеет самостоятельного функционального назначения, а только тестирует режимы адресации. Поэтому ее выполнение должно производиться под управлением отладчика в пошаговом режиме. В программу введен ряд ошибок, которые необходимо объяснить в отчете по работе, а соответствующие команды закомментировать для прохождения трансляции. Необходимо составить протокол выполнения программы в пошаговом режиме отладчика по типу таблицы 1 предыдущей лабораторной работы и подписать его у преподавателя. На защите студенты должны уметь объяснить результат выполнения каждой команды с учетом используемого вида адресации. Результаты, полученные с помощью отладчика, не являются объяснением, а только должны подтверждать ваши объяснения.

Выполнение работы.

1. Ошибки.

```
LAB2.ASM(41): error A2052: Improper operand type
LAB2.ASM(48): warning A4031: Operand types must match
LAB2.ASM(52): warning A4031: Operand types must match
LAB2.ASM(53): error A2055: Illegal register value
LAB2.ASM(72): error A2046: Multiple base registers
LAB2.ASM(73): error A2047: Multiple index registers
```

Объяснение ошибок.

mov mem3,[bx] – неподходящий тип операнда, нельзя читать из памяти и писать в память одной командой.

mov cx,vec2[di] — несоответствие типов операндов, cx - 2 байта, vec2 - 1 байт. **mov cx,matr[bx][di]** — несоответствие типов операндов, cx - 2 байта, matr - 1 байт.

mov ax,matr[bx*4][di] - нельзя использовать регистр bx с масштабированием.

mov ax,matr[bp+bx] – нельзя складывать регистры bp и bx. В базированной адресации необходимо указывать базовый регистр, затем индексный. **mov ax,matr[bp+di+si]** - нельзя использовать сразу же 3 регистра для определения индекса.

Все ошибки были закомментированы.

Программа протранслирована с созданием файла листинга.

Был скомпанован загрузочный модуль.

Выполнение программы в пошаговом режиме.

Окладка файла.

Начальное содержание регистров:

AΧ	00000	SI	0000	CS	1404	IP	00000
BX	0000	DI	0000	DS	19F5		
CX	00B0	BP	0000	ES	19F5	HS	19F5
DX	0000	SP	0018	SS	1A05	FS	19F5

Окладка файла lab2.exe

Табл 1.

Адрес	Символический	16-ричный	Содержимое регистров и		
команды	код команды	код команды	ячеек памяти		
			До	После	
			выполнения	выполнения	
0000	PUSH DS	1E	SP=0018	SP=0016	
0000	PUSHIDS	1E	IP=0000	IP=0001	
0001	CLID AV AV	2DC0	AX=0000	AX=0000	
0001	SUB AX, AX	2BC0	IP=0001	IP=0003	
0003	PUSH AX	50	SP=0016	SP=0014	
0003	PUSH AA	30	IP=0003	IP=0004	
0004	MOVAY 1A07	B8071A	AX=0000	AX=1A07	
0004	MOV AX, 1A07	D80/1A	IP=0004	IP=0007	
0007	MOVIDGIAV	8ED8	DS=19F5	DS=19F5	
0007	MOV DS, AX	0ED0	IP=0007	IP=0009	
0009	MOV AV 01E4	B8F401	AX=1A07	AX=01F4	
0009	MOV AX, 01F4		IP=0009	IP=000C	
000C	MOV CV AV	8BC8	CX=00B8	CX=01F4	
UUUC	MOV CX, AX	ODCO	IP=000C	IP=000E	
000E	MOV BL, 24	B324	BX=0000	BX=0024	
UUUE	MOV BL, 24	D324	IP=000E	IP=0010	

0012 MOV [0002], FFCE C70602 00CEFF IP=0012 IP= 0018 MOV BX, 0006 BB0600 BX=CE24 IP=00018 IP= 001B MOV [0001], AX A30000 IP=001B IP= 001E MOV AL, [BX] 8A07 AX=01F4 AX IP=001E AX=0101 AX	=0012 =0018 =0018 =001B =001E =0101 =0020 =0104
0012 MOV [0002], FFCE 00CEFF 0018 MOV BX, 0006 BB0600 BX=CE24 BX IP=00018 IP= 001B MOV [0001], AX A30000 IP=001B IP= 001E MOV AL, [BX] 8A07 AX=01F4 AX IP=001E IP= AX=0101 AX	=0006 =001B 0001E =0101 =0020 =0104
0018 MOV BX, 0006 BB0600 IP=00018 IP= 001B MOV [0001], AX A30000 IP=001B IP= 001E MOV AL, [BX] 8A07 AX=01F4 AX IP=001E AX IP=001E	=001B 0001E =0101 =0020 =0104
001B MOV [0001], AX A30000 IP=001B IP= 001E MOV AL, [BX] 8A07 AX=01F4 AX IP=001E IP= AX=0101 AX	0001E =0101 =0020 =0104
001B MOV [0001], AX A30000 001E MOV AL, [BX] 8A07 AX=01F4 AX IP=001E IP= AX=0101 AX	=0101 =0020 =0104
001E MOV AL, [BX] 8A07 IP=001E IP=	=0020
IP=001E IP= AX-0101 AX	=0104
AX=0101 AX	
0020 MOV AL, [BX+03] 8A4703 TAX=0101 TAX	
0020 MOVAL, [BX+03] 8A4703 IP=0020 IP=	=0023
0023 MOV CX, [BX+03] 8B4F03 CX=01F4 CX	=0804
10025 WO V CA, [BA+05] 0D-1 05 IP=0023 IP=	=0026
0026 MOV DI, 0002 BF0200 DI=0000 DI=	=0002
10020 IVIO V DI, 0002 BI 0200 IP=0026 IP=	=0029
0029 MOV AL, [000E+DL] 8A85 AX=0104 AX=	=010A
0029 MOV AL, [000E+DL] 0E00 IP=0029 IP=	=002D
002D MOV BX, 0003 BB0300 BX=0006 BX	=0003
002D MOV BA, 0003 BB0300 IP=002D IP=	=0030
0030 MOV AL, 8A811600 AX=010A AX=	=01FD
[BX+DI+0016] 8A811000 IP=0030 IP=	=0034
0034 MOV AX, 1A07 B8071A AX=01FD AX=	=1A07
0034 MOV AX, 1A07 B8071A IP=0034 IP=	=0037
0037 MOV ES, AX 8ECO ES=19FA ES=	=A107
$\begin{array}{ c c c c c c c c c c c c c c c c c c c$	=0039
0020 MOV AV ESTEVI 269D07 AX=1A07 AX	=00FF
0039 MOV AX, ES:[BX] 268B07 IP=0039 IP=	=003C
002C MOVE AV 0000 BR0000 AX=00FF AX	=0000
003C MOVE AX, 0000 B80000 IP=003C IP=	=003F
MOVE ES AV SECO ES=1A07 ES=	=0000
003F MOVE ES, AX 8ECO IP=003F IP=	=0041
0041 PUSH DS 1E SP=0014 SP=	=0012
0041 PUSH DS 1E 1P=0041 IP=	=0042
SP=0012 SP=	=0014
0042 POP ES 07 ES=0000 ES=	=1A07
IP=0042 IP=	=0043
0042 MOV CV ES.IDV 011 269D4EEE CX=0804 CX=	=FFCE
0043 MOV CX, ES:[BX-01] 268B4FFF CX=0004 IP=0043 IP=	=0047
AX=0000 AX=	=FFCE
0047 XCHG AX, CX 91 CX=FFCE CX	=0000
IP=0047 IP=	=0048

0048	MOV DI, 0002	BF0200	DI=0002	DI=0002
	MOV		IP=0048	IP=004B
004D	MOV	268901	ES=1A07	ES=1107
004B	ES:[BX+DI], AX	208901	IP=004B	IP=004E
0045		ODEC	BP=0000	BP=0014
004E	MOV BP, SP	8BEC	IP=004E	IP=0050
0050	DITCIT [00001	EE260000	SP=0014	SP=0012
0050	PUSH [0000]	FF360000	IP=0050	IP=0054
0055	PUSH [0002]	FF360200	SP=0012	SP=0010
0033	PUSH [0002]	FF300200	IP=0054	IP=0058
00.70	MONED OF	opeg	BP=0014	BP=0010
0058	MOV BP, SP	8BEC	IP=0058	IP=005A
	MOV DX,	9D5600	DX=0000	DX=01F4
005A	[BP+02]	8B5602	IP=005A	IP=005D
005D	RET FAR	CA0200	SP=0010,	SP=0016,
003D	0002	CA0200	CS=1A0A	CS=01F4

Выводы.

В результате выполнения лабораторной работы были изучены различные виды адресации (регистровая, прямая, косвенная, базированная, индексированная адресации и адресация с базированием и индексированием).

ПРИЛОЖЕНИЕ А

исходный код

```
EOL EQU '$'
ind EQU 2
n1 EQU 500
n2 EQU -50
; Стек программы
AStack SEGMENT STACK
 DW 12 DUP(?)
AStack ENDS
; Данные программы
DATA SEGMENT
; Директивы описания данных
mem1 DW 0
mem2 DW 0
mem3 DW 0
vec1 DB 1,2,3,4,8,7,6,5
vec2 DB -10,-20,10,20,-30,-40,30,40
matr DB 1,2,3,4,-4,-3,-2,-1,5,6,7,8,-8,-7,-6,-5
DATA ENDS
; Код программы
CODE SEGMENT
ASSUME CS:CODE, DS:DATA, SS:AStack
; Головная процедура
Main PROC FAR
push DS
 sub AX, AX
 push AX
mov AX, DATA
mov DS, AX
; ПРОВЕРКА РЕЖИМОВ АДРЕСАЦИИ НА УРОВНЕ СМЕЩЕНИЙ
; Регистровая адресация
mov ax, n1; 500
mov cx, ax; 500
mov bl, EOL; $
mov bh, n2; -50
; Прямая адресация
mov mem2, n2
mov bx, OFFSET vec1
mov mem1,ax
; Косвенная адресация
mov al, [bx]
;mov mem3,[bx]
; Базированная адресация
mov al, [bx]+3
mov cx, 3[bx]
; Индексная адресация
mov di, ind
mov al, vec2[di]
;mov cx, vec2[di]
; Адресация с базированием и индексированием
mov bx,3
mov al, matr[bx][di]
;mov cx,matr[bx][di]
;mov ax,matr[bx*4][di]
; ПРОВЕРКА РЕЖИМОВ АДРЕСАЦИИ С УЧЕТОМ СЕГМЕНТОВ
; Переопределение сегмента
; ----- вариант 1
 mov ax, SEG vec2
 mov es, ax
 mov ax, es:[bx]
 mov ax, 0
```

```
; ---- вариант 2
 mov es, ax
 push ds
 pop es
mov cx, es: [bx-1]
xchg cx,ax
; ----- вариант 3
mov di, ind
mov es:[bx+di],ax
; ---- вариант 4
mov bp,sp
 ;mov ax,matr[bp+bx]
;mov ax,matr[bp+di+si]
; Использование сегмента стека
push mem1
 push mem2
 mov bp, sp
 mov dx, [bp]+2
 ret 2
Main ENDP
CODE ENDS
 END Main
```

Листинг программы

Microsoft (R) Macro Assembler Version 5.10

= 0024

11/3/20 14:54:20

Page 1-1

EOL EQU '\$'

```
= 0002
                           ind EQU 2
= 01F4
                           n1 EQU 500
=-0032
                           n2 EQU -50
                      ; Стек программы
0000
                      AStack SEGMENT STACK
0000 000C[
                            DW 12 DUP(?)
      ????
                 ]
                      AStack ENDS
0018
                      ; Данные программы
0000
                      DATA SEGMENT
                      ; Директивы описания даннэ
                      \Box \mathbf{x}
0000 0000
                      mem1 DW 0
0002 0000
                      mem2 DW 0
0004 0000
                      mem3 DW 0
0006 01 02 03 04 08 07 vec1 DB 1,2,3,4,8,7,6,5
   06 05
000E F6 EC 0A 14 E2 D8
                           vec2 DB -10,-20,10,20,-30,-40,30,40
   1E 28
0016 01 02 03 04 FC FD
                           matr DB 1,2,3,4,-4,-3,-2,-1,5,6,7,8,-8,-7,-6,-5
```

FE FF 05 06 07 08 F8 F9 FA FB

101711111	
0026	DATA ENDS
	; Код программы
0000	CODE SEGMENT
	ASSUME CS:CODE, DS:DATA, SS:AStack
	; Головная процедура
0000	Main PROC FAR
0000 1E	push DS
0001 2B C0	sub AX,AX
0003 50	push AX
0004 B8 R	mov AX,DATA
0007 8E D8	mov DS,AX
	; ПРОВЕРКА РЕЖИМОВ АДРЕСАЙ
	ИИ НА УРОВНЕ СМЕЩЕНИЙ
	; Регистровая адресация
0009 B8 01F4	mov ax,n1; 500
000C 8B C8	mov cx,ax; 500
000E B3 24	mov bl,EOL; \$
0010 B7 CE	mov bh,n2; -50
	; Прямая адресация
0012 C7 06 0002 R FI	FCE mov mem2,n2
0018 BB 0006 R	mov bx,OFFSET vec1
001B A3 0000 R	mov mem1,ax
	; Косвенная адресация
001E 8A 07	mov al,[bx]
	;mov mem3,[bx]
	; Базированная адресация
0020 8A 47 03	mov al,[bx]+3
0023 8B 4F 03	mov cx, 3[bx]
	; Индексная адресация
	-

Page 1-2

```
0026 BF 0002
                            mov di,ind
0029 8A 85 000E R
                            mov al, vec2[di]
                      ;mov cx,vec2[di]
                      ; Адресация с базированиеЙ
                      1/4 и индексированием
002D BB 0003
                            mov bx,3
0030 8A 81 0016 R
                            mov al,matr[bx][di]
                      ;mov cx,matr[bx][di]
                      ;mov ax,matr[bx*4][di]
                      ; ПРОВЕРКА РЕЖИМОВ АДРЕСАЙ
                      ИИ С УЧЕТОМ СЕГМЕНТОВ
                      ; Переопределение сегмент
                      a
                      ; ----- вариант 1
0034 B8 ---- R
                      mov ax, SEG vec2
0037 8E C0
                            mov es, ax
0039 26: 8B 07
                      mov ax, es:[bx]
003C B8 0000
                            mov ax, 0
                      ; ----- вариант 2
003F 8E C0
                            mov es, ax
0041 1E
                      push ds
0042 07
                      pop es
0043 26: 8B 4F FF
                            mov cx, es:[bx-1]
0047 91
                      xchg cx,ax
                      ; ----- вариант 3
0048 BF 0002
                            mov di,ind
004B 26: 89 01
                      mov es:[bx+di],ax
                      ; ----- вариант 4
004E 8B EC
                            mov bp,sp
                      ;mov ax,matr[bp+bx]
                      ;mov ax,matr[bp+di+si]
                      ; Использование сегмента э
                      □тека
0050 FF 36 0000 R
                            push mem1
0054 FF 36 0002 R
                            push mem2
0058 8B EC
                            mov bp,sp
005A 8B 56 02
                            mov dx, [bp]+2
005D CA 0002
                            ret 2
                      Main ENDP
0060
0060
                      CODE ENDS
```

END Main

Microsoft (R) Macro Assembler Version 5.10

11/3/20 14:54:20

Symbols-1

Segments and Groups:

N a m e	Length	Alig	nCom	bine Class	
ASTACK	000	18 PAR 50 PAR 26 PAR	A	NONE	
Symbols:					
N a m e	Type Va	alue	Attr		
EOL	NUMBE	R 0024			
IND	NUMBE	R 0002			
MAIN	. LI . LV . LV		0016 0000 0002		Length = 0060
N1					
VEC1					
@CPU	TE		B2		

82 Source Lines

82 Total Lines

19 Symbols

47828 + 459432 Bytes symbol space free

- 0 Warning Errors 0 Severe Errors