实验二: 递归下降分析

实验环境

PC 机+Win 2003+VS2017

严禁抄袭 仅供参考 Blog:zhangshier.vip

USONO NA.

一. 实验项目要求

根据某一文法编制调试递归下降分析程序,以便对任意输入的符号串进行分析。本次实验的目的主要是加深对递归下降分析法的理解。

对下列文法,用递归下降分析法对任意输入的符号串进行分析:

- (1) E->TG
- (2) G->+TG|—TG
- (3) G-> ε
- (4) T->FS
- (5) S->*FS|/FS
- (6) S-> ϵ
- (7) F->(E)
- (8) F->i

输出的格式如下:

- (1)递归下降分析程序,编制人:姓名,学号,班级
- (2)输入一以#结束的符号串(包括+一*/() i#): 在此位置输入符号串例如: i+i*i#
- (3)输出结果: i+i*i#为合法符号串

备注:输入一符号串如 i+i*#,要求输出为"非法的符号串"。

注意:

- 1.表达式中允许使用运算符(+-*/)、分割符(括号)、字符i,结束符#;
- 2.如果遇到错误的表达式,应输出错误提示信息(该信息越详细越好)
- 二. 理论分析或算法分析(含实验项目要求的分析、数学或逻辑推导等)
- 1、程序设计:
- (1) 模块设计:将程序分成合理的多个模块(函数),每个模块做具体的同一事情。



(2) 写出设计方案:模块关系简图、流程图、全局变量、函数接口等。

esone

MOW WAY X start 输入分析串 将文法开始符E压栈 CSONO NO NO 从E开始逐个字符分析 进入非终结符文法函数分析 是否是终结符 是否合法 CSON ON NO. 183 N N 是否是# 输出错误信息 输出成功信息 end (3) 程序编写:

- ①定义部分: 定义常量、变量、数据结构。
- ②初始化:从文件将输入符号串输入到字符缓冲区中。
- ③利用递归下降分析法,对每个非终结符编写函数,在主函数中调用文法开始符号的函数。

esono M. Ho M. 三. 实现方法(含实现思路、程序流程图、实验电路图和源程序列表等) 调试程序,输入符号串 i+i*#, i+i*i#输出并判断是否非法 esono M. R. USDN ON PSDMO NE NO

3

四. 实验结果分析(含执行结果验证、输出显示信息、图形、调试过程中所遇的问题及处理方法等,如果有引用的参考文献,安排在本节最后列出)

```
■ D: 本工大三第二学期Compilation principle | Experiment | Kos4 | Debug | Experiment | Exp
```

CSONO NO

USON ON NO. NO.