## 國立彰化師範大學 資訊工程學系碩士班畢業條件表暨課程架構表 111學年度入學學生適用 列印日 列印日期:2022/2/21

	第一學年		第二學年					
	科目	上 下 學學學 分時分時		上 下 學學學學 分 時 分 時				
条必修	書報討論 Seminar 書報討論 Seminar	1 2	論文 Thesis 進階書報討論 Advanced Seminar 進階書報討論 Advanced Seminar					
必修 (1) (1) (1) (1) (1) (1) (1) (1) (1) (1)	學 <b>分</b>		論文 Thesis 論文指導(一) Thesis Supervision I 論文指導(二) Thesis Supervision II	3 0 3 0				

組必修	訊工程班	研究	系統整合專題研究(一) Research on System Integation I 網路通訊專題研究(一) Research on Network Communication I 軟體發展專題研究(一) Research on Software Development I	2 2 2					
組必修	班	題研究	系統整合專題研究(二) Research on System Integation II 網路通訊專題研究(二) Research on Network Communication II 軟體發展專題研究(二) Research on Software Development II			2 2 2	2		
組必修	物聯網班		智慧物聯網實務 Practice of Intelligent Internet of Things 物聯網 Internet of Things	3	3	3	3		

組必修	物聯網班	專題研究(一)(至少2學分)	物聯網專題研究(一) Research on the Internet of Things I	2	2				
組必修	物聯網班	題研	物聯網專題研究(二) Research on the Internet of Things II			2	2		
組必修	網班	物聯網(至少3學分)	人工智慧 Artificial Intelligence 類神經網路 Neural Networks	3	3		3		

系 分波多工網路   選 Wavelength Division Multiplexing   修 Network   半導體元件物理 3 3		
修		
Physics of Semiconductor Devices		
□ □ □ ■形理論 □ □ □ 3   3   3   3   3   3   3   3   3		
Graph theory		
嵌入式系統   3   3		
Embedded Systems 3 3 3		
Embedded Systems Programming 3 3 3		
Reinforcement Learning		
1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		
Fast Prototype System Design		
100 At - 100		
Sensor Principles and Applications 数位電腦設計 3 3		
製工電腦設計 Digital Computer Design		
Digital Computer Design		
Next Generation Wireless Local Area		
Networks		
無線區域網路 3 3 1		
Wireless Local Area Network		
無線區域與都會網路 3 3		
Wireless Local and Metropolitan Area		
Network		
無線通訊網路 3 3 1		
Wireless Communication Networks		
Reading and Writing of Technical		
Articles		
網路安全		
Network Security		
網際網路協定   3   3		
Internet Protocols		
計算機視覺   3   3		
Computer Vision		
資料探勘   3 3		
Data Mining		
資料視覺化		
Data Visualization		
超大型積體電路設計   3   3		
VLSI Design		
車載通訊技術   3   3		
Vehicular Communication Techniques		
雲端系統 3 3		
Cloud System		
類比積體電路設計 3 3		
Analog Integrated Circuit Design		
高等演算法   3   3		
Advanced Algorithm		$\perp$

Artificial Intelligence  基本與獨称之為集態等為為  Fireless Communication on Unlicensed  Description of Systems  Systems Systems  Fractice of Intelligent Internet of Things  Maintendia Communications  Systems Systems  Systems Systems  Fractice of Intelligent Internet of Things  Systems Systems  Systems Systems  Systems Systems  Systems Systems  Systems Systems  Systems Systems  Fractice of Intelligent Internet of Things  Systems Systems	組	資	人工智慧	3	3	3		智慧物聯網實務	3	3	$\neg$
等工 免款照照保之血栓型电影 3 3 3 3 3 4 5 5 5 5 5 5 5 5 5 5 5 5 5 5											
理 Wireless Communication on Unlicensed Band 分散式系統 Distributed Systems 多環帯網系 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3				3	3	3					
分数式系統 Distributed Systems 多体機例路 多体性例路 多体性例路 多体性例路 多体性例路 多体性例路 多体性例路 多体性例路 多体性例路 多体性的路 多体性列路 多体性的路 多体性列路 多体性的路 多体的路 多体性 多体的路 多体性 多体的路 多体性 多体的路 多体性 多体的路 多体性 多体的路 多体性 多体的路 多体 多体性 多体的路 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3		程	Wireless Communication on Unlicensed								
Bistributed Systems     \$4 碰到路     Multimedia Communications     geoff a Computing     set of the Computing     Aparallel Computing     A		班									
Multimedia Communications				3	3	3					
Multimedia Communications											
ewsening and security 事業系統 Expert Systems - Frisi Parallel Computing				3	3	3					
Crystography & Information Security 条 S & 66 Expert Systems 平行計算 Parallel Computing 平行計算發化化技術 Optimized Parallel Computing 排除理論 Queuing Theory 軟份影像處理 Digital Image Processing 核构理样 Flowy Logic 物件等的軟體工程 Object-Oriented Software Engineering 物等例 Internet of Things 生物實別 Bioinformatics 如為模擬與別試 Network simulation and testing 網絡達到協定發致能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 稅實就是數數 沒有數數 沒有數數 沒有數數 沒有數數 了可能可能 Computer Arithmetic 資料整驗證所 Computer Arithmetic 資料整驗證所 Computer Arithmetic 資料整驗證所 Malvanced Data Compression 實訊工程與科技分聲 Information Enchology and Technology Law F 致格常發發活過 Advanced Data Compression 實訊工程與科技分聲 Information Enchology and Technology Law F 致格常與終務 Information Retrieval and Data Mining 起人型體整常務係為设計 Layout Design of Very Large Integrated Circuit 超天处體體等數據的影響 USI System Design 超天处體體影影影影響 USI System Design  超大型體體系統發計 對  Jayout Design of Very Large Integrated Circuit 超大处體體影影影影響 USI System Design  超大型體體系統發計 對  Jayout Design of Very Large Integrated Circuit 超大处體體影影影影響 USI System Design  超大型體體系統發射 對  Jayout Design of Very Large Integrated Circuit 超大型體體系統發射 對  Jayout Design of Very Large Integrated Circuit 超大型體體系統發射 對  Jayout Design of Very Large Integrated Circuit 超大型體體系統發射 對  Jayout Design of Very Large Integrated Circuit 超大型體體系統發射 對				1 2	2	,					
Expert Systems 平行計算。 Parallel Computing 平行計算。後化技術 Optimized Parallel Computing 排序理論 Quening Theory 數位多線象理 Digital Image Processing 探術選稱 Fluzzy Logic 物件等の數型工程 Object-Oriented Software Engineering 物研網 Internet of Things 生物育頭 Bioinformatics 網路模擬與測試 Network simulation and testing 網路/建筑性與測試 Nobie Computing 根高經式式計 Windows Programming 計學術術 Computer Graphics 計學複雜 Computer Graphics 計學複雜 Computer Arithmetic 青科聚稿證 Computer Arithmetic 青科聚稿證 Computer Arithmetic 青科聚稿證 Information Technology and Technology Law 賈訊化生與科技法律 Information Design of Very Large Information Echnology and Technology Law 賈訊松女教術電球術 風景社 Layout Design of Very Large Integrated Circuit 經文生物葡萄球術 長式計  是大生物葡萄球術 長式計  是大生物葡萄球術 大成計 VLSI System Design  是大生物葡萄球術 大成計  USI System Design  是大生物葡萄球球 大成計				3	3	·					
Expert Systems 平行计算是在技術 Optimized Parallel Computing 排除理論 Quening Theory 數位系統處理 別方式和 Image Processing 核构過模 Fuzzy Logic 物件等的數數工程 Object-Oriented Software Engineering 物財網 Internet of Things 生物方派 Bioinformatics 網路機與網別 Network simulation and testing 網路運統後度與然分析 Performance evaluation of network protocols 行物計算  Nobile Computing 稅商政政政計 Nobile Computer Graphics 計算機能 Computational Intelligence 計事稅國學 Computational Intelligence 計事稅國際  別方式與行政的  別方式與行政						3	3				
Parallel Computing Parallel Computing Parallel Computing  #											
Parallel Computing 平行計算發化地域的 Optimized Parallel Computing 排序理論 Oucuing Theory 數位彩像處理 Digital Image Processing 接物週紀 Fuzzy Logic 物件等向軟體工程 Object-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 Bioinformatics 網路模與測試 Network simulation and testing 網路通訊點及與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 稅富程式設計 Windows Programming 計算智能 Computer Graphics 計算後異例 Computer Graphics 計算後異例 Computer Arithmetic 資料整縮過程 資料整縮過程 Myanaced Data Compression 資訊工程與對接法律 Information Retrieval and Data Mining 超大型積積接法件 Information Retrieval and Data Mining 超大型積積速路線計 Isyout Design of Very Large Integrated Circuit 起大型積積電路设计技術 USI System Design  更大型積積電路或計技術  USI System Design  更大型積積電路或計技術  3 3 3 3 3 3 4 3 5 3 6 4 3 3 6 5 4 3 3 7 5 5 6 3 3 7 6 5 7 3 3 7 7 7 8 3 3 7 8 7 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8				3	3	3					
平行计算最佳化选销 Optimized Parallel Computing 排來理論 Queuing Theory 數位影像處理 3 3 3 Digital Image Processing 探吻遷相 Puzzy Logic 物件等向款體工程 Object-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 5 3 3 Bioinformatics 網路提展测试 3 3 Network simulation and testing 網路提展测试 3 3 Network simulation and testing 網路接職機測的 4 Performance evaluation of network protocols 行動計算 3 3 Mobile Computing 視窩程式設計 前面的影 Programming 并享有能 Computer Graphics 計算機関學 3 3 Computer Arithmetic 資料壓縮速階 Computer Arithmetic 資料壓縮速階 Computer Arithmetic 資料壓縮速階 Information Technology Law 資訊及家與採動 Information Technology and Technology Law 資訊及家與採動 Information Retrieval and Data Mining 超大型機構建密格局设计 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 LSI System Design 便大型精體電路设计技術 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體電路设计技術 3 3 3 Tust System Design 和 Layout Design of Very Large Integrated Circuit 超大型精體器 2 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3											
排除理論 Queuing Theory 數位形缘處理 Digital Image Processing 機构運程 Fuzzy Logic 物件等向軟體工程 Object-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 Bioinformatics 網路被殺例就 Network simulation and testing 網路通過高度與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 視窩程式設計 Windows Programming 計算報題 Computational Intelligence 計算機圖等 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮速階 Advanced Data Compression 資訊工程與科技涂律 Information Technology and Technology Law 資訊检索與某動 Information Retrieval and Data Mining 超大型積極速移構局設計 Layout Design of Very Large Integrated Circuit 超大型積極路路系統設計 VISI System Design  超大型積極路路系統設計 VISI System Design  和 System Design  A System Desig			平行計算最佳化技術			3	3				
Queuing Theory 數位彩榜處理 Digital Image Processing 核构過終 Puzzy Logic 物件等的故體工程 Object-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 Bioinformatics 網路模型例試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 视窗程式设计 Windows Programming 計算智能 Computer Graphics 計算機即符 Computer Graphics 計算機即符 Computer Arithmetic 資料壓縮追附 Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊检索與程動 Information Technology and Technology Law 資訊检索與报勘 Information Technology and Technology Law 資訊检索與提勘 Information Technology and Technology Law 資訊检索與稱動 Information Technology and Technology Law 資訊检索與稱動 Information Technology and Technology Law 資訊检索與稱動 Information Technology and Technology Law 資訊检索與解動 Information Technology and Technology Law 資訊检索與對於 Information Technology and Technology Law 資訊检索與對於 Information Technology and Technology Law 資訊检索與對較能配佈局設計 Layout Design of Very Large Integrated Circuit  起大型積體電路系統設計 VISI System Design 超大型積體電路系統設計 VISI System Design											
數位於後處理 Digital Image Processing 接物通程 Fuzzy Logic 物件等向軟體工程 Object-Oriented Software Engineering 物期網 Internet of Things 生物資訊 Bioinformatics 網路模擬與測試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 視高複式設計 Windows Programming 計算智能 Computer Graphics 計算機器符 Computer Graphics 計算機器符 Computer Fraphics 計算機器符 Computer Arithmetic 資料壓縮追階 Advanced Data Compression 資訊工程與科技法律 Information Retrieval and Data Mining 超大型積體電路低效計 Uzw 資訊檢索與擺動 Information Retrieval and Data Mining 超大型積體電路系統設計 ULSI System Design 超大型積體電路系統設計 ULSI System Design 超大型積體電路系統設計 ULSI System Design 超大型積體電路或計技術  USB System Design 超大型積體電路或計技術  3 3 3				3	3	3					
Digital Image Processing 核构理解 Fuzzy Logic 物件等向效體工程 创助erion of Things 生物資訊 3 Bioinformatics 網路模模與測試 Network simulation and testing 網路通訊協定與效能分析 3 Performance evaluation of network protocols 行動計算 3 Mobile Computing 视态程式效针 Windows Programming 計算智能 Computational Intelligence 計算機關學 3 Computer Graphics 計算機算例 3 Computer Arithmetic 資料聚結建附 3 Computer Arithmetic 資料聚結建附 3 Gunation Technology and Technology Law 資訊工程與科技法律 Information Technology and Technology Law 資訊工程與科技法律 Information Technology and Technology Law 資訊放金與稱動 Information Technology and Technology Law 資訊处會與報動 Information Technology and Technology Law 資訊处會與報動 Information Technology and Technology Law 資訊处會與報動 Information Technology and Technology Lay 資訊处會與報動 Information Technology and Technology Lay 資訊处會與報動 Information Technology and Technology Lay 資訊处會與報動 Information Technology and Technology Lay 資訊处會與報動 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3				1	_						
模糊 通转 Fuzzy Logic 物件等的軟體工程 Object-Oriented Software Engineering 物    物				3	3	5					
Fuzzy Logic 物件等向軟體工程 Object-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 Bioinformatics 網路模類测試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 被畜程式設計 Windows Programming 計算物態 管理機關學 Computer Graphics 計算機關學 Computer Graphics 計算機關學 Computer Arithmetic 資料医療提階 Mobile Computer Arithmetic 資料工程與科技法律 Information Technology and Technology Law 資訊人程與科技法律 Information Technology and Technology Law 資訊人型模體電路係的設計 Layout Design of Very Large Integrated Circuit 超光型物體電路系統設計 U.SI System Design 型头大型精體電路系統設計 VLSI System Design 型头大型精體電路设计技術  3 3 3 3 3 3 3 3 3 3 3 4 3 3 3 4 3 3 3 4 3 3 3 4 3 3 3 4 3 4						2	2				
物件等向軟體工程 Object-Oriented Software Engineering 物						3	ا د				
Diject-Oriented Software Engineering 物聯網 Internet of Things 生物資訊 3 3 Bioinformatics 網路發展與測試 3 3 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 3 3 Mobile Computing 視窩程式設計 3 3 Windows Programming 計算智能 3 3 Computer Graphics 計算機圖學 3 3 Computer Graphics 計算機關學 3 3 Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路係局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 3 3 WINSI System Design 超大型積體電路系統設計 3 3 Advanced Data Compensation 是可能是 2 Managed Page The System Design 如果是 2 Managed Page The System Design 和果是 2 Managed Page The System Design 和来是 2 Managed Page The System P				3	3	3					
物聯網 Internet of Things 生物資訊 Bioinformatics 網路模擬異測試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 視高程式設計 Windows Programming 計算常能 Computer Graphics 計算機圖學 Computer Graphics 計算機屬學 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊放棄與模數 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design 超大型積體電路級就設計  WL Name of Things  3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3											
Internet of Things 生物資訊 Bioinformatics 網路模擬與測試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 视窗程式設計 Windows Programming 计算智能 Computer Graphics 計算機類帶 Computer Graphics 計算機類帶 Computer Arithmetic 資料壓縮追階 Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊检索與採動 Information Retrieval and Data Mining 超大型積體電路佈局設計 USI System Design 是大型積體電路發統設計 VISI System Design 是大型積體電路發達的技術				3	3	3					
生物資訊 Bioinformatics 網路模擬與測試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 视面程式设计 Windows Programming 计算智能 Computational Intelligence 計算機關學 Computer Graphics 计算機解析 Computer Arithmetic 資料壓縮地階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊检索與採動 Information Retrieval and Data Mining 超大型積體電路人設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design											
網路模擬與測試 Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 視窗程式設計 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機圖學 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與採動 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VISI System Design 超大型積體電路系統設計 VISI System Design				3	3	3					
Network simulation and testing 網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算			Bioinformatics								
網路通訊協定與效能分析 Performance evaluation of network protocols 行動計算 Mobile Computing 視窗程式設計 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law				3	3	3					
Performance evaluation of network protocols 行動計算 Mobile Computing 視窗程式設計 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊检索與採勘 Information Retrieval and Data Mining 超大型積體電路係局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design											
protocols 行動計算 Mobile Computing 視窩程式設計 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮追階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路係局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3				3	3	5					
行動計算 Mobile Computing 視窗程式設計 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮追階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與採動 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design 超大型積體電路或計技術  3 3 3											
Mobile Computing 视窗程式设计 Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與採勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路设計技術				3	3	3					
視窗程式設計 Windows Programming 計算物能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3 3 3 3 3 3 3 3 4 3 3 5 3 3 5 3 3 6 3 3 7 3 3 7 3 3 7 3 3 7 3 3 7 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 7 3 3 3 3											
Windows Programming 計算智能 Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 VLSI System Design 超大型積體電路設計技術						3	3				
Computational Intelligence 計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與採勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3											
計算機圖學 Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與採勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3			計算智能			3	3				
Computer Graphics 計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3											
計算機算術 Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3 3 4 3 3 3 4 3 5 3 6 3 7 3 7 3 8 3 8 3 8 3 8 3 8 3 8 3 8 3 8 3 8 3 8				3	3	3					
Computer Arithmetic 資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術 3 3 3						2	2				
資料壓縮進階 Advanced Data Compression 資訊工程與科技法律 Information Technology and Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 4 5 5 7 7 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8						3	ا ا				
Advanced Data Compression 資訊工程與科技法律 Information Technology Law 資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術 3 3				3	3	3					
育訊工程與科技法律 Information Technology and Technology Law 育訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3											
Information Technology and Technology Law 資訊檢索與採勘 3 3 Information Retrieval and Data Mining 超大型積體電路佈局設計 3 3 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 3 3 VLSI System Design 超大型積體電路設計技術 3 3			<del>_</del>			3	3				
資訊檢索與探勘 Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3 3 3 3											
Information Retrieval and Data Mining 超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術  3 3 3											
超大型積體電路佈局設計 Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 VLSI System Design 超大型積體電路設計技術 3 3 3 3				3	3	3					
Layout Design of Very Large Integrated Circuit 超大型積體電路系統設計 3 3 VLSI System Design 超大型積體電路設計技術 3 3			_		_	,					
Integrated Circuit at a part of the state o				3	3	1					
超大型積體電路系統設計       3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3 3											
VLSI System Design     超大型積體電路設計技術     3				3	3	3					
超大型積體電路設計技術 3 3											
						3	3				

	,	Tank C. A.			l ^	La	I		ı	
		電腦動畫			3	3				
		Computer Animation								
		電腦輔助積體電路設計	3	3						
		Computer-Aided Design of Integrated								
		Circuits								
		類神經網路			3	3				
		Neural Networks								
		高效能計算	3	3						
		High Performance Computing								
		高科技專利取得與攻防	3	3						
		High Tech Patent Application and								
		Protection								
		高等計算機結構	3	3						
		Advanced Computer Architecture								
		高等資料庫系統專題	3	3						
		Special Topics in Advanced Database								
組	物	低功率積體電路設計	3	3			混合訊號積體電路設計	3	3	
選	聯	Low Power Integrated-Circuit Design								
修	網	數位積體電路設計	3	3						
	班	Digital Integrated Circuit Design								
		無線感測網路			3	3				
		Wireless Sensor Networks								
		處理器設計與實作	3	3						
		Processor Design and Implementation								
								1		

先	
修	
科	
目	

## 畢業條件

- 一、本系(所)最低畢業學分為32學分,「論文指導(一)(二)」6學分及教育學分皆不計入畢業學分;凡註冊應至少修習一門科目(含論文),否則應辦理休學。已修畢最低畢業學分而論文尚在撰寫中者,次學年起每學期必須選修「論文」。
- 二、凡選修本系碩士班開設科目一律採認為本系碩士班畢業學分;修習外系碩士班開設科目,至多採認6學分為本系(所)畢業學分,惟修習前須先申請核准方可選修。
- 三、系必修「書報討論」及「進階書報討論」須各修習2次。
- 四、資訊工程碩士班修習網路通訊專題研究、軟體發展專題研究與系統整合專題研究課程三選一;物聯網碩士班修習物聯網專題研究。
- 五、物聯網碩士班修習必修「人工智慧」、「類神經網路」課程二選一。
- 六、口試前應完成下列要件始可提出學位考試申請:
- (一)修畢碩士班規定學分。
- (二)物聯網碩士班研究生所做之研究需與物聯網相關。
- (三)研究成果滿足下列任一條件(需提供證明文件,如論文接受信/投稿完成信與投稿論文、專利申請書等):
- I. 一篇經指導教授認可並需指導教授列名, 且以研究生為第一作者(教師除外)之學術論文; 英文論文須已投稿, 中文論文須已被接受。
- Ⅱ.已提出一項經指導教授認可並需指導教授列名,且以研究生為第一發明者(教師除外)之國內外發明專利申請。
- Ⅲ. 參加經指導教授認可並需指導教授列名之全國或國際性,並經系務會議核可之競賽,獲得佳作(含)以上。參賽作品應至少有一位指導教授掛名,且除指導教授外,申請人列於其餘作者之第一順位。若競賽只分等級而無排名,名次之認定,第二或三名分別相當於只有一或二個作品列名於前。
- IV. 經指導教授核可並需指導教授列名,以研究生為第一作者(教師除外)完成一顆下線且量測成功晶片。
- V. 經指導教授認可之資訊工程(含物聯網)相關創新系統實作並需公開展示。
- 七、通過學位論文口試。
- 八、【研究生應於申請學位考試前修習通過於「臺灣學術倫理教育資源中心」(https://ethics.nctu.edu.tw/)網路教學平台之「學術研究倫理教育」課程】等相關規定。