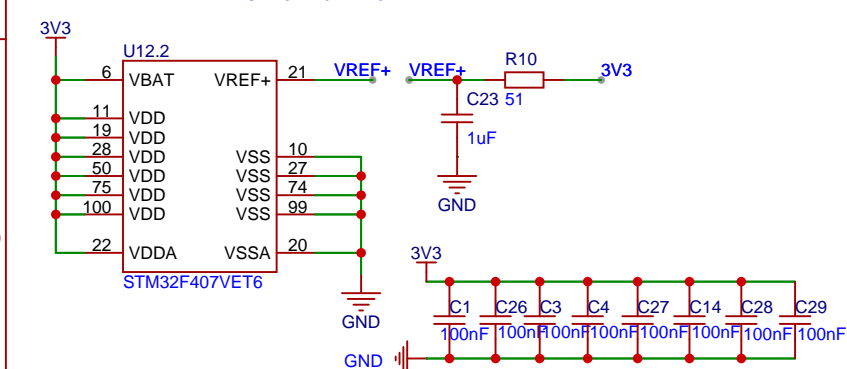
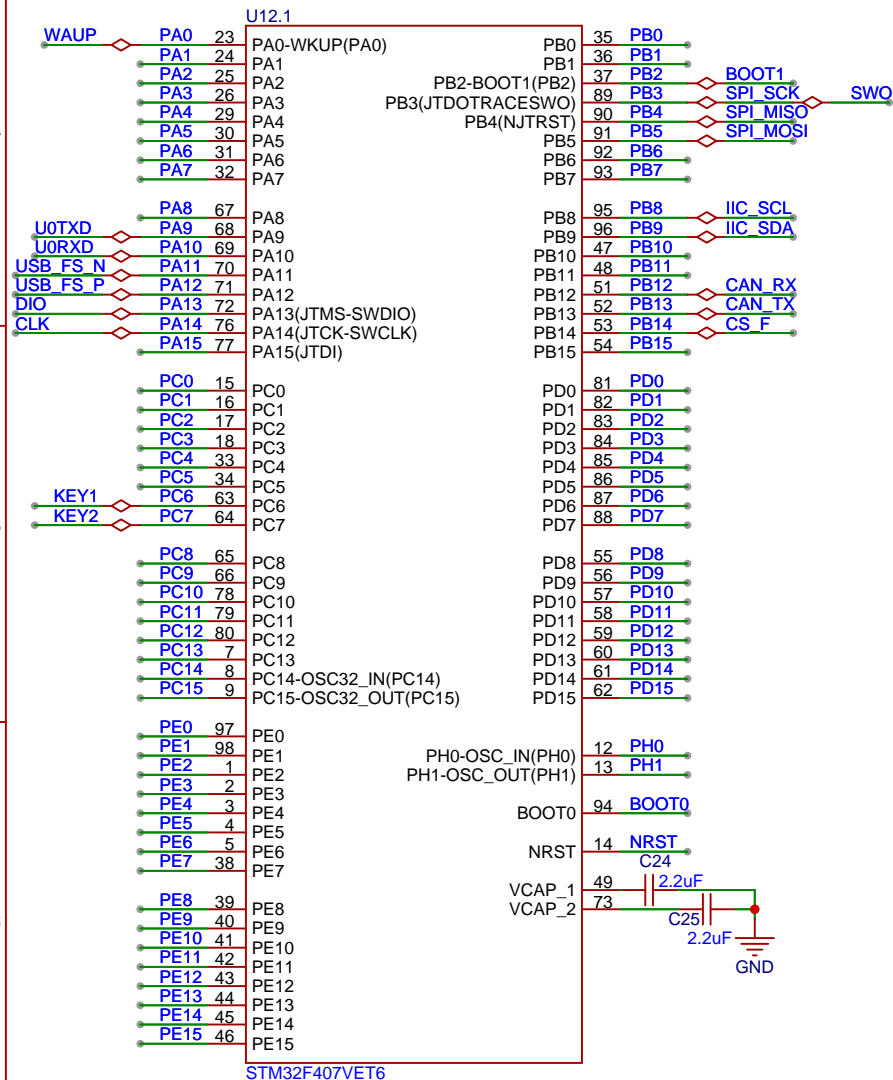
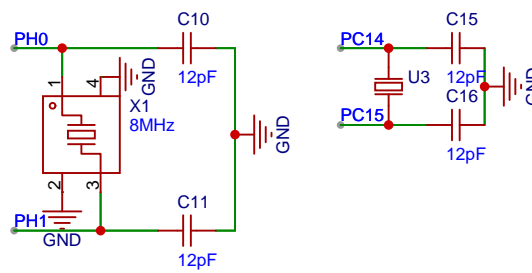


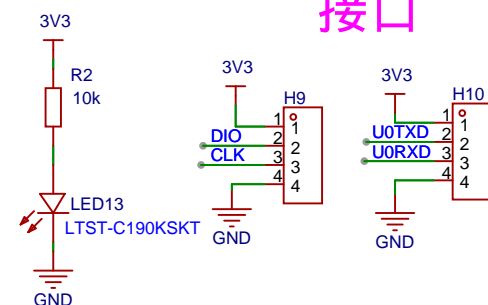
stm32



晶振



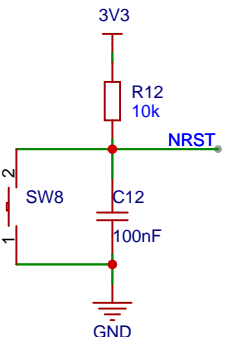
接口



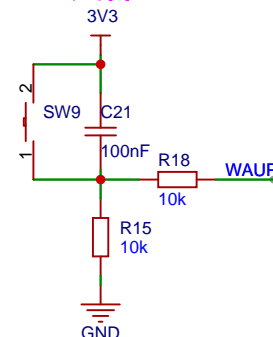
PA13、PA14在烧录口引出
PC14、PC15、PH0、PH1是晶振脚，没引出
BOOT0、NRST没有引出
PB、PD、PE全部引出

总之，这两排没有引出的引脚是：
PA13\PA14\PC14\PC15\PH0\PH1\BOOT0

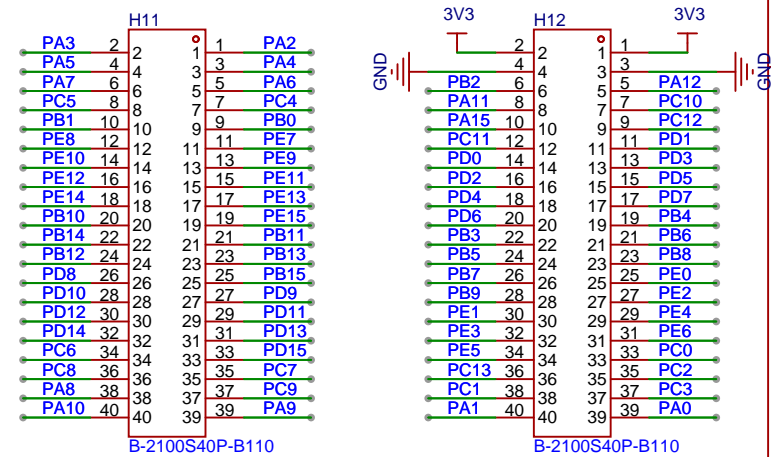
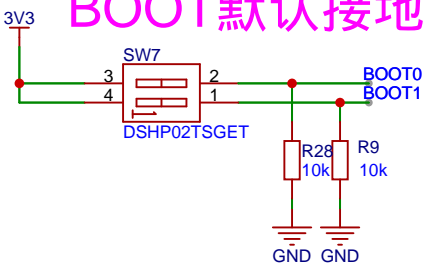
复位




唤醒



BOOT默认接地



原理图	F4核心板_2			创建日期	2025-11-25
				更新日期	2025-11-25
板子	F4核心板 2			图页	P1
绘制	ELC-F4核心板				
审阅					
		版本	尺寸	页 1 共 1	
		V1.0	A4	嘉立创EDA	