/home/local/ESTUDIANTES/jsequeira/Descargas/Fl…er/Coprocesador\_CORDIC\_RTL/Sine\_Cosine\_CORDIC.v Página 1 de 3 mar 30 ago 2016 15:17:49 CST

```
1
    `timescale 1ns / 1ps
2
    3
    // Company:
    // Engineer:
4
5
    //
    // Create Date: 01.03.2016 09:07:25
6
7
    // Design Name:
8
    // Module Name: Sine Cosine CORDIC
9
    // Project Name:
10
    // Target Devices:
    // Tool Versions:
11
12
    // Description:
13
    //
14
    // Dependencies:
15
    //
16
    // Revision:
    // Revision 0.01 - File Created
17
    // Additional Comments:
18
19
    //
20
    21
22
23
    module Sine Cosine CORDIC #(parameter W=32, W Exp=8, W Sgf = 23, S Exp = 9)//Single
                                                                                    ₹
    Precision */ # (parameter W = 64, W Exp = 11, W Sqf = 52, S Exp = 12) //-- Double
    Precision */
24
25
    //Input Signals
    input wire clk,
26
                                                               // Reloj del sistema.
    input wire rst,
27
                                                                   Señal de reset
                                                                                    ₹
    del sistema.
    input wire beg fsm cordic,
28
                                                               // Señal de inicio
                                                                                    ₽
    de la maguina de estados del módulo CORDIC.
29
    input wire ack cordic,
                                                               // Señal de
                                                                                    ₽
    acknowledge proveniente de otro módulo que indica que ha recibido el resultado del
                                                                                    ₽
    modulo CORDIC.
                                                               // Señal que indica
    input wire operation,
30
                                                                                    ₽
    si se realiza la operacion seno(1'b1) o coseno(1'b0).
31
32
    input wire [W-1:0] data in,
                                                               // Dato de entrada,
                                                                                    ₽
    contiene el angulo que se desea calcular en radianes.
    input wire [1:0] shift region flag,
33
                                                               // Señal que indica
                                                                                    ₽
    si el ángulo a calcular esta fuera del rango de calculo del algoritmo CORDIC.
34
    //Output Signals
35
36
    output reg ready cordic,
                                                               // Señal de salida
                                                                                    4
    que indica que se ha completado el calculo del seno/coseno.
37
    output reg [W-1:0] data output,
                                                               // Bus de datos con
                                                                                    ₽
    el valor final del angulo calculado.
38
39
    output reg overflow flag,
                                                                   Bandera de
                                                                                    4
    overflow de la operacion.
40
    output reg underflow flag
                                                               // Bandera de
                                                                                    ₽
    underflow de la operacion.
```

```
41
42
    );
43
44
    //Parametros
45
     parameter r mode = 2'b00;
46
47
     //Declaracion de señales para instanciacion.
48
     wire ready add subt;
                                                                                            ₽
     proveniente del modulo de suma/resta que indica que ya se completo la operacion.
49
     wire beg add subt;
                                                                     // Señal de salida
                                                                                            4
     del modulo CORDIC que indica al modulo de suma/resta que inicie la operacion.
     wire ack add subt;
50
                                                                    // Señal de salida
                                                                                            ₹
     del modulo CORDIC que indica al modulo de suma/resta que el resultado se recibio
                                                                                            Z
     exitosamente.
51
     wire op add subt;
                                                                     // Señal hacia el
                                                                                            ₽
     módulo de suma/resta que indica si se va a realizar una suma(1'b0) o una resta(1'b1).
52
     wire [W-1:0] result add subt;
                                                                    // Dato de entrada
                                                                                            ₽
     del modulo CORDIC, contiene el resultado del módulo de suma/resta.
     wire [W-1:0] add subt dataA:
53
                                                                     // Bus de datos
                                                                                            4
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
54
     wire [W-1:0] add subt dataB;
                                                                     // Bus de datos
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
55
56
57
     CORDIC Coprocessor #(.W(W),.E(W Exp),.M(W Sqf)) cordic coprocessor sin cos
58
59
     .clk(clk),
                                                                     // Reloj del sistema.
     .rst cordic(rst),
                                                                     // Señal de reset
60
                                                                                            4
     del sistema.
61
     .beg fsm cordic(beg fsm cordic),
                                                                     // Señal de inicio
                                                                                            ₽
     de la maguina de estados del módulo CORDIC.
62
     .ack cordic(ack cordic),
                                                                    // Señal de
                                                                                            4
     acknowledge proveniente de otro módulo que indica que ha recibido el resultado del
                                                                                            ₽
     modulo CORDIC.
63
     .operation(operation),
                                                                     // Señal que indica
                                                                                            ₽
     si se realiza la operacion seno(1'b1) o coseno(1'b0).
     .ready add subt(ready add subt),
                                                                    // Señal que indica
64
     que se ha realizado la operacion de suma/resta en punto flotante.
     .data in(data in),
                                                                     // Dato de entrada,
65
                                                                                            ₽
     contiene el angulo que se desea calcular en radianes.
66
     .shift region flag(shift region flag),
                                                                    // Señal que indica
                                                                                            4
     si el ángulo a calcular esta fuera del rango de calculo del algoritmo CORDIC.
     .result add subt(result add subt),
                                                                    // Dato de entrada,
67
     contiene el resultado del módulo de suma/resta.
68
     .ready cordic(ready cordic),
                                                                    // Señal de salida
                                                                                            4
     que indica que se ha completado el calculo del seno/coseno.
                                                                     // Señal de salida
69
     .beg add subt(beg add subt),
                                                                                            ₽
     que indica que se debe de iniciar el modulo de suma/resta.
70
     .ack add subt(ack add subt),
                                                                     // Señal que le
                                                                                            ₹
     indica al modulo de suma/resta que se recibio el resultado de este modulo
                                                                                            4
     correctamente.
71
     .op add subt(op add subt),
                                                                     // Señal hacia el
                                                                                            ₽
     módulo de suma/resta que indica si se va a realizar una suma(1'b0) o una resta(1'b1).
```

## /home/local/ESTUDIANTES/jsequeira/Descargas/Fl…er/Coprocesador\_CORDIC\_RTL/Sine\_Cosine\_CORDIC.v Página 3 de 3 mar 30 ago 2016 15:17:49 CST

```
72
     .add subt dataA(add subt dataA),
                                                                       // Bus de datos
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
73
     .add subt dataB(add subt dataB),
                                                                      // Bus de datos
                                                                                              ₽
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
74
     .data output(data output)
                                                                      // Bus de datos con
                                                                                              ₽
     el valor final del angulo calculado.
75
     ):
76
77
78
     FPU Add Subtract Function # (.W(W),.W Exp(W Exp),.W Sqf(W Sqf),.S Exp(S Exp))
                                                                                              4
     add subt module
79
     (
                                                                           Reloj del sistema.
80
     .clk(clk).
     .rst(rst),
                                                                           Señal de reset
81
                                                                      //
                                                                                              ₹
     del sistema.
     .beg FSM(beg add subt),
                                                                          Señal de salida
82
                                                                                              4
     que indica que se debe de iniciar el modulo de suma/resta.
83
     .rst FSM(ack add subt),
                                                                      // Señal que le
                                                                                              ₽
     indica al modulo de suma/resta que se recibio el resultado de este modulo
                                                                                              ₽
     correctamente.
84
     .Data X(add subt dataA),
                                                                       // Bus de datos
                                                                                              ₹
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
                                                                      // Bus de datos
85
     .Data Y(add subt dataB),
                                                                                              ₹
     hacia el modulo de suma/resta con el valor al que se le desea aplicar dicha operacion.
86
     .add subt(op add subt),
                                                                       // Señal hacia el
                                                                                              ₽
     módulo de suma/resta que indica si se va a realizar una suma(1'b0) o una resta(1'b1).
87
     .r mode(r mode),
                                                                      // Indica el modo
                                                                                              ₹
     de redondeo para el modulo de suma.
                                                                           Bandera de
88
     .overflow flag(overflow flag),
                                                                                              ₹
     overflow de la operacion.
89
     .underflow flag(underflow flag),
                                                                      //
                                                                          Bandera de
                                                                                              ₹
     underflow de la operacion.
                                                                          Señal que indica
90
     .ready(ready add subt),
                                                                                              ₽
     que se ha realizado la operacion de suma/resta en punto flotante.
91
     .final result ieee(result add subt)
                                                                      // Dato de entrada,
                                                                                              Z
     contiene el resultado del módulo de suma/resta.
92
     );
93
94
95
96
97
     endmodule
98
```