

Universidade Federal de Santa Catarina
EEL510269: Circuitos Aritméticos
Semestre: 2019/2 – VHDL Capítulo 5

Somadores versáteis

1 Introdução e objetivos

O objectivo deste laboratório consiste na implementação de uma das soluções do problema resolvido pelo aluno na aula anterior usando o somador de 8-bits. Para as entradas ao circuito podem ser usados os Switches SW(17 *downto* 0) e para as saídas os LEDs vermelhos LEDR(17 *downto* 0) e LEDs verdes LEDG(7 *downto* 0). O aluno deve mostrar ao professor:

- Simulação mostrando funcionamento correto. [0.5 valores]
- Prototipação do circuito funcionando na placa DE2. [0.5 valores]