Circuitos Eletrônicos Analógicos

1a Avaliação - 16/05/16

Sem Consulta - Duração: 2h 40min

Nome: ISPELLA GARGA

Justifique sucintamente as passagens A interpretação é parte integrante da questão

Questão 1 (Valor 4.0): Considere o circuito linear da Figura 1, com Vin senoidal e parâmetros listados.

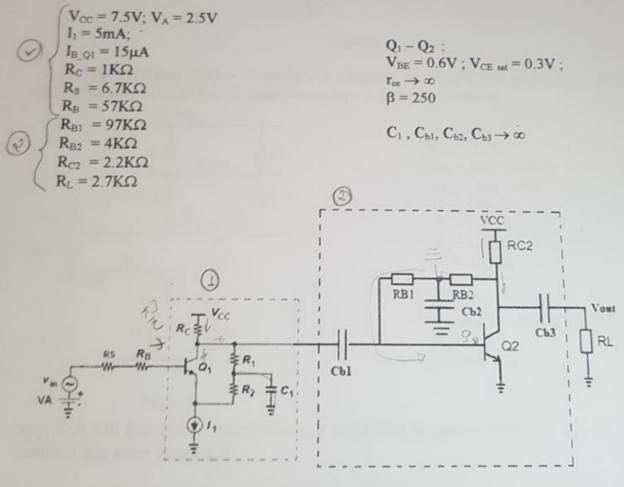


Figura 1

- a) (valor 1.0) Qual o valor numérico da soma (R1 + R2)?
- b) (valor 1.5) Determinar, literalmente, os respectivos parâmetros de pequenos sinais do quadripolo equivalente de cada estágio demarcado.
- (valor 1.5) Numericamente, determinar, numericamente, o ganho para pequenos sinais v_{out}/v_{in} . Admitir $R_2 = 100\Omega$,

Questão 2 (Valor 2.5): Calcular a tensão de ruído intrínseco rms à entrada do amplificador a opamp da Figura 2, na condição de $R_1 = 10 \mathrm{K}\Omega$ e $R_2 = 100 \mathrm{K}\Omega$, banda passante de $100 \mathrm{KHz}$ e temperatura ambiente. Resistores possuem uma densidade de ruído espectral $\mathrm{Vn^2} = 4 \mathrm{kTR} \; [\mathrm{V^2/Hz}]$, onde $\mathrm{k} = 1.38 \mathrm{x} 10^{-23} \; \mathrm{J/K}$. Admitir ruído branco à entrada do opamp, com en² = $2 \; \mathrm{x} \; 10^{-13} \; \mathrm{V^2/Hz}$ e inn² = inp² = $9.2 \; \mathrm{x} \; 10^{-22} \; \mathrm{A^2/Hz}$.

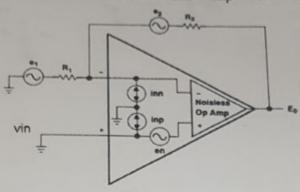
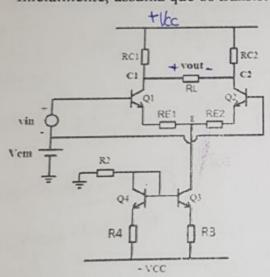


Figura 2

Questão 3 (Valor 3.5) - Considere o circuito da Figura 3 e parâmetros listados. Inicialmente, assuma que os transistores sejam idelmente casados.



$$V_{CM} = 1.8V$$
 $R_{C1} = R_{C2} = 1.2K\Omega$
 $R_{E1} = R_{E2} = 85\Omega$
 $R_{2} = 1.5K\Omega$
 $R_{L} = 2.7K\Omega$
 $R_{3} = 1.5K\Omega$
 $R_{4} = 4.5K\Omega$

 $V_{CC} = 5V$;

$$\begin{aligned} &Q_1 - Q_4 : \\ &V_{BE} = 0.7V ; V_{CE \text{ sat}} = 0.3V ; \\ &|V_A| \rightarrow \infty \\ &\beta = 220 >> 1 \end{aligned}$$

Figura 3

- a) (valor 1.0) Determine, literalmente, a expressão do ganho de tensão v_{out} /v_{in}. Calcule também seu valor numérico.
- b) (valor 0.75) Admitindo v_{in} senoidal com amplitude de pico de 20mV, esboce, <u>em</u> detalhes, as formas de onda das correntes e das tensões (dc + ac) nos coletores dos transistores Q₁, Q₂ e Q₃.
- c) (valor 0.75) Que valor máximo de V_{CM} garante Q₁ e Q₂ na região ativa? Voesa-
- (valor 0.5) Admitindo transistores casados, qual o máximo descasamento (%) entre R_{C1} e R_{C2} que manteria a tensão de offset à entrada inferior a 8mV.
- e) (valor 0.5) Explique, detalhadamente, o processamento do sinal em modo comum pelo circuito. Nessa condição, o que afetaria o ganho Vout/Vin?