**ANEXO**

Figura 1 - Circuito Simulado em LTSpice

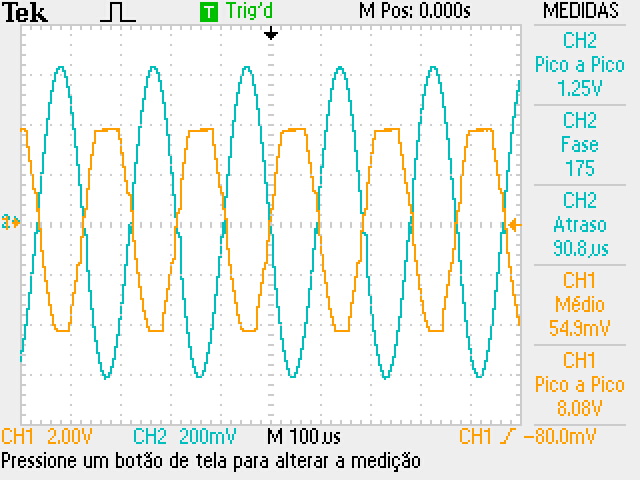


Figura 2 - Ponto mínimo para oscilação sustentável experimental

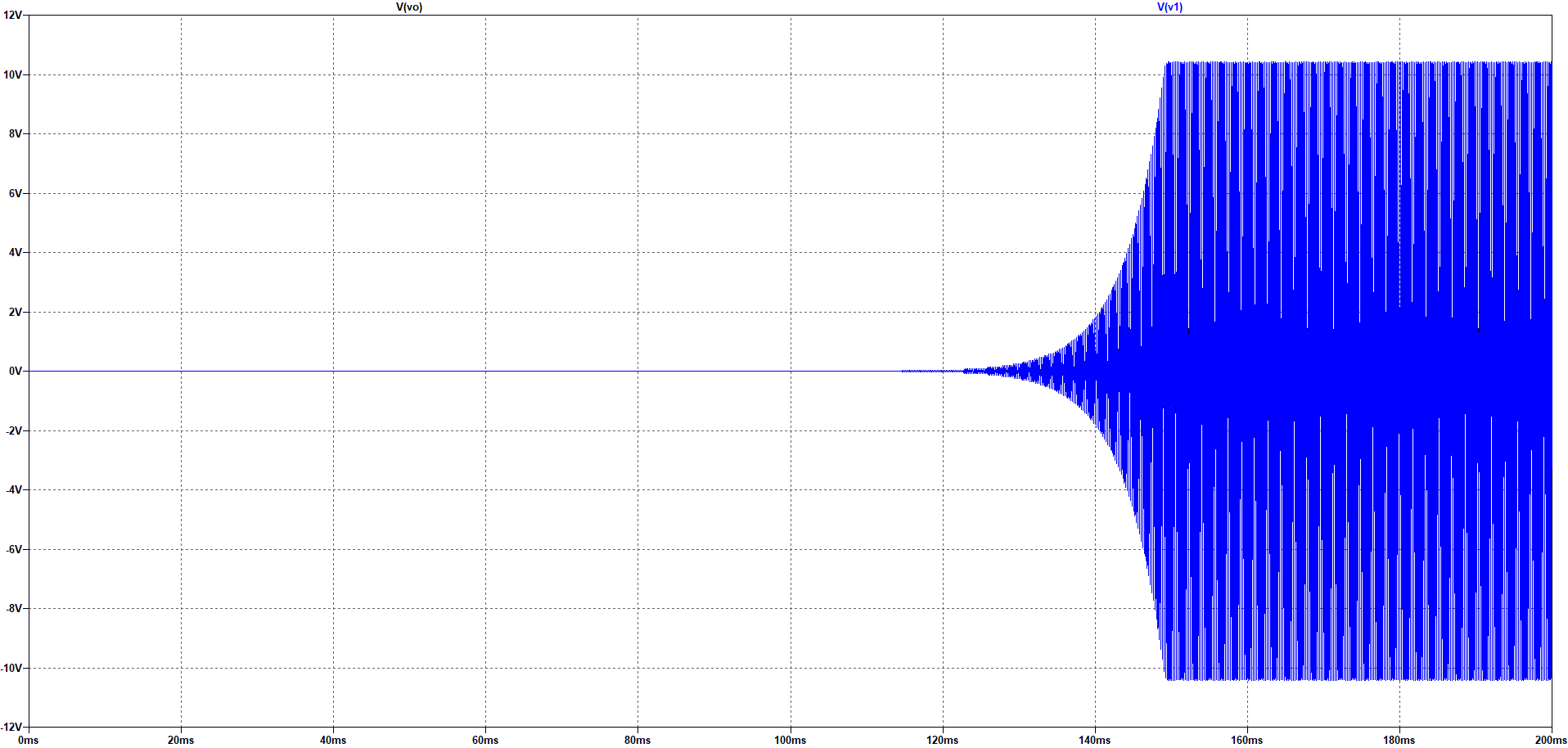


Figura 3 - Ponto mínimo para oscilação sustentável simulado

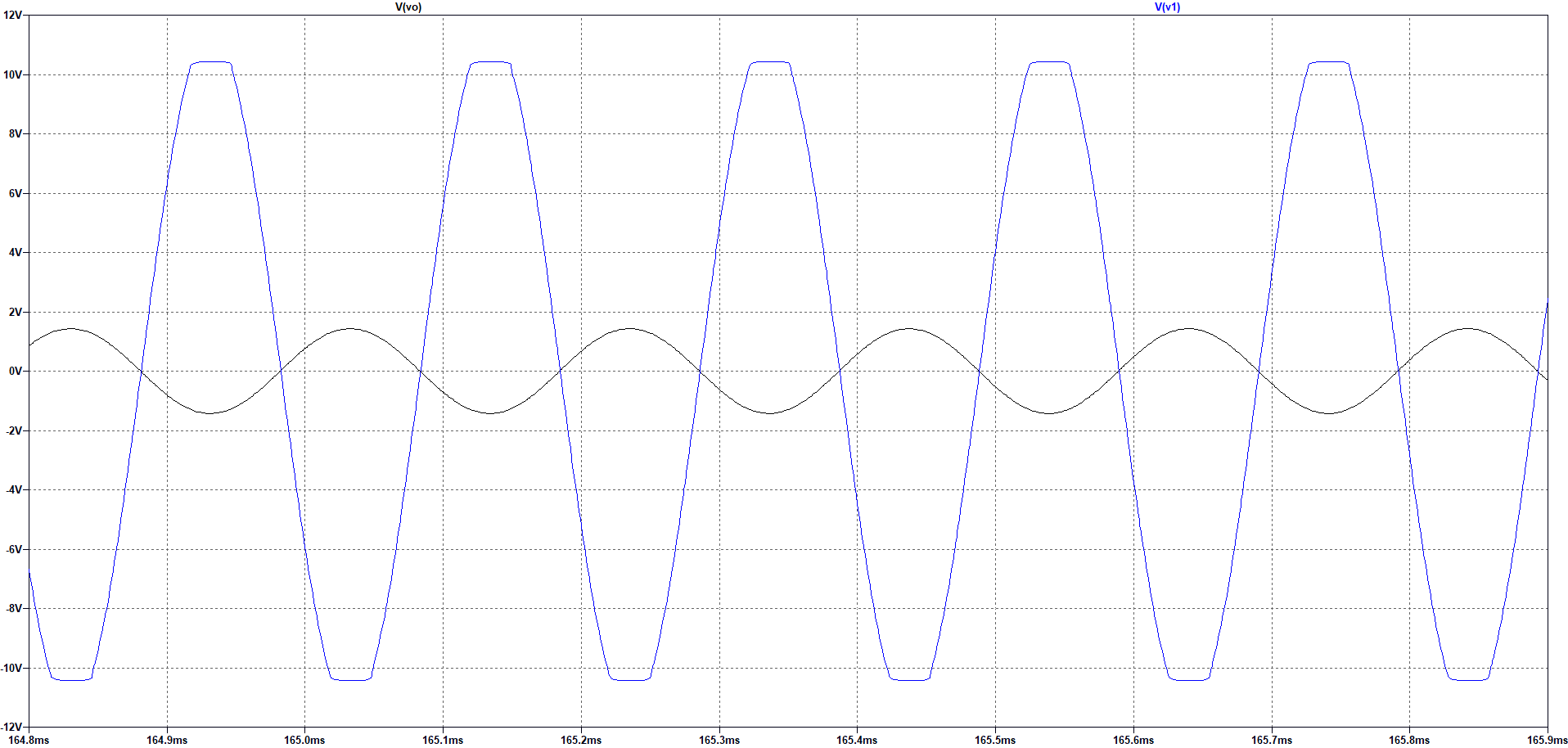


Figura 4 - Ponto mínimo para oscilação sustentável em detalhe simulado

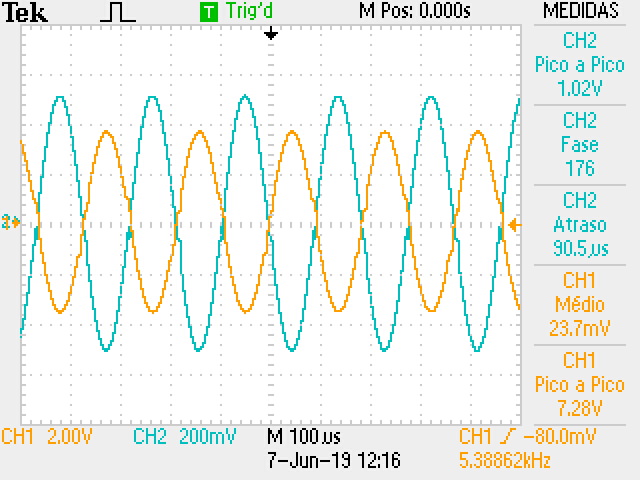


Figura 5 - Oscilação com Circuito Limitador experimental

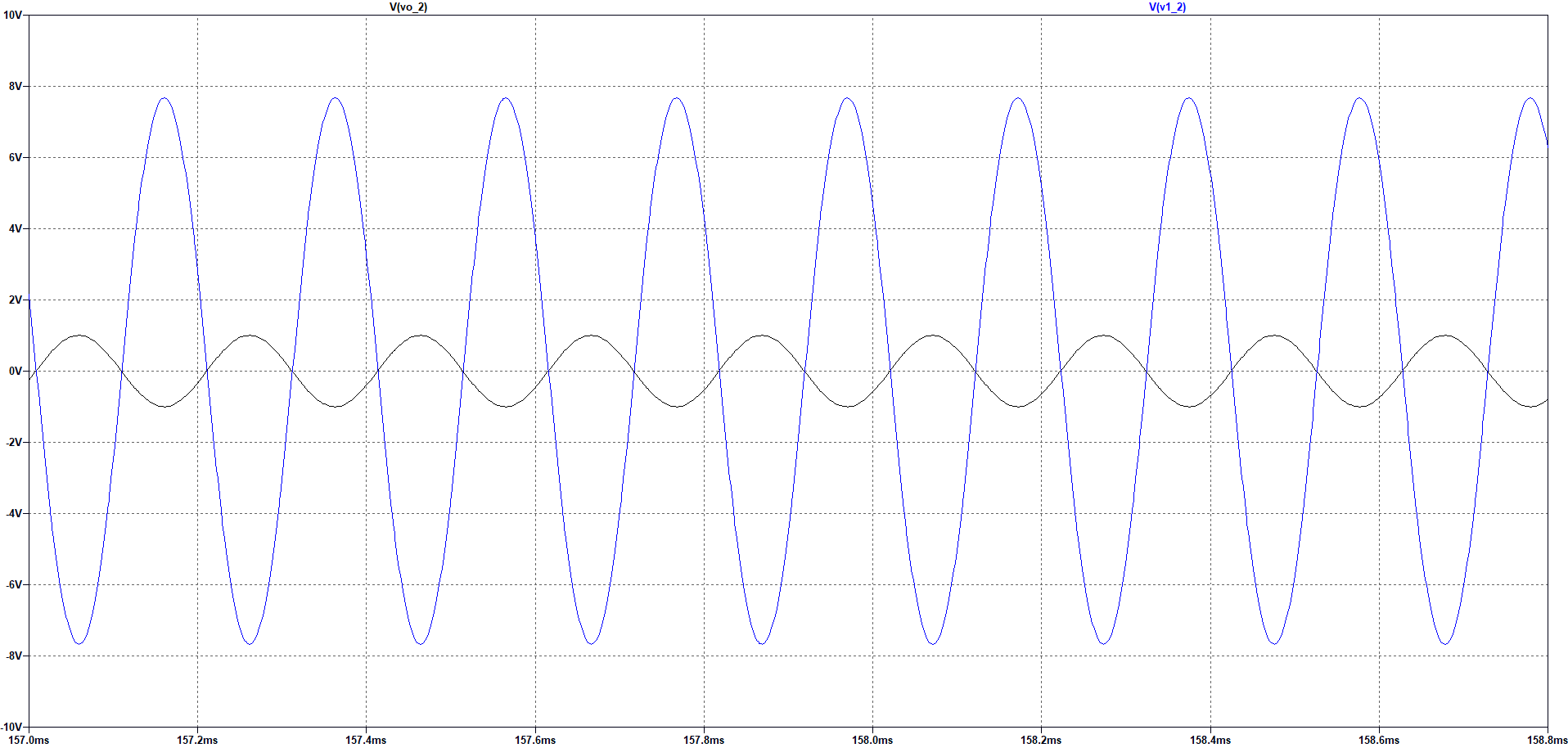


Figura 6 - Oscilação com Circuito Limitador simulado

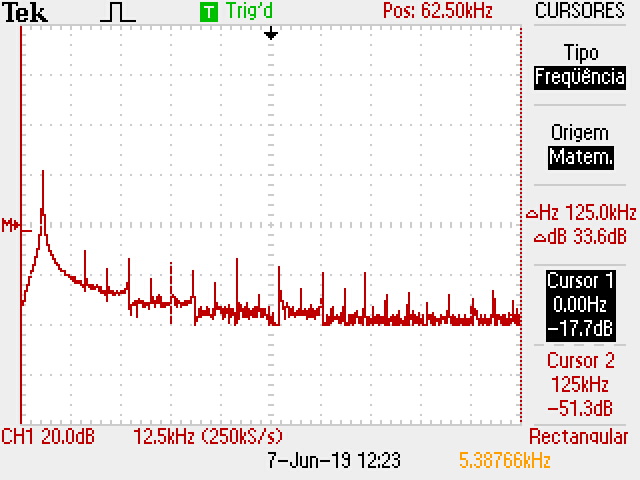


Figura 7 - FFT saída circuito limitador experimental

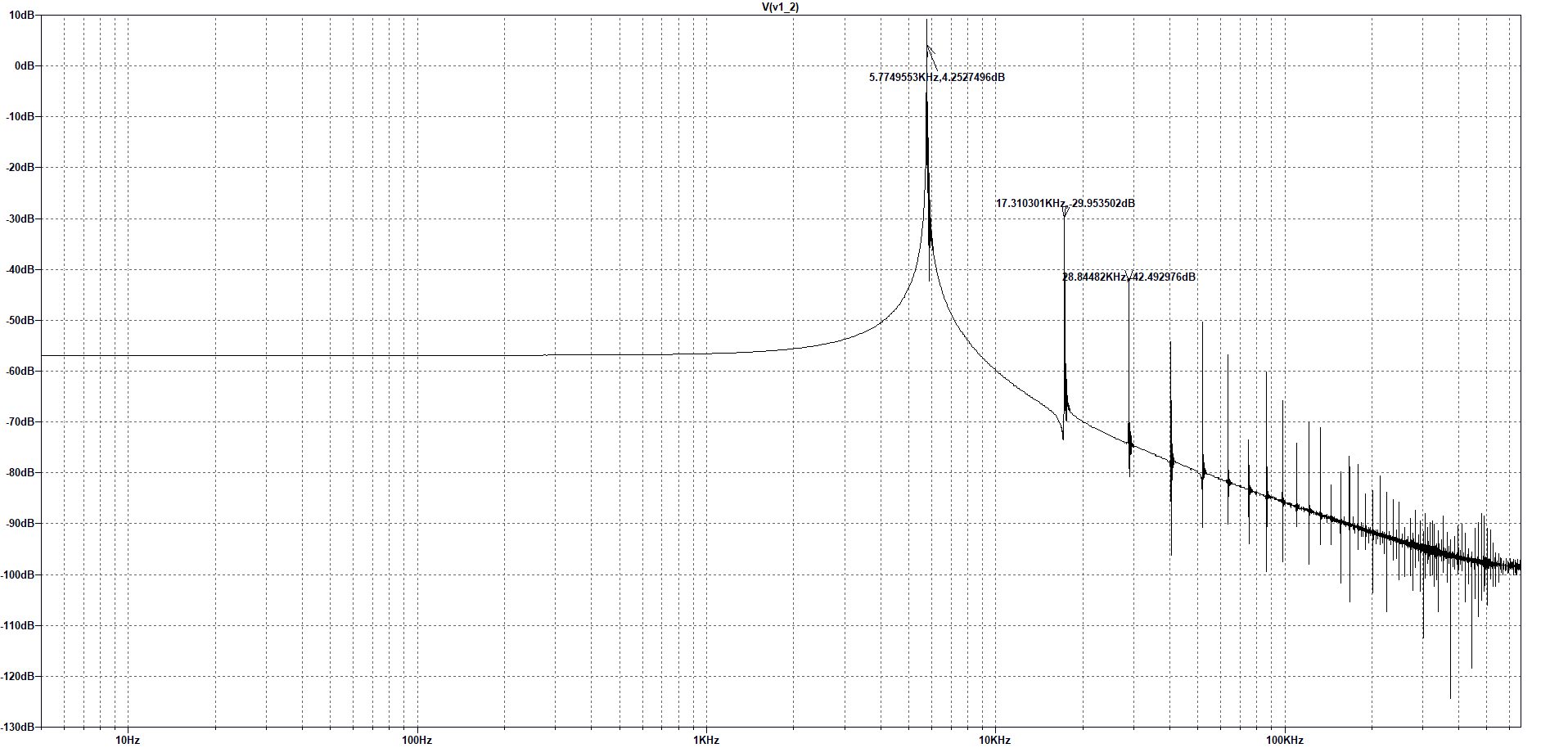


Figura 8 - FFT saída circuito limitador simulado

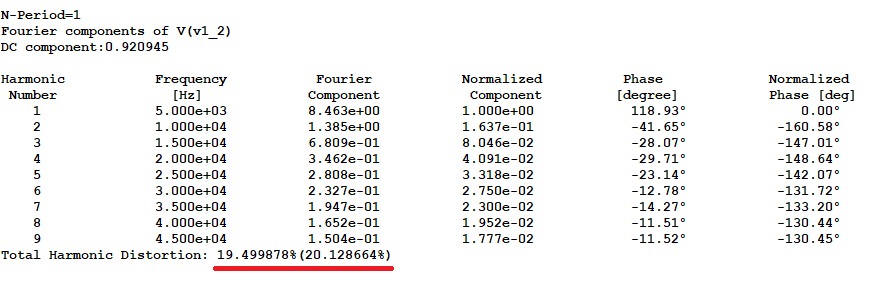


Figura 9 - THD simulada

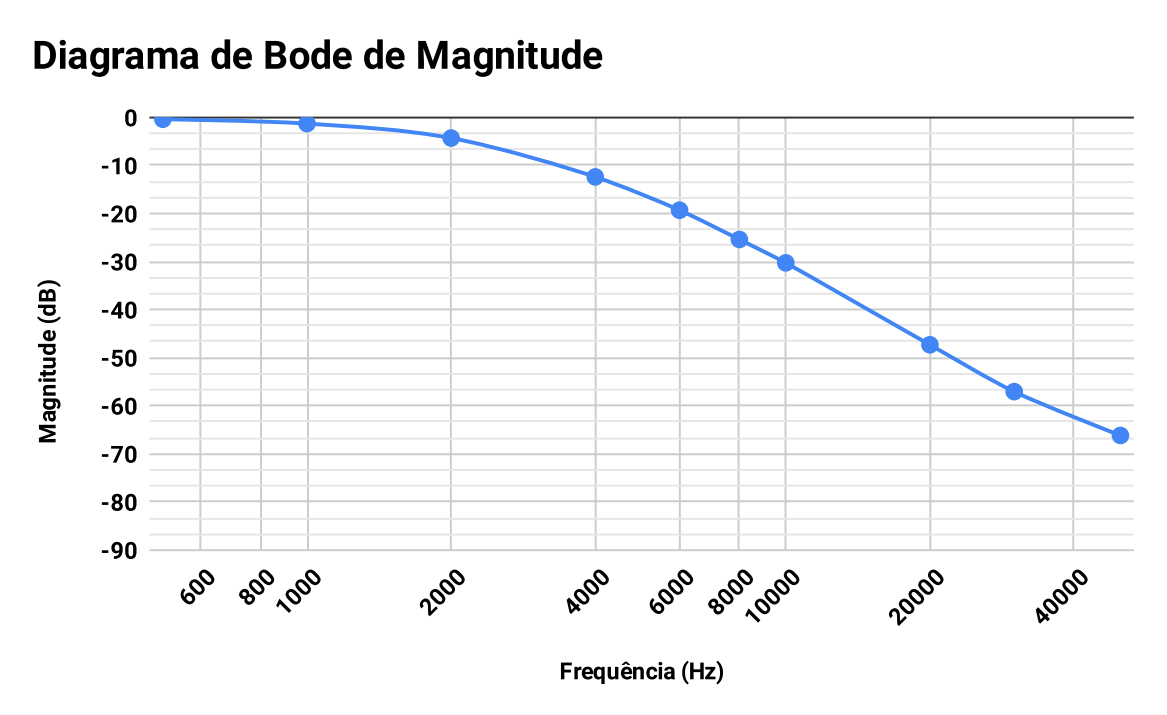


Figura - Diagrama de Bode de Magnitude experimental

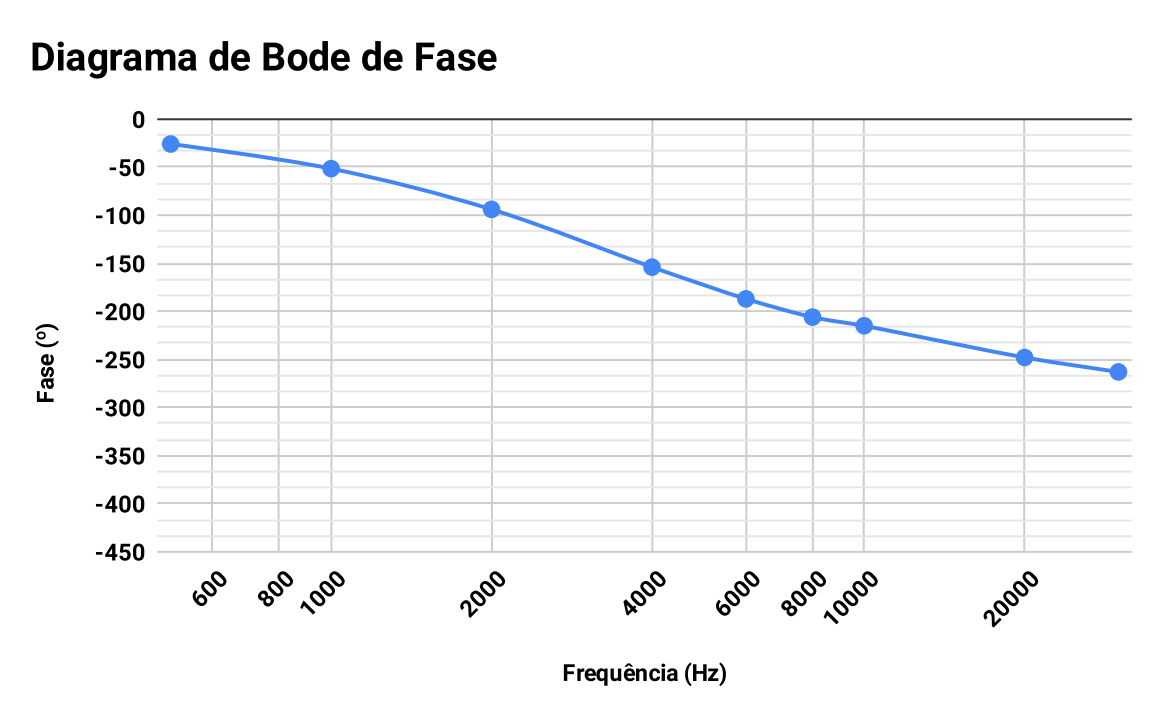


Figura - Diagrama de Bode de Fase experimental