

INSTITUTO POLITECNICO NACIONAL ESCUELA SUPERIOR DE COMPUTO



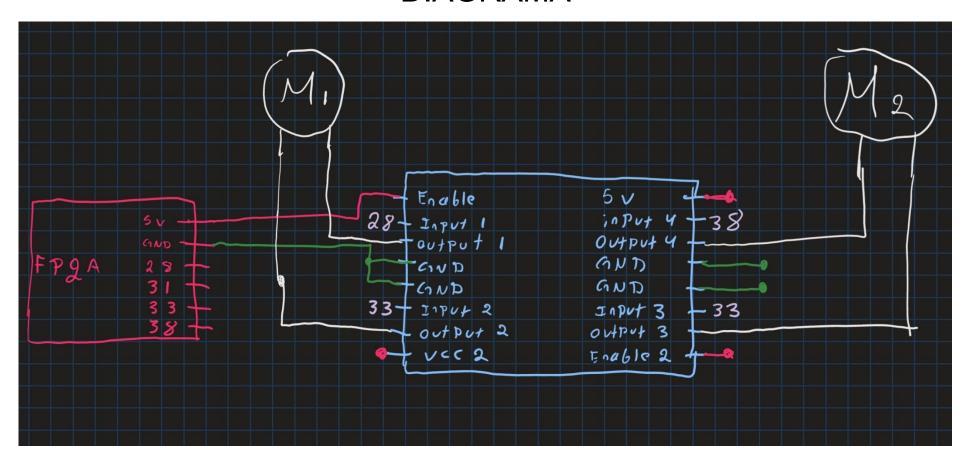
Práctica 6
"Motor Bipolar con puente H"

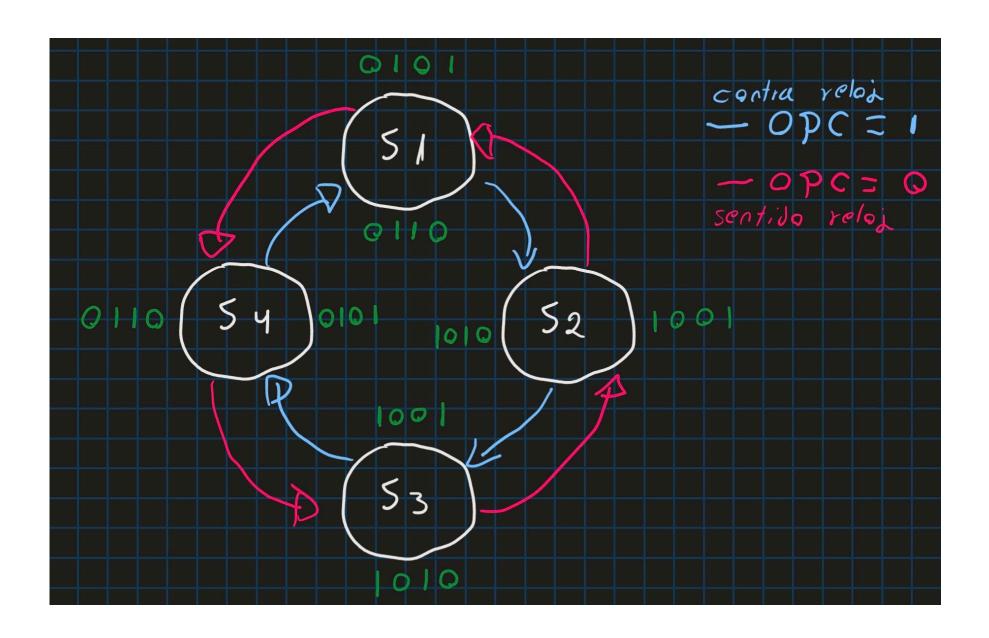
Diseño de Sistemas Digitales Rene Baltazar Jiménez Ruiz

Equipo 7

Hernández Hernández Roberto Issac Navarrete Piña Arath Antonio Yescas García Ulysses Aarón 4CV3

DIAGRAMA





CODIGO VHDL

```
E--Control completo del motor a pasos a 4 fases
 1
 2
       -- Descripcion
 4
5
                                                        Reloj maestro
              CLK
                      Entrada
                                                        Control de movimientos
              OPC
                      Entrada
 6
                                                           1 sentido reloj
 7
8
                                                         --0 contra reloj
               Р
                      Salida
                                                н
                                                        Secuencia de fases entradas al punete h
 9
10
      library IEEE;
      use IEEE.std_logic_1164.all;
11
12
13
     Flentity MotorBiPasos is
                                                            Se establecen las librerías y la entidad
14
     声port(
                                                            (las entradas y salidas que se utilizaran
15
      CLK : in std_logic;
                                                            para el Código).
      OPC : in std_logic;
16
      leds: out std_logic_vector(3 downto 0);
17
            : out std_logic_vector(3 downto 0)
18
19
      -);
20
      end MotorBiPasos;
21
22
     Flarchitecture Control of MotorBiPasos is
23
      type estado is (S1,S2,S3,S4);--Estados de la maquina
      signal CONT: integer range 0 to 19999999:=0;--velocidad del motor
24
     Lsignal Qn, Qp : estado;
25
26
     ⊟begin
27
28
     PROCESS(CLK)
29
             BEGIN
30
             IF CLK
                       'EVENT AND CLK = '1' THEN
31
                CONT <= CONT + 1:
32
                IF CONT = 199999999 THEN
33
                Qp <= Qn; --QP estado actual QN estado siguiente
34
                   CONT \leq 0;
35
                END IF:
36
             END IF:
37
      END PROCESS;
38
```

En la primera parte de la arquitectura se establece las señales que se utilizaran para realizar los procesos de la frecuencia de reloj y de los estados que se realizan para ejecutar la secuencia.

Sabemos que obtenemos el divisor de frecuencia estableciendo un contador que tiene un intervalo 0 a 19999999... donde se va incrementando y al llegar a su máximo valor se reinicia así, se controla la velocidad del giro del motor.

(Entre mayor sea el rango menor será la velocidad de giro y viceversa).

```
白Combinational: process (Qp, OPC)
40
     begin
41
         case Qp is
     白
42
                            --00 01
            when S1 =>
43
44
            if(OPC='1')then
     白
                P <= "0101"; --BB-AA --0001
45
                leds<= "0101";
46
47
48
49
50
51
                on <= 52:
     白
               P <= "0110"; --BB-AA --0001
                leds<= "1110";
               on <= S2:
            end if:
52
53
            when s2 =>
54
55
             if(OPC='1')then
                P <= "1001":
56
                leds <= "1001";
57
                Qn <= S3;
58
            else
59
                P <= "1010":
60
                leds <= "1101":
61
                Qn <= S3:
62
63
            end if:
64
            when $3 =>
65
            if(OPC='1')then
66
                P <= "1010";
67
                leds <= "1010";
68
               Qn <= S4;
69
            else
70
                P <= "1001";
71
72
73
74
                leds <= "1011":
               Qn <= S4;
            end if:
74
75
                when S4 =>
76
                if(OPC='1')then
77
                    P <= "0110":
78
                    leds <= "0110";
79
                    on <= S1:
80
                else
81
                    P <= "0101";
82
                    leds <= "0111";
83
                    On <= S1:
84
                end if:
85
                end case;
86
87
        end process Combinational;
88
89
90
        end Control;
91
```

-En esta primera parte se muestra el process de nombre combinational el cual solo requiere como parámetros Qp y OPC, realizamos un case de Qp para saber en qué estado se encuentra el motor, si el motor esta en S1 verificamos con un if a que sentido debe de girar, en este caso será a contra sentido del reloj, después de saber a que sentido girara el motor, asignamos la salida al motor con la variable P, leds nos mostrada en que sentido esta girando prendiendo y apagando unos leds que tendrán la misma salida que el motor y por ultimo asignamos a Qn el siguiente estado que será S2, si es a favor del sentido del reloj los leds prenderán solo 1 en cada estado siendo el primer estado el led de la derecha y el estado S4 el led de la izquierda para así diferenciar en que sentido gira el motor en caso de que no se aprecio de forma visual en el motor. En cada uno de los estados se realiza este proceso.

En esta parte se muestra el final del process de nombre combinational y con esto terminaría el código para girar el motor bipolar.