

SIMULADOR DE PORTAS LÓGICAS foi utilizado um arduino mega 2560

display TFT 160x128:



Display TFT

SD\_SCK - 52

SD\_MISO - 50

SD\_MOSI - 51

SD\_CS - 6

LED - 3.3V

SCK - 52

SDA - 51

A0 - 9

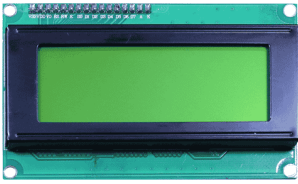
RESET - 8

CS - 10

GND

VCC - 5V

display 20x4:  
a contagem dos pinos começa da esquerda



- 1-GND
- 2- 5V
- 3-Resistor 1,2k $\Omega$
- 4- 12
- 5- GND
- 6- 11
- 7-
- 8-
- 9-
- 10-
- 11-42
- 12-40
- 13-38
- 14-36
- 15- resistor de 100  $\Omega$  no 5V
- 16- GND