

NATIONAL CHENG KUNG UNIVERSITY  
College of Electrical Engineering and Computer Science  
**DEPARTMENT OF ELECTRICAL  
ENGINEERING**

VLSI System Design (Graduate Level)

Fall 2022

Project Demonstration Guideline

**Date:2023/01/10(Tue.)**

Order	Time	Team Name	Team Name	Team Name
1	9:30-10:15	頂樓風大	獎金獵人	PasB
2	10:15-11:00	成大偉力	臉紅心跳	第十四組
3	11:00-11:45	希望有過 不離不棄	沒過就簽下去	
Lunch Time				
4	14:00-14:45	謝天謝地謝老闆	第十二組	第十組
5	14:45-15:30	IOT Team	男童俱樂部	又煞氣aChenR 又
6	15:30-16:15	Tony 我大哥	Debug一整晚	

注意事項:

- 請在規定時間至SOC LAB 報到，若同時段有其他事情無法出席或者是想要提前 Demo 的話，請在 **1 月 9 日中午 12 點**之前，寄信到助教信箱(vivian.pan21@gmail.com)，我們將會另外安排時間 Demo。
- 當天除了驗證成果之外，會請同學說明一些問題，**請每位同學務必出席**，不可缺席。
- 請同學事先設定好自己在 SOC LAB 的資料夾，並自行測試使用環境。DEMO 結果以 SOC LAB的軟體為主，請同學務必確定版本是否相符、行為是否正確。若當天無法 demo，請自行負責！**
- 請將以下檔案於**1/9 00:00 am 前**上傳至 moodle

1. Source code(壓縮檔)

- Testbench (包括助教提供的testbench以及AP驗證所需之testbench)
- 合成後的檔案(.v, .sdf, ...)
- APR後的檔案 (.v, .sdf, ...)
- 以及其他模擬所需要檔案

2. 5分鐘報告說明影片

說明已完成的部分，包含以下兩點，

- 系統架構
- 驗證方式

### 3. Demo Check List & Demo Contribution

5. 以下是當天會逐一檢查的部分，請大家事先準備好，最後 DEMO 分數，以SOC LAB 的版本為主。
  - (1) source code、testbench (包括助教提供的testbench以及AP驗證所需之testbench)
  - (2) 合成後的檔案(.v, .sdf, ...)
  - (3) APR後的檔案 (.v, .sdf, ...)
  - (4) Demo Check List(紙本)，請統一使用Times New Roman 12號字體，單面列印
  - (5) Demo Contribution (紙本)
6. 評分標準
  - (1) 設計完成度(50%)
  - (2) 驗證完整度(50%)