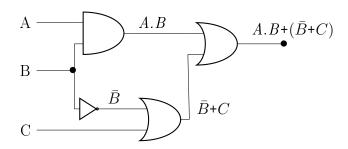
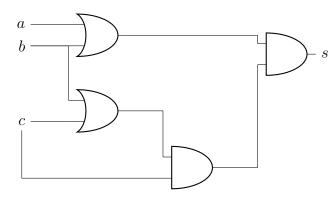
## Déterminer la table de vérité de ce circuit



Déterminer l'expression booléenne associée au circuit suivant :



Représenter le circuit logique associer à l'expression suivante :

(a) 
$$s = (a + b) \cdot (\neg a + \neg b)$$

(b) 
$$s = (a . \neg b) + (\neg a . b)$$

Écrivez les tables de vérité des expressions suivantes :

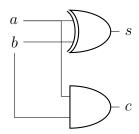
a. 
$$\overline{A \cdot \overline{B}}$$

**b.** 
$$A + B \cdot \overline{C}$$

c. 
$$A \cdot \overline{B} + (\overline{C} \oplus D)$$

## Additionneur

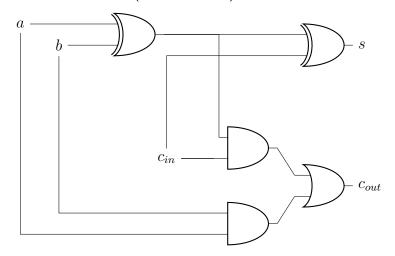
## 1 Le demi-additionneur (half adder)



Compléter la table de vérité :

a	b	c	s

## 2 L'additionneur complet (full adder)



Compléter la table de vérité :

a	b	$c_{in}$	$c_{out}$	s