

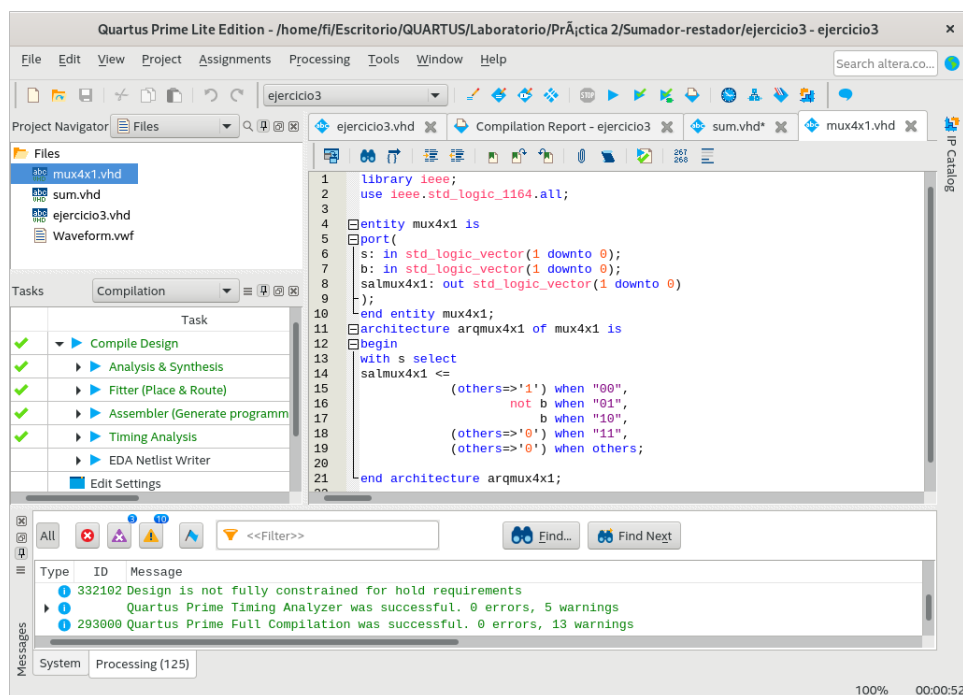
Laboratorio de Diseño Digital Moderno

Experimento No. 3 Sumador Restador de 2 Bits

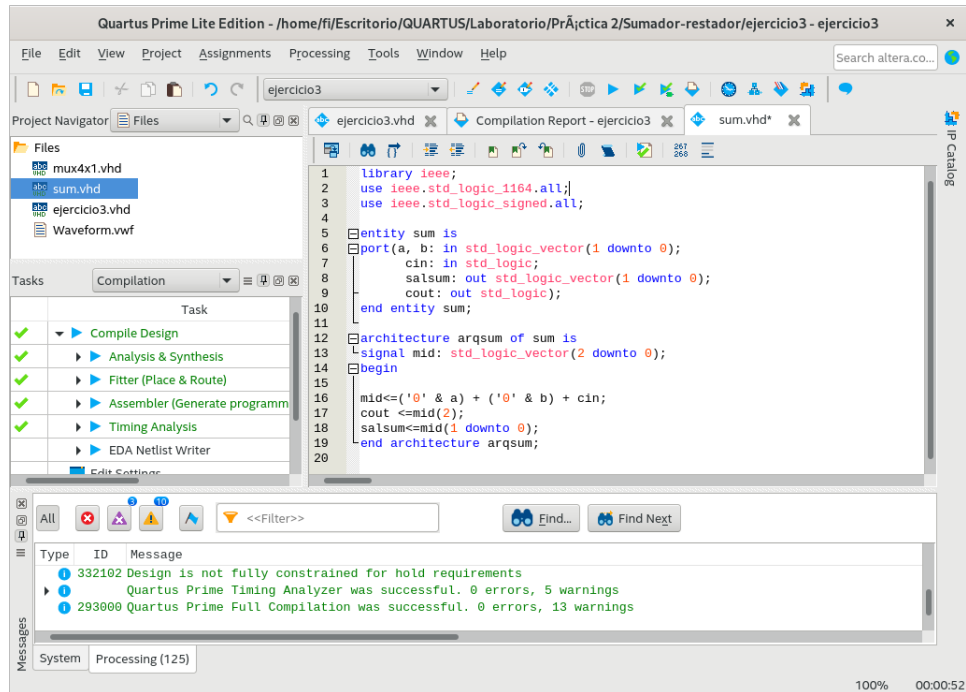
May 20, 2022

1 Creación de las entidades

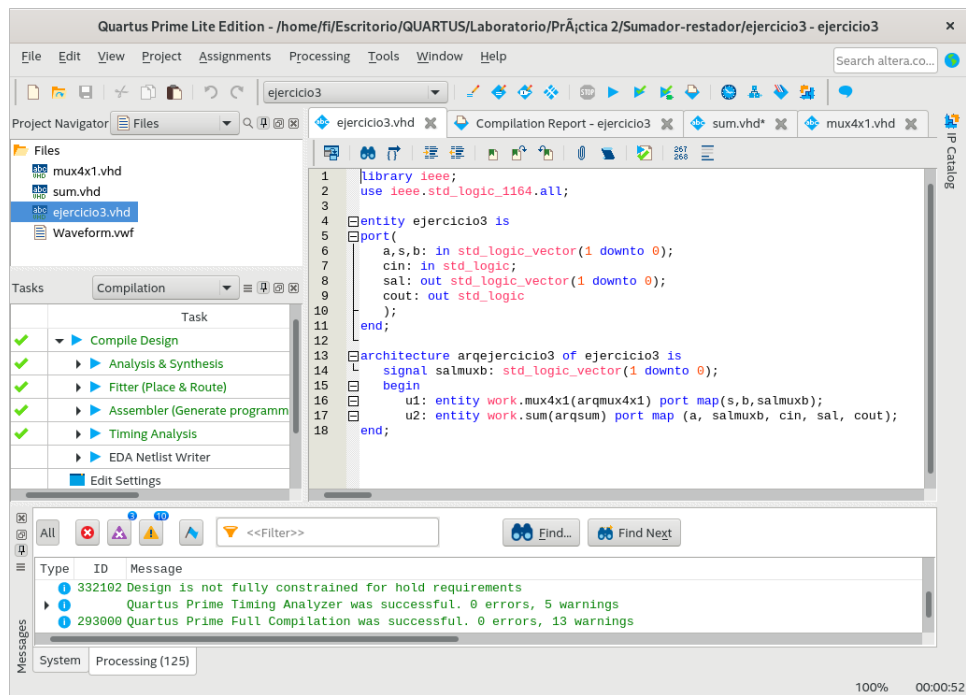
1.1 Compilación de multiplexor 4x1



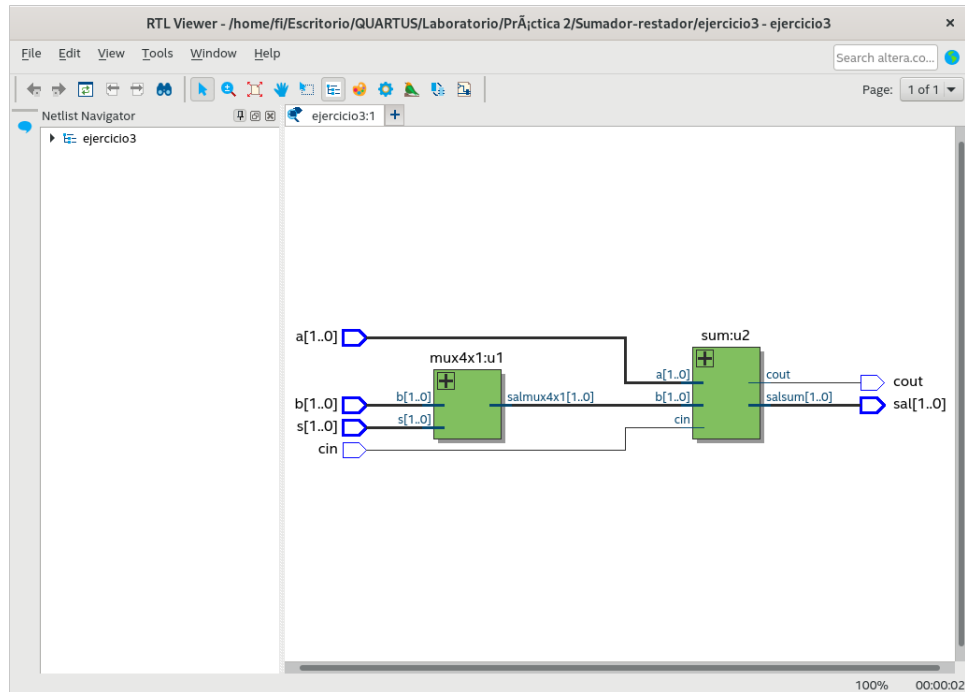
1.2 Compilación de sumador restador



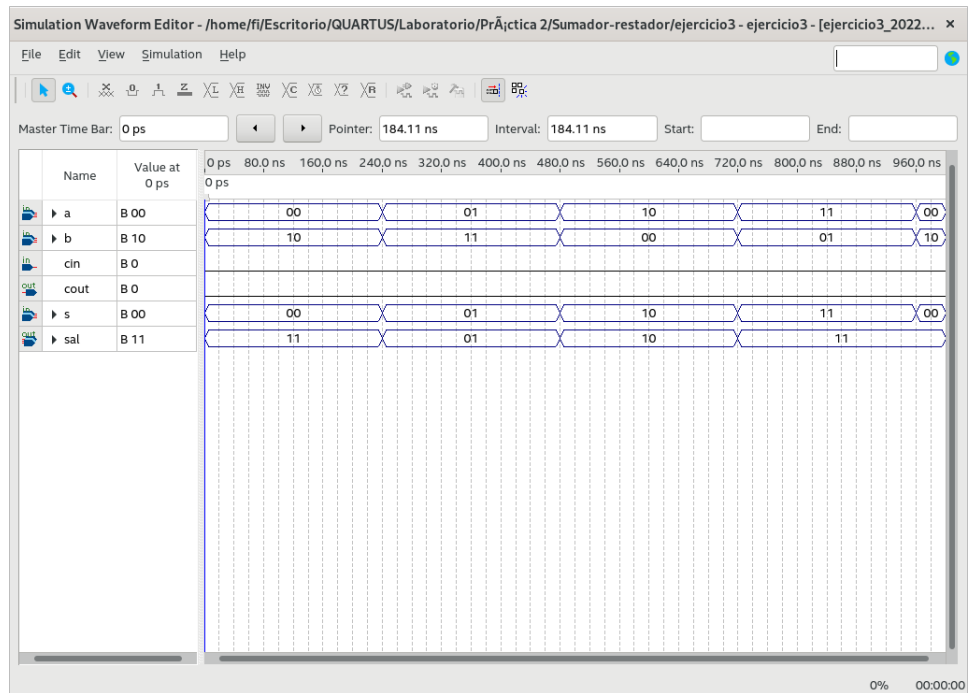
1.3 Compilación de entidad TOP



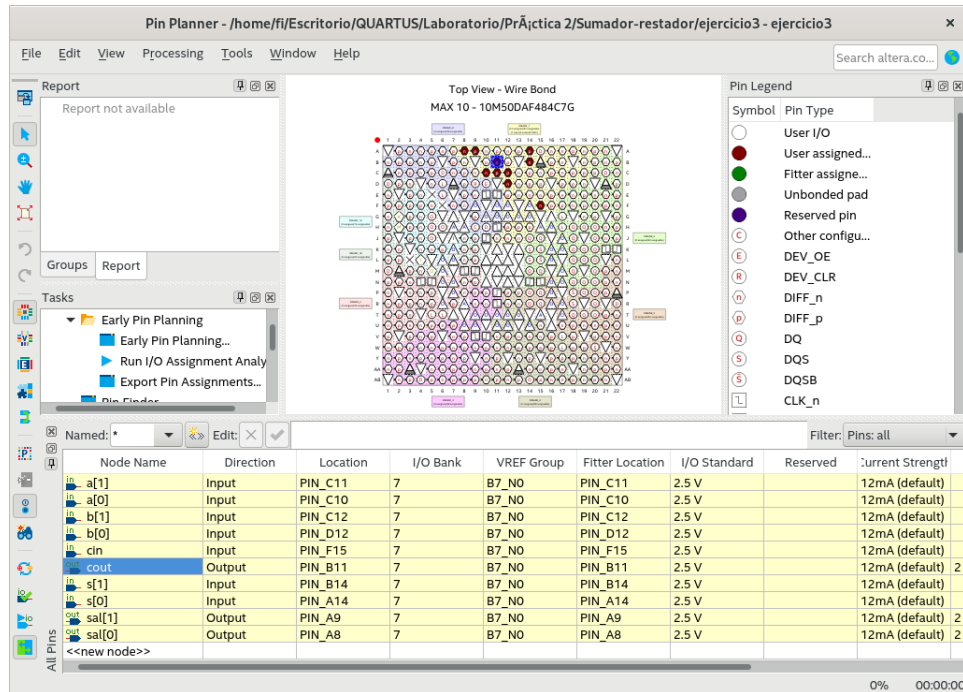
1.4 Diagrama RTL



1.5 Simulación



1.6 Asignación de pines



1.7 Descarga a tarjeta

