

	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Descrição	Flags Afetadas	Endereçamento
LDA	OP = 0 0001					rd			ms								REG[rd] = MEM[ms]	Z e N	Direto
LDAi	OP = 0 0010					rd			IMEDIATO								REG[rd] = IMEDIATO	Z e N	Imediato
STA	OP = 0 0011					rs1			md								MEM[md] = REG[rs1]	Z e N	Direto
ADD	OP = 0 0100					rs1			rs2							rd	REG[rd] = REG[rs1] + REG[rs2]	Z, C e N	REG
SUB	OP = 0 0101					rs1			rs2							rd	REG[rd] = REG[rs1] - REG[rs2]	Z, C e N	REG
AND	OP = 0 0110					rs1			rs2							rd	REG[rd] = REG[rs1] AND REG[rs2]	Z e N	REG
OR	OP = 0 0111					rs1			rs2							rd	REG[rd] = REG[rs1] OR REG[rs2]	Z e N	REG
NOT	OP = 0 1000					rs1										rd	REG[rd] = NOT REG[rs1]	Z e N	REG
JZ	OP = 0 1001								md								Se Z = 1, PC = md		
JN	OP = 0 1011								md								Se N= 1, PC = md		
JMP	OP = 0 1100								md								PC = md		
HLT	OP = 0 1101																		

FLAGS	
Z	Zero
C	Carry
N	Negativo
V	Overflow

MEM	End. (8 Bits)
	0000 0000
	0000 0001
256 Palavras	
	1111 1110
	1111 1111

GPR	End. (3 Bits)
R0	000
R1	001
8 Regs	
R6	110
R7	111