





8. SIMPLIFICAÇÃO DE EXPRESSÕES BOOLEANAS UTILIZANDO DIAGRAMAS DE VEITCH-KARNAUGH

8.1. INTRODUÇÃO

No Capítulo 7, trabalhou se com os circuitos lógicos sem a preocupação com as simplificações desses circuitos. Na prática, porém, estes circuitos obtidos admitem geralmente simplificações.

Para entrar no estudo da simplificação dos circuitos lógicos, torna-se necessário fazer um breve estudo sobre **Diagramas (Mapas) de Veitch-Karnaugh**. Estes diagramas ou mapas permitem a simplificação de maneira mais rápida dos casos extraídos de tabelas da verdade, obtidas de situações quaisquer. Serão estudados os diagramas para 02, 03, 04 e 05 variáveis.







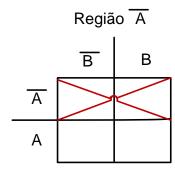
8.2. DIAGRAMA VEITCH-KARNAUGH para 02 Variáveis

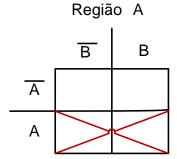
As figuras a seguir mostram a formação de um diagrama de Veitch-Karnaugh para 02 variáveis:

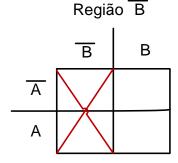
	В	В
A		
A		

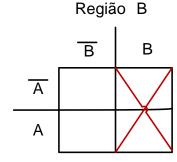
		3		В
A	0	0	0	1
Α	1	0	1	1

No mapa, encontram-se todas as possibilidades assumidas entre as variáveis A e B. As figuras a seguir mostram todas as regiões do mapa.









Como simplificar circuitos lógicos utilizando os mapas de duas variáveis:

- 1. Dada a expressão booleana, correspondente ao circuito lógico combinacional, inicie a localização junto ao mapa de cada uma das partes da expressão;
- 2. Após as localizações (item 1), deve-se proceder com o agrupamento dos valores "1". Em mapas de duas variáveis o agrupamento pode ser feito por

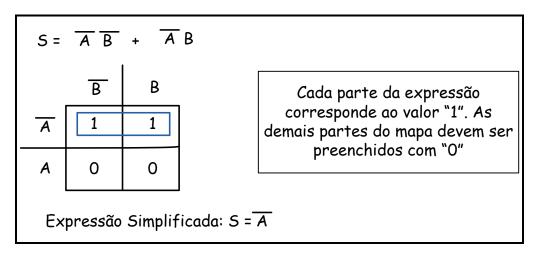


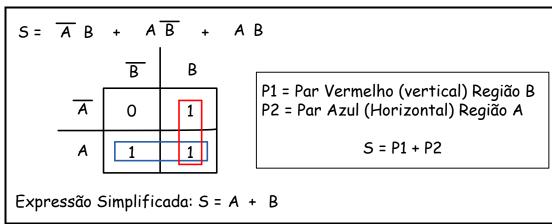




intermédio da formação de pares e quadras (mapa totalmente preenchido de 1 constitui-se uma quadra);

3. Após a execução dos itens 1 e 2, obtém-se a expressão simplificada. Ver ilustrações a seguir:





EXERCÍCIOS para EXPLICAÇÃO

1) Localizar no mapa e obter a expressão simplificada correspondente:

a)
$$S = A \overline{B} + A B$$

b) $S = \overline{A} \overline{B} + A \overline{B} + A \overline{B}$

2) Simplificar o Circuito do Semáforo de 02 Ruas construído nas aulas anteriores, conforme tabela verdade apresentada a seguir. Em seguida, traçar uma comparação das expressões e os circuitos originais (antes da







simplificação) com as expressões e circuitos simplificados, analisando em termos de redução (Cap. 7).

Α	В	V ₁	V_{m1}	V_2	V _{m2}
0	0	0	1	1	0
0	1	0	1	1	0
1	0	1	0	0	1
1	1	1	0	0	1

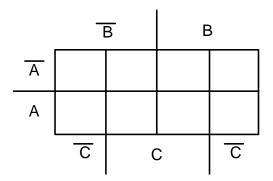


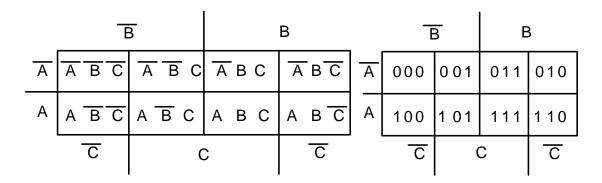




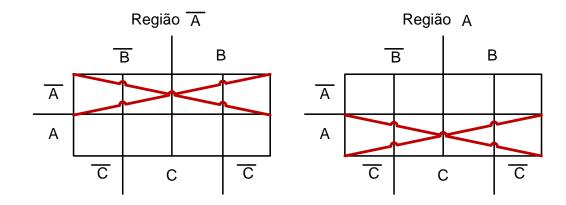
8.3. DIAGRAMA VEITCH-KARNAUGH para 03 Variáveis

As figuras a seguir mostram a formação de um diagrama de Veitch-Karnaugh para 03 variáveis:





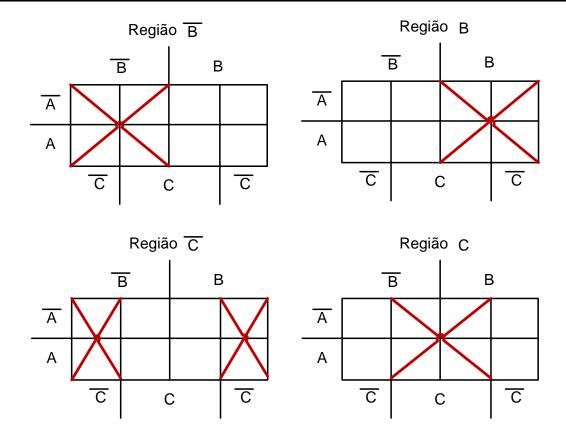
No mapa, encontram-se todas as possibilidades assumidas entre as variáveis A, B e C. As figuras a seguir mostram todas as regiões do mapa.











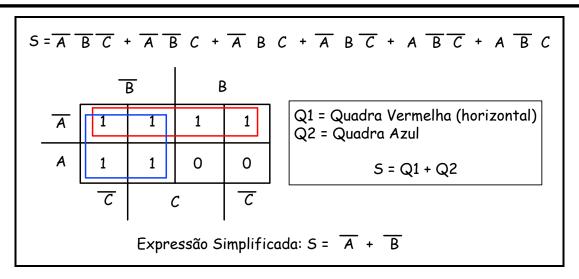
Como simplificar circuitos lógicos utilizando os mapas de três variáveis:

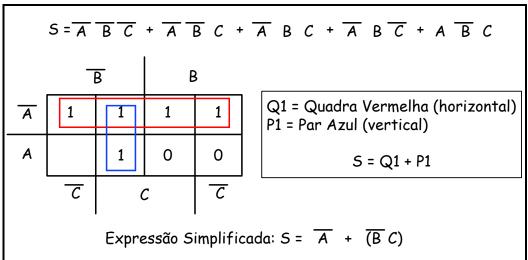
- 1. Dada a expressão booleana, correspondente ao circuito lógico combinacional, inicie a localização junto ao mapa de cada uma das partes da expressão;
- Após as localizações (item 1), deve-se proceder com o agrupamento dos valores "1". Em mapas de três variáveis o agrupamento pode ser feito por intermédio da formação de pares, quadras e/ou oitavas (mapa totalmente preenchido de 1 constitui-se uma oitava);
- 3. Após a execução dos itens 1 e 2, obtém-se a expressão simplificada. Ver ilustrações a seguir:











EXERCÍCIOS para EXPLICAÇÃO

1) Localizar no mapa e obter a expressão simplificada correspondente:

a)
$$S = \overline{A} \overline{B} \overline{C} + \overline{A} \overline{B} C + A \overline{B} \overline{C} + A \overline{B} C + A \overline{B} \overline{C}$$

b)
$$S = A \overline{B} \overline{C} + A \overline{B} C + A B C + A B \overline{C} + \overline{A} B \overline{C}$$

c)
$$S = \overline{A} \overline{B} \overline{C} + \overline{A} \overline{B} \overline{C} + A \overline{B} \overline{C} + A \overline{B} \overline{C} + A \overline{B} \overline{C}$$

d)
$$S = A \overline{B} \overline{C} + A B \overline{C} + A B C + \overline{A} B C$$







2) Simplificar o circuito do Amplificador de Som construído nas aulas anteriores, conforme tabela verdade apresentada a seguir. Em seguida, traçar uma comparação das expressões e os circuitos originais (antes da simplificação) com as expressões e circuitos simplificados, analisando em termos de redução (Cap. 7).

Α	В	C	SA	S _B	Sc
0	0	0	0	0	1
0	0	1	0	0	1
0	1	0	0	1	0
0	1	1	0	1	0
1	0	0	1	0	0
1	0	1	1	0	0
1	1	0	1	0	0
1	1	1	1	0	0

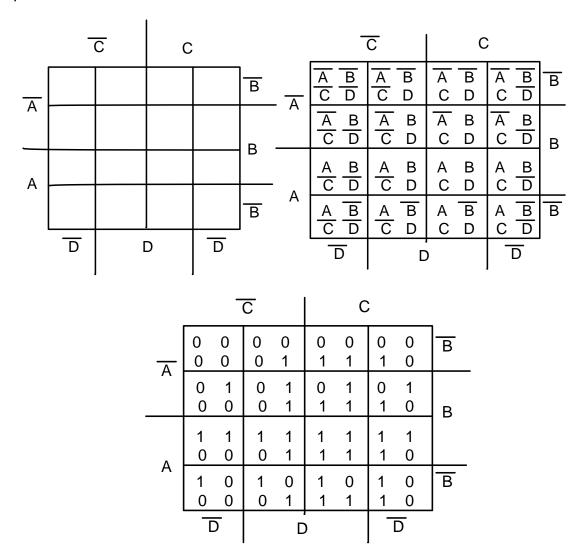






8.4. DIAGRAMA VEITCH-KARNAUGH para 04 Variáveis

As figuras a seguir mostram a formação de um diagrama de Veitch-Karnaugh para 04 variáveis:

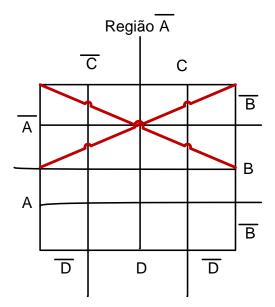


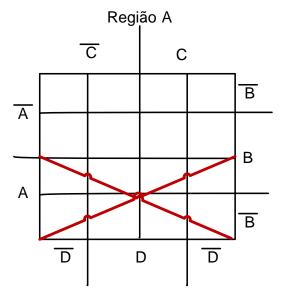
No mapa, encontram-se todas as possibilidades assumidas entre as variáveis A, B, C e D. As figuras a seguir mostram todas as regiões do mapa.

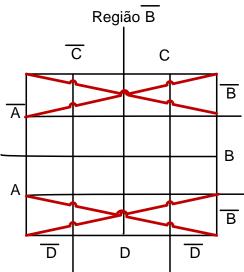


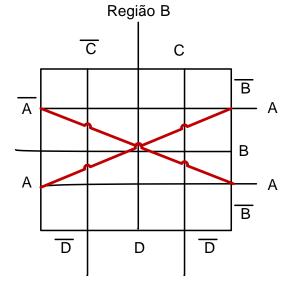










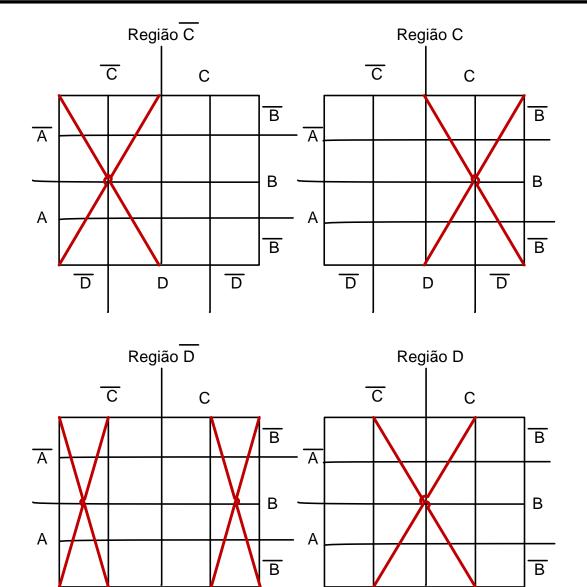




D







Como simplificar circuitos lógicos utilizando os mapas de quatro variáveis:

 $\overline{\mathsf{D}}$

D

1. Dada a expressão booleana, correspondente ao circuito lógico combinacional, inicie a localização junto ao mapa de cada uma das partes da expressão;

 $\overline{\mathsf{D}}$

D

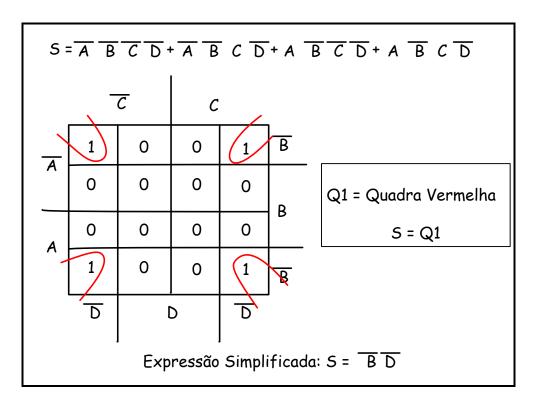
D

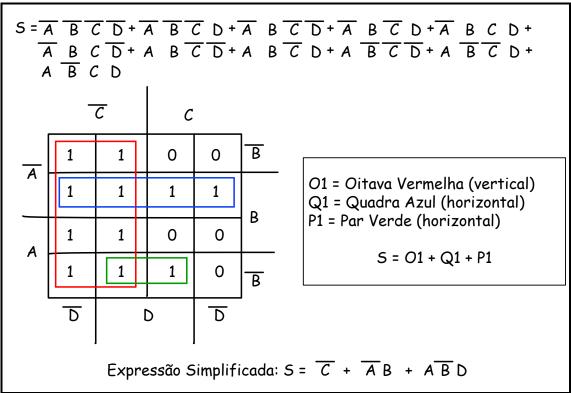
- Após as localizações (item 1), deve-se proceder com o agrupamento dos valores "1". Em mapas de quatro variáveis o agrupamento pode ser feito por intermédio da formação de pares, quadras, oitavas e/ou hexas (mapa totalmente preenchido de 1 constitui-se uma hexa);
- 3. Após a execução dos itens 1 e 2, obtém-se a expressão simplificada. Ver ilustrações a seguir:

















EXERCÍCIOS para EXPLICAÇÃO

1) Localizar no mapa e obter a expressão simplificada correspondente:

2) Simplificar o circuito do Sistema de Intercomunicadores (Central Telefônica) construído nas aulas anteriores, conforme tabela verdade apresentada a seguir. Em seguida, traçar uma comparação das expressões e os circuitos originais (antes da simplificação) com as expressões e circuitos simplificados, analisando em termos de redução (Cap. 7)

Α	В	С	D	SA	SB	Sc	SD
0	0	0	0	0	0	0	0
0	0	0	1	0	0	0	1
0	0	1	0	0	0	1	0
0	0	1	1	0	0	1	0
0	1	0	0	0	1	0	0
0	1	0	1	0	1	0	0
0	1	1	0	0	1	0	0
0	1	1	1	0	1	0	0
1	0	0	0	1	0	0	0
1	0	0	1	1	0	0	0
1	0	1	0	1	0	0	0
1	0	1	1	1	0	0	0
1	1	0	0	1	0	0	0
1	1	0	1	1	0	0	0
1	1	1	0	1	0	0	0
1	1	1	1	1	0	0	0

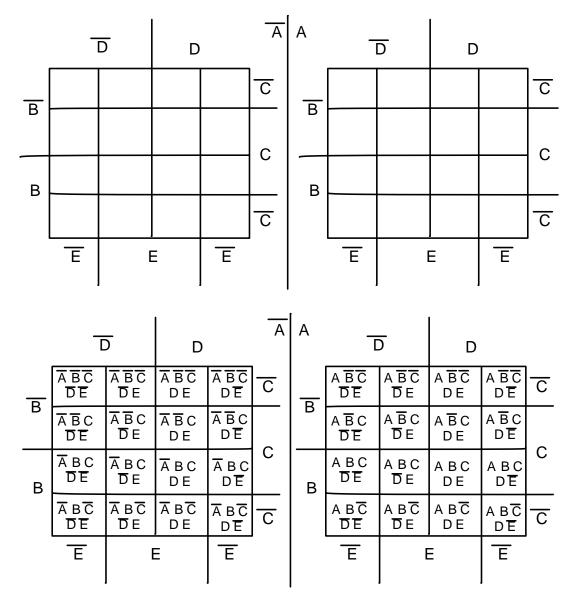






8.5. DIAGRAMA VEITCH-KARNAUGH para 05 Variáveis

As figuras a seguir mostram a formação de um diagrama de Veitch-Karnaugh para 05 variáveis:



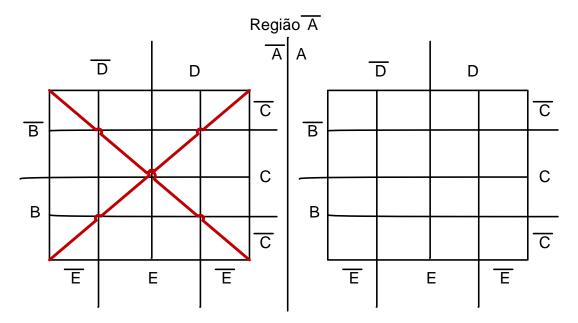






	Ī	-	D		A	A	Ī	<u> </u>	D		
_	0 0 0	0 0 0 0 1	0 0 0 1 1	0 0 0 1 0	C	B	1 0 0	1 0 0 0 1	1 0 0 1 1	1 0 0	C
В	0 0 1 0 0	0 0 1 0 1	0 0 1 1 1	0 0 1 1 0		В	1 0 1 0 0	1 0 1 0 1	1 0 1 1 1	1 0 1 1 0	
В	0 1 1 0 0	0 1 1 0 1	0 1 1 1 1	0 1 1 1 0	С	В	1 1 1 0 0	1 1 1 0 1	1 1 1 1 1	1 1 1 1 0	С
	0 1 0 0 0	0 1 0 0 1	0 1 0 1 1	0 1 0 1 0	С		1 1 0 0 0	1 1 0 0 1	1 1 0 1 1	1 1 0 1 0	С
	Ē	E	Ξ	Ē			Ē	E	≣ .	Ē	

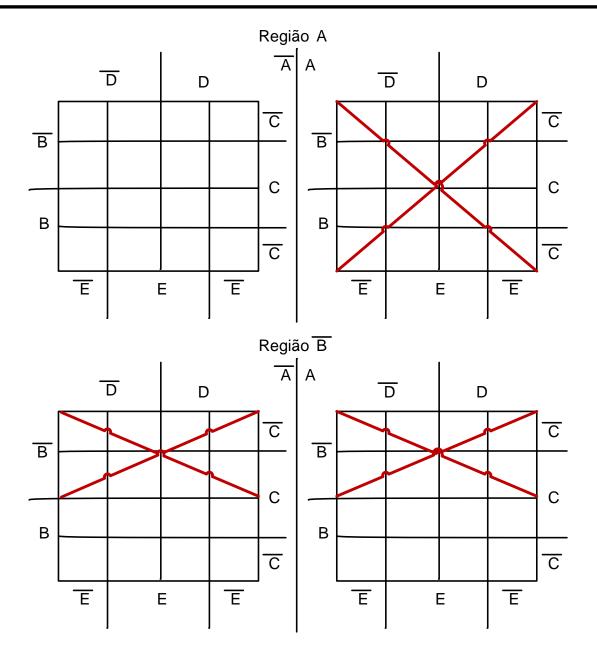
No mapa, encontram-se todas as possibilidades assumidas entre as variáveis A, B, C, D e E. As figuras a seguir mostram todas as regiões do mapa.







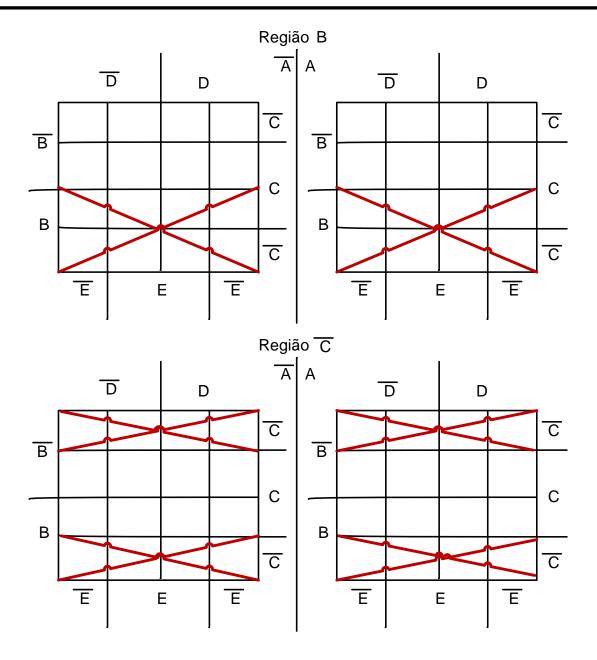








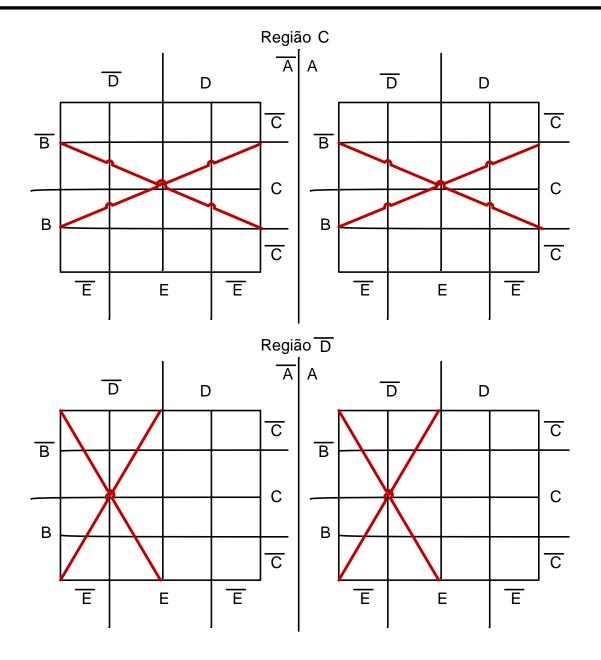








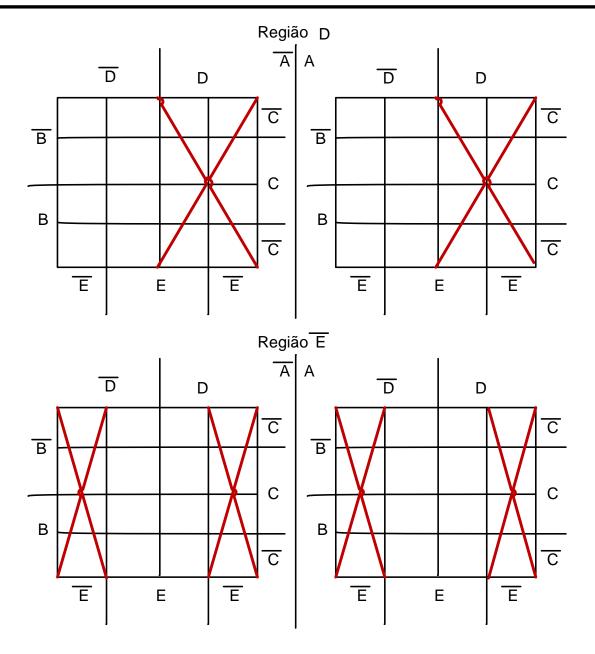








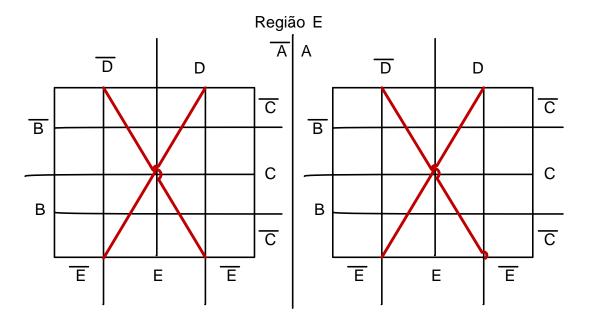












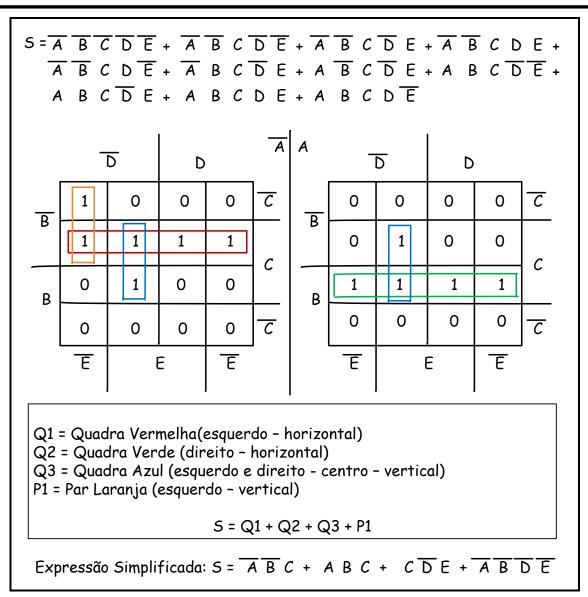
Como simplificar circuitos lógicos utilizando os mapas de cinco variáveis:

- 1. Dada a expressão booleana, correspondente ao circuito lógico combinacional, inicie a localização junto ao mapa de cada uma das partes da expressão;
- 2. Após as localizações (item 1), deve-se proceder com o agrupamento dos valores "1". Em mapas de cinco variáveis o agrupamento pode ser feito por intermédio da formação de pares, quadras, oitavas e/ou hexas;
- 3. Após a execução dos itens 1 e 2, obtém-se a expressão simplificada. Ver ilustrações a seguir:









EXERCÍCIOS

1) Localizar no mapa e obter a expressão simplificada correspondente:







S = A B C D E + A







8.6. DIAGRAMA VEITCH-KARNAUGH com CONDIÇÕES IRRELEVANTES

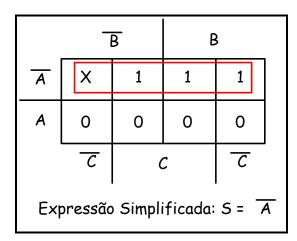
Chama-se condição irrelevante (X) a situação de entrada em que a saída pode assumir 0 ou 1 indiferentemente. Esta condição ocorre principalmente pela impossibilidade prática do caso de entrada acontecer, sendo utilizada em várias situações nos itens anteriores.

Para a sua utilização em diagramas de Veitch-Karnaugh, deve-se, para cada condição irrelevante, adotar 0 ou 1, dos dois, aquele que possibilitar melhor agrupamento e consequentemente maior simplificação.

Para esclarecer este processo, segue exemplo:

Α	В	C	S
0	0	0	Χ
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Transpondo esta tabela para o diagrama, tem-se:



O símbolo (X) indica que neste caso a saída pode assumir 0 ou 1, indiferentemente, já que, ou a situação de entrada é impossível de acontecer, ou, ainda, possibilita qualquer dos 2 valores na saída. Para fins de simplificação, deve-se adotar X = 1, já que assim sendo, pode-se obter uma quadra, ao invés de



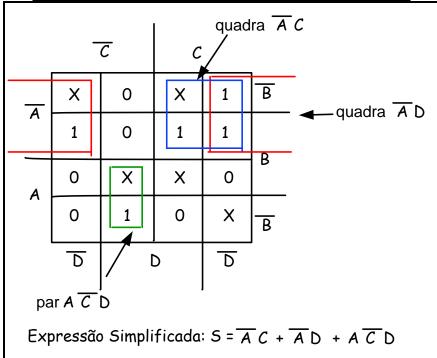




2 pares (no caso de X = 0), representando maior simplificação da expressão de saída.

Convém ressaltar que, em uma tabela da verdade, podem ocorrer várias condições irrelevantes que devem ser consideradas independentemente, conforme agrupamento em que se encontram. Exemplificando:

Α	В	С	D	S
0	0	0	0	X
0	0	0	1	0
0	0	1	0	1
0	0	1	1	X
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	1
1	0	0	0	0
1	0	0	1	1
1	0	1	0	X
1	0	1	1	0
1	1	0	0	0
1	1	0	1	X
1	1	1	0	0
1	1	1	1	X









Nota-se, no exemplo, que as condições irrelevantes pertencentes aos agrupamentos receberam valor 1, enquanto as deixadas de fora, valor 0.

EXERCÍCIOS

1) A Tabela a seguir, representa as possibilidades de saída obtidas de um projeto envolvendo 03 variáveis A, B e C. Determine a expressão simplificada.

Α	В	С	S
0	0	0	1
0	0	1	Χ
0	1	0	0
0	1	1	1
1	0	0	Χ
1	0	1	1
1	1	0	Χ
1	1	1	Χ

2) Simplifique a expressão representativa da tabela.

Α	В	С	D	S
0	0	0	0	1
0	0	0	1	X
0	0	1	0	1
0	0	1	1	0
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	0
1	0	0	0	1
1	0	0	1	0
1	0	1	0	X
1	0	1	1	1
1	1	0	0	Х
1	1	0	1	1
1	1	1	0	X
1	1	1	1	0

3) Simplificar o circuito do Controle de Bombeamento de Água construído nas aulas anteriores. Em seguida, traçar uma comparação das expressões e os circuitos originais (antes da simplificação) com as expressões e circuitos simplificados, analisando em termos de redução (ver enunciado no Cap. 7, exercício 3).







8.7. AGRUPAMENTOS DE ZEROS

Pode-se, alternativamente, agrupar as células que valem 0 para obter-se a expressão simplificada em diagramas de Veitch-Karnaugh, porém, com esta prática, obtém-se o complemento da função, ou seja, a saída S' (negado).