

ARQ I - ATIVIDADE PRÁTICA

ARTIGO CIENTÍFICO

Os arquivos solicitados nas atividades relacionadas abaixo deverão ser entregues no formato texto (TXT ou RTF, acompanhado opcionalmente no caso de atividades extras, por PDF gerado por LaTeX, **NÃO USAR** .doc ou .docx), devidamente identificado com nome e matrícula.

INSTRUÇÕES:

1.) Ler os artigos recomendados:

<https://docplayer.com.br/3878086-O-cpld-dispositivo-complexo-de-logica-programacao-aplicado-em-automacao-industrial-resumo.html>
Acessado em 31/07/2022

[https://edisciplinas.usp.br/pluginfile.php/530826/mod_resource/content/1/DISPOSITIVOS LÓGICOS PROGRAMÁVEIS_2014.pdf](https://edisciplinas.usp.br/pluginfile.php/530826/mod_resource/content/1/DISPOSITIVOS_LÓGICOS_PROGRAMÁVEIS_2014.pdf)
Acessado em 31/07/2022

e, pelo menos, mais um artigo a sua escolha sobre o tema.

2.) Identificar a referência segundo os padrões de citação para artigo científico.

DICAS:

INDISPENSÁVEL identificar a autoria do objeto e do autor, bem como todas referências usadas. Consultar os padrões de normalizações para documentos no *site* da Biblioteca da PUC-Minas:

http://www.pucminas.br/biblioteca/index_padrao.php

ou

<https://www.overleaf.com/latex/templates/modelo-canonical-de-artigo-icei-puc-minas/xbhfbmvhhkv#.WOT4sU11rNA>

3.) Segundo os textos recomendados, definir e caracterizar

ASIC
ASSP
SPLD
CPLD
SOC
FPGA

4.) Diferenciar (sugestão: montar uma tabela)

PROM
PLA
PAL

5.) Diferenciar (sugestão: montar uma tabela)

CPLD
FPGA

EXTRA

6.) Procurar, pelo menos, dois outros artigos que tratem do mesmo assunto e que apoiem as afirmações dos artigos recomendados sobre a questão: CPLD ou FPGA? Fazer as indicações das referências dentro dos padrões de normalização mencionados acima.

7.) Recomendável editar artigo segundo a sugestão do modelo em:

<https://www.overleaf.com/latex/templates/modelo-canonical-de-artigo-icei-puc-minas/xbhfbmvhhkv#.WrZI2rLw-Mo>

Recomendável experimentar a edição pelo site acima, ou em :

<https://www.sharelatex.com/>