

ARQUITETURA DE COMPUTADORES I

PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
08						
			01	G00	Preparação para o início de atividades	
	03	A01			Apresentação da disciplina - Introdução	
	05	A02			Modelo de computador - Representação de dados	
			07	G01	Guia 01	
	10	A03			Sistemas de numeração	
	12	A04			Representação inteira	
			14	G02	Guia 02	
	17	A05			Representação fracionária	
	19	A06			Complementos	
			21	G03	Guia 03	
	24	A07			Álgebra de proposições	
	26	A08			Circuitos lógicos combinacionais	
			28	G04	Guia 04	
	31	A09			Simplificações de circuitos	
09						
	02	A10			Simplificações de circuitos	
			04	G05	Guia 05	
	07	--			Feriado	
	09	A11			Simplificações de circuitos	
			11	G06	Guia 06	
	14	A12			Arquitetura de microprocessadores - LU	
	16	A13			Arquitetura de microprocessadores - AU	
			18	G07	Guia 07	
	21	A14			Arquitetura de microprocessadores - ALU	
	23	A15			Circuitos lógicos sequenciais	
			25	G08	Guia 08	
	28	A16			Máquinas de estados finitos - FSM	
	30	A17			Máquinas de estados finitos - Mealy e Moore	
10						
			02	G09	Guia 09	
	05	A18			Máquinas de estados finitos - Autômato de pilha	
	07	A19			Máquinas de estados finitos - Máquina de Turing	
			09	G10	Guia 10	
			13	T01	Artigo	(*)
	12	--			Feriado	
	14	A20			<i>Latches e flip-flops</i>	
			16	G11	Guia 11	
	19	A21			Contadores síncronos	
	21	A22			Contadores assíncronos	
			23	G12	Guia 12	
	26	A23			Verificação 01 - Circuitos combinacionais	20
	28	A24			Registradores	
			30	G13	Guia 13	

OBS.:

(*) Entrega especial.

ARQUITETURA DE COMPUTADORES I

PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
11						
				ADA	A programar	(*)
			03	R01	Recuperação/Refação 01a	(*)
	04	A25			Arquitetura de microprocessadores - Modelo	
			06	G14	Guia 14	
	09	A26			Arquitetura de microprocessadores - Memória	
	11	A27			Arquitetura de microprocessadores - Desvios	
			13	G15	Guia 15	
	16	A28			Arquitetura de microprocessadores - Instruções	
	18	A29			Arquitetura de microprocessadores - Endereçamento	
			20	G16	Guia 16	
	23	A30			Arquitetura de microprocessadores - Funções	
	25	A31			Arquitetura de microprocessadores - Pilha	
			27	P01	Projeto 01	
	30	A32			Verificação 02 - Circuitos sequenciais	20
12						
	02	A33			Arquitetura de microprocessadores - Integração	
			04	R02	Recuperação/Refação 02	
	07	A34			Software básico	
	09	A35			Software básico	
					Divulgação de notas de atividades práticas + ADA	40
			11		A programar	
	14	A36			Verificação 03 - Circuitos sequenciais	20
	16	A37			Revisão	
			18	- -	A programar	
	21	A38			Verificação 04 - Reavaliação - Todos os assuntos	20
	23	A39			A programar	
					Divulgação de notas finais	
		02			Práticas investigativas (extra-classes)	
T		80		40	Totais	100

OBS.:

A Avaliação de Desempenho Acadêmico (ADA) será agendada para todas as disciplinas.

ARQUITETURA DE COMPUTADORES I

PROPOSTA INICIAL PARA O CRONOGRAMA

AULA	DATA	DISTRIBUIÇÃO DE AULAS DE TEORIA
01	03/08	Apresentação da disciplina - Introdução
02	05/08	Modelo de computador - Representações de dados
03	10/08	Sistemas de numeração
04	12/08	Representação inteira
05	17/08	Representação fracionária
06	19/08	Complementos
07	24/08	Álgebra de proposições
08	26/08	Circuitos lógicos combinacionais
09	31/08	Simplificações de circuitos (VK-Maps)
10	02/09	Simplificações de circuitos (QM)
	07/09	Feriado
11	09/09	Simplificações de circuitos
12	14/09	Arquitetura de microprocessadores - LU
13	16/09	Arquitetura de microprocessadores - AU
14	21/09	Arquitetura de microprocessadores - ALU
15	23/09	Circuitos lógicos sequenciais
16	28/09	Máquinas de Estados Finitos (FSM)
17	30/09	Diagramas de Mealy e Moore
18	05/10	Autômato de pilha
19	07/10	Máquina de Turing
	12/10	Feriado
20	14/10	<i>Latches e Flip-flops</i>
21	19/10	Contadores síncronos
22	21/10	Contadores assíncronos
23	26/10	Verificação de aprendizagem 01
24	28/10	Registradores (RTL)
	02/11	Feriado
25	04/11	Arquitetura de microprocessadores - Modelo
26	09/11	Arquitetura de microprocessadores - Memória
27	11/11	Arquitetura de microprocessadores - Controle
28	16/11	Arquitetura de microprocessadores - Desvios
29	18/11	Arquitetura de microprocessadores - Endereçamento
30	23/11	Arquitetura de microprocessadores - Funções
31	25/11	Arquitetura de microprocessadores - Pilha
32	30/11	Verificação de aprendizagem 02
33	02/12	Arquitetura de microprocessadores - Integração
34	07/12	Arquitetura de microprocessadores - Evolução
35	09/12	Verificação de aprendizagem 03
36	14/12	Software básico
37	16/12	Revisão
38	21/12	Reavaliação - Verificação de aprendizagem 04
39	23/12	A programar
40		
	02h	Práticas investigativas (extra-classes)
40	80 h-a	Aulas teóricas previstas e prática investigativa

Observações:

A proposta a seguir é passível de modificações, dependentes do aceite e sugestões do Colegiado do Curso e eventualidades. Lançamentos no SGA poderão ser alterados.

As avaliações e atividades práticas acompanharão o desenvolvimento da teoria.

As datas previstas para as avaliações **são provisórias. Não haverá qualquer avaliação, sem prévio anúncio em sala de aula e posterior confirmação.**

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.50 semana em atraso, **até o limite de 03 semanas**, após o que **NÃO mais serão aceitos para fins de avaliação** somativa. No último mês letivo, o fator de depreciação será de 0.90, **para qualquer entrega fora do prazo**, independente do atraso.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, para acompanhamento das atividades já avaliadas.

Proposta provisória para verificações de aprendizagem				
Teoria				pontos
	01	P1	avaliação somativa individual acumulativa	20
		P2	avaliação somativa individual acumulativa	20
		P3	avaliação somativa individual acumulativa	20
Subtotal			$P1(20) + P2(20) + P3(20)$	60
Prática				
	15	P4	atividades práticas semanais (15 no mínimo) e	20
		P5	outras atividades semanais, projetos e artigo	15
			Avaliação de Desempenho Acadêmico (ADA=05)	5
Subtotal			$(P1+P2+P3)+(P4+P5)$	100
		P6	reavaliação (repositiva/substitutiva, se necessária)	20
Subtotal		P7	$P7 = \text{substituir}(P6, \text{menor}(P1, P2, P3, P4, P5))$	100
Total			$(P6 P7)$	100 pontos

As avaliações somativas e individuais serão aplicadas de forma incremental: parte menor do conteúdo já avaliado será revista, e a maior parte será do conteúdo mais recente.

A Avaliação de Desempenho Acadêmica (ADA) será aplicada na data e na forma indicada pelo curso. O valor obtido nessa avaliação será incorporado em até 05 pontos. A data e as formas para aplicação serão definidas, oportunamente, pela Coordenação de Curso.

A reavaliação poderá incluir o reaproveitamento parcial de valores obtidos anteriormente. Todos os pontos reunidos nessa etapa terão caráter substitutivo, independente do valor final ser superior ou inferior ao já obtido. O reaproveitamento de avaliações sobre atividades práticas, terão prioridade sobre outras formas de avaliação.

Em caso de perda de uma avaliação (**e apenas nas condições previstas no Manual do Aluno**), comunicar imediatamente ao professor, e apresentar petição justificada; caso aprovada, agendar a reposição (dentro do prazo de uma semana, se possível). **Em qualquer outro caso**, a **avaliação correspondente terá valor igual a zero** e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.