regfile:rf

Equal0

A[4..0]
5'h0 B[4..0]
= OUT

mem_s

DATAOUT[31..0]
PORTBDATAOUT[0]
PORTBDATAOUT[1]
PORTBDATAOUT[2]
PORTBDATAOUT[3]
PORTBDATAOUT[4]
PORTBDATAOUT[5]
PORTBDATAOUT[6]
PORTBDATAOUT[7]
PORTBDATAOUT[8]
PORTBDATAOUT[9]
PORTBDATAOUT[10]
PORTBDATAOUT[11]
PORTBDATAOUT[12]
PORTBDATAOUT[13]
PORTBDATAOUT[14]
PORTBDATAOUT[15]
PORTBDATAOUT[16]
PORTBDATAOUT[17]
PORTBDATAOUT[18]
PORTBDATAOUT[19]
PORTBDATAOUT[20]
PORTBDATAOUT[21]
PORTBDATAOUT[22]
PORTBDATAOUT[23]
PORTBDATAOUT[24]
PORTBDATAOUT[25]
PORTBDATAOUT[26]
PORTBDATAOUT[27]
PORTBDATAOUT[28]
PORTBDATAOUT[29]
PORTBDATAOUT[30]
PORTBDATAOUT[31]

CLK0
1'h0 CLR1
DATAIN[31..0]
1'h1 ENA1
1'h0 PORTBCLR1
32'h0 PORTBDATAIN[31..0]
1'h1 PORTBENA1
PORTBRADDR[4..0]
5'h0 PORTBWADDR[4..0]
1'h0 PORTBWE
RADDR[4..0]
WADDR[4..0]
WE

SYNC_RAM

i_clk
i_wd3[31..0]
i_ra2[4..0]
i_ra1[4..0]
i_wa3[4..0]
i_we3

o_rd1~[31..0]
0
32'h0 1
o_rd1[31..0]

o_rd2~[31..0]
0
32'h0 1
o_rd2[31..0]

Equal1

A[4..0]
5'h0 B[4..0]
= OUT