

FACULTAD DE INGENIERÍA ELECTRÓNICA Y REDES DE INFORMACIÓN
IER202/ Teoría de Circuitos
Período 2017-2

1. Identificación.-

Número de sesiones: 32

Número total de hora de aprendizaje. TOTAL: 160 h= 64 presenciales + 96 h de trabajo autónomo.

Créditos – malla actual: 4

Profesor: Iván Sánchez

Correo electrónico del docente (Udlanet): i.sanchez@udlanet.ec

Coordinador: Angel Jaramillo

Campus: Queri

Pre-requisito: EIP521

Co-requisito:

Paralelo:

Tipo de asignatura:

Optativa	
Obligatoria	X
Práctica	

Organización curricular:

Unidad 1: Formación Básica	
Unidad 2: Formación Profesional	X
Unidad 3: Titulación	

Campo de formación:

Campo de formación				
Fundamentos teóricos	Praxis profesional	Epistemología y metodología de la investigación	Integración de saberes, contextos y cultura	Comunicación y lenguajes
	X			

2. Descripción del curso

Teoría de Circuitos es una materia que permite conocer sistemáticamente las teorías, leyes y modelos matemáticos para la resolución de circuitos eléctricos de corriente continua y alterna.

3. Objetivo del curso

Resolver correctamente Circuitos Eléctricos de Corriente Continua y Alterna, aplicando teoremas, leyes y modelos matemáticos.

4. Resultados de aprendizaje deseados al finalizar el curso

Resultados de aprendizaje (RdA)	RdA perfil de egreso de carrera	Nivel de desarrollo (carrera)
<p>1. Aplica métodos y teoremas en la resolución de circuitos eléctricos con elementos pasivos en corriente continua y alterna.</p> <p>2. Analiza circuitos de corriente alterna por medio de herramientas matemáticas.</p>	Electrónica y Redes de Información	
	<p>1. Diseña con criterio circuitos eléctricos y electrónicos que solucionan problemáticas y necesidades en las infraestructuras tecnológicas para el sector residencial, comercial e industrial</p> <p>2. Implementa eficazmente soluciones electrónicas tanto analógicas como digitales, que proporcionen servicios comunicacionales, de seguridad, bienestar y ahorro energético</p>	<p>Inicial ()</p> <p>Medio (X)</p> <p>Final (X)</p>
	Redes y Telecomunicaciones	
	<p>1. Diseña con criterio sistemas de comunicaciones que permitan satisfacer las condiciones de operación de distintas organizaciones basados en el marco de estándares internacionales de infraestructuras de redes</p>	<p>Inicial (X)</p> <p>Medio ()</p> <p>Final ()</p>
	Sistemas	
	<p>Gestiona tecnologías de computadoras, arquitecturas de software y tecnologías de redes de información.</p>	<p>Inicial (X)</p> <p>Medio ()</p> <p>Final ()</p>

5. Sistema de evaluación

De acuerdo al Modelo Educativo de la UDLA la evaluación busca evidenciar el logro de los resultados de aprendizaje (RdA) enunciados en cada carrera y asignatura, a través de mecanismos de evaluación (MdE). Por lo tanto la evaluación debe ser continua, formativa y sumativa. La UDLA estipula la siguiente distribución porcentual para los reportes de evaluaciones previstas en cada semestre de acuerdo al calendario académico:

Reporte de progreso 1 35%

- ✓ Talleres de resolución de ejercicios (2%)
- ✓ Ejercicios para resolución individual (3%)
- ✓ Prácticas de laboratorio (5%)
- ✓ Pruebas escritas o virtuales (10%)
- ✓ Prueba del Progreso 1 (15%)

Reporte de progreso 2 35%

- ✓ Talleres de resolución de ejercicios (2%)

- ✓ Ejercicios para resolución individual (3%)
- ✓ Prácticas de laboratorio (5%)
- ✓ Pruebas escritas o virtuales (10%)
- ✓ Prueba del Progreso 2 (15%)

Evaluación final 30%

- ✓ Ejercicios para resolución individual (3%)
- ✓ Prácticas de laboratorio (3%)
- ✓ Pruebas escritas o virtuales (9%)
- ✓ Prueba de la Evaluación Final (15%)

Al finalizar el curso habrá un examen de recuperación para los estudiantes que, habiendo cumplido con más del 80% de asistencia presencial a clases, deseen reemplazar la nota de un examen escrito anterior (ningún otro tipo de evaluación). Este examen debe integrar todos los conocimientos estudiados durante el periodo académico, por lo que será de alta exigencia y el estudiante necesitará prepararse con rigurosidad. La nota de este examen reemplazará a la del examen que sustituye. Recordar que para rendir el EXAMEN DE RECUPERACIÓN, es requisito que el estudiante haya asistido por lo menos al 80% del total de las sesiones programadas de la materia. No se podrá sustituir la nota de un examen previo en el que el estudiante haya sido sancionado por una falta grave, como copia o deshonestidad académica.

6. Metodología del curso y de mecanismos de evaluación.

La asignatura se impartirá en horas de 60 minutos de duración, 4 veces a la semana, en cada sesión se indica los temas según el Sílabo y se desarrollarán:

- Instrucción directa para la demostración de leyes y modelos matemáticos.
- Talleres grupales para la resolución de ejercicios en clase.
- Resolución de test teóricos y de ejercicios de manera autónoma.
- Prácticas de laboratorio para crear habilidades en el manejo de equipos, dispositivos eléctricos y comprobar físicamente lo aprendido en las clases teóricas.
- Informes de laboratorio para crear destrezas en el manejo de formatos para publicación de resultados y descubrimientos logrados en las prácticas de laboratorio (Modelo IEEE).

La evaluación de cada uno de los escenarios de aprendizaje se realizará mediante las rúbricas que se adjuntan en el anexo de este sílabo, quedando la ponderación de cada una de ellas para cada uno de los progresos como sigue:

En progreso 1 y 2:

- **Deberes – 3%:** *El estudiante debe entregar los deberes como parte de su trabajo autónomo, estos deberes serán enviados con 5 días de anticipación.*
- **Evaluaciones escritas – 10%:** *El estudiante estará sujeto regularmente a evaluaciones escritas de subtemas puntuales detallados en el sílabo. Estas*

evaluaciones serán indicadas oportunamente de modo que el estudiante pueda prepararse debidamente.

- **Portafolio de Prácticas de Laboratorio – 5%:** *Este porcentaje se divide como sigue.-*
 - **Trabajos Preparatorios – 1.5%:** *Estos trabajos preparatorios servirán de orientación para que el estudiante tenga una idea de lo que va a realizar durante una práctica de laboratorio y deberá ser presentado antes de comenzar la misma; además, este trabajo debe ser realizado de forma individual.*
 - **Trabajo en el Laboratorio – 1.5%:** *Este ítem corresponde al porcentaje de avance de la práctica que los estudiantes lograron el desarrollo de la misma.*
 - **Informes – 2%:** *Los informes consistirán en la interpretación de los resultados obtenidos durante la práctica y serán realizados de forma grupal.*
- **Talleres – 2%:** *Los talleres serán cuestionarios que serán resueltos en grupo de 2 estudiantes.*
- **Examen – 15%:** *Los exámenes serán cuestionarios que serán resueltos de forma individual y sin consulta.*

Evaluación final:

- **Deberes – 3%:** *El estudiante debe entregar los deberes como parte de su trabajo autónomo, estos deberes serán enviados con 5 días de anticipación.*
- **Evaluación Práctica – 3%:** *Se evaluará de manera individual las destrezas de los alumnos en los manejos de los elementos eléctricos y equipos de medida del laboratorio. (1,5% trabajo preparatorio y 1,5% informe de la practica).*
- **Evaluaciones escritas – 9%:** *El estudiante estará sujeto regularmente a evaluaciones escritas de subtemas puntuales detallados en el sílabo. Estas evaluaciones serán indicadas oportunamente de modo que el estudiante pueda prepararse debidamente.*
- **Examen final – 15%:** *Son preguntas teóricas y resolución de ejercicios.*

Las metodologías y mecanismos de evaluación deben explicarse en los siguientes escenarios de aprendizaje:

6.1. **Escenario de aprendizaje presencial.**

Instrucciones directas impartidas en el aula, talleres de resolución de ejercicios de forma grupal, prácticas de laboratorio, clases de tutoría o apoyo académico.

6.2. **Escenario de aprendizaje virtual.**

Resolución de ejercicios mediante test en la plataforma virtual, realización de pruebas en el aula virtual, lecturas de material colocado por el docente en la plataforma virtual como apoyo a las clases presenciales.

6.3. **Escenario de aprendizaje autónomo.**

Lecturas previas de los capítulos indicados en el sílabo de cada tema en la bibliografía. Realización de ejercicios y problemas de manera autónoma. Búsqueda de información complementaria.

7. **Temas y subtemas del curso**

RdA	Temas	Subtemas
1. Aplica métodos y teoremas en la resolución de circuitos eléctricos con elementos pasivos en corriente continua y alterna.	1. Métodos para el análisis de Circuitos Resistivos (REPASO).	1.1 Método de las mallas. 1.2 Método de los nodos.
	2. Teoremas de los circuitos eléctricos.	2.1 Transformaciones de fuentes. 2.2 Principio de Superposición. 2.3 Teoremas de Thévenin y Norton. 2.4 Máxima Transferencia de Potencia.
	3. Análisis de Circuitos en Régimen Transitorio.	3.1 Circuitos de primer orden. 3.2 Carga y descarga de elementos almacenadores de energía sobre una resistencia.

RdA	Temas	Subtemas
2. Analiza circuitos de corriente alterna por medio de herramientas matemáticas.	4. Análisis sinodal en estado estable.	4.1 Generación de voltajes alternos sinodales. 4.2 Fasores. 4.3 Impedancia y Admitancia. 4.4 Relaciones fasoriales para los elementos eléctricos pasivos. 4.5 Diagramas fasoriales. 4.6 Análisis de circuitos en régimen sinodal estable. 4.7 Acoplamiento Magnético. 4.8 Potencia compleja. 4.9 Factor de Potencia y su corrección.

8. Planificación secuencial del curso

Semanas 1 a 2 (12/09/2016 al 23/09/2016)					
RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#1	1. Métodos para el análisis de Circuitos Resistivos. (REPASO)	1.1 Método de los nodos. (2 horas)	Instrucción Directa: * Análisis de Mallas. * Ejercicios en Clase (1 horas) 5-10 minutos previos discusión lectura 1.	Lectura 1: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 93-97)	Bloque ejercicios 1: Semana 1 Rubrica 2
			Instrucción Directa: * Análisis de Mallas con Fuentes de Corriente. * Análisis de Malla y Nodo por Inspección. (1 horas) 5-10 minutos previos discusión lectura 2.	Lectura 2: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 98-104)	
		1.2 Método de las mallas. (2 horas)	Instrucción Directa: * Análisis Nodal. (1 horas) 5-10 minutos previos discusión lectura 3.	Lectura 3: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 81-88)	Bloque ejercicios 2: Semana 2 Rubrica 2
			Instrucción Directa: * Análisis Nodal con Fuentes de Voltaje. (1 horas) 5-10 minutos previos discusión lectura 4.	Lectura 4: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 88-92)	
			Taller: * Resolución de Ejercicios (2 horas)		Taller 1: Semana 2

			Rubrica 2
	Prueba 1 del Progreso I (En línea)	Evaluación Teórica: * Resolución de ejercicios (2 horas)	Prueba 1 del Progreso I Semana 2 Rubrica 1

Semanas 3 a 4 (26/09/2016 al 07/10/2016)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#1	2. Teoremas de los circuitos eléctricos	2.1 Transformaciones de fuentes. 2.2 Principio de Superposición.	Instrucción Directa: * Propiedad de Linealidad. * Superposición. * Ejercicios en Clase (2 horas) 5-10 minutos previos discusión lectura 5.	Lectura 5: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 127-135)	Bloque ejercicios 3: Semana 3 Rubrica 2
			Instrucción Directa: * Transformación de Fuentes. * Ejercicios en Clase (2 horas) 5-10 minutos previos discusión lectura 6.	Lectura 6: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 135-138)	
		2.3 Teoremas de Thévenin y Norton.	Instrucción Directa: * Teorema de Thevenin. * Ejercicios en Clase. (2 horas) 5-10 minutos previos discusión lectura 7.	Lectura 7: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 139-145)	Bloque ejercicios 4: Semana 4 Rubrica 2
			Instrucción Directa: * Teorema de Norton. * Ejercicios en Clase (2 horas) 5-10 minutos previos discusión lectura 8.	Lectura 8: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 145-150)	

			Practica 1: * Análisis de circuitos en corriente continua. (2 horas)	Trabajo Preparatorio (Guía Práctica) Informe de la práctica IEEE (aula virtual)	Practica 1: Semana 4 Rubrica 3
--	--	--	---	--	--

Semanas 5 a 6 (10/10/2016 al 21/10/2016)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#1	2. Teoremas de los circuitos eléctricos	2.4 Máxima Transfere ncia de Potencia.	Instrucción Directa:* Máxima Transferencia de Potencia. * Ejercicios en Clase (2 horas) 5-10 minutos previos discusión lectura 9.	Lectura 9: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 150-152)	Bloque ejercicios 5: Semana 5 Rubrica 2
			Taller: * Resolución de Ejercicios en grupos (2 horas)		Taller 2: Semana 5 Rubrica 2
Evaluación del progreso I			Evaluación Teórica: * Resolución de ejercicios en aula. (2 horas)		PROGRESO I Semana 6 Rubrica 1

Semanas 6 a 7 (21/10/2016 al 28/10/2016)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#1	3. Análisis de Circuitos en Régimen Transitorio	3.1 Circuitos de Primer Orden. (4 horas)	Instrucción Directa: * Capacitores. * Inductores. * Capacitores e Inductores en Serie y Paralelo. (2 horas) 5-10 minutos previos discusión lectura 10.	Lectura 10: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 215-233)	Bloque ejercicios 6:

			Clase Magistral: * Circuito RC sin Fuente. * Circuito RL sin Fuente. * Ejercicios en Clase. (2 horas) 5-10 minutos previos discusión lectura 10.		Semana 6 Rubrica 2
--	--	--	---	--	-------------------------------------

Semanas 7 a 10 (28/10/2016 al 25/11/2016)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#1	3. Análisis de Circuitos en Régimen Transitorio	3.2 Carga y Descarga de Elementos Almacenadores de Energía sobre una Resistencia. (5 horas)	Instrucción Directa: * Funciones Singulares. * Respuesta Escalón de un Circuito RC. (2 horas) 5-10 minutos previos discusión lectura 11.	Lectura 11: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits</i> , (pp. 253-265)	Bloque ejercicios 7: Semana 8 Rubrica 2 Taller 3: Semana 8 Rubrica 2 Practica 2: Semana 9 Rubrica 3
			Instrucción Directa: * Respuesta Escalón de un Circuito RL. (2 horas) 5-10 minutos previos discusión lectura 12.	Lectura 12: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 265-284)	
			Taller: * Resolución de Ejercicios en grupos. (2 horas)		
			Practica 2: * Carga y descarga de elementos almacenadores de energía. (2 horas)	Trabajo Preparatorio (Guía Práctica) Informe de la práctica IEEE (aula virtual)	
	Prueba 1 del Progreso II (Presencial o en línea)		Evaluación Teórica: * Resolución de ejercicios / test. (2 horas)		Prueba 1 del Progreso II Semana 9

#2	4. Análisis sinodal en estado estable	4.1 Generación de voltajes alternos sinodales. 4.2 Fasores. (2 horas)	Instrucción Directa: * Ondas Sinodales. * Parámetros eléctricos de ondas sinodales. * Generación de voltajes alternos. * Números Complejos. * Relación Fasorial de Elementos de Circuitos. (2 horas) 5-10 minutos previos discusión lectura 13.	Lectura 13: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 369-376) Material del Profesor * Números Complejos * Apuntes básicos de trigonometría	
----	---------------------------------------	--	--	--	--

Semanas 10 a 13 (25/11/2016 al 16/12/2016)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#2	4. Análisis sinodal en estado estable	4.3 Impedancia y Admitancia. 4.4 Relaciones fasoriales para los elementos eléctricos pasivos. (2 horas)	Instrucción Directa: * Ondas Senoidales. * Parámetros eléctricos de ondas senoidales * Generación de voltajes alternos. * Números Complejos. * Relación Fasorial de Elementos de Circuitos 5-10 minutos previos discusión lectura 14.	Lectura 14: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 369-376)	Bloque ejercicios 8: Semana 10 Rubrica 2 Taller 4: Semana 10 Rubrica 2 Practica 3: Semana 11 Rubrica 3
			Practica 3: * Análisis de circuitos en corriente alterna. (2 horas)	Trabajo Preparatorio (aula virtual) Informe de la práctica IEEE (aula virtual)	
#2	4. Análisis sinodal en estado estable	4.5 Acoplamiento magnético	Instrucción Directa: * Inductancia mutua. * Acoplamiento magnético de inductores. * Energía en un circuito acoplado * Resolución de circuitos con	Lectura 15: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 528-582)	

			elementos acoplados magnéticamente. (2 horas) 5-10 minutos previos discusión lectura 15.		Taller 5: Semana 12 Rubrica 2 Practica 4: Semana 13 Rubrica 3
			Taller: * Resolución de Ejercicios en grupos. (2 horas)		
			Practica 4: * Desfases entre corriente y voltaje en circuitos de corriente alterna. (2 horas)	Trabajo Preparatorio (Guía Práctica) Informe de la práctica IEEE (aula virtual)	
Evaluación del progreso II			Evaluación Teórica: * Resolución de ejercicios en aula. (2 horas)		PROGRESO II Semana 13 Rubrica 1

Semanas 14 a 18 (02/01/2017 al 03/02/2017)

RdA	Tema	Sub tema	Actividad/ estrategia de clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
#2	4. Análisis sinodal en estado estable	4.6 Diagramas fasoriales. 4.7 Potencia compleja. (2 horas)	Instrucción Directa: * Diagramas fasoriales de tensiones y corrientes * Potencia Activa, Reactiva y aparente. * Potencia compleja 5-10 minutos previos discusión lectura 16.	Lectura 16: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 433-443)	Bloque ejercicios 9: Semana 14 Rubrica 2
	Prueba 1 del Progreso III (Presencial o en línea)		Evaluación Teórica: * Resolución de ejercicios / test. (2 horas)		Prueba 1 del Progreso III Semana 15
#2	4. Análisis sinodal en estado estable	4.8 Factor de Potencia. 4.9 Corrección del factor de potencia. (2 horas)	Instrucción Directa:: * Triángulo de potencias. * Factor de potencia y su importancia en las redes. * Compensación del factor de potencia en redes monofásicas. 5-10 minutos previos discusión lectura 17.	Lectura17: Alexander C., Sadiku M., (2009), <i>Fundamentals of Electric Circuits, Fourth Edition</i> (pp. 447-453)	Bloque ejercicios 10: Semana 15 Rubrica 2
			Taller: * Resolución de Ejercicios en grupos. (2 horas)		Taller 6: Semana 15 Rubrica 2
			Practica 5: * Desfases entre corriente y voltaje en	Trabajo Preparatorio (aula virtual)	Practica 5:

			circuitos de corriente alterna. (2 horas)	Informe de la práctica IEEE (aula virtual)	Semana 16 Rubrica 3
Evaluación Final			Evaluación Teórica: * Resolución de ejercicios en aula. (2 horas)		PROGRESO III Semana 16 Rubrica 1

NOTA: Los bloque de ejercicios de trabajo autónomo se publicarán en el aula virtual con la suficiente antelación y la fecha de entrega será hasta el domingo a las 23:00 de la semana indicada en la tabla. Pasada esta fecha, la tarea se cerrará automáticamente y no podrá ser entregada.

9. Normas y procedimientos para el aula

Las normas a seguir serán el Código de Comportamiento y Ética de la UDLA y en particular las siguientes reglas generales de comportamiento y convivencia durante las clases:

- Tiempo de atraso máximo permitido: 10 minutos. Después no se permite la entrada a la clase.
- Durante las sesiones de clase, laboratorio y/o exámenes queda prohibido el uso de celulares, tablets, laptops, o cualquier otro tipo de dispositivo electrónico, a menos que el profesor así lo permita. De no acatar dicha regla el estudiante será expulsado de la clase.
- El intento o acto de copia en exámenes será sancionado con el retiro de la evaluación y su calificación será la mínima dispuesta por la Universidad.
- Todas las tareas o trabajos deberán ser auténticos. La copia total o parcial, ya sea de libros, internet o entre compañeros será sancionado con la calificación mínima.

10. Referencias bibliográficas

10.1. Principales.

Boylestad, R. (2011). *Introducción al análisis de circuitos*. Juárez, México: McGrawHill. ISBN: 9786073205849.

10.2. Referencias complementarias.

Charles K., Matthew N.O. Sadiku (2006). *Fundamentos de Circuitos Eléctricos*. McGrawHill. ISBN: 9786071509482

Floyd, T. (2007). *Principio de Circuitos Eléctricos*. México D.F., México: Pearson Education. ISBN: 9789702609674

Dorf, R. y Svoboda, J. (2003). *Circuitos Eléctricos*. México D.F., México: Alfaomega. ISBN: 9586824829

Gómez, J. (2000), *Circuitos Eléctricos Volumen I y II*. (1a. ed.). Oviedo, España: Universidad de Oviedo. ISBN: 84-7468-288-6

11. Perfil del docente

Nombre de docente: Iván Sánchez

Iván obtuvo su título como Ingeniero en Electrónica y Telecomunicaciones en la Escuela Politécnica Nacional en Ecuador, se desempeñó como ayudante y asistente de cátedra en los Laboratorio de Comunicación Digital, Teoría de Comunicaciones y Circuitos Electrónicos en la Escuela Politécnica Nacional. En el ámbito laboral brindó sus servicios profesionales como Ingeniero en Desarrollo de Red para Telefónica Movistar y servicios de consultoría ambiental en telecomunicaciones en Huawei Technology. Adicionalmente obtuvo el título de Máster en Calidad, Seguridad y Ambiente en la Universidad Central del Ecuador. Actualmente se desempeña como profesor a tiempo completo en el área de telecomunicaciones en la Universidad de las Américas y está interesado en campos de investigación relacionados con las redes celulares

Contacto: i.sanchez@udlanet.ec

Horario de atención al estudiante: Consultar horario publicado en el aula virtual.

12. ANEXO – RUBRICAS DE EVALUACION

Rubrica n° 1 Evaluación de exámenes escritos / virtuales:

CATEGORIA	1 (100%)	2 (30%)	3 (0%)
Teoría	Respuesta correcta incluida demostración, aclaración o ejemplo.	Respuesta parcialmente correcta, demuestra que sabe la base de lo que se pregunta.	Respuesta incorrecta.
Ejercicios	Resultado correcto y bien fundamentado.	Resultado incorrecto, pero desarrollo realizado en su mayoría.	No hay desarrollo o es incorrecto (comete errores de concepto).

Rubrica n° 2 Evaluación de ejercicios autónomos:

Estos ejercicios se realizarán mediante un test en el aula virtual con múltiples respuestas y un apartado para subir la evidencia de su realización

CATEGORIA	1 (100%)	2 (30%)	3 (0%)
Ejercicios	Resultado correcto y sube la resolución de los ejercicios.	Resultado incorrecto, pero el desarrollo subido a la plataforma está bien fundamentado (existen errores en operaciones)	Es incorrecto, no hay desarrollo o no entrega a tiempo.

Rubrica n° 3 Evaluación de Prácticas de laboratorio:

CATEGORIA	1 (100%)	2 (75%)	3 (40%)	4 (0%)
Trabajo Preparatorio	Realizado todo el análisis previo, correcta presentación, cálculos y conclusiones correctos.	Realizado todo el análisis previo, mala presentación, cálculos y conclusiones correctos.	Correcta presentación, cálculos y conclusiones incorrectas, pero análisis correcto.	Mal analizado, cálculos erróneos o no entrega a tiempo.
Realización de la practica	Practica realizada correctamente, sin necesidad de apoyo docente. 100%	Practica realizada correctamente, pero precisó apoyo docente. 75%	No ha traído los componentes y materiales necesarios para realizar la práctica. 40%	Practica no realizada correctamente. 0%
Informe de la práctica	Bien estructurado, bien desarrollado y en formato adecuado. 100%	Formato adecuado, pero la estructura no es la correcta aunque está correctamente desarrollado. 75%	Formato adecuado, poco desarrollado. 40%	Formato inadecuado o no entrega informe a tiempo. 0%