

Facultad de Ingeniería y Ciencias Agropecuarias
Ingeniería en Sistemas de Computación e Informática
Código del curso ACI280 y Asignatura ARQUITECTURA DEL COMPUTADOR
Período 2017-2

1. Identificación (*Sílabo maestro*)

Número de sesiones: 48h presenciales + 72h de trabajo autónomo

Número total de horas de aprendizaje: 120h

Créditos – malla actual: 3

Profesor: Lety Satama

Correo electrónico del docente (Udlanet): l.satama@udlanet.ec

Director: Marco Antonio Galarza Castillo

Campus: Sede Queri

Pre-requisito: Introducción a los sistemas Computacionales

Co-requisito: Ninguno

Paralelo: 1,2,4

Tipo de asignatura:

Optativa	
Obligatoria	X
Práctica	

Organización curricular:

Unidad 1: Formación Básica	X
Unidad 2: Formación Profesional	
Unidad 3: Titulación	

Campo de formación:

Campo				
Fundamentos teóricos	Praxis profesional	Epistemología y metodología de la investigación	Integración de saberes, contextos y cultura	Comunicación y lenguajes
		X		

2. Descripción del curso

Esta asignatura permite a los estudiantes conocer la estructura y funcionamiento del computador, la evolución de Arquitecturas tomando como base la propuesta de Von Neumann. Aprenderán cómo funcionan los elementos internos del computador y cómo se desarrolla la interacción entre ellos.

3. Objetivo del curso

Analizar la estructura y funcionamiento de un computador, identificando sus partes y seleccionando la infraestructura óptima para cada tipo de requerimientos dentro de las TI, para que el estudiante pueda diseñar programas que se ejecuten con más eficiencia en máquinas reales y tenga noción de las filosofías de diseño empleadas en los microprocesadores actuales.

4. Resultados de aprendizaje deseados al finalizar el curso

Resultados de aprendizaje (RdA)	RdA perfil de egreso de Carrera: Ingeniería en Sistemas de Informática	Nivel de desarrollo (carrera)
Identifica la arquitectura del computador, sus elementos e interacción entre ellos.	Gestiona tecnologías de computadoras, arquitecturas de software y tecnologías de redes de información	Inicial (X) Medio () Final ()
Identifica los procesos que ejecuta el CPU para realizar operaciones aritméticas y lógicas con bits.		Inicial (X) Medio () Final ()

Carrera de Ingeniería Electrónica

Resultados de aprendizaje (RdA)	RdA perfil de egreso de carrera	Nivel de desarrollo (carrera)
Identifica la arquitectura del computador, sus elementos e interacción entre ellos.	Identifica oportunidades para mejorar el desempeño de las comunicaciones en las organizaciones a través de la incorporación y uso eficiente de plataformas de servicios de redes.	Inicial (X) Medio () Final ()
Identifica los procesos que ejecuta el CPU para realizar operaciones aritméticas y lógicas con bits.		

5. Sistema de evaluación

De acuerdo al Modelo Educativo de la UDLA la evaluación busca evidenciar el logro de los resultados de aprendizaje (RdA) enunciados en cada carrera y asignatura, a través de mecanismos de evaluación (MdE). Por lo tanto la evaluación debe ser continua, formativa y sumativa.

Cada reporte de Progreso (1 y 2 respectivamente) debe contemplar diversos MdE, como: informes, organizadores gráficos, foros, proyectos, exámenes, análisis de caso, ejercicios, entre otros. Sin embargo, ninguna evaluación individual podrá tener más del 20% de la ponderación total de cada reporte de evaluación. Asimismo, se usará la rúbrica basada en criterios para la evaluación y retroalimentación, que será

entregada al estudiante previamente para que tenga claras indicaciones de cómo va a ser evaluado. Además toda asignatura tendrá un mecanismo específico de evaluación final (proyecto o examen) con su ponderación específica (la evaluación final puede tener 1 o 2 componentes = 30% del total).

Asistencia: A pesar de que la asistencia no tiene una nota cuantitativa, es obligatorio tomar asistencia en cada sesión de clase. Además, tendrá incidencia en el examen de recuperación.

Al finalizar el curso habrá un examen de recuperación para los estudiantes que deseen reemplazar la nota de un examen anterior (ningún otro tipo de evaluación). Este examen es de carácter complejo y de alta exigencia, por lo que el estudiante necesita prepararse con rigurosidad. La nota de este examen reemplazará la calificación del examen que el estudiante decida. Para rendir el Examen de Recuperación, es requisito que el estudiante haya asistido por lo menos al 80% del total de las sesiones programadas de la materia. No se podrá sustituir la nota de un examen previo en el que el estudiante haya sido sancionado por una falta grave, como copia o deshonestidad académica.

La UDLA estipula la siguiente distribución porcentual para los reportes de evaluaciones previstas en cada semestre de acuerdo al calendario académico:

Durante el semestre se realizarán varias actividades como investigaciones, ejercicios, prácticas de laboratorio, cuestionarios y exposiciones; cuyos puntajes se considerarán para cada uno de los progresos. La evaluación final incluirá un examen acumulativo sobre lo revisado en todo el semestre y un trabajo grupal en el que se demostrará el nivel de cumplimiento de los resultados de aprendizaje de la asignatura a través de la elaboración de un video tutorial.

De acuerdo al Modelo Educativo de la UDLA la evaluación busca evidenciar el logro de los resultados de aprendizaje (RdA) enunciados en cada carrera y asignatura, a través de mecanismos de evaluación (MdE). Por lo tanto la evaluación debe ser continua, formativa y sumativa. La UDLA estipula la siguiente distribución porcentual para los reportes de evaluaciones previstas en cada semestre de acuerdo al calendario académico:

- **Reporte de progreso 1** **35%**
 - Informe de la investigación evolución del computador: 5%
 - Resolución de ejercicios: 5%
 - Foros por cada unidad: 5%
 - Informe de práctica de laboratorio 1,2: 5%

- Exposición Partes del Computador: 5%
- Cuestionario teórico Procesos del Computador, Mapa conceptual de la estructura de Von Newmann y Harvard, Conclusiones Arquitecturas del computador: Hardware y software: 5%
- Trabajo de investigación Estructura interna del CPU: 5%
- **Reporte de progreso 2** **35%**
 - Informe de la investigación: Memorias, Memorias RAM y ROM: 5%
 - Informe de la investigación Buses, jerarquías, avances, Tarjeta madre: 5%
 - Foros por cada unidad: 5%
 - Cuestionario teórico: 10%
 - Informe de la investigación: Resolución de ejercicios: : Memorias del Computador, Evaluación del rendimiento de un computador: 5%
 - Informe de práctica de laboratorio 3,4: 5%
- **Evaluación final** **30%**
 - Tarea Final ALU 32 bits (Rúbrica): 30%
 - Cuestionario acumulativo final: 70%

Asistencia: A pesar de que la asistencia no tiene una nota cuantitativa, es obligatorio tomar asistencia en cada sesión de clase. Además, tendrá incidencia en el examen de recuperación.

Al finalizar el curso habrá un examen de recuperación para los estudiantes que, habiendo cumplido con más del 80% de asistencia presencial a clases, deseen reemplazar la nota de un examen anterior (ningún otro tipo de evaluación). Este examen debe integrar todos los conocimientos estudiados durante el periodo académico, por lo que será de alta exigencia y el estudiante necesitará prepararse con rigurosidad. La nota de este examen reemplazará a la del examen que sustituye. Recordar que para rendir el EXAMEN DE RECUPERACIÓN, es requisito que el estudiante haya asistido por lo menos al 80% del total de las sesiones programadas de la materia. No se podrá sustituir la nota de un examen

previo en el que el estudiante haya sido sancionado por una falta grave, como copia o deshonestidad académica.

En la distribución de reportes de evaluación, se puede observar la desagregación por cada progreso definidos para esta materia.

6. Metodología del curso y de mecanismos de evaluación

Durante el semestre se realizarán varias actividades como investigaciones, ejercicios, prácticas de laboratorio, cuestionarios, foros y exposiciones; cuyos puntajes se considerarán para cada uno de los progresos.

En esta asignatura se llevarán a cabo diferentes metodologías tanto para la revisión de la parte teórica como de la parte práctica. Se llevarán a cabo trabajos individuales y colaborativos. Se utilizará el aula virtual de AC280 disponible en la dirección apoyo.virtual.udla.edu.ec todo el material de clase, tareas, trabajos, y demás recursos para la clase estarán almacenados en el aula virtual.

La evaluación final incluirá un examen acumulativo sobre lo revisado en todo el semestre (70%) y un trabajo grupal (30%) en el que se demostrará el nivel de cumplimiento de los resultados de aprendizaje de la asignatura a través de la elaboración de un video tutorial.

Esta metodología utilizada durante el curso y conforme al modelo educativo de la UDLA, está centrada principalmente en el estudiante (aprendizaje), con enfoque constructivista a través de la participación constante, el trabajo cooperativo y la permanente vinculación entre la teoría y la práctica. Las estrategias metodológicas se relacionan con la evaluación continua y formativa para que el estudiante logre el nivel de resultado de aprendizaje deseado.

En el primer bloque del aula virtual se encuentran todos los recursos básicos para el desarrollo de las actividades, tareas y proyectos durante el semestre.

Las metodologías y mecanismos de evaluación están explicadas a con los siguientes escenarios de aprendizaje:

6.1. Escenario de aprendizaje presencial.

En el escenario de aprendizaje presencial se da énfasis a la enseñanza enfocada en el alumno mediante el uso de diferentes estrategias:

Instrucción directa:

En el escenario de aprendizaje presencial, se utilizará la instrucción directa para transmitir a los estudiantes información de forma organizada y sistemática sobre los principales conceptos de cada unidad temática.

Trabajo colaborativo en la realización de laboratorios del computador asistidos por el docente

Asignación de roles para la elaboración de los informes de laboratorios realizados,
Resolución de ejercicios en clase, simulaciones.

Aprendizaje inductivo

Este aprendizaje permite que el estudiante describa las particularidades en lugar de que éstas tengan que serle explicadas, así se produce un despertar hacia los detalles, patrones, leyes y mejora el proceso mental para asegurar un aprendizaje más profundo y memoria a largo plazo.

Consultas sobre un tema a tratar para elaborar y analizar conceptos en clases.

Método socrático

Con el uso de las preguntas abiertas se invita a la reflexión profunda que engancha, se realiza validación de los argumentos antes de expresarlos.

Exposiciones con temas específicos para desarrollar en clases utilizando preguntas abiertas

6.2. Escenario de aprendizaje virtual.

Puede ser en tiempo real y con docencia asistida, o parte del trabajo y aprendizaje autónomo)

Realización de foros de cada capítulo analizado, lecturas, trabajos en grupo, ensayos, presentaciones.

Foros virtuales: El estudiante debe ingresar mínimo 3 veces, una para presentar su idea, luego para contribuir o refutar la de otro, y finalmente, para concluir. Las participaciones serán evaluadas de acuerdo a la rúbrica respectiva

6.3. Escenario de aprendizaje autónomo.

Lectura, análisis de material bibliográfico, búsqueda de información, generación de datos, elaboración de trabajos, mapas conceptuales, ensayos, proyectos, exposiciones, entre otros” (CES, 2013, p.10)

Elaboración de Exposiciones

Elaboración de Mapas conceptuales

Trabajo de fin de asignatura (ALU 32 bits)

7. Temas y subtemas del curso (*Sílabo maestro*)

RdA – Asignatura	Temas	Sub Temas
1. Identifica la arquitectura del computador, sus elementos e interacción entre ellos.	1. Arquitectura de computadores	1.1. Introducción a la arquitectura del computador. 1.2. Arquitectura y Organización de computadoras 1.3. Arquitectura de Von Newmann. 1.4. Arquitectura de Harvard 1.5. Arquitecturas avanzadas
2. Identifica los procesos que ejecuta el CPU para realizar operaciones aritméticas y lógicas con bits.	2. El CPU	2.1 Representación de datos en el computador. 2.2 El interior del CPU: ALU, CU, registros. 2.3 Operaciones lógicas 2.4 Operaciones aritméticas 2.3 Estructura interna de un CHIP de memoria 2.4 El sistema de procesamiento de datos.
	3. Memorias	3.1 Características de las memorias del computador, Jerarquía de memoria 3.2 Memoria Principal: tipos RAM, ROM 3.3 Memoria CACHE : Tipos 3.4 Mapa de memoria 3.5 Avances en la tecnología de memorias
	4. Buses	4.1 Estructura de interconexión, Estructura del Bus y funciones 4.2 Generaciones de buses 4.3 Jerarquías de buses 4.4 Avances en la tecnología de buses
	5. Mainboard	5.1 Estructura de la tarjeta madre. El generador de funciones 5.2 Controlador de interrupciones y controlador de E/S programable 5.3 Evaluación del Rendimiento del Computador

RdA – Asignatura	Temas	Sub Temas
3. Identifica la arquitectura del computador, sus elementos e interacción entre ellos.	1. Arquitectura de computadores	1.1. Introducción a la arquitectura del computador. 1.2. Arquitectura y Organización de computadoras 1.3. Arquitectura de Von Newmann. 1.4. Arquitectura de Harvard 1.5. Arquitectura de Microprocesadores - Microcontroladores 1.6. Arquitecturas avanzadas
4. Identifica los procesos que ejecuta el CPU para realizar operaciones aritméticas y lógicas con bits.	2. El CPU	2.1 Representación de datos en el computador. . Datos de Punto flotante 2.2 El interior del CPU: ALU, CU, registros. 2.3 Operaciones lógicas 2.4 Operaciones aritméticas 2.5 Estructura interna de un CHIP de memoria 2.6 El sistema de procesamiento de datos.
	3. Memorias	3.2 Características de las memorias del computador, 3.2. Jerarquía de memoria 3.3. Memoria Principal: tipos RAM, ROM 3.4. Memoria CACHE : Tipos 3.5. Mapa de memoria 3.6. Organización de la Memoria Interna y. Externa. 3.7. Avances en la tecnología de memorias
	4. Buses	4.1 Estructura de interconexión, Estructura del Bus y funciones 4.2 Generaciones de buses 4.3 Jerarquías de buses 4.4 Avances en la tecnología de buses
	5. Mainboard	5.1 Estructura de la tarjeta madre. El generador de funciones. . Conexiones internas. 5.2 Controlador de interrupciones y controlador de E/S programable 5.3 Evaluación del Rendimiento del Computador. 5.4. Benchmarks

3. Planificación secuencial del curso (Docente)

4.

Semana 1 - 3 (9 sesiones) (desde 6/3/17 hasta 24/3/17)					
# RdA	Tema	Sub tema	Actividad/ metodología/clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
1	Arquitectura de computadores	1.1. Introducción a la arquitectura del computador	(1) Dinámica de integración: conceptos informáticos. Investigación guiada.	Desarrollo de cuadro resumen de evolución del computador (Quiroga, 2010, pp5 a 12)	Cuadro resumen de evolución del computador Fecha entrega: 10/03/2017 Fecha entrega: 17/03/2017
		1.2 Arquitectura y Organización de computadoras	(1)Taller grupal sobre la evolución de la computadora	Desarrollo de Mapa conceptual de la estructura de Von Newmann	Mapa conceptual de la estructura de Von Newmann y Harvard Conclusiones
		1.3 Arquitectura de Von Newmann.	(1)Análisis de la Arquitectura de Von Newmann.	Y Harvard	Fecha entrega: 22/03/2017
		1.4 Arquitectura de Harvard	(1)Análisis de la Arquitectura de Harvard	Desarrollo Cuadro comparativo de las arquitecturas: Hardware y software.	Arquitecturas del computador: Hardware y software Cuadro comparativo (Rúbrica)
		1.5 Arquitecturas avanzadas	(1)Práctica de laboratorio1: Componentes del Computador	Nicholas, C. (2004). Lectura del libro Organización y diseño del Computadoras (Patterson, 2012, pp. 1 a 26)- Análisis Arquitectura de	Fecha entrega: 23/03/2017 Informe de la investigación. (Rúbrica) 24/03/2017 Informe de práctica de laboratorio1: Componentes del Computador

				computadores. Madrid: McGraw Hill. Desarrollo informe de laboratorio1: Componentes del Computador	(Rúbrica) Fecha entrega: 25/03/2017
			(2)Foro: Arquitecturas Avanzadas de Computadoras		Foro Fecha entrega: 26/03/2017
Semana 4 – 8 (15 sesiones) (desde 27/03/17 hasta 28/04/17)					
# RdA	Tema	Sub tema	Actividad/ metodología/clase	Tarea/ trabajo autónomo	MdE/Productos/ fecha de entrega
2	2. El CPU	2.1 Representación de datos en el computador.	Lectura del libro Organización y diseño del Computadoras (Patterson, 2012, pp. 224 a 242)- Análisis Resolución de ejercicios de Representación de datos en el computador.	Desarrollo de organizador gráfico. Ejercicios de Representación de datos en el computador. Castro, M. (2013) Estructura y tecnología de computadores (Gestión y Sistemas). España: UNED.	Resumen libro (Rúbrica) Fecha entrega: 29/03/2017 Ejercicios de Representación de datos en el computador (Rúbrica) Fecha entrega: 31/03/2017
		2.2 El interior del	Desarrollo de presentación sobre el tema: ALU, Unidad de Control, registros	Desarrollo de Investigación: Alu , Unidad de Control, Registros Cuestionario de repaso.	Exposición: Partes del Computador. (Rúbrica) Cuestionario teórico: Procesos del Computador. Fecha entrega:

		<p>CPU: ALU, CU, registros.</p> <p>2.3 Operaciones lógicas</p> <p>2.4 Operaciones aritméticas</p> <p>2.3 Estructura interna de un CHIP de memoria</p> <p>2.4 El sistema de procesamiento de datos.</p>	<p>Organizador gráfico sobre la estructura del CHIP</p> <p>Exposición de la estructura del PC</p> <p>Ejercicios de repaso</p> <p>Laboratorio 2: El CPU. Simulaciones de partes de la computadora: ALU</p> <p>Foro: Elementos del Computador</p>	<p>ejercicios: CPU</p> <p>Lectura de El gran libro del PC interno (Durán, 2008, pp. 477 a 484)</p> <p>Resumen de los elementos de Hardware: ALU, Unidad de Control, Registros</p> <p>Castro, M. (2013) Estructura y tecnología de computadores (Gestión y Sistemas). España: UNED. Desarrollo de informe de Laboratorio 2: El CPU</p>	<p>4/04/2017</p> <p>Respuestas</p> <p>Trabajo escrito con resultado de la investigación</p> <p>Ejercicios resueltos</p> <p>Estructura interna del CPU</p> <p>Fecha entrega: 07/04/2017</p> <p>Simulaciones de ALU (2,4,8,bits)</p> <p>Fecha entrega 10/04/2017</p> <p>Informe de laboratorio2: El CPU (Rúbrica)</p> <p>Fecha entrega 21/04/2017</p> <p>Foro (Rubrica) 28/04/2017</p>
Semana 9 - 11 (9 sesiones)(desde 01/05/17 hasta 19/05/17					
# RdA	Tema	Sub tema	Actividad/ metodología/clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega

2	3. Memorias	<p>3.1 Características de las memorias del computador,</p> <p>Jerarquía de memoria</p> <p>3.2 Memoria Principal: tipos RAM, ROM</p> <p>3.3 Memoria CACHE : Tipos</p> <p>3.4 Mapa de memoria</p>	<p>Lectura del libro Arquitectura de Computadoras (Quiroga, 2010, pp. 208 a 238)</p> <p>Desarrollo de Jerarquía de la Memoria: organizador gráfico</p> <p>Análisis: Memorias RAM y ROM</p> <p>Descripción de las características de las memorias Cachè:L1,L2,L3 RAM</p> <p>Explicación Mapa de memoria – Ejercicios</p> <p>Laboratorio3: Desarrollo de simulaciones</p>	<p>Elaboración de cuadro de resumen: Memorias RAM y ROM – tipos. Stallings W. (2006). Organización y Arquitectura de Computadores. Madrid, España: Pearson Hall.</p> <p>Desarrollo de Organizador gráfico: Memoria Mueller Scott (2015) Upgrading and Repairing PCs. Pearson Education, Inc. 22nd Edition</p> <p>Desarrollo de cuadro resumen: memorias</p> <p>Participación en ejercicios simulaciones: Memorias RAM</p> <p>Resolución de Ejercicios en clase – tarea Nicholas, C. (2004). Arquitectura de computadores. Madrid: McGraw Hill.</p> <p>Elaboración de Informe de la</p>	<p>Cuadro de resumen: Memorias (Rúbrica) Fecha entrega: 05/05/2017</p> <p>Organizador gráfico: Jerarquía de la Memoria Cuadro resumen: memorias RAM y ROM</p> <p>Organizador gráfico: Tipos de Memoria Ram 2017 Fecha entrega: 12/05/2017</p> <p>Ejercicios: Memorias del Computador (Rúbrica) Fecha entrega: 15/05/2017</p> <p>Informe de la práctica de</p>
---	--------------------	---	---	--	---

			Foro sobre memorias del computador	práctica Conclusión Participación en foro sobre memorias (Lectura)	laboratorio 3 Fecha entrega: 17/05/2017 Foro de Memorias Fecha entrega: 19/05/2017
Semana 12-13 (6 sesiones) (desde 22/05/17 hasta 02/06/17)					
# RdA	Tema	Sub tema	Actividad/ metodología/clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
2	4. Buses	4.1 Estructura de interconexión, Estructura del Bus y funciones	Lectura del libro Arquitectura de Computadoras (Quiroga, 2010, pp.. 300 a 315)	Desarrollo de Organizador gráfico: Estructura del Bus	Cuestionario teórico: Buses Organizador gráfico: Estructura del Bus- funciones Fecha entrega: 26/05/2017
		4.2 Generaciones de buses	Desarrollo de organizador gráfico: Generaciones de buses - Foro	Participación en Foro Generaciones de buses	Foro Conclusiones Generaciones de buses
		4.3 Jerarquías de buses	Análisis de Jerarquía de los buses	Desarrollo de Organizador gráfico de jerarquía de buses del computador Castro, M. (2013) Estructura y tecnología de computadores (Gestión y Sistemas). España: UNED.	Organizador gráfico de jerarquía de buses del computador (Rúbrica)
		4.4 Avances en la tecnología de buses	Debate de avances en la tecnología de buses	Investigación de Avances en la tecnología de buses Conclusión del análisis realizado	Documento de Avances en la tecnología de buses Fecha entrega: 01/06/2017

			Foro: última tecnología en buses de computadora		Foro de Tecnología de Buses Fecha entrega: 02/06/2017
Semana 14-16 (9 sesiones) (desde 05/06/17 hasta 23/06/17)					
# RdA	Tema	Sub tema	Actividad/metodología/clase	Tarea/trabajo autónomo	MdE/Producto/fecha de entrega
2	5. Mainboard	5.1 Estructura de la tarjeta madre, El generador de funciones	Análisis de la tarjeta Madre.	Desarrollo de esquema Organizador gráfico Stallings W. (2006). Organización y Arquitectura de Computadores. Madrid, España: Pearson Hall.	Esquema Grafico de la Tarjeta Madre Fecha de entrega: 05/06/2017
		5.2 Controlador de interrupciones y controlador de E/S programable	Análisis de las características del controlador de interrupciones El DMA, reloj.	Desarrollo de resumen de características del controlador de interrupciones Conclusiones	Resumen de características del controlador de interrupciones Fecha de entrega: 09/06/2017
		5.3 Evaluación del Rendimiento del Computador	Desarrollo del resumen de la evaluación del Rendimiento del Computador. Práctica de laboratorio4: Tarjeta Madre	Cuadro de síntesis sobre los aspectos de evaluación del rendimiento del computador Lectura del libro Organización y diseño del Computadoras (Patterson, 2012, pp. 26 a 40)- Análisis Desarrollo del informe de práctica de laboratorio4: Tarjeta Madre	Ejercicios de Evaluación del rendimiento de un computador Fecha de entrega: 13/06/2017 Informe de práctica de laboratorio 4: Tarjeta Madre (Rúbrica) Fecha entrega:

			Foro: Tendencias en las tarjetas madre del computador.		16/06/2017 Investigación: Tendencias en las tarjetas madre del computador. de la 22/06/2017
--	--	--	--	--	--

5. Normas y procedimientos para el aula

Las siguientes reglas son muy importantes para el desarrollo de nuestras clases:

- En todas las actividades, tareas y trabajos se tomará en cuenta la ortografía, gramática y la honestidad académica (citación de fuentes de información).
- Se permitirá entregar una tarea hasta con 48 horas de retraso con una penalidad del 50% de la nota asignada
- Está prohibido ingresar a páginas web o programas que no se relacionen con el tema de la clase.
- Está prohibido participar en juegos en red o cualquier tipo de juegos durante la clase.
- Se tomará lista dentro de los primero 5 minutos luego de iniciado cada módulo, si el estudiante llega después, podrá ingresar de forma silenciosa, pero no se registrará la asistencia
- No se admitirá por ningún motivo la copia de ejercicios, exámenes, proyectos, y todas las actividades de aprendizaje solicitadas por el docente, y se calificará con la mínima calificación (cero).
- Se restringe durante el desarrollo de clases el uso de celulares, redes sociales y audífonos
- No se recibirán trabajos fuera del aula virtual
- No se podrán ingresar alimentos al aula
- El estudiante puede acceder a tutoría personal en los horarios establecidos por el docente
- En el caso de inasistencia es responsabilidad del estudiante igualarse en los contenidos de la materia dictada en dicha clase

- En el caso de que un estudiante falte a una sesión en la que se realicen pruebas o prácticas de laboratorio, no se podrán recuperar las calificaciones.
- Las evaluaciones son haciendo uso de la plataforma virtual y de manera presencial.

6. Referencias bibliográficas

6.5. Referencias principales

Patterson, D. Hennessy, J. (2012). *Computer Organization and Design: the hardware and software interface*. USA : Morgan Kaufman – Elsevier, 4th edition.

Canto M, Dormido S, Torres. (2015). Ingeniería de Computadores 1, UNED.

Castro, M. (2013) Estructura y tecnología de computadores (Gestión y Sistemas). España: UNED.

6.6. Referencias complementarias

Blanco, M. (2011) Manual administración de hardware de un sistema informático: formación para el empleo. España: CEP.

Galindo M. (2010) Escaneando la informática. España.

Mueller Scott. (2015) Upgrading and Repairing PCs. 22nd Edition

Patterson, D. Hennessy, J. (2011). Estructura y Diseño de computadores: la interfaz hardware/software. Barcelona: Reverte.

Quiroga, P. (2010). Arquitectura de computadoras. Buenos Aires: Alfaomega.

Stallings W. (2006). Organización y Arquitectura de Computadores. Madrid, España: Pearson Hall. 7ma Edición

EPN. (2014).

<https://www.youtube.com/watch?v=jx0IHMgmkfw&ebc=ANyPxKp8gUfiIC0tC8ZSByKq4lCk9u2OQR-GwWZNmTsaHiuaMkLOeeSCkQfy16n8kcLiJ35-ClInvTbFl282UD5p9BdcruHJaA>, Quito, EPN

7. Perfil del docente

Nombre de docente: Lety Satama

Maestría en Administración de Empresas MBA (EPN)

Formato estándar sílabo versión #4
(Junio 2015)

Ingeniero electrónico (EPN),

Experiencia en el campo de: Administración de Empresas, Educación y administración educativa: Pedagogía y formación docente.

Contacto: l.satama@udlanet.ec Teléfono 0995055155

Horario de atención al estudiante: Jueves 15H00 – 16H00

Actualmente me desempeño como Docente de la Universidad de las Américas UDLA, dictando la materia de Electrotecnia y Arquitectura de Computador, en la Universidad Tecnológica Equinoccial dictando la materia de Metrología, Circuitos Eléctricos, Gestión de la Innovación, Matemáticas, Física, además he laborado en otras universidades en el área de Electrónica y Emprendimiento de Negocios donde comencé hace 17 años desarrollando proyectos integradores en conjunto con los alumnos de las especialidades de Informática y Electrónica, dictando las materias de Electrónica Digital y Analógica, Física, Circuitos Eléctricos entre otras con miras a generar productos empresariales para el desarrollo del país.

8. Anexos

PROYECTO FINAL

Alu de 32 bits: Simulación y Construcción usando software especializado.

RÚBRICA PROYECTO FINAL					
Criterios	Excelente [4]	Muy bueno [3]	Bueno [2]	Regular [1]	Insuficiente [0]
INTERPRETA Capacidad para explicar la información presentada (Simulaciones, gráficos, diagramas, tablas, etc)	Proporciona explicaciones precisas de la información presentada (simulación y circuito) . Hace inferencia apropiadas basadas en esa información. Explica con precisión los datos de tendencias en gráficos y hace predicciones razonables	Proporciona explicaciones precisas de la información presentada (simulación y circuito). Explica con precisión los datos de tendencias en gráficos y hace predicciones razonables	Proporciona explicaciones poco precisas de la información presentada (simulación y circuito). De vez en cuando comete errores menores relacionados con datos, cálculos o unidades	Intenta explicar la información, pero obtiene conclusiones erróneas acerca de lo que significa la información. Malinterpreta la información	No presenta
ANALIZA Profundidad de la investigación. Capacidad para emitir criterios coherentes con el tema tratado	Examina y contrasta ideas de forma argumentada. Identifica todos los elementos o dimensiones del problema. Diferencia argumentos. Realiza proposiciones finales de un argumento luego de comprender las premisas. Identifica implicaciones a partir de sus conclusiones	Examina y contrasta ideas de forma argumentada. Identifica todos los elementos o dimensiones del problema. Diferencia argumentos. Realiza proposiciones finales de un argumento luego de comprender las premisas	Examina ideas de forma argumentada. Identifica la mayoría de los elementos o dimensiones del problema. Diferencia argumentos. Realiza proposiciones finales de un argumento luego de comprender las premisas	Examina ideas de forma argumentada. Identifica pocos elementos o dimensiones del problema. Realiza proposiciones finales de un argumento	No presenta
CONCLUSIONES Y RECOMENDACIONES	Realiza por lo menos 6 proposiciones finales (3 conclusiones, 3 recomendaciones) del argumento luego de comprender las premisas. Describe de manera argumentada los resultados de la actividades, alineados a los objetivos trazados	Señala lo más sobresaliente y los resultados de la actividad, falta evidenciar algunos elementos referentes al logro de los objetivos trazados	Establece conclusiones, sin embargo, no señala lo más sobresaliente de los resultados de la actividad. Falta evidenciar algunos elementos referentes al logro de los objetivos trazados	Las conclusiones no corresponden a los resultados de la actividad. No se evidencian elementos referentes al logro de los objetivos trazados	No Presenta
TRABAJO EN EQUIPO Contribución y participación del estudiante	Aporta al progreso del equipo articulando las mejores ideas, alternativas o propuestas	Ofrece alternativas o planes que aportan a las ideas de otros	Ofrece sugerencias para que el trabajo del grupo progrese	Comparte ideas pero no aporta en el progreso del grupo, evidenciando el trabajo individual y no colaborativo	No presenta
FORMATO DEL INFORME Formato del documento entregable	Cumple con la organización y la estructura del documento solicitado. No presenta errores ortográficos ni gramaticales. Utiliza al menos 4 referencias bibliográficas confiables y actualizadas y están escritas con las normas APA	Cumple con la organización y la estructura del documento solicitado. No presenta errores ortográficos ni gramaticales. Utiliza al menos 3 referencias bibliográficas confiables y actualizadas y están escritas con las normas APA	Cumple parcialmente con la organización y la estructura del documento solicitado. No presenta errores ortográficos ni gramaticales. Utiliza al menos 2 referencias bibliográficas confiables y actualizadas y están escritas con las normas APA	No cumple con la organización y la estructura del documento solicitado. Presenta errores ortográficos. Debe mejorar la redacción. No utiliza referencias bibliográficas confiables ni aplica normas APA	No Presenta