



Facultad de Ingeniería y Ciencias Agropecuarias
Ingeniería Electrónica y Redes de Información
IES640/ Electrónica Digital
Período 2017 - 1

1. Identificación:

Número de sesiones: Total 160h = 64 presenciales + 96 de trabajo autónomo.

Créditos-malla actual: 4

Profesor: Jorge Luis Rosero Beltrán.

Correo electrónico del docente: jn.rosero@udlanet.ec

Coordinador: Ángel Jaramillo.

Campus: Sede Queri

Pre-requisito:

Co-requisito:

Paralelo: 2

Tipo de asignatura:

Optativa	
Obligatoria	X
Práctica	

Organización unidad curricular:

Unidad 1: Formación Básica	
Unidad 2: Formación Profesional	X
Unidad 3: Titulación	

Campo de formación:

Campo				
Fundamentos teóricos	Praxis profesional	Epistemología y metodología de la investigación	Integración de saberes, contextos y cultura	Comunicación y lenguajes
	X			

2. Descripción del curso:

Electrónica Digital es una materia de carácter teórico y práctico que permite al alumno conocer las características y funcionamiento de la tecnología digital, la aritmética y la lógica binaria para diseñar soluciones utilizando la lógica secuencial y combinacional para su implementación en casos prácticos reales, utilizando circuitos integrados.

3. Objetivo del curso:

Diseñar circuitos digitales utilizando lógica secuencial, combinacional y circuitos integrados para su aplicación en sistemas computacionales y microprocesados.

4. Resultados de aprendizaje deseados al finalizar el curso:

Resultados de aprendizaje (RdA)	RdA perfil de egreso de carrera	Nivel de dominio (carrera)
1. Asocia los postulados del álgebra booleana para la reducción de funciones lógicas. 2. Implementa circuitos digitales integrados combinacionales y secuenciales. 3. Utiliza los puertos I/O del microcontrolador basado en su arquitectura interna.	Diseña e implementa soluciones electrónicas analógicas y digitales, que proporcionen servicios comunicacionales, de seguridad, bienestar y ahorro energético.	Inicial (X) Medio () Final ()

5. Sistema de evaluación:

De acuerdo al Modelo Educativo de la UDLA la evaluación busca evidenciar el logro de los resultados de aprendizaje (RdA) enunciados en cada carrera y asignatura, a través de mecanismos de evaluación (MdE). Por lo tanto la evaluación es continua, formativa y sumativa. La UDLA estipula la siguiente distribución porcentual para los reportes de evaluaciones previstas en cada semestre de acuerdo al calendario académico:

Nota	Actividad	Porcentaje
Progreso 1 3.5/10 (100%)	Pruebas	30%
	Talleres	40%
	Examen 1	30%
Progreso 2 3.5/10 (100%)	Pruebas	30%
	Talleres	40%
	Examen 2	30%
Evaluación Final (3/10) (100%)	Trabajo Práctico Final	50%
	Examen Final	50%

Al finalizar el curso habrá un examen de recuperación para los estudiantes que, habiendo cumplido con más del 80% de asistencia presencial a clases, deseen reemplazar la nota de un examen anterior (ningún otro tipo de evaluación). Este examen debe integrar todos los conocimientos estudiados durante el periodo académico, por lo que será de alta exigencia y el estudiante necesitará



prepararse con rigurosidad. La nota de este examen reemplazará a la del examen que sustituye. Recordar que para rendir el EXAMEN DE RECUPERACIÓN, es requisito que el estudiante haya asistido por lo menos al 80% del total de las sesiones programadas de la materia. No se podrá sustituir la nota de un examen previo en el que el estudiante haya sido sancionado por una falta grave, como copia o deshonestidad académica. La asistencia será tomada de forma obligatoria en cada sesión de clase.

6. Metodología del curso y de mecanismos de evaluación.

La asignatura se impartirá mediante clases teórico/prácticas con sesiones de una hora de duración, 3 sesiones en la semana y conforme al modelo educativo de la Udla, centrado principalmente en el estudiante (aprendizaje), se privilegia una metodología con enfoque constructivista a través de la participación constante, el trabajo cooperativo y la permanente vinculación entre la teoría y la práctica.

Para cada sesión de clase, el estudiante debe venir preparado con preguntas, inquietudes o dudas, que serán resueltas en conjunto con el resto de compañeros o el docente. El método de aprendizaje incluye evaluaciones en línea constante, realización de talleres y prácticas de laboratorio, de forma que el estudiante sea quien construya su propio conocimiento y se apoye en el docente para consolidar su aprendizaje.

El desempeño de las actividades de aprendizaje se realiza con la infraestructura que dispone la universidad tales como proyectores, computadoras de escritorio para el docente, y sobre todo la utilización de herramientas propias de la materia como osciloscopios, multímetros, computadoras con software especializado y conexión a internet para los estudiantes, que se disponen en los laboratorios de la carrera. Adicionalmente, cada estudiante deberá adquirir materiales y dispositivos electrónicos para su propio uso y desarrollo de aplicaciones.

Para cada sesión de clase o práctica de laboratorio los alumnos deberán traer armado un circuito electrónico o realizar previamente un trabajo preparatorio utilizando una Guía de Prácticas de Laboratorio que le proporciona el docente a través de la plataforma virtual. Los elementos electrónicos requeridos deberán ser llevados por los estudiantes en forma individual. Durante las prácticas de laboratorio los estudiantes verificarán los resultados obtenidos en su trabajo preparatorio, luego de lo cual registrarán sus observaciones en un informe, con el respectivo análisis de resultados, evidencia multimedia, conclusiones y anexos.

En este curso se evaluará:

Progreso 1:

- *Pruebas (30%).*- evaluaciones teóricas y ejercicios de razonamiento y resolución de circuitos electrónicos con compuertas lógicas y microcontroladores.
- *Talleres (40%).*- actividades prácticas que incluye la elaboración circuitos electrónicos con antelación a la clase para ser verificados en el laboratorio. Será necesario la realización de un informe general de las actividades realizadas.
- *Examen 1 (30%).*- consiste en una evaluación integral de los aspectos teóricos y prácticos.

Progreso 2:

- *Pruebas (30%).*- evaluaciones teóricas y ejercicios de razonamiento y resolución de circuitos electrónicos con compuertas lógicas y microcontroladores.
- *Talleres (40%).*- actividades prácticas que incluye la elaboración circuitos electrónicos con antelación a la clase para ser verificados en el laboratorio. Será necesario la realización de un informe general de las actividades realizadas.
- *Examen 2 (30%).*- consiste en una evaluación integral de los aspectos teóricos y prácticos.

Evaluación final:

- *Trabajo Práctico Final (50%).*- desarrollo e implementación de una solución para un problema práctico real usando circuitos integrados combinacionales, secuenciales y microcontroladores.
- *Examen Final (50%).*- evaluación integral y acumulada de los aspectos teóricos y prácticos vistos a lo largo de todo el semestre.

6.1. Escenario de aprendizaje presencial.

Prácticas de Laboratorio y talleres teórico prácticos.

6.2. Escenario de aprendizaje virtual.

Lecturas, trabajos en grupo, búsqueda de información.

6.3. Escenario de aprendizaje autónomo.

Elaboración de preparatorios e informes, desarrollo de programas, armado de circuitos electrónicos, búsqueda de información, realización de proyectos, presentaciones.

7. Temas y subtemas del curso

RdA's	Temas	Subtemas
1. Resuelve ejercicios de álgebra booleana para la reducción de funciones lógicas.	1. Introducción a los sistemas digitales.	1.1 Definición de sistemas digitales y analógicos. 1.2 Ventajas y limitaciones de los sistemas digitales. 1.3 Clasificación de sistemas digitales. 1.4 Sistemas de Numeración: Binario, Decimal, Hexadecimal. 1.5 Transformación entre sistemas. 1.6 Aritmética binaria: suma, resta, multiplicación y división. 1.7 Representación de números con signo, operaciones.
	2. Diseño de circuitos digitales usando compuertas lógicas.	2.1 Funciones de verdad. 2.2 Compuertas lógicas, tablas de verdad. 2.3 Algebra de Boole, Elementos, postulados y teoremas del álgebra de Boole. 2.4 Minimización de funciones con mapas de Karnaugh.
2. Implementa circuitos digitales integrados combinacionales y secuenciales.	3. Diseño de circuitos combinacionales y secuenciales.	3.1 Multiplexores y Decodificadores: tipos, funcionamiento y aplicaciones. 3.2 Contadores y Registros de desplazamiento: tipos, funcionamiento y aplicaciones.
3. Utiliza los puertos I/O del microcontrolador basado en su arquitectura interna.	4. Introducción a los microcontroladores.	4.1 Familias de microcontroladores. 4.2 Arquitectura interna y funcionamiento de los microcontroladores. 4.3 Programación de microcontroladores usando ATMEL Studio.
	5. Puertos de Entrada y Salida en los Microcontroladores.	5.1 Manejo de Puertos de Entrada y Salida. 5.2 Barrido de Display de 7 Segmentos. 5.3 Barrido de Teclado Matricial.

8. Planificación secuencial del curso.

RdA	Tema	Semana 1 (12/09/2016 – 16/09/2016)			
		Sub tema	Actividad/ estrategia/clase	Tarea/ trabajo autónomo	MdE/Producto/ fecha de entrega
# 1	1. Introducción a los Sistemas Digitales.	1.1 Definición de Sistemas Digitales y Analógicos. 1.2 Ventajas y Limitaciones de los Sistemas Digitales. 1.3 Clasificación de los Sistemas Digitales. 1.4 Sistemas Numéricos: Binario, Decimal y Hexadecimal. 1.5 Transformación entre sistemas de numeración. (4 horas)	(1) Clase Interactiva: <ul style="list-style-type: none"> Bienvenida. Objetivos del Curso Sistema de Evaluación Presentación del Silabo. 	(2) Próxima Clase: <ul style="list-style-type: none"> Lectura 1: Aula Virtual. 	Lección 1 Fecha: Semana 1
		1.6 Aritmética Binaria: Suma, resta, multiplicación y división. 1.7 Representación de números con signo. (4 horas)	Semana 2 (19/09/2016 – 23/09/2016)		
			(1) Clase interactiva: <ul style="list-style-type: none"> Aritmética Binaria. Ejercicios con operaciones básicas. Ejercicios de aritmética binaria usando números con signo. 	(2) Próxima Clase: <ul style="list-style-type: none"> Lectura 2: Aula Virtual. 	Lección 2 Fecha: Semana 2
	2. Diseño de circuitos digitales usando compuertas lógicas.	2.1. Funciones de Verdad. 2.2. Compuertas Lógicas y Tablas de Verdad. (4 horas)	Semana 3 (26/09/2016 – 30/09/2016)		
			(1) Clase interactiva: <ul style="list-style-type: none"> Compuertas Lógicas y tablas de verdad. (1) Taller # 1: <ul style="list-style-type: none"> Lógica con interruptores. 	(2) Próxima Clase: <ul style="list-style-type: none"> Lectura 3: Aula Virtual. 	Taller 1, Lección 3 Fecha: Semana 3

		2.3. Algebra de Boole, Elementos, Postulados y Teoremas del Algebra de Boole. (4 horas).	Semana 4 (03/10/2016 – 07/10/2016)		
			(1) Clase interactiva: <ul style="list-style-type: none">Algebra de Boole. (1) Taller # 2: <ul style="list-style-type: none">Compuertas Lógicas.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 4: Aula Virtual.	Taller 2, Lección 4 Fecha: Semana 4
		2.4. Minimización de funciones con mapas de Karnaugh. (4 horas)	Semana 5 (10/10/2016– 14/10/2016)		
			(1) Clase Interactiva: <ul style="list-style-type: none">Mapas de Karnaugh de tres, cuatro y cinco variables.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 5: Aula Virtual.	Lección 5 Fecha: Semana 5
		Progreso 1 y Confrontación	Semana 6 (17/10/2016– 21/10/2016)		
			(1) <i>Evaluación Teórico y/o Práctica:</i> (1) <i>Revisión de Evaluaciones y Calificaciones</i>	(2) Antes del Examen Práctico: <ul style="list-style-type: none">Traer armado el circuito para el Examen Progreso 1.	Progreso 1: (30%) Fecha: Semana 6
			Semana 7 (24/10/2016– 28/10/2016)		
#2	3. Diseño de circuitos combinacionales y secuenciales.	3.1 Multiplexores y Decodificadores: tipos, funcionamiento y aplicaciones.	Taller # 3: <ul style="list-style-type: none">Implementación de Funciones Lógicas. (1) Clase Interactiva: <ul style="list-style-type: none">Decodificador BCD a 7 segmentos.Visita Técnica	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 6: Aula Virtual.	Taller 3, Lección 6 Fecha: Semana 7
		3.2 Contadores y Registros de Desplazamiento: tipos, funcionamiento y aplicaciones. (12 horas)	Semana 8 (07/11/2016– 11/11/2016)		
			(1) Clase Interactiva: <ul style="list-style-type: none">Aplicaciones de los Decodificadores: Unidad Aritmética y Lógica (ALU).Multiplexor o Selector de Datos.	(2) Próxima Clase: Lectura 7: Aula Virtual.	Taller 4 Fecha: Semana 8

			Semana 9 (14/11/2016– 18/11/2016)		
			Taller # 5: <ul style="list-style-type: none">Implementación de Funciones Lógicas. (1) Clase Interactiva: <ul style="list-style-type: none">Decodificador BCD a 7 segmentos.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 8: Aula Virtual.	Taller 5, Lección 7 Fecha: Semana 9
			Semana 10 (21/11/2016– 25/11/2016)		
#3	4. Introducción a los microcontroladores.	4.1 Familias de Microcontroladores. 4.2 Arquitectura interna y funcionamiento de los microcontroladores. 4.3 Programación de microcontroladores. (4 horas)	(1) Clase Interactiva: <ul style="list-style-type: none">Mesa de discusión sobre las familias de microcontroladores, su arquitectura interna y funcionamiento.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 9: Aula Virtual.	Lección 8 Fecha: Semana10
			(1) Clase Interactiva: <ul style="list-style-type: none">Programación de microcontroladores. (1) Taller # 5: <ul style="list-style-type: none">Introducción a la programación del microcontrolador.		
	5. Puertos de Entrada y Salida en los microcontroladores.	4.4 Manejo de Puertos de Entrada y Salida. (4 horas)	Semana 11 (28/11/2016– 02/12/2016)		
			(1) Taller # 6: <ul style="list-style-type: none">Ejercicios de manejo de puertos de entrada y salida.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 10: Aula Virtual.	Taller 6, Lección 9 Fecha: Semana 11
			Semana 12 (05/12/2016– 09/12/2016) Fundación de Quito		
			(1) Taller # 7: <ul style="list-style-type: none">Ejercicios de manejo de puertos de entrada y salida.	(2) Próxima Clase: <ul style="list-style-type: none">Lectura 11: Aula Virtual.	Taller 7, Lección 10 Fecha: Semana 12

#3		Progreso 2 y Confrontación	Semana 13 (12/12/2016– 16/12/2016)		
			(1) Evaluación Teórico/Práctica: (1) Revisión de Evaluaciones y Calificaciones	(2) Antes del Examen Práctico: • Traer armado el circuito para el Examen Progreso 2.	Progreso 2: (30%) Fecha: Semana 13
		4.5 Barrido de Display de 7 Segmentos. (4 horas)	Semana 14 (02/01/2017– 06/01/2017)		
			(1) Taller # 8: • Sistema de Parquaderos. • Visita Técnica (3 horas)	(2) Próxima Clase: • Lectura 12: Aula Virtual.	Taller 8, Lección 11 Fecha: Semana 14
			Semana 15 (09/01/2017– 13/01/2017)		
			(1) Taller # 9: • Sistema de Parquaderos. (3 horas)	(2) Próxima Clase: • Lectura 13: Aula Virtual.	Taller 9, Lección 12, Trabajo Práctico Final Fecha: Semana 15
			Semana 16 (16/01/2017– 20/01/2017)		
			(1) Taller # 10: • Uso de estructuras condicionales. (3 horas)	(2) Próxima Clase: • Lectura 14: Aula Virtual.	Taller 10, Lección 13 Fecha: Semana 16
		Examen Final Confrontación Examen Final	(1) Evaluación Teórico/Práctica: (1) Revisión de Evaluaciones y Calificaciones	(2) Antes del Examen Práctico: • Traer armado el circuito para el Examen Final.	Examen Final: (30%) Fecha: Semana 13

9. Normas y procedimientos para el aula

Con el objetivo de establecer con claridad y transparencia ciertas normas básicas de comportamiento durante el desarrollo de esta clase, se plantean a continuación las siguientes reglas.

- a) El estudiante puede ingresar hasta **10 minutos** después de iniciada la clase, caso contrario deberá esperar hasta el inicio de la siguiente sesión para poder hacerlo.
- b) En caso de haber faltado a una evaluación, la misma puede ser recuperada previa justificación en Secretaría Académica, caso contrario se asignará la mínima calificación que dicta el reglamento de la Universidad.
- c) Durante las sesiones de clase, laboratorio y/o exámenes, los estudiantes podrán hacer uso de celulares, tablets, laptops, calculadoras o cualquier otro tipo de dispositivo electrónico, únicamente si el docente lo permite para uso académico, caso contrario estos dispositivos serán retirados hasta finalizar la clase.
- d) El intento y/o acto de copia total o parcial entre compañeros, internet, dispositivos electrónicos o libros, en exámenes, pruebas en línea, preparatorios, informes o talleres es considerada una falta disciplinaria grave dentro de la institución y será sancionado con el retiro y/o anulación de la evaluación, siendo su calificación la mínima estipulada en el reglamento interno de la Universidad.
- e) El trabajo práctico a lo largo del semestre se lo realizará entre máximo dos estudiantes. Cada integrante debe garantizar la disponibilidad de dispositivos electrónicos para el desarrollo de las actividades, caso contrario no podrá ingresar a la respectiva sesión de clase. Queda prohibido el préstamo de equipos, dispositivos o elementos entre estudiantes de la misma sesión de clase.
- f) No se acepta la entrega o rendición tardía de evaluaciones, preparatorios, informes o prácticas de laboratorio por ningún motivo o naturaleza, siendo su calificación la mínima estipulada en el reglamento interno, a menos que presente la respectiva justificación tramitada en Secretaría Académica.
- g) Los estudiantes tienen la obligación de asistir a la jornada de retroalimentación, para conocer sus resultados y notas. De no estar de acuerdo con la nota, el estudiante tiene el derecho de no firmar la evaluación y solicitar la recalificación de la misma, dentro del plazo establecido para el efecto. Si el estudiante está de acuerdo con su nota, registrará su nombre y firma en el respectivo instrumento de evaluación.
- h) Los estudiantes con un promedio bajo tienen la obligación de asistir a las clases tutoriales, ayudas académicas y asesorías preparadas por el docente, con el objetivo de mejorar su rendimiento, y lo podrán hacer a lo largo de todo el semestre en el horario establecido para el efecto.
- i) En esta clase se rechaza todo tipo de actos de indisciplina, racismo o discriminación de cualquier índole, ya sea entre alumnos, el profesor o viceversa. En caso de ocurrir, será considerada una falta disciplinaria grave dentro de la institución y serán sancionada de acuerdo a los reglamentos internos de la Universidad.

10. Referencias bibliográficas:

10.1. Principales:

(1) Floyd, T. (2009). Digital Fundamentals (10th Ed.). New Jersey: Pearson.

10.2. Referencias complementarias:

- (1) Tocci, R. (2003). Sistemas Digitales, Principios y Aplicaciones. (8va. ed.). México: Pearson Education S.A.
- (2) Lloris, A. (2003). Sistemas Digitales. Madrid: McGraw Hill.
- (3) García, J. (2007). Sistemas Digitales y Tecnología de Computadores. (2da. ed.). México: Thomson.

11. Perfil del Docente:

Jorge Luis Rosero Beltrán

Máster en Ciencias con Especialización en Automatización en el Instituto Tecnológico y de Estudios Superiores de Monterrey, Campus Monterrey – México. Ingeniero en Electrónica y Control en la Escuela Politécnica Nacional, Quito – Ecuador. Experiencia en Automatización Industrial y Educación Superior. Líneas de Investigación y/o publicaciones: Energías Renovables, Sistemas de Control y Microcontroladores.

Contacto:

Email: jn.rosero@udlanet.ec

Telf: 3981000/3970000 Ext. 794

Horario de Atención a Estudiantes:

Miércoles de 10:00 a 12:00