

Facultad de Ingeniería y Ciencias Agropecuarias Ingeniería Electrónica y Redes de Información ACI360/ Microcontroladores Período 2016 - 1

1. Identificación:

Número de sesiones: Total 120h = 48 presenciales + 72 de trabajo autónomo.

Créditos-malla actual: 3

Profesor: Jorge Luis Rosero Beltrán.

Correo electrónico del docente: jn.rosero@udlanet.ec

Coordinador: Ángel Jaramillo.

Campus: Sede Queri Pre-requisito: IES542

Co-requisito:

Paralelo: 1

Tipo de asignatura:

| Optativa | |
|-------------|---|
| Obligatoria | X |
| Práctica | |

Organización unidad curricular:

| Unidad 1: Formación Básica | |
|---------------------------------|---|
| Unidad 2: Formación Profesional | X |
| Unidad 3: Titulación | |

Campo de formación:

| | Campo | | | | | |
|-------------|-------------|------------------|----------------|--------------|--|--|
| Fundamentos | Praxis | Epistemología y | Integración de | Comunicación | | |
| teóricos | profesional | metodología de | saberes, | y lenguajes | | |
| | | la investigación | contextos y | | | |
| | | | cultura | | | |
| | X | | | | | |

2. Descripción del curso:

Microcontroladores es una materia de carácter teórico y práctico que proporciona una visión general sobre el uso y aplicaciones de los microcontroladores, de manera que el estudiante pueda analizar, identificar y seleccionar entre las diferentes opciones de microcontroladores que se encuentran en el mercado y que sean factibles de ser utilizados para la solución de aplicaciones prácticas de automatización y comunicaciones en beneficio de la sociedad.



3. Objetivo del curso:

Diseñar sistemas electrónicos de automatización, control y comunicaciones, seleccionando con criterio la mejor alternativa de Microcontroladores.

4. Resultados de aprendizaje deseados al finalizar el curso:

| Resultados de aprendizaje (RdA) | RdA perfil de egreso de carrera | Nivel de dominio (carrera) |
|--|---|-------------------------------|
| Utiliza los periféricos del microcontrolador a través de la implementación de aplicaciones prácticas. Diseña soluciones electrónicas para aplicaciones de control y comunicaciones. | Diseña e implementa soluciones electrónicas analógicas y digitales, que proporcionen servicios comunicacionales, de seguridad, bienestar y ahorro energético. | Inicial () Medio () Final (X) |

5. Sistema de evaluación:

De acuerdo al Modelo Educativo de la UDLA la evaluación busca evidenciar el logro de los resultados de aprendizaje (RdA) enunciados en cada carrera y asignatura, a través de mecanismos de evaluación (MdE). Por lo tanto la evaluación es continua, formativa y sumativa. La UDLA estipula la siguiente distribución porcentual para los reportes de evaluaciones previstas en cada semestre de acuerdo al calendario académico:

| Nota | Actividad | Porcentaje |
|-------------|-------------------------------|------------|
| | Pruebas en Línea | 6% |
| Progreso 1 | Talleres | 12% |
| (35%) | Prácticas de Laboratorio | 12% |
| | Evaluación Teórica y Práctica | 5% |
| | Pruebas en Línea | 5% |
| Progreso 2 | Talleres | 3% |
| (35%) | Prácticas de Laboratorio | 22% |
| | Evaluación Teórica | 5% |
| | Pruebas en Línea | 3% |
| | Prácticas de Laboratorio | 5% |
| Evaluación | Talleres | 3% |
| Final (30%) | Ensayo | 4% |
| | Trabajo Práctico Final | 10% |
| | Evaluación Teórica y Práctica | 5% |



Al finalizar el curso habrá un examen de recuperación para los estudiantes que, habiendo cumplido con más del 80% de asistencia presencial a clases, deseen reemplazar la nota de un examen anterior (ningún otro tipo de evaluación). Este examen debe integrar todos los conocimientos estudiados durante el periodo académico, por lo que será de alta exigencia y el estudiante necesitará prepararse con rigurosidad. La nota de este examen reemplazará a la del examen que sustituye. Recordar que para rendir el EXAMEN DE RECUPERACIÓN, es requisito que el estudiante haya asistido por lo menos al 80% del total de las sesiones programadas de la materia. No se podrá sustituir la nota de un examen previo en el que el estudiante haya sido sancionado por una falta grave, como copia o deshonestidad académica. La asistencia será tomada de forma obligatoria en cada sesión de clase.

6. Metodología del curso y de mecanismos de evaluación.

La asignatura se impartirá mediante clases teórico/prácticas con sesiones de una hora de duración, 3 sesiones en la semana y conforme al modelo educativo de la Udla, centrado principalmente en el estudiante (aprendizaje), se privilegia una metodología con enfoque constructivista a través de la participación constante, el trabajo cooperativo y la permanente vinculación entre la teoría y la práctica.

Para cada sesión de clase, el estudiante debe venir preparado con preguntas, inquietudes o dudas, que serán resueltas en conjunto con el resto de compañeros o el docente. El método de aprendizaje incluye evaluaciones en línea constante, realización de talleres y prácticas de laboratorio, de forma que el estudiante sea quien construya su propio conocimiento y se apoye en el docente para consolidar su aprendizaje.

El desempeño de las actividades de aprendizaje se realiza con la infraestructura que dispone la universidad tales como proyectores, computadoras de escritorio para el docente, y sobre todo la utilización de herramientas propias de la materia como osciloscopios, multímetros, computadoras con software especializado y conexión a internet para los estudiantes, que se disponen en los laboratorios de la carrera. Adicionalmente, cada estudiante deberá adquirir materiales y dispositivos electrónicos para su propio uso y desarrollo de aplicaciones.

Para cada sesión de clase o práctica de laboratorio los alumnos deberán traer armado un circuito electrónico o realizar previamente un trabajo preparatorio utilizando una Guía de Prácticas de Laboratorio que le proporciona el docente a través de la plataforma virtual. Los elementos electrónicos requeridos deberán ser llevados por los estudiantes en forma individual. Durante las prácticas de laboratorio los estudiantes verificarán los resultados obtenidos en su trabajo preparatorio, luego de lo cual registrarán sus observaciones en un informe, con el respectivo análisis de resultados, evidencia multimedia, conclusiones y anexos.



En este curso se evaluará:

Progreso 1:

- Pruebas en Línea (6%).- evaluaciones planteadas en el aula virtual, cuyas temáticas serán las consultas enviadas antes de las clases, talleres o prácticas de laboratorio. Los estudiantes deberán registrar su asistencia a clases para poder rendir estas evaluaciones.
- *Prácticas de Laboratorio y Talleres (24%).* incluye la elaboración de trabajos preparatorios, informes y armado de circuitos para su posterior verificación en el laboratorio.
- Evaluación Teórica y Práctica (5%).- consiste en una evaluación integral de los aspectos teóricos y prácticos.

Progreso 2:

- *Pruebas en Línea (5%).* evaluaciones planteadas en el aula virtual, cuyas temáticas serán las consultas enviadas antes de las clases, talleres o prácticas de laboratorio. Los estudiantes deberán registrar su asistencia a clases para poder rendir estas evaluaciones.
- Prácticas de Laboratorio y Talleres (25%).- incluye la elaboración de trabajos preparatorios, informes y armado de circuitos para su posterior verificación en el laboratorio.
- Evaluación Teórica y Práctica (5%).- consiste en una evaluación integral de los aspectos teóricos y prácticos.

Evaluación final:

- Pruebas en Línea (3%).- evaluaciones planteadas en el aula virtual, cuyas temáticas serán las consultas enviadas antes de las clases, talleres o prácticas de laboratorio. Los estudiantes deberán registrar su asistencia a clases para poder rendir estas evaluaciones.
- *Prácticas de Laboratorio y Talleres (8%).* incluye la elaboración de trabajos preparatorios, informes y armado de circuitos para su posterior verificación en el laboratorio.
- *Ensayo (4%).* documento escrito que recoge el pensamiento personal del estudiante acerca de las nuevas tecnologías de control y comunicaciones.
- *Trabajo Práctico Final (10%).*-consiste en el desarrollo e implementación de una solución para un problema práctico real usando microcontroladores y periféricos.
- Evaluación Teórica y Práctica (5%).- consiste en una evaluación integral de los aspectos teóricos y prácticos.

6.1. Escenario de aprendizaje presencial.

Prácticas de Laboratorio y talleres teórico prácticos.

6.2. Escenario de aprendizaje virtual.

Lecturas, trabajos en grupo, búsqueda de información.

6.3. Escenario de aprendizaje autónomo.

Elaboración de preparatorios e informes, desarrollo de programas, armado de circuitos electrónicos, búsqueda de información, realización de proyectos, presentaciones.



7. Temas y subtemas del curso

| RdA's | Temas | Subtemas |
|---|--|---|
| Utiliza los periféricos del microcontrolador a través de la implementación de aplicaciones | Introducción a los microcontroladores. | 1.1 Introducción. 1.2 Lógica Digital. 1.3 Familias de microcontroladores. 1.4 Arquitectura interna de los microcontroladores. 1.5 Funcionamiento de microcontroladores. 1.6 Programación de microcontroladores. |
| prácticas. | 2. Control de puertos en microcontroladores. | 2.1 Configuración de puertos entrada-salida. 2.2 Simulación de circuitos microprocesados. 2.3 Estructuras condicionales. 2.4 Subrutinas. 2.5 Interrupciones internas y externas. |
| Diseña soluciones electrónicas para aplicaciones de control y comunicaciones. | 3. Manejo de periféricos de entrada y salida con microcontroladores. | 3.1 Barrido de Displays. 3.2 Manejo del LCD. 3.3 Barrido de Teclado Matricial. 3.4 Conversión A/D. 3.5 Señales PWM. 3.6 Comunicaciones con microcontroladores Serial, I2C. 3.7 Comunicación entre PC y microcontroladores |
| comunicaciónes. | 4. Soluciones integrales con microcontroladores. | 4.1 Sistemas de seguridad: control de accesos, alarma, cerraduras. 4.2 Control de Elementos de Potencia. 4.3 Comunicaciones de última generación con microcontroladores: Bluetooth, Wifi, ZigBee, RFiD. 4.4 Nuevas Aplicaciones con Microcontroladores: Robótica, Domótica, etc. |



8. Planificación secuencial del curso.

| | | Semana 1 (14/09/2015 - 18/09/2015) | | | |
|---|--|--|---|---|-----------------------------------|
| RdA | Tema | Sub tema | Actividad/ estrategia/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega |
| | | 1.1 Introducción.1.2 Lógica Digital. (1 hora) | (1) Clase Interactiva: Bienvenida. Objetivos del Curso Sistema de Evaluación Presentación del Silabo. (1) Taller Grupal: Conversión de sistemas de numeración. Tablas de Verdad. | (2) Antes de la Clase: Revisar la descripción del Curso. Revisar el Sílabo. Revisar Presentación Semana-1 2016-1. | - |
| #1 | 1. Introducción a los microcontroladores. | 1.3 Familias de Microcontroladores. 1.4 Estructura interna del Microcontrolador. 1.5 Funcionamiento del Microcontrolador. (1 hora) | (1) Clase Interactiva: Familia AVR Microprocesador y Microcontrolador. Estructura Interna. | (2) Antes de la Clase: Lectura 1: M. A. Mazidi, S. Naimi y S. Naimi. The AVR microcontroller and Embedded Systems: using assembly and C. New Jersey, NY: Prentice Hall, 2009, pp. 2-50. Revisar Presentación Semana-1 2016-1. | - |
| 1.6 Herramientas de St Programación y U Simulación. • D | (1) Taller Práctico: Programación en Atmel Studio. Uso de AXLoader. Descargar Programa al Microcontrolador. | (2) Antes de la Clase: • Revisar Presentación Semana-1 2016-1. | Prueba en Línea 1 (3%) Fecha: Semana 1 | | |



| | | | Semana 2 (21/09/20 |)15 - 25/09/2015) | | |
|-----|--|--|---|---|---|--|
| RdA | Tema | Sub tema | Actividad/ metodología/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega | |
| | | 2.1. Configuración de puertos Entrada/Salida. (1 hora) | (1) Clase interactiva: Pórticos I/O. Configuración de Puertos I/O. | (2) Antes de la Clase: Lectura 2: Link 1 Revisar Presentación Semana-2 2016-1. | Taller 1 (3%) Fecha: Semana 2 | |
| | | 2.2. Implementación de circuitos con microcontroladores. (2 horas) | (1) Taller Teórico / Práctico: Manejo de Leds e interruptores. | (2) Antes de la Clase: Revisar Presentación Semana-1 2016-1. Conectar 8 leds y cuatro interruptores a los puertos del microcontrolador. | Taller 2 (3%) Fecha: Semana 2 | |
| | | Semana 3 (28/09/2015 - 02/10/2015) | | | | |
| # 1 | 2. Control de puertos en microcontroladores. | 2.3. Estructuras condicionales y | (1) Clase interactiva: Programar y verificar el uso de estructuras condicionales y subrutinas. (1 hora) | (2) Antes de la Clase: Lectura 3: Link 2 Revisar Presentación Semana-3 2016-1. | Prueba en Línea 2 (3%) Fecha: Semana 3 | |
| | | Subrutinas. (3 horas) | (1) Práctica # 1: Puertos de Entrada y Salida. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-3 2016-1. Realizar el Preparatorio de la Práctica 1. | Práctica 1 (6%) Fecha: Semana 3 | |
| | | | Semana 4 (05/10/2015 - 09/10 | /2015) Feriado 09 de octubre | | |
| | | 2.4. Interrupciones internas y externas. (3 hora) | (1) Clase interactiva: Programar y verificar el uso de interrupciones internas y externas. (1 hora) | (2) Antes de la Clase: Lectura 4: Link 3, Link 4 Revisar Presentación Semana-4 2016-1. | Taller 3 (3%) Fecha: Semana 4 | |



| | | | (1) Práctica # 2:Estructuras Condicionales y Subrutinas.(2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-4 2016-1. Realizar el Preparatorio de la Práctica 2. | Práctica 2 (6%) Fecha: Semana 4 |
|-------|--|--|---|--|---|
| | | | Semana 5 (12/10/20 | 15 - 16/10/2015) | |
| # RdA | Tema | Sub tema | Actividad/ metodología/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega |
| | | 3.1 Barrido de Displays. 3.2 Barrido de Teclado. (3 horas) | (1) Clase interactiva: Técnicas de manejo de Displays y Teclado. (1 hora) (1) Taller Teórico / Práctico: Técnicas de Barrido de Displays y Teclado. (2 horas) Semana 6 (19/10/20) | (2) Antes del Taller: • Lectura 5: Link 5, Link 6 • Revisar Presentación Semana-5 2016-1. | Taller 4 (3%) Fecha: Semana 5 Progreso 1: (5%) Fecha: Semana 6 |
| #2 | 3. Manejo de periféricos de entrada y salida con microcontroladores. | Progreso 1 (2 horas) Confrontación Progreso 1 (1 hora) | (1) Evaluación Teórico/Práctica:(1) Revisión de Evaluaciones y Calificaciones | (2) Antes del Examen Práctico: Traer armado el circuito para el Examen Progreso 1. | |
| | | | Semana 7 (26/10/20 | 15 - 30/10/2015) | |
| | | 22 Manaja da LCD Créfica | Taller Teórico / Práctico:Comunicación Serial SPI. (1 hora) | (2) Antes de la Clase: Lectura 6: Link 7, Link 8 Revisar Presentación Semana-7 2016-1. | Taller 5 (1%) Fecha: Semana 7 |
| | | 3.3 Manejo de LCD Gráfico. (3 horas) | Práctica # 3: Dispositivos de Entrada y Salida de Datos. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-7 2016-1. Realizar el Preparatorio de la Práctica 3. | Práctica 3 (5,5%) Fecha: Semana 7 |



| | Semana 8 (02/11/2015 - 06/11/2015) Feriado 2 y 3 de noviembre | | | |
|---|--|---|---|--|
| Sub tema | Actividad/ metodología/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega | |
| 2.4 Companión A/D | (1) Clase interactiva: Introducción a Conversión Analógica / Digital. (1 hora) | (2) Antes de la Clase: Lectura 7: Link 9 Revisar Presentación Semana-8 2016-1. | Prueba en Línea 3 (1%) | |
| 3.4 Conversión A/D. (3 horas) | (1) Práctica # 4: • Conversión A/D. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-8 2016-1. Realizar el Preparatorio de la Práctica 4. | Práctica 4 (5,5%) Fecha: Semana 8 | |
| | Semana 9 (09/11/20 | 15 - 13/11/2015) | | |
| 3.5 Comunicación Seria USART. | (1) Clase interactiva:Introducción a Comunicación Serial. (1 hora) | (2) Antes de la Clase: Lectura 8: Link 10 Revisar Presentación Semana-9 2016-1. | Prueba en Línea 4 (1%) Fecha: Semana 9 | |
| (3 horas) | (1) Taller Teórico / Práctico: Conexión serial de dos microcontroladores. (2 horas) | (2) Antes de la Clase: • Revisar Presentación Semana-9 2016-1. | Taller 6 (1%) Fecha: Semana 9 | |
| | Semana 10 (16/11/20 | 015 - 20/11/2015) | | |
| 3.6 Comunicación Seria Microcontrolador – | (1) Taller:Conexión serial entre PC y microcontrolador.(1 hora) | (2) Antes de la Clase: Lectura 9: Link 11 Revisar Presentación Semana-10 2016-1. | Prueba en Línea 5 (1%) | |
| Periféricos. (3 horas) | (1) Práctica # 5: Comunicación entre PC y Microcontrolador usando interfaz gráfica. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-10 2016-1. Realizar el Preparatorio de la Práctica 5. | Práctica 5 (5,5%) Fecha: Semana 10 | |



| | Semana 11 (23/11/2015 - 27/11/2015) | | | |
|--|---|---|---|--|
| Sub tema | Actividad/ metodología/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega | |
| | (1) Clase Interactiva:Temporizadores de 8 y 16 bits en modo normal.(1 hora) | (2) Antes de la Clase: Lectura 10: Link 12 Revisar Presentación Semana-11 2016-1. | Prueba en Línea 6 (1%) | |
| 3.7 Temporizadores de 8 y 16 bits. (3 horas) | (1) Taller Teórico / Práctico: • Temporizadores de 8 y 16 bits en modo CTC. (2 horas) | (2) Antes de la Clase: Lectura 11: Link 13 Revisar Presentación Semana-11 2016-1. | Taller 6 (1%) | |
| | Semana 12 (30/11/20 |)15 - 04/12/2015 <u>)</u> | | |
| 3.8 Generación de ondas | (1) Clase Interactiva:Temporizadores de 8 y 16 bits en modo Fast PWM.(1 hora) | (2) Antes de la Clase: Lectura 10: Link 14 Revisar Presentación Semana-11 2016-1. | Prueba en Línea 11 (1%) | |
| PWM. (3 horas) | (1) Práctica # 6: • Temporizadores, Contadores y PWM. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-12 2016-1. Realizar el Preparatorio de la Práctica 6. | Práctica 6 (5,5%) Fecha: Semana 10 | |
| | Semana 13 (07/12/20 |)15 - 11/12/2015) | | |
| Progreso 2 (2 horas) Confrontación Progreso 2 (1 hora) | (1) Evaluación Teórico/Práctica:(1) Revisión de Evaluaciones y Calificaciones | (2) Antes del Examen Práctico: • Traer armado el circuito para el Examen Progreso 2. | Progreso 2: (5%) Fecha: Semana 13 | |



| | | | Semana 14 (14/12/2 | 015 - 18/12/2015) | | |
|-------|---|---|---|---|--|--|
| # RdA | Tema | Sub tema | Actividad/ metodología/clase | Tarea/ trabajo autónomo | MdE/Producto/ fecha de entrega | |
| | | 4.1. Comunicaciones de última generación usando | (1) Taller Teórico / Práctico:Manejo del módulo HC-05.(1 hora) | (2) Antes de la Clase: Lectura 11: Link 15 Revisar Presentación Semana-14 2016-1. | Prueba en Línea 12 (3%) | |
| | | microcontroladores: Bluetooth. (3 horas) | (1) Práctica # 7: • Enlace Bluetooth. (2 horas) | (2) Antes de la Práctica: Revisar Presentación Semana-14 2016-1. Realizar el Preparatorio de la Práctica 7. | Práctica 6 (5%) | |
| | | | Semana 15 (04/01/2 | 016 - 08/01/2016) | | |
| #2 | 4. Soluciones integrales con microcontroladores. | 4.2. Comunicaciones de última generación usando microcontroladores: WiFi. (3 horas) | (1) Taller Teórico / Práctico: Comunicación WiFi usando microcontroladores. (3 horas) | (2) Antes de la Clase: Lectura 12: Link 16 Revisar Presentación Semana-15 2016-1. | Taller 7 (3%) | |
| | | Semana 16 (11/01/2016 - 15/01/2016) | | | | |
| | | 4.3. Comunicaciones de última generación usando | (1) Taller Teórico / Práctico: Clase demostrativa del uso de dispositivos tecnológicos de última | (2) Antes de la Clase: Revisar Presentación | Ensayo (4%) | |
| | | microcontroladores: GSM, GPS, Xbee. (3 horas) | generación en la Semana-16 2016-1. comunicación. (3 horas) | Trabajo Práctico Final (10%) | | |
| | | Examen Final (2 horas) Confrontación Examen Final (1 hora) | (1) Evaluación Teórico/Práctica:(1) Revisión de Evaluaciones y Calificaciones | (2) Antes del Examen Práctico: Traer armado el circuito para el Examen Final. | Examen Final: (5%) Fecha: Semana 13 | |



9. Normas y procedimientos para el aula

Con el objetivo de establecer con claridad y transparencia ciertas normas básicas de comportamiento durante el desarrollo de esta clase, se plantean a continuación las siguientes reglas.

- a) El estudiante puede ingresar hasta **10 minutos** después de iniciada la clase, caso contrario deberá esperar hasta el inicio de la siguiente sesión para poder hacerlo.
- b) En caso de haber faltado a una evaluación, la misma puede ser recuperada previa justificación en Secretaría Académica, caso contrario se asignará la mínima calificación que dicta el reglamento de la Universidad.
- c) Durante las sesiones de clase, laboratorio y/o exámenes, los estudiantes podrán hacer uso de celulares, tablets, laptops, calculadoras o cualquier otro tipo de dispositivo electrónico, únicamente si el docente lo permite para uso académico, caso contrario estos dispositivos serán retirados hasta finalizar la clase.
- d) El intento y/o acto de copia total o parcial entre compañeros, internet, dispositivos electrónicos o libros, en exámenes, pruebas en línea, preparatorios, informes o talleres es considerada una falta disciplinaria grave dentro de la institución y será sancionado con el retiro y/o anulación de la evaluación, siendo su calificación la mínima estipulada en el reglamento interno de la Universidad.
- e) El trabajo práctico a lo largo del semestre se lo realizará entre máximo dos estudiantes. Cada integrante debe garantizar la disponibilidad de dispositivos electrónicos para el desarrollo de las actividades, caso contrario no podrá ingresar a la respectiva sesión de clase. Queda prohibido el préstamo de equipos, dispositivos o elementos entre estudiantes de la misma sesión de clase.
- f) No se acepta la entrega o rendición tardía de evaluaciones, preparatorios, informes o prácticas de laboratorio por ningún motivo o naturaleza, siendo su calificación la mínima estipulada en el reglamento interno, a menos que presente la respectiva justificación tramitada en Secretaría Académica.
- g) Los estudiantes tienen la obligación de asistir a la jornada de retroalimentación, para conocer sus resultados y notas. De no estar de acuerdo con la nota, el estudiante tiene el derecho de no firmar la evaluación y solicitar la recalificación de la misma, dentro del plazo establecido para el efecto. Si el estudiante está de acuerdo con su nota, registrará su nombre y firma en el respectivo instrumento de evaluación.
- h) Los estudiantes con un promedio bajo tienen la obligación de asistir a las clases tutoriales, ayudas académicas y asesorías preparadas por el docente, con el objetivo de mejorar su rendimiento, y lo podrán hacer a lo largo de todo el semestre en el horario establecido para el efecto.
- i) En esta clase se rechaza todo tipo de actos de indisciplina, racismo o discriminación de cualquier índole, ya sea entre alumnos, el profesor o viceversa. En caso de ocurrir, será considerada una falta disciplinaria grave dentro de la institución y serán sancionada de acuerdo a los reglamentos internos de la Universidad.



10. Referencias bibliográficas:

10.1. Principales:

- (1) Barnett, R., O'Cull L. y Cox S. (2006). Embedded C Programming and the Atmel AVR. New York: Thomson Delmal Learning.
- (2) Mazidi M. A., Naimi S. y Naimi S. (2009). The AVR microcontroller and Embedded Systems: using assembly and C. New Jersey: Prentice Hall

10.2. Referencias complementarias:

- (1) Reyes, C. (2011). Microcontroladores PIC En Basic.(2a. ed.). Quito, Ecuador.
- (2) Di Jasio, L. (2008). Programming 32-bit Microcontrollers in C Exploring the PIC32. (1a. ed). E.U.A.: Newnes.
- (3) Cantos, C. (2013). Arquitectura de Microcontroladores. Recuperado el 08 de marzo de 2013 de http://galia.fc.uaslp.mx/~cantocar/microcontroladores/SLIDES_8051_PDF/3_APLICA.PDF

11. Perfil del Docente:

Jorge Luis Rosero Beltrán

Máster en Ciencias con Especialización en Automatización en el Instituto Tecnológico y de Estudios Superiores de Monterrey, Campus Monterrey – México. Ingeniero en Electrónica y Control en la Escuela Politécnica Nacional, Quito – Ecuador. Experiencia en Automatización Industrial y Educación Superior. Líneas de Investigación y/o publicaciones: Energías Renovables, Sistemas de Control y Microcontroladores.

Contacto:

Email: <u>in.rosero@udlanet.ec</u>
Telf: 3981000/3970000 Ext. 794
Horario de Atención a Estudiantes:

Lunes 14:30 – 16:40, Jueves 10:00 – 12:00