

Informações do programa

Autor : Gabriel Nome do Projecto: Exercício 2

Versão : 0.0

Módulo: SR3B261BD

Período de execução da aplicação no módulo : 9 x 2 ms Acção do WATCHDOG : Inactivo Tipo de filtragem hardware das entradas : Lento (3ms)

☐ Teclas Zx inactivas

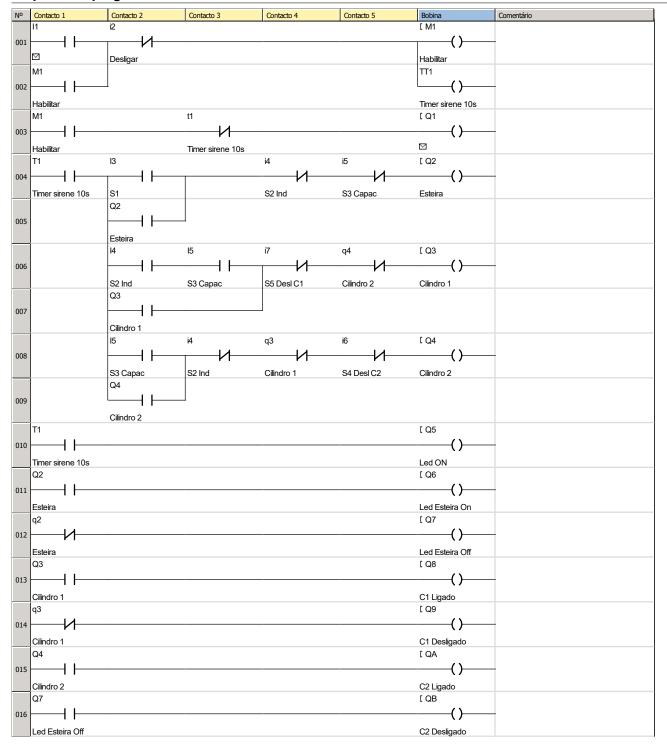
Formato da data : dd/mm/yyyy

☐ Mudança da hora Verão/Inverno activa
Zona : Europa
Mudança para a hora de Verão : Março, último domingo Mudança para a hora de Inverno : Outubro, último domingo XT2:SR3XT141BD

Sem parâmetros



Esquema do programa





Entradas físicas

Nº	Símbolo	Função	Bloqueio	Parâmetros	Localização (L/C)	Comentário
I1	<u></u>	Entradas DIG		Sem parâmetros	(1/1)	Ligar
12	<u></u>	Entradas DIG	-	Sem parâmetros	(1/2)	Desligar
13	<u>_</u> I	Entradas DIG		Sem parâmetros	(4/2)	S1
14		Entradas DIG		Sem parâmetros	(4/4) (6/2) (8/3)	S2 Ind
15	<u></u> I	Entradas DIG		Sem parâmetros	(4/5) (6/3) (8/2)	S3 Capac
16	<u>_</u> _ <u>_</u> I	Entradas DIG		Sem parâmetros	(8/5)	S4 Desl C2
17	<u></u> I	Entradas DIG		Sem parâmetros	(6/4)	S5 Desl C1

Saídas físicas

Ν°	Símbolo	Função	Remanência	Localização (L/C)	Comentário
Q1	φo	Saídas DIG	Não	(3/6)	10s Sirene
Q2	ψo	Saídas DIG	Não	(4/6) (5/2) (11/1) (12/1)	Esteira
Q3	ψ°	Saídas DIG	Não	(6/6) (7/2) (8/4) (13/1) (14/1)	Cilindro 1
Q4	ψ°	Saídas DIG	Não	(6/5) (8/6) (9/2) (15/1)	Cilindro 2
Q5	φo	Saídas DIG	Não	(10/6)	Led ON
Q6	φo	Saídas DIG	Não	(11/6)	Led Esteira On
Q7	φo	Saídas DIG	Não	(12/6) (16/1)	Led Esteira Off
Q8	φo	Saídas DIG	Não	(13/6)	C1 Ligado
Q9	φo	Saídas DIG	Não	(14/6)	C1 Desligado
QA	φo	Saídas DIG	Não	(15/6)	C2 Ligado
QB	ψo	Saídas DIG	Não	(16/6)	C2 Desligado

Funções parametrizáveis

Nº	Símbolo	Função	Bloqueio	Remanência	Parâmetros	Localização (L/C)	Comentário
M1		Relés auxiliares		Não	Sem parâmetros	(1/6) (2/1) (3/1)	Habilitar
T1	Ö	Temporizadores	Não	Não	Ver detalhes mais adiante	(2/6) (3/3) (4/1) (10/1)	Timer sirene 10s

Temporizador

