

Trabalho Prático 04 – Hierarquia de Memória CCF 252 – Organização de Computadores I Ciência da Computação – Campus UFV-Florestal Prof. José Augusto Miranda Nacif

Memória Cache

Este trabalho tem como objetivo demonstrar como as operações de acesso à memória são relevantes no desempenho geral de um algoritmo. Além disso, também está no escopo o aprendizado sobre como utilizar ferramentas de análise de desempenho.

- 1. Apresente a organização da cache do computador que será utilizado para realizar os experimentos, como por exemplo seu tamanho, associatividade, etc. Utilize o site: http://www.cpu-world.com;
- Pesquise quatro algoritmos de ordenação: Bubblesort, Radixsort, Quicksort e mais um a sua escolha. Descreva brevemente como é o funcionamento de cada um;
- 3. Execute cada um dos algoritmos e meça o desempenho deles utilizando a ferramenta perf (use pelo menos as tags cache-references, cache-misses, task-clock, cycles e instructions). A linguagem dos algoritmos deve ser C ou C++. Observação: os algoritmos podem ser retirados de sites e afins, entretanto devem ser devidamente referenciados. A Figura 1 exemplifica a saída desse comando:

```
Performance counter stats for './exec':
                       task-clock (msec)
                                                      0,508 CPUs utilized
         0,416605
          894.852
                       cycles
                                                      2,148 GHZ
                       instructions
                                                      0,69 insn per cycle
          613.401
           31.278
                       cache-references
                                                     75,078 M/sec
           10.860
                       cache-misses
                                                     34,721 % of all cache refs
     0,000820227 seconds time elapsed
```

Figura 1. Saída do comando perf.

- Relate os dados obtidos e compare os resultados de cada um dos algoritmos para entradas diferentes (uma pequena, por exemplo 1000 números, e uma grande, 10000 números);
- 5. Realize o mesmo procedimento, porém agora utilizando a ferramenta *valgrind*. Como ela é um simulador de memória cache, é possível alterar os tamanhos dos níveis, associatividade, etc. Faça alguns testes alterando esses parâmetros e relate as mudanças obtidas. A Figura 2 exemplifica a

saída desse comando. Observação: neste tópico, execute apenas uma vez e com entrada pequena, visto que isso é uma simulação, ou seja, a execução para entradas grandes seria muito demorada;

```
[SAÍDA DO SEU CÓDIGO]
==15912==
=15912== I
             refs:
                        152,908
=15912== I1
             misses:
                            892
 =15912== LLi misses:
                            887
==15912== I1 miss rate:
                           0.58%
==15912== LLi miss rate:
                           0.58%
==15912==
==15912== D
             refs:
                        50,463
                                 (38,918 rd
                                              + 11,545 wr)
                         2,926
                                 ( 2,363 rd
==15912== D1
                                                   563 Wr
             misses:
==15912== LLd misses:
                         2,443 ( 1,933 rd
                                                   510 Wr)
                                                   4.9%
                           5.8% (
=15912== D1 miss rate:
                                     6.1%
==15912== LLd miss rate:
                            4.8% (
                                     5.0%
                                                   4.4%
==15912==
==15912== LL refs:
                          3,818
                                 ( 3,255 rd
                                                   563 Wr)
==15912== LL misses:
                                   2,820 rd
                          3,330
                                                   510 Wr
==15912== LL miss rate:
                                                   4.4%
                            1.6%
```

Figura 2. Saída do comando valgrind.

- 6. Escolha qualquer algoritmo (de ordenação ou não) e modifique-o para aproveitar a memória cache e/ou seus princípios, de forma que o seu desempenho seja alterado. Explique o que foi feito e compare antes e depois da modificação. Observação: nessa tarefa, não podem existir algoritmos iguais, ou seja, o de cada grupo deve ser único, porém é possível escolher o mesmo algoritmo da número 2, desde que nenhum outro grupo tenha o escolhido. Desse modo, preencha o documento compartilhado a sua escolha. (Ver no Classroom).
- 7. Acesse o <u>colaboratory</u> e utilize os algoritmos criados pelo grupo. Nele haverá uma tarefa para ser feita. No final gere um pdf do colab e entregue junto com o seu relatório. Observação: Faça uma cópia do colab em seu google drive para isso: vá na aba *File* e selecione *Salve uma cópia no Drive* para que suas modificações no arquivo sejam permanentes.
- 8. Finalizando, preencha o formulário avaliativo da ferramenta simulador de cache Valgrind utilizando colaboratory <u>link</u> (obrigatório para ganhar pontos).
- 9. Realizar um pequeno vídeo de no máximo três minutos apresentando os resultados obtidos e as conclusões retiradas. É interessante apresentar os dados na forma de gráficos ou tabelas. Enviar o vídeo em formato MP4.
- 10. Tanto o vídeo quanto o PDF deverão ser enviados seguindo o padrão de nomeclatura: matricula-nome-tpxx.pdf / matricula-nome-tpxx.mp4