

	Codificação das instruções						
	operação	opcode	formato				
	ADD	0001	opcode + reg + xxxxxxxx				TAMANHO
	ADDI	0010	opcode + xxxx + cte		instruções		16 bits
	SUB	0011	opcode + reg + xxxxxxxx		opcode		4 bits
	SUBI	0100	opcode + xxxx + cte		endereço dos regs.		3 bits
	JUMP	1111	opcode + xxxxx + end		constante		8 bits
	MOV	0101	opcode + reg1 + d + xxxxxxxx		endereço de memória		7 bits
	LD	0110	opcode + reg1 + d + cte				
	Onde:						
	reg identifica o registrador fonte						
	cte é uma constante em complemento de 2						
	x são bits irrelevantes						
	end é o endereço de memória destino						
	d é um bit que decide se a instrução MOV copia do reg1 para o acumulador (0) ou do acumulador pro reg1 (1)						
	d é um bit que decide se o a instrução LD carrega a constante no reg1 (1) ou no acumulador (0)						