广东省 CAD 绘图员(电子)三级技能鉴定试题 题号: D

(双号考生用卷)

说明:本试题共三页四题,考试时间为 3 小时,本试卷采用软件版本为 Altium Designer15 (可兼容 DXP 2004 SP2)。

上交考试结果方式:

- 1、考生须在监考人员指定硬盘根目录下建立一个考生文件夹,文件夹名称以本人准考证号后8位来命名, (如:准考证651212348888的考生以"12348888"命名建立文件夹);
 - 2、考生根据题目要求完成作图,并将答案保存到考生文件夹中。

一、管理文件(5分)

- 1、在文件夹中新建一个以自己名字拼音命名的项目工程文件。(如:考生陈大勇的文件名为:CDY.PrjPCB);
 - 2、在项目工程内新建原理图库文件,文件名为 cdvlib. SchLib;
 - 3、在项目工程内新建 PCB 封装库文件, 文件名为 cdvlib. PcbLib;
 - 4、在项目工程内新建原理图模板文件,文件名为 cdydot1. Schdot;
 - 5、在项目工程内新建原理图设计文件,文件名为 cdvsch. Schdoc;
 - 6、在项目工程内新建 PCB 设计文件, 文件名为 cdvpcb. Pcbdoc:
 - 7、在考生文件夹新建一个文件夹,文件名为 cdygerber。

二、制作原理图库元件及 PCB 封装 (20 分)

- 1、在原理图库文件 cdylib. SchLib 中,根据图 1 给出的相应参数(单位为 mil) 绘制原理图库元件,要求尺寸和原图保持一致,命名为 74HC573,并在抄画原理图中调用;
- 2、在 PCB 库文件 cdylib. PcbLib 中根据图 2 给出的相应参数创建锁存器的 PCB 封装,命名为 DIP16,并在生成电路板中调用。(注:设计单位为 mm);

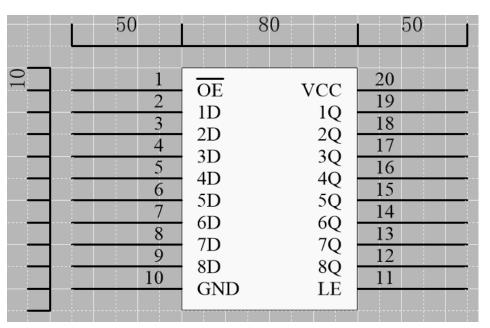


图 1

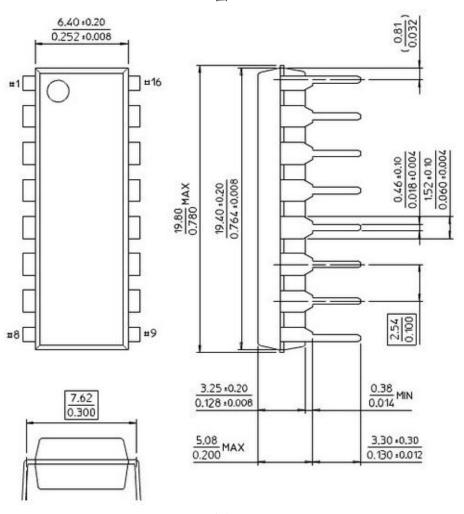


图 2

三、抄画电路原理图(30分)

1、在原理图模板文件 cdydot1. schdot 中画出图 3 所示的动态标题栏,要求:设置图纸大小为 A4, 水平放置,工作区颜色为 18 号色,边框颜色为 3 号色,边框直线为小号直线,颜色为 3 号色,文字大小为 16 磅,颜色为 3 号色,字体为仿宋 GB2312;

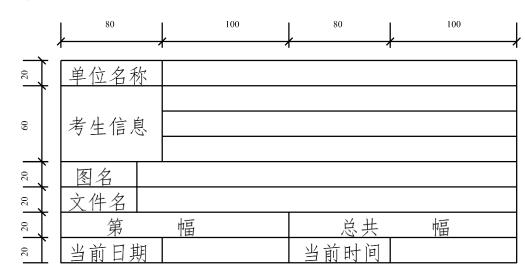


图 3

2、在原理图设计文件 cdysch. Schdoc 中将附页一所示的原理图改画成层次电路图,要求所有父图和子图均调用模板文件 cdydot1. schdot,标题栏中各项内容均要从 organization 中输入或自动生成,其中在考生信息中第一行输入考生姓名,第二行输入身份证号码,第三行输入准考证号码,图名为:计分电路,不允许在原理图中用文字工具直接放置。

所用元件如表 1 所示,如不能在系统库中调用的元件可加载素材库,文件名为:素材库.Schlib。

+ 1		70 HL	甲二	/ 注	台
表 1:	原 理	图所	用元	件清	单

序号	名称	元件规格	数量	元件编号
1	LED 点阵	8×8	4	U1, U2, U3, U4
2	锁存器	74HC595	4	U5、U6、U7、U9
3	锁存器	74HC573	2	U8, U12
4	数码管	四位一体	2	U10, U11
5	单片机	AT89S51	1	U13
6	译码器	74HC138	1	U14
7	晶振	12MHz	1	Y1
8	拨码开关	SW-SPST	2	S1, S2
9	座子	2PIN/2.54mm	1	Л1
10	发光二极管	3mm	1	LED1

11	蜂鸣器	小型蜂鸣器	1	LS1
12	PNP 三极管	9012	9	Q1~Q9
13	排阻	10K	1	RN1
14	电解电容	220 µ F	1	C2
15	电容	0. 1 µ F	1	C1
16	电容	10 μ F	1	C3
17	电容	30pF	2	C4、C5
18	电阻	1K	11	R1 [~] R11
19	电阻	10K	1	R12
20	电阻	100R	40	R13~R52

四、生成电路(45分)

在 PCB 设计文件 cdypcb. Pcbdoc 中,将上题抄画的原理图文件生成电路板,并按下列要求进行绘制,要求:

- 1、电路没开路、短路,符合生产要求;
- 2、电路板规格为四层板(叠层: TOP、GND、POWER、BOTTOM)、面积 180×140mm;
- 3、电路板的布局按照信号流向合理布局(从上至下,从下至上,从左至右, 从右至左)。要求原理图中的网络名称与PCB文件中的保持一致:
- 4、过孔均采用 10/20 类型 (即过孔内径为 10mil, 外径为 20mil), 板的四周 须有螺丝孔 (螺丝孔内径为 120mil, 外径为 160mil);
 - 5、信号线不得小于 8mi1, 电源线不得小于 20mi1;
- 6、将 PCB 文件输出光绘文件及装配图,将输出的文件保存至 cdygerber 文件夹。

