2016.10.22 Ver: 0.3	Headr Code	SX1272 0xC1	SX1276 0xC2		115200	8,n,1										
VCI - 0.5	BYTE-1	BYTE-2	BYTE-3	BYTE-4	BYTE-5	BYTE-6	BYTE-7	BYTE-8	BYTE-9	BYTE-10	BYTE-11			BYTE-21	BYTE-22	
	Headr Code		len	Data-1	Data-2	Data-3	Data-4	Data-5	Data-6	Data-7	Data-8				Data-19	
讀取F/W版本及Chip ID																
PC -> MCU	0x80	0x00	0x00	CRC												SW Version •
PC <- MCU	0x80	0x80	0x03	Chip	FW_Ver	Non	CRC									Chip:Sx1272(0xC1)、Sx1276(0xC2)。FW_Version:0x04。Non(保留)。
重置 & 初始化																
PC -> MCU	0xC1 0xC2	0x01	0x00	CRC												Reset (Lora Mode Default) 。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
讀取設定狀態																
PC -> MCU	0xC1 0xC2	0x02	0x00	CRC												RF Chip 設定值。
PC <- MCU	0xC1 0xC2	0x82	0x08	Mode		Freq[3] 注1		Power 注2	BW	CR	SF	CRC				Mode : Sleep(0x00) \cdot StandBy(0x01) \cdot Tx(0x02) \cdot Rx(0x03) \cdot BW:125k(0x01) \cdot 250k(0x2) \cdot 500k(0x3) \cdot Default 500K \cdot CR:4/5(0x1) \cdot 4/6(0x2) \cdot 4/7(0x3) \cdot 4/8(0x4) \cdot Default 4/5 \cdot SF:6(0x1) \cdot 7(0x2) \cdot 8(0x3) \cdot 9(0x4) \cdot 10(0x5) \cdot 11(0x6) \cdot 12(0x7) \cdot Default 9 \cdot
設定模式與	頻率															
PC -> MCU	0xC1 0xC2	0x03	0x05	Mode		Freq[3] 注1		Power 注2	CRC							Mode : Sleep(0x00) \cdot StandBy(0x01) \cdot Tx(0x02) \cdot Rx(0x03) \cdot
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
設定Lora參	設定Lora參數															
PC -> MCU	0xC1 0xC2	0x04	0x03	BW	CR	SF	CRC									BW:125k(0x01) \ 250k(0x2) \ 500k(0x3) \ \cdot CR:4/5(0x1) \ 4/6(0x2) \ 4/7(0x3) \ 4/8(0x4) \ \cdot \text{SF:6(0x1) \ 7(0x2) \ 8(0x3) \ 9(0x4) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 7(0x2) \ 8(0x3) \ 9(0x4) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \ 8(0x3) \ 9(0x4) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \ 8(0x3) \ 10(0x3) \ 10(0x5) \ 11(0x6) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \ 10(0x5) \ 11(0x6) \ 12(0x7) \ \cdot \text{CR:4/5(0x1) \ 6(0x1) \ 7(0x2) \
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
寫入資料																
PC -> MCU	0xC1 0xC2	0x05	0x01 ~ 0x10	Data0	Data1	Data2	Data3	Data4	Data5	Data6		Data15	CRC			寫入資料。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
讀取資料	讀取資料															
PC -> MCU	0xC1 0xC2	0x06	0x00	CRC												讀取資料
PC <- MCU	0xC1 0xC2	0x86	0x01 ~ 0x12	Data0	Data1	Data2	Data3	Data4	Data5	Data6		Data15		si[2] È3	CRC	
Other																
PC <- MCU	0xC1 0xC2	0xFF	0x02	num	Non	CRC										num:0~255 代表不同錯誤訊息編號。 01:Data error, 02:CRC error, 03:Dev error, 04:Mode error, 05:Busy, 06:Data Over,07:Reg Write Fail

Non:Test Fun

CRC:All Byte XOR •

Ex:讀取版本命令 (CRC)0x80 = (0x80)XOR(0x00)XOR(0x00); 故命令為 0x80 0x00 0x80

[注1]Freq:輸入915.00MHz先轉成91500再轉16進位方式填入0x1656C->0x010x650x6C,SX1272範圍(860.00~1020.00MHz),SX1276範圍(137.00~1020.00MHz)。

[注2]Power:SX1272 SOC Lv0(2dBm) ~ Lv15(17dBm),SX1276 SOC Full range故500MHz以上Lv0(2dBm) ~ Lv15(17dBm)、以下Lv0(-1dBm) ~ Lv15(14dBm),請留意。

[注3]Rssi:隨資料被讀取時同時也送出,資料為有號數,請留意。