

Headr Code :		SX1272 0xC1	SX1276 0xC2	115200		8,n,1										
	BYTE-1	BYTE-2	BYTE-3	BYTE-4	BYTE-5	BYTE-6	BYTE-7	BYTE-8	BYTE-9	BYTE-10	BYTE-11	BYTE-12	BYTE-19	BYTE-20	
	Headr Code	Command	len	Data-1	Data-2	Data-3	Data-4	Data-5	Data-6	Data-7	Data-8	Data-9	Data-16	Data-17	
Read firmware version and Chip ID (讀取F/W版本及Chip ID)																
PC -> MCU	0x80	0x00	0x00	CRC (option)												SW Version。
PC <- MCU	0x80	0x80	0x02	Chip	Version	CRC										C1 : Sx1272。
Restart & initial (重置 & 初始化)																
PC -> MCU	0xC1 0xC2	0x01	0x00	CRC (option)												Reset (Lora Mode Default)。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
Get current LoRa setting (讀取設定狀態)																
PC -> MCU	0xC1 0xC2	0x02	0x00	CRC (option)												RF Chip 設定值。
PC <- MCU	0xC1 0xC2	0x82	0x08	Mode	FreqH	FreqM	FreqL	Power	BW	CR	SF	CRC				Mod2 : Sleep(0x00)、StandBy(0x01)、Tx(0x02)、Rx(0x03)。 Freq : FreqH&M&L * 61.035156。 Power : 2(0x00) ~ 17(0x0F)dBm。 BW:125k(0x01)、250k(0x2)、500k(0x3)。 CR:4/5(0x1)、4/6(0x2)、4/7(0x3)、4/8(0x4)。 SF:6(0x1)、7(0x2)、8(0x3)、9(0x4)、10(0x5)、11(0x6)。
set send/receive mode and frequence (設定模式與頻率 設定模式與頻率)																
PC -> MCU	0xC1 0xC2	0x03	0x05	Mode	FreqH	FreqM	FreqL	Power	CRC (option)							Mod2 : Sleep(0x00)、StandBy(0x01)、Tx(0x02)、Rx(0x03)。 Freq : 860.00 ~ 1020.00MHz ; Default 915.00MHz(Sx1272)。 Power : 2(0x00) ~ 17(0x0F)dBm ; Default 2dBm。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
Setup Lora 設定Lora參數																
PC -> MCU	0xC1 0xC2	0x04	0x03	BW	CR	SF	CRC (option)									BW:125k(0x01)、250k(0x2)、500k(0x3) ; Default 500K CR:4/5(0x1)、4/6(0x2)、4/7(0x3)、4/8(0x4) ; Default 4 SF:6(0x1)、7(0x2)、8(0x3)、9(0x4)、10(0x5)、11(0x6)。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
Send Data																
PC -> MCU	0xC1 0xC2	0x05	0x01 ~ 0x10	Data0	Data1	Data2	Data3	Data4	Data5	Data6	Data7	Data8	Data15	CRC (option)	寫入資料。
PC <- MCU	0xC1 0xC2	0xAA	0x01	0x55	CRC											MCU收到資料回ACK。
receive Data																
PC -> MCU	0xC1 0xC2	0x06	0x00	CRC												讀取資料
PC <- MCU	0xC1 0xC2	0x86	0x01 ~ 0x10	Data0	Data1	Data2	Data3	Data4	Data5	Data6	Data7	Data8	Data15	CRC (option)	
Get Rssi																
PC -> MCU	0xC1 0xC2	0x07	0x00	CRC (option)												
PC <- MCU	0xC1 0xC2	0x87	0x02	RssiH	RssiL	CRC										有號數。
Other																
PC <- MCU	0xC1 0xC2	0xFF	0x02	num	Non	CRC										num:0 ~ 255 代表不同錯誤訊息編號。 01:Data error , 02:CRC error , 03:Dev error , 04:Mode error Non:Test Fun

CRC:All Byte XOR。

Ex：讀取版本命令 (CRC)0x80 = (0x80)XOR(0x00)XOR(0x00)；故命令為 0x80 0x00 0x00 0x80

Freq：計算方式,如使用者輸入915.00MHz先轉換成915000000Hz在除61.035156再以16進制傳送.915000000 / 61.035156 = 14991360(取整數) -> 0xE4 0xC0 0x00

5)、12(0x7)。

5)、12(0x7) ; Default 9

or , 05:Busy , 06:Data Over

