

Title: ASSEMBLER de Procesador ARM

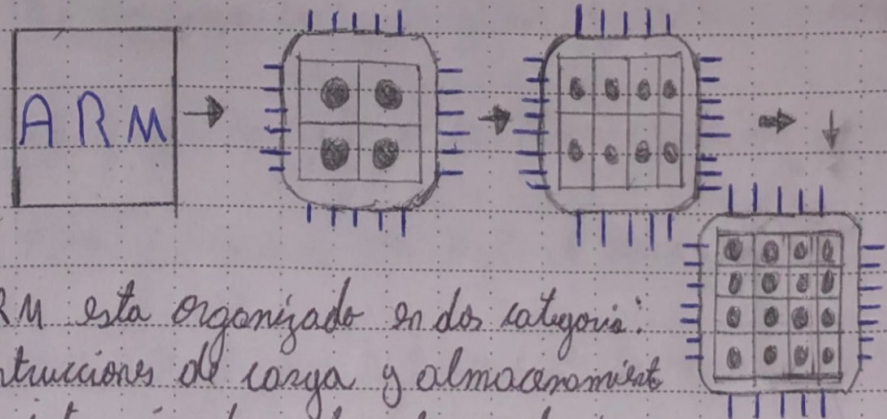
Keyword

ARM
Microcontrolador
Procesador
Eficiencia

Topic: Comandos ARM

Un procesador ARM es un tipo de microprocesador que utiliza un conjunto de instrucciones reducido.

Se caracterizan por su eficiencia energética, su bajo costo y su versatilidad.



Questions

¿Que es ARM?

¿Como se clasifica?

¿Aplicaciones de ARM?

ARM esta organizado en dos categorias:
Instrucciones de carga y almacenamiento
e Instrucciones de aritmetica y logica.

Los comandos de ensamblador se dividen en dos categorias principales, se escriben en un lenguaje de bajo nivel que es muy eficiente pero dificil de leer y escribir.

Summary: Los procesadores Arm son una tecnologia importante en el mundo actual. Se utiliza en una amplia gama de dispositivos, y su eficiencia energetica, bajo costo y versatilidad los convierte en una opcion popular para los fabricantes.

Title: ASSEMBLER de Procesador ARM

Keyword

ARM

STR

controlar.

Topic: Comandos ARM

Los comandos de ensamblador son instrucciones que se utilizan para controlar el comportamiento de un procesador ARM.

LDR: carga un valor de la memoria a un registro.

STR: Almacena un valor de un registro en la memoria.

LDRB: carga un byte de la memoria a un registro.

STRB: Almacena un byte de un registro en la M.

LDRH: carga un halfword de la memoria a un registro.

STRH: Almacena un halfword de un registro.

Estos comandos son de almacenamiento.

Questions

¿Qué son los comandos ARM?

Summary: Los comandos ensamblador son muy poco utilizados pero a la vez es el entendimiento de máquina humana.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Albert A. Motos A.	3	Microcontroladores	01-31-24

Title: Assembler de Procesador ARM

Keyword	Topic: Instrucciones de aritmética y lógica.
operaciones	<p>Las instrucciones de aritmética y lógica se utilizan para realizar operaciones matemáticas y lógicas.</p> <p>ADD: Suma dos valores. Sub: Resta dos valores. Mul: Multiplica dos valores. Div: Divide dos valores. AND: Realiza una operación AND entre dos valores. OR: Realiza una operación OR entre dos valores. XOR: Realiza una operación XOR entre dos valores. NOT: Realiza una operación NOT sobre un valor. LSL: Desplaza un valor hacia la izquierda. LSR: Desplaza un valor hacia la derecha.</p> <p>Ejemplo:</p> <pre>AND R0, R1, #10 MOV R0, R1</pre> <p>Copia un registro.</p>
Arithmetic	
y lógica	
Questions	
¿Cuáles son las comandos?	

Summary: Si vamos mas allá sabemos que la máquina no es mas que una operación binaria los cuales son interpretados por el hombre.

NAME Albert A. Motors h.

PAGES 4

SPEAKER/CLASS Microcentrodor

01-31-24

Title:

Exp 32 (Xtensa)

Keyword

Bits

Memoria

UART

Topic: Exp 32

Fabricado por Espressif Systems. Utiliza el núcleo Xtensa LX6 de 32 bits con una velocidad de operación de núcleo simple y doble núcleo.

Características:

- 512 Kib de Ram
- Memoria Flash QSPI de max 16 MiB
- 16 GPIO,
- 2 SPI
- 2 I2C
- 1 UART
- ADC
- DAC

Questions

Ques de un

Exp 32



Summary:

Es ideal para una amplia gama de aplicaciones. Su bajo costo, bajo consumo de energía, conectividad y microprocesador.

Title: Direccionamiento de la memoria

Keyword

memoria

Espacio

dirección

Language

Topic: Direccionamiento de memoria

En el contexto de la arquitectura de computadores, es el proceso de determinar la dirección de memoria en una ubicación específica.

```
1 #include <stdio.h>
```

```
2 volatile int *mem_add = (volatile int *)
```

```
0x20000000;
```

```
3 int main() {
```

```
4     *mem_add = 42;
```

```
5     int value = *mem_add;
```

```
6     printf("value:");
```

```
    return 0;
```

```
7 }
```

Dirección de Memoria

6001	6002	6003
6004	6005	6006
6007	6008	6009

Questions

¿Que es dir. m?

¿Por que es imp.

a la hora de pro?

Esto es esencial en programación de bajo nivel, a menudo se utilizan direcciones de memoria para interactuar con periféricos.

Summary:

Es esencial para programar eficientemente y para interactuar con el hardware en sistemas embebidos.