海洋学院实习日记

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **姓名** | 蒋柯越 | **学号** | 3160100572 | **班级** | 海工1602 |
| **时间** | 7.24 | **周次** | 二 | **星期** | 三 |
| **地点** | 浙江省舟山市中国海洋科学城A16楼 | | | | |
| **实习内容：**  上午：编写数据处理相关代码（主要是数字信号处理部分的频域积分）  下午：听取老师关于VHDL 数字系统编程语言的相关讲座 | | | | | |
| **收获与感想：（250-300 字）**。  在数据处理的过程当中，一个看似完整的理论上的算法永远只是整个过程中的最开始一步，而不是一个结果。在昨天，我们参考了很多文献，总结出了时域积分与频域积分的两种方法。我们自认为考虑的比较周全，寄希望于两种方法能够测出类似的数据，但结果却不尽人意。时域方法有较大高频波动与趋势偏移，而频域方法则会由于过多滤去低频/高频分量所带来的幅值改变。两种方法的选择困扰了我们很久，我们也没能找到一些很合理而有效的解决方法。于是，我们开始陷入一边测数据一边调试程序的状态。直到今天吃中饭之前，我们才最后敲定使用频域分析的方法。由此可以见得，在一个真正的项目当中，理论基础必须被打扎实，否则可能会到来一系列的后期工作。  在下午，我们又听取了VHDL的相关讲座。今天的内容主要包括各种数字系统IC的分类。这一块的内容很好地将之前我们在模电/数电课上所得到的知识融会贯通。之前我们的学习过程当中，可能仅仅是了解了一些特定的元件的原理，比如三极管、场效应管等的原理。我们进一步了解到了这些元件如何组成最基本的数字系统，也了解到了他们如何定制成有效的电路（例如最基本的门电路）。比如全定制与半定制系统。同时，在半定制系统之下，老师给我们介绍了ASIC、门阵列法、门海等等功能。这一块，都是我们之前未曾接触过的。 | | | | | |
| **建议与意见：（200 字左右）**  其实做到今天，小组内的成员已经开始有了各种各样抱怨的声音了。。。主要的原因是因为大家都觉得工期拉的有点长了。按照我们见到的实习方案中的设计，这个时候我们应该逐渐进入到数据库、数据可视化的阶段中去，但是实际上我们真是的进度还是处在数据传输状态。而且我们的感觉是，我们的实习根本不会按照实习方案中写的那样，这就很令人窒息了。就我个人而言，我当初选择这个实习其实主要是为了后半部分，也就是数据可视化数据库的阶段。但是实际上，我们可能并没有时间完成那个阶段的学习，也就对个人的心理有了一点心理误差。不过，这也仅仅是一个抱怨而已，相信研究中心也有研究中心的苦衷，我们也可以理解。 | | | | | |